

当前页面内容为**订单快照**，包含订单创建时的商品描述和下单信息，买卖双方和平台在发生交易争议时，该页面作为判定依据。[但目前暂时不提供查看](#)



M74HC595B1R 74HC595 串入并出8位移位寄存器 Arduino 常用元件

商品ID14194722692

商品类型全新

价格

20.00元

数量8

快递10.00元

所在地广东深圳

承诺

7天退货承诺

如实描述

宝贝详情

加载店铺装修信息失败，请稍后重试

宝贝推荐



IOIO OTG Android 开发板  
安卓手机控制器 兼容蓝牙

RMB 180.00



Iduino UNO(2011新版 非原装)R3 互动媒体

RMB 50.00



Music Shield V2.0音频解码器模块 语音播放器模块 MP3

RMB 165.00



Iduino yun shield 兼容 arduino 云板 扩展板模块

RMB 179.00



Arduino Pro 328 电子积木模块 开发学习板

RMB 45.00



VS1053模块 VS1053 MP3模块开发板 SD卡 解码板 板载

RMB 65.00



Arduino GSM/GPRS shield sim900 V2.0天线模块 无线

RMB 185.00



Arduino Pro Mini V1.2 mega328 5V/16MHz 微控制

RMB 25.00

拍下该商品后，您可以向客服索取产品手册哦

产品描述

74HC595是具有8位移位寄存器和一个存储器，三态输出功能。移位寄存器和存储器是分别的时钟。数据在SCHcp的上升沿输入，在STcp的储寄存器中去。如果两个时钟连在一起，则移位寄存器总是比存储寄存器早一个脉冲。移位寄存器有一个串行移位输入（Ds），和一个串行输入个异步的低电平复位，存储寄存器有一个并行8位的，具备三态的总线输出，当使能OE时（为低电平），存储寄存器的数据输出到总线。8位串者并行输出移位寄存器，具有高阻关断状态。三态。

产品特点

- 1、8位串行输入；
- 2、8位串行或并行输出；
- 3、存储状态寄存器，三种状态；
- 4、输出寄存器可以直接清除；
- 5、100MHz的移位频率；

输出能力

并行输出，总线驱动；  
串行输出：标准中等规模集成电路。

参考数据

| 符号                                 | 参数   | 条件  | TYP |     | 单位  |
|------------------------------------|--|---|-----|-----|-----|
|                                    |  |   | HC  | HCt |     |
| t <sub>PLH</sub> /t <sub>PLL</sub> | 传输延时   | C <sub>L</sub> =15pF<br>V <sub>CC</sub> =5V | 16  | 21  | Ns  |
|                                    | SHcp 到 Q7'                                       |   | 17  | 20  | Ns  |
|                                    | STcp 到 Qn  |   | 14  | 19  | Ns  |
|                                    | MR 到 Q7'   |   |     |     |     |
| f <sub>max</sub>                   | STcp 到 SHcp<br>最大时钟速度                            |   | 100 |     | MHz |
|                                    |  |   | 57  |     |     |
| C <sub>I</sub>                     | 输入电容   | Notes 1                                     | 3.5 | 3.5 | pF  |
| C <sub>PD</sub>                    | Power dissipation<br>capacitance per<br>package. | Notes2                                      | 115 | 130 | pF  |

C<sub>PD</sub>决定动态的能耗。  
 $P_0 = C_{PD} \times V_{CC} \times f_1 + \sum (C_L \times V_{CC}^2 \times f_0)$   
F<sub>1</sub> = 输入频率, C<sub>L</sub> = 输出电容    f<sub>0</sub> = 输出频率 (MHz)    V<sub>CC</sub> = 电源电压

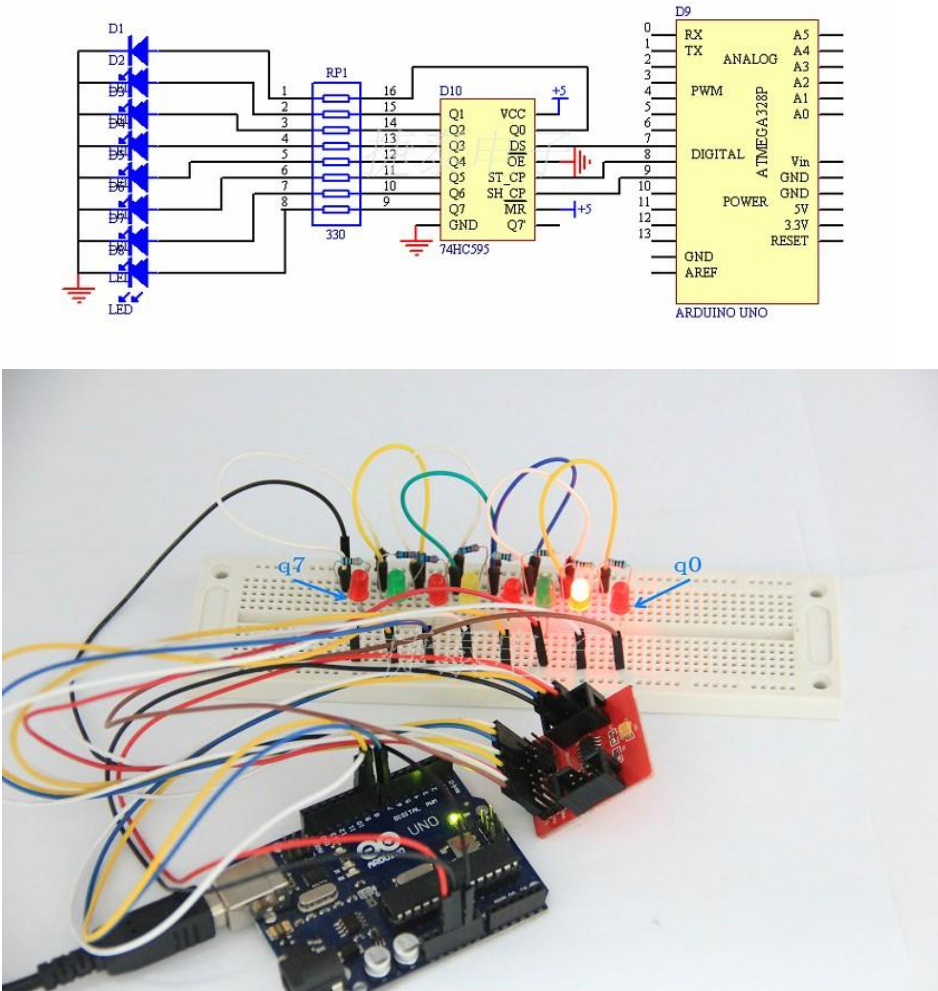
引脚说明

| 符号               | 引脚       | 描述        |
|------------------|----------|-----------|
| Q0...Q7          | 15, 1, 7 | 并行数据输出    |
| GND              | 8        | 地         |
| Q7'              | 9        | 串行数据输出    |
| MR               | 10       | 主复位（低电平）  |
| SH <sub>CP</sub> | 11       | 移位寄存器时钟输入 |
| ST <sub>CP</sub> | 12       | 存储寄存器时钟输入 |
| OE               | 13       | 输出有效（低电平） |
| D <sub>S</sub>   | 14       | 串行数据输入    |
| V <sub>CC</sub>  | 16       | 电源        |

功能表

| 输入               |                  |    |    |                | 输出               |                  | 功能  |
|------------------|------------------|----|----|----------------|------------------|------------------|---|
| SH <sub>CP</sub> | ST <sub>CP</sub> | OE | MR | D <sub>S</sub> | Q7'              | Q <sub>n</sub>   |   |
| ×                | ×                | L  | ↓  | ×              | L                | NC               | MR 为低电平时紧紧影响移位寄存器   |
| ×                | ↑                | L  | L  | ×              | L                | L                | 空移位寄存器到输出寄存器  |
| ×                | ×                | H  | L  | ×              | L                | Z                | 清空移位寄存器，并行输出为高阻状态   |
| ↑                | ×                | L  | H  | H              | Q <sub>7</sub> ' | NC               | 逻辑高电平移入移位寄存器状态 0, 包含所有的移位寄存器状态移入，例如，以前的状态 6（内部 Q6''）出现在串行输出位。 |
| ×                | ↑                | L  | H  | ×              | NC               | Q <sub>n</sub> ' | 移位寄存器的内容到达保持寄存器并从并口输出   |
| ↑                | ↑                | L  | H  | ×              | Q6'              | Q <sub>n</sub> ' | 移位寄存器内容移入，先前的移位寄存器的内容到达保持寄存器并输出。                              |

H = 高电平状态                      L = 低电平状态  
↑ = 上升沿                              ↓ = 下降沿  
Z = 高阻                                  NC = 无变化                      × = 无效  
当 MR 为高电平, OE 为低电平时，数据在 SH<sub>CP</sub> 上升沿进入移位寄存器，在 ST<sub>CP</sub> 上升沿输出到并行端口。



交易提醒

 卖家承诺如下服务内容，如遇到纠纷，平台将按照约定进行处理。

退货承诺

商品状态: 不影响二次销售

保障时效: 8天

承担方: 买家承担

承担费用: 退货费用

价格说明


划线价格

指商品的专柜价、吊牌价、正品零售价、厂商指导价或该商品的曾经展示过的销售价等，并非原价，仅供参考。

未划线价格


指商品的实时标价，不因表述的差异改变性质。具体成交价格根据商品参加活动，或会员使用优惠券、积分等发生变化，最终以订单结算页价格为准。

此说明仅当出现价格比较时有效，具体请参见《淘宝价格发布规范》。若商家单独对划线价格进行说明的，以商家的表述为准。

 如国家相关法律法规规定的卖家责任义务高于以上约定的，则以法律法规规定为准。

免责声明：淘宝网所展示的宝贝供求信息由买卖双方自行提供，其真实性、准确性和合法性由信息发布人负责。淘宝网不提供任何保证，不承担任何法律责任。淘宝网友情提醒：为保障您的利益，请网上成交，贵重宝贝，请使用**支付宝**交易。

互联网药品信息服务资格证书（浙）-经营性-2018-0010 | 短消息类服务接入代码使用证书：号【2016】00154-A01 | 信息网络传播视听许可证：1109364号 | 出版物网络交易平台服务经营备案号：新出发浙备字第002号

 浙公网安备 33010002000078号 | 广播电视节目制作经营许可证（浙）字第01012号 | 市场名称登记证：工商网市字3301004120号 | 医疗器械网络交易服务第三方平台备案：（浙）网械平台备字[2018]第00004号