Compilation: MVàP

[L3 Informatique] Théorie des langages et compilation

Gaétan Richard 2020-2021







Le code à Pile

Code à Pile

Instructions typiques:

Instructions
PUSH a
ADD
STORE x

Avantages:

- Forme compacte;
- · Pas de registre à nommer;
- · Simple à produire, simple à exécuter

Inconvénients:

- · Les processeurs opèrent sur des registres, pas des piles;
- · Il est difficile de réutiliser les valeurs stockées dans la pile.

Exemple de code

```
\text{Exemple}: x \leftarrow (a-b)*(c+d)
```

PUSH a

PUSH b

SUB

PUSH c

PUSH d

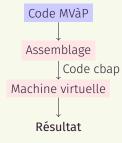
ADD

MULT

STORE x

La machine virtuelle à Pile

Principe



Code MVàP

```
Code source : test.mvap
                            Code assemblé: test.mvap.cbap
  PUSHI 5
                             Adr | Instruction
  PUSHI 8
 MUL
                               0 | PUSHI 5
  PUSHI 2
                               2 | PUSHI 8
  PUSHI 1
                               4 | MUL
 MUL
                               5 | PUSHI 2
 ADD
                               7 | PUSHI 1
 WRITE
                               9 | MUL
 HALT
                              10 | ADD
                              11 | WRITE
                              12 | HALT
                            java -cp "MVaP.jar" MVaPAssembler test.mvap
```

Exécution

```
pc |
                        fp
                              pile
  | PUSHI
                 5 |
                            [ ] 0
2 | PUSHI
                 8
                            [5]1
4 | MUL
                            [58]2
 5 | PUSHI
                 2 |
                            [ 40 ] 1
 7 | PUSHI
                 1
                            [ 40 2 ] 2
9 | MUL
                            [ 40 2 1 ] 3
10 | ADD
                            [ 40 2 ] 2
                            [ 42 ] 1
11 | WRITE
  42
12 | HALT
                         0 [ 42 ] 1
```

Fonctionnement

Contenu:

- Trois registres spéciaux pc, sp et fp;
- Un segment de code;
- · Une pile.

Généralités:

- La mémoire est organisée en mots, on y accède par une adresse qui est représentée par un entier.
- · Les valeurs simples sont stockées dans une unité de la mémoire.
- · Une partie de la mémoire est réservée aux instructions du programme
- Un registre stocke l'adresse de l'instruction en cours d'exécution pc (program Counter)
- · Le code s'exécute de manière séquentielle sauf instruction explicite de saut
- Un registre stocke l'adresse de la première cellule libre de la pile (sommet de pile) sp (Stack Pointer)
- Les variables locales sont stockées dans la pile P

Restrictions

Spécificités:

- · Pas de tas;
- · pas de registres;
- · une pile contenant déjà les opérations de bases;
- · un espace dédié et séparé pour le code.

Limitations:

- Très difficile de faire l'allocation de taille inconnue à la compilation;
- · impossible de modifier le code à la volée.