Zürcher Hochschule
für Angewandte Wissenschaften

zh aw School of Engineering

Modul Informatik-II

Kurs Informatik-3: Aufgabenserie-3c

www.engineering.zhaw.ch/de/engineering/studium/bachelor/informatik/studium-zurich.html

Prof. Dr. Olaf Stern
Leiter Studiengang Informatik (Standort Zürich)
+41 58 934 48 51
olaf.stern@zhaw.ch

Aufgabenserie 3c

Zürcher Hochschule für Angewandte Wissenschaften
School of Engineering

Punkteskala

In der Aufgabe sind maximal 8 Punkte möglich – die Punkteskala wird dabei wie folgt angewandt:

8:	**3 Punkte**
6 - 7:	**2 Punkte**
3 - 5:	**1 Punkt**
übrige:	**0 Punkte**

Für diese Aufgabe haben Sie bis zum 5. November Zeit!

Aufgabenserie 3c

Aufgabe „*Mini-Power-PC*“ (Forts.)

a) **Schreiben** Sie ein **Programm** in der **Maschinensprache** des in der Vorlesung spezifizierten (vereinfachten) „***Mini-Power-PC***“-Befehlssatzes (siehe Anlage), das **zwei beliebige 16-Bit-Zahlen** miteinander **multipliziert**.

Die beiden **16-Bit-Zahlen** (im *2er-Komplement*) sollen in die **Speicher *500 / 501*** und ***502 / 503*** eingelesen werden.

Die **Ausgabe** wird als **32-Bit-Zahl** (im *2er-Komplement*) in die **Speicher *504 bis 507*** geschrieben.

(Punkte siehe Teilaufgabe b)

Hinweis: ein ev. Überlauf der ***32***-bit grossen Summe muss **nicht** berücksichtigt werden.

Aufgabenserie 3c

Aufgabe „*Mini-Power-PC*“ (Forts.)

b) **Verifizieren** Sie Ihren **Emulator** und Ihr **Programm**, indem Sie folgende **Multiplikationen** durchführen: (8 Punkte)

1) **15 * 27**
2) **0 * 23’456**
3) **-1’234 * 4’321**
4) **-222 * -333**

Hinweis: An der Präsentation (am 5. November) werden vier vergleichbare Rechenaufgaben zu lösen sein.

Aufgabenserie 3c

Zürcher Hochschule für Angewandte Wissenschaften
School of Engineering

Aufgabe „*Mini-Power-PC*“ (Forts.)

Befehlssatz für das Prozessormodell: "Mini-Power-PC"

Maschinen-Code (Op-Code)	Mnemonics ("*Assembler*")	Kurzbeschreibung	Beschreibung
0 0 0 0 x x 0 1 <not used>	CLR *Rnr*	«*Rxx*» := 0	Lösche das Register «*Rxx*» (alle Bit auf 0 setzten) und das Carry-Flag (*00* bis *11* für: Akku, R-1, R-2 bzw. R-3).
0 0 0 0 x x 1 1 <not used>	ADD *Rnr*	*Akku* := *Akku* + «*Rxx*»	Addition zweier 16-Bit-Zahlen (Zahl im Akku und Zahl im Register «*Rxx*»; *00* bis *11* für Akku, R-1, R-2 bzw. R-3) im *2er*-Komplement; bei Überlauf wird das Carry-Flag gesetzt (= 1), sonst auf den Wert *0*.
1 <- - - - Zahl - - - - ->	ADDD *#Zahl*	*Akku* := *Akku* + *#Zahl*	Addition der 16-Bit-Zahl im Akku mit der 15-Bit-Zahl als direkten Operanden im *2er*-Komplement; bei Überlauf wird das Carry-Flag gesetzt (= 1), sonst auf den Wert *0*. Vor der Addition wird die 15-Bit-Zahl des Operanden auf 16 Bit erweitert (mit MSb des MSB auf *1* wenn negativ, sonst auf *0*).
0 0 0 0 0 0 0 1 not used	INC	*Akku* := *Akku* + *1*	Der Akku (16-Bit-Zahl im *2er*-Komplement) wird um den Wert *1* inkrementiert; bei Überlauf wird das Carry-Flag gesetzt (= 1), sonst auf den Wert 0.
0 0 0 0 0 1 0 0 not used	DEC	*Akku* := *Akku* - *1*	Der Akku (16-Bit-Zahl im *2er*-Komplement) wird um den Wert *1* dekrementiert; bei Überlauf wird das Carry-Flag gesetzt (= 1), sonst auf den Wert 0.
0 1 0 - x x <Adresse->	LWDD *Rnr*, *#Adr*	«*Rnr*» := Inhalt Speicher(*Adr*)	In das Register mit der Nummer *xx* (*00* bis *11* für Akku, R-1, R-2 bzw. R-3) wird der Inhalt der Speicherzellen *Adr* und *Adr* + 1 (1 Wort = 2 Byte) geladen. Mit 10 Bit können 1KiB Speicher adressiert werden.
0 1 1 - x x <Adresse->	SWDD *Rnr*, *#Adr*	Inhalt Speicher(*Adr*) := «*Rnr*»	In die über *Adr* und *Adr* + 1 adressierten Speicherzellen wird der Inhalt des Registers *xx* (*00* bis *11* für Akku, R-1, R-2 bzw. R-3) geschrieben. Mit 10 Bit können 1KiB Speicher adressiert werden.
0 0 0 0 0 1 0 1 not used	SRA	*Akku* := *Akku* / 2	Schieben *arithmetisch* nach rechts: der Inhalt des Akkus wird um eine Stelle nach rechts geschoben; der Inhalt vom LSb des LSB (das rechte Bit des Wortes) wird als Carry-Flag gesetzt. Dabei bleibt das MSb des MSB (Vorzeichenbit) und das 2. Bit des MSB erhalten.
0 0 0 0 1 0 0 0 not used	SLA	*Akku* := *Akku* x 2	Schieben *arithmetisch* nach links: der Inhalt des Akkus wird um eine Stelle nach links geschoben; der Inhalt vom 2. Bit des MSB (das 2. Bit des Wortes) wird als Carry-Flag gesetzt. Dabei bleibt das MSb des MSB (Vorzeichenbit) erhalten. In das LSb des LSB (das letzte Bit des Wortes) wird eine *0* geschrieben.
0 0 0 0 1 0 0 1 not used	SRL	*Akku* := *Akku* / 2	Schieben *logisch* nach rechts: der Inhalt des Akkus wird um eine Stelle nach rechts geschoben; der Inhalt vom LSb des LSB (das rechte Bit des Wortes) wird als Carry-Flag gesetzt. Das MSb des MSB (das 1. Bit des Wortes) wird auf *0* gesetzt.
0 0 0 0 1 1 0 0 not used	SLL	*Akku* := *Akku* x 2	Schieben *logisch* nach links: der Inhalt des Akkus wird um eine Stelle nach links geschoben; der Inhalt vom LSb des LSB (das rechte Bit des Wortes) wird mit *0* aufgefüllt, das MSb des MSB (das 1. Bit des Wortes) wird als Carry-Flag gesetzt.
0 0 0 0 x x 1 0 <not used>	AND *Rnr*	*Akku* := *Akku* AND «*Rxx*»	Akku und Register *xx* (*00* bis *11* für Akku, R-1, R-2 bzw R-3) werden bitweise logisch mit AND verknüpft.
0 0 0 0 x x 1 1 <not used>	OR *Rnr*	*Akku* := *Akku* OR «*Rxx*»	Akku und Register *xx* (*00* bis *11* für Akku, R-1, R-2 bzw R-3) werden bitweise logisch mit ODER verknüpft.
0 0 0 0 0 0 0 0 1 <not used>	NOT	*Akku* := NOT (*Akku*)	Alle Bit im Akku werden bitweise negiert.
0 0 0 1 x x 1 0 <not used>	BZ *Rnr*	Bedingter Sprung	Wenn der Akku *0* ist, verzweige an die durch das Register *xx* (*01* bis *11* für R-1, R-2 bzw. R-3) angegebene Speicheradresse; sonst wird der folgende Befehl normal fortgeführt.
0 0 0 1 x x 0 1 <not used>	BNZ *Rnr*	Bedingter Sprung	Wenn der Akku ≠ *0* ist, verzweige an die durch das Register *xx* (*01* bis *11* für R-1, R-2 bzw. R-3) angegebene Speicheradresse; sonst wird der folgende Befehl normal fortgeführt.
0 0 0 1 x x 1 1 <not used>	BC *Rnr*	Bedingter Sprung, Carry	Wenn das Carry-Flag gesetzt ist (= 1), verzweige an die durch das Register *xx* (*01* bis *11* für R-1, R-2 bzw. R-3) angegebene Speicheradresse, sonst wird der folgende Befehl normal fortgeführt.
0 0 0 1 x x 0 0 <not used>	B *Rnr*	Unbedingter Sprung	Verzweige an die durch das Register *xx* (*01* bis *11* für R-1, R-2 bzw. R-3) angegebene Speicheradresse.
0 0 1 1 0 - <Adresse->	BZD *#Adr*	Bedingter Sprung, direkt	Wenn der Akku 0 ist, verzweige an die durch den Operanden angegebene Speicheradresse; sonst wird das Programm mit dem folgenden Befehl forgesetzt. Mit 10 Bit können 1KiB Speicher adressiert werden.
0 0 1 0 1 - <Adresse->	BNZD *#Adr*	Bedingter Sprung, direkt	Wenn der Akku ≠ 0 ist, verzweige an die durch den Operanden angegebene Speicheradresse; sonst wird das Programm mit dem folgenden Befehl forgesetzt. Mit 10 Bit können 1KiB Speicher adressiert werden.
0 0 1 1 1 - <Adresse->	BCD *#Adr*	Bedingter Sprung, direkt	Wenn das Carry-Flag gesetzt sie, verzweige an die durch den Operanden angegebene Speicheradresse; sonst wird das Programm mit dem folgenden Befehl forgesetzt. Mit 10 Bit können 1KiB Speicher adressiert werden.
0 0 1 0 0 - <Adresse->	BD *#Adr*	Unbedingter Sprung, direkt	Verzweige an die durch den Operanden angegebene Speicheradresse. Mit 10 Bit können 1KiB Speicher adressiert werden.
0 0 0 0 0 0 0 0 0 0 0 0 0 0 0 0	STOP	Ende des Programms	"Hilfsbefehl" für die Realisierung: Tatsächlich arbeitet der Prozessor ja immer weiter; er muss sogesehen in eine Schleife eintreten, in der er keine Werte verändert und die er durch einen Interrupt (z. B. für einen Programmneustart) wieder verlassen kann.