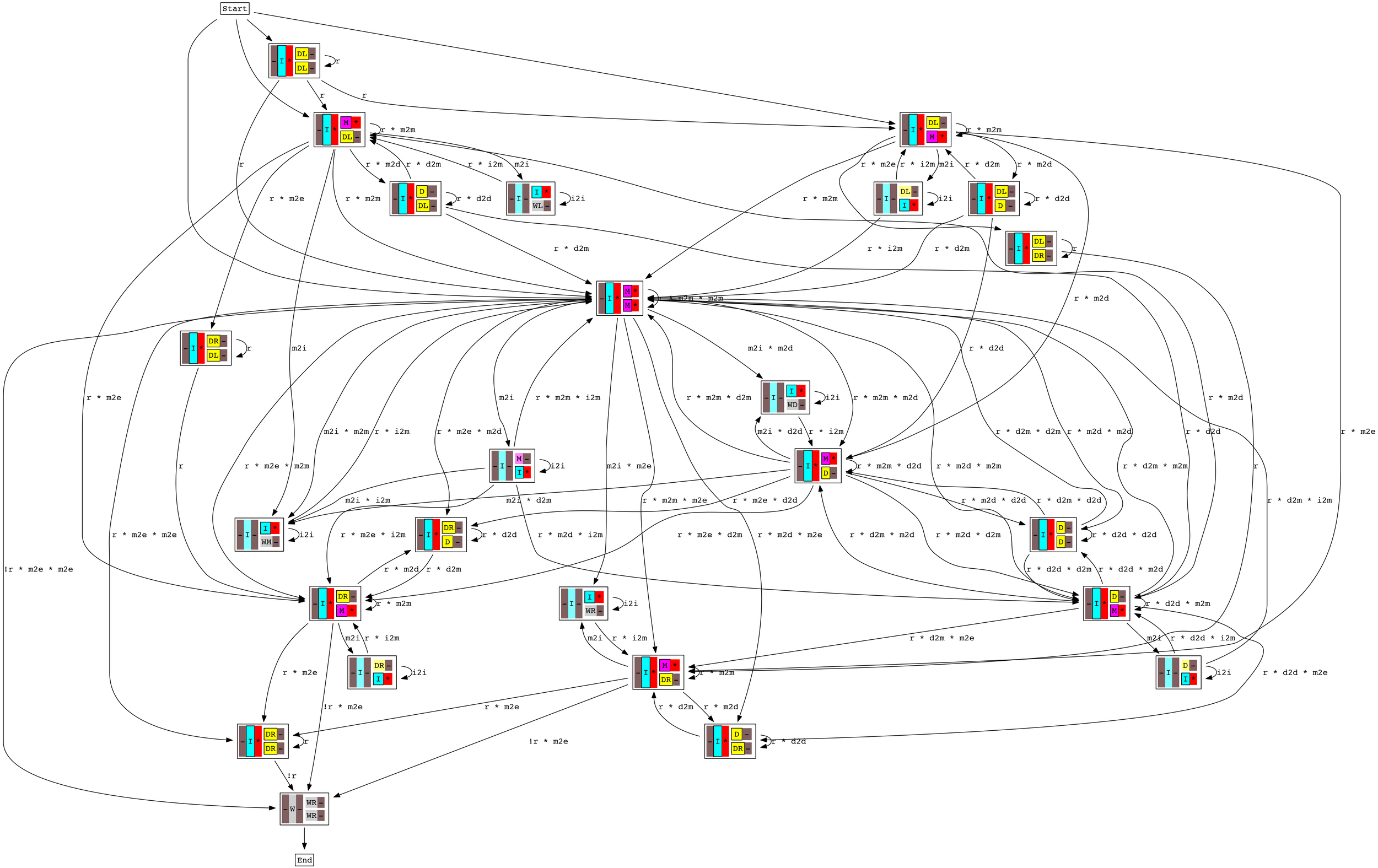
Start
r
r
r
r * m2m
r * m2d
r * d2m
r * i2m
m2i
i2i
r * d2d
r * m2e
r * m2m * m2m
m2i * m2d
m2i
r * m2m * i2m
r * m2m * d2d
r * m2m * m2d
r * d2d
r * m2d
r * m2e * m2d
m2i * m2m
r * i2m
m2i * d2d
m2i * m2e
r * m2m * m2e
r * m2e * d2d
r * m2d * d2m
r * m2d * m2m
r * d2m * m2m
r * d2m * i2m
r * m2e * m2e
r * m2e * i2m
r * m2d * i2m
r * m2e * d2m
r * m2d * m2e
r * d2m * m2d
r * m2d * d2d
r * d2d * d2d
r * d2d * m2m
r * d2m * m2e
r * d2d * i2m
r * d2d * m2e
!r * m2e * m2e
!r * m2e
!r
End