

Cognoms: ..... Nom: ..... Grup: .....

**1.- Síntesi.**i) Suma de mínterms (**funcions r i s**)ii) Decodificador (**funcions r i s**)

Components:

Components:

iii) ROM (**funcions r i s**)iv) Karnaugh (**funció r**, indiqueu mapa i blocs triats)

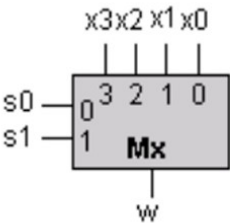
Components:

Components:

**2.- Aritmètica**

X	X <sub>u</sub>	X <sub>s</sub>	Y	X+Y	c <sub>n</sub>	v1 <sub>n</sub>	X-Y	b <sub>n</sub>	v2 <sub>n</sub>
0001 0000			1000 1000						
	240			0111 1111					
		-45					1000 0000		

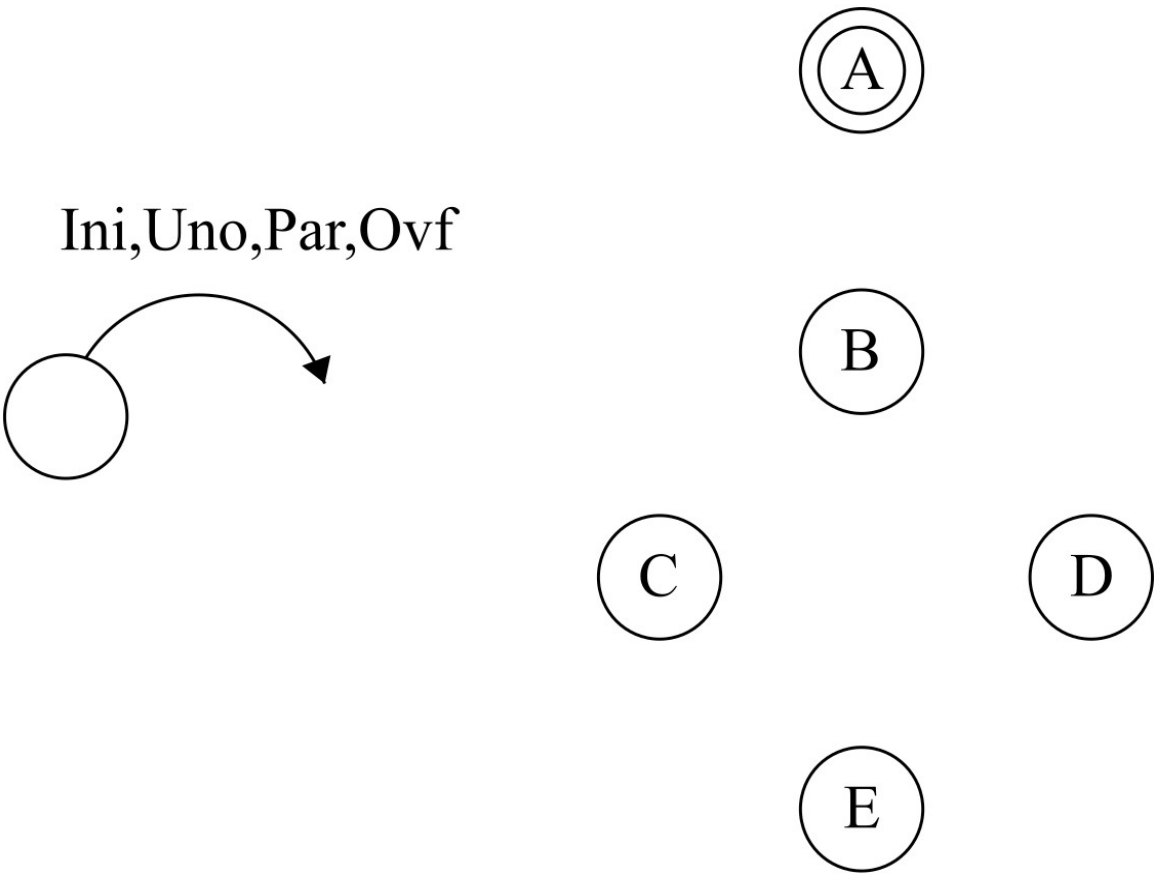
3.- Esquema lògic Multiplexor de bits 4-1 a partir de Multiplexors de bits 2-1



4.- Contingut ROM en hexadecimal: Fila 0: 0x..... Fila 1: 0x.....

5.- PPE : Taula de Sortides i Graf d'estats UC

		Sortides UC				
		End	Err	Mx1	Mx2	Mx3
Estats UC	A (inicial)					
	B	1				
	C					
	D				0	
	E		1			



Cognoms: ..... Nom: ..... Grup: .....

6.- Mida ROM: Paraules (files): ..... Bits/paraula (columnes): .....

7.- Camí(ns) crític(s) : .....

.....

Temps de propagació: .....

## 8.- Mnemotècnic → Paraula de control UPG

Mnemotècnic	@A	@B	Rb/N	OP	F	In/Alu	@D	WrD	N (hexa)
CMPEQ -, R2, R7									
SUBI R2, R3, -1									

## 9.- Paraula de control UPG → Mnemotècnic

Mnemotècnic	@A	@B	Rb/N	OP	F	In/Alu	@D	WrD	N (hexa)
	001	xxx	x	00	011	0	110	1	XXXX
	111	xxx	x	10	000	0	000	1	XXXX

## 10.- Graf d'estats de la UC de propòsit específic amb la UPG (utilitzeu R7 com a registre temporal)

```

R0 = 0;
while (R1 > 1) {
    if (R1 % 2 == 0) // R1 par
        R1 = R1 / 2;
    else
        R1 = 3*R1 + 1;
    R0 = R0 + 1;
}
...

```

