Nota: La indicación de la puntuación de los ejercicios es sobre 10 puntos, pero esta parte del examen final solo representa 4 puntos de la nota del examen final.

Ejercicio 1 (2.1 puntos)

a) (0.5 puntos)

v2=**0xB012**

bucle=0xB02A

Criterio de valoración: 0,25 puntos por cada respuesta correcta.

b) (1 punto)

Criterio de valoración: binario. 1 punto si la respuesta es correcta.

c) (0.6 puntos)

$$v2 = 5, 1, 3, 0$$

Criterio de valoración: binario. 0.6 puntos si la respuesta es correcta.

Ejercicio 2 (1.5 puntos)

a) (0.3 puntos)

Nodo / Estado (Mnemo Salida)	Instrucción en IR (en ensamblador)	Valor del IR (en hexadecimal)
D	JALR R1,R2	0x7440
Stb	STB 2(R1),R2	0x6282
Bz	BZ R2,4	0x8404

Criterio de valoración: 0,1 puntos por cada respuesta correcta.

b) (0.6 puntos)

Nodo / Estado (Mnemo Salida)	Instrucción en IR (en ensamblador)	Contenido ROM_OUT (en hexadecimal)							
D	JALR R1,R2	0x0020B0							
Stb	STB 2(R1),R2	0x218000							
Bz	BZ R2,4	0x400220							

Criterio de valoración: 0,2 puntos por cada respuesta correcta.

c) (0.6 puntos)

	E stado Salida)		Palabra de Control																		
Apartado	Nodo / Estad (Mnemo Salida	Instrucción en IR (en ensamblador)	@A	@B	Pc/Rx	Ry/N	OP	F	P/I/L/A	@D	WrD	Wr-Out	Rd-In	Wr-Mem	Ldlr	LdPc	Byte	Alu/R@	R@/Pc	N (hexa)	ADDR-IO (hexa)
а	D	JALR R1,R2	010	001	1	0	00	100	хх	xxx	0	0	0	0	0	0	x	x	x	F800	40
b	Stb	STB 2(R1),R2	001	010	x	x	хх	xxx	хх	xxx	0	0	0	1	x	0	1	x	1	xxxx	82
С	Bz	BZ R2,4	001	010	0	x	10	000	хх	xxx	0	0	0	0	x	0	x	0	x	xxxx	04

Criterio de valoración: Sea k el mínimo número de filas y/o columnas que cubren todas las casillas de la tabla que están mal (1, 0 o x). La nota de este ejercicio es el MAXIMO(0.6 - 0.2k, 0).

Ejercicio 3 (1.4 puntos)

```
LONG=12
.data
     vector: .word 2,6,24,12,26,92,18,74,105,36,52,64
.text
             R0, lo(vector)
      IVOM
      MOVHI R0, hi(vector)
             R1,0
do:
      IVOM
              R2,0
      IVOM
             R3, LONG
      IVOM
                           {12}
      ADDI
             R3, R3, -2
                                  ;también podría ser CMPLE
      CMPLEU R7, R2, R3
for:
              R7, ffor
      BZ
                           {11}
if:
              R4, R2, R2
                                  ;i*2 porque los accesos son a word
      ADD
      ADD
              R4, R4, R0
                                  ;también es correcto ADD R4,R0,R2 y luego ADD R4,R4,R2
              R5, 0(R4)
                                  ; las dos instrucciones de LOAD podrían intercambiar el orden
      LD
              R6, 2(R4)
      CMPLEU R7, R5, R6
              R7, fif
      BNZ
                           {3}
      IVOM
             R1, 1
                                  ; las dos instrucciones de STORE podrían intercambiar el orden
              0(R4), R6
      ST
              2(R4), R5
      ST
fif:
              R2, R2, 1
      ADDI
              R2, for
      BNZ
                           \{-13\}
ffor: BNZ
              R1, do
                           \{-18\}
.end
```

Criterio de valoración: Cada instrucción evaluación binaria (bien o mal). -0.2 puntos por cada instrucción mal.

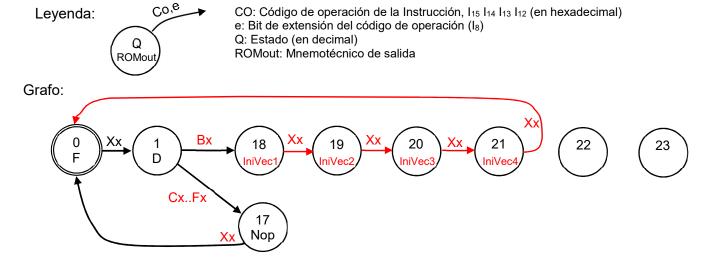
Ejercicio 4 (1.5 puntos)

- a) T_c (Decode)= 110+120+100+50+650 (REG \rightarrow ROM_OUT \rightarrow MUX2-1 \rightarrow ALU-slow \rightarrow R@) = 1030 ut
- b) T_c (Movhi)= 110+120+100+50+280+100+50 (REG \rightarrow ROM_OUT \rightarrow MUX4-1 \rightarrow MUX2-1 \rightarrow ALU-quick \rightarrow MUX4-1 \rightarrow MUX2-1) = 810 ut
- c) T_c (**Stb**)= 110+120+50+800 (REG \rightarrow ROM_OUT \rightarrow MUX2-1 \rightarrow MEMORY) = 1080 ut

Criterio de valoración: 0,5 puntos por cada respuesta correcta.

Ejercicio 5 (3.5 puntos)

a) (0,5 puntos)



Para resolver este ejercicio se necesitan añadir sólo cuatro estados nuevos cuyas tareas se describen en los siguientes apartados. Si se han usado más estados, la implementación es correcta y coherente con el apartado b), también se considerará el ejercicio correcto.

Criterio de valoración: Evaluación binaria de todo el grafo (bien o mal). 0.5 puntos si están todos los arcos con todas las etiquetas, en cualquier otro caso la nota es 0 puntos.

b) (1 punto)

Nodo	Mnemotécnico	Acciones
E0	F	$IR \leftarrow Mem_w[PC] // PC \leftarrow PC+2$
E1	D	RX ← Ra // RY ← Rb // R@ ← PC+SE(N8)*2
E18	IniVec1	RX ← Ra // RY ← Rc // R@ ← RX & (~1)
E19	IniVec2	$Ra \leftarrow RX + 2 \text{ // } Mem_w[R@] \leftarrow RY$
E20	IniVec3	RX ← Rb // R@ ← PC - 2
E21	IniVec4	Rb ← RX - 1 // if ((RX-1) != 0) {PC ← R@}
E22		
E23		

Criterio de valoración: Cada línea tiene evaluación binaria (correcta o incorrecta). -0,25 puntos por cada línea incorrecta o que falte para resolver correctamente el ejercicio.

c) (1 punto)

@ROM	Mx1	Mx@A	Mx@B	Bnz	Bz	WrMem	RdIn	WrOut	WrD	Ldlr	Byte	R@/Pc	Alu/R@	Pc/Rx	Ry/N	P/I/L/A ₁	P/I/L/A ₀	OP ₁	OPo	MxN ₁	MxN ₀	M×F	F ₂	Ē.	Ро	Mx@D1	Mx@Do	Nodo
18	X	0	1	0	0	0	0	0	0	0	x	x	x	0	x	x	X	1	0	x	X	1	0	1	1	x	x	IniVec1
19	0	0	X	0	0	1	0	0	1	0	0	1	x	0	0	0	0	0	0	1	1	1	0	0	0	1	01x	IniVec2
20	0	1	X	0	0	0	0	0	0	0	x	x	x	1	0	x	X	0	0	1	1	1	1	0	1	x	X	IniVec3
21	1	X	X	1	0	0	0	0	1	x	x	x	0	0	0	0	0	X	X	x	X	X	x	x	X	0	1	IniVec4
22																												
23																												

Criterio de valoración: Sea k el mínimo número de filas y/o columnas que cubren todas las casillas de la tabla que están mal (1, 0 o x). La nota de este ejercicio es el MAXIMO(1.0 - 0.25k, 0).

d) (0.5 puntos)

Número instrucciones código original: 104 instruc.

Ciclos de ejecución código original: 337 ciclos

Ciclos de ejecución con la nueva instrucción: 5 instruc.

Ciclos de ejecución con la nueva instrucción: 162 ciclos

Criterio de valoración: Cada casilla tiene evaluación binaria (correcta o incorrecta). +0,1 puntos por cada respuesta correcta, y +0,1 puntos si todas están correctas.

e) (0.5 puntos)

Nodo	Mnemotécnico	Acciones
Exx	IniVecB1	RX ← Ra // RY ← Rc // R@ ← RX
Exx	IniVecB2	$Ra \leftarrow RX + 1 // Mem_b[R@] \leftarrow RY$

Criterio de valoración: Cada línea tiene evaluación binaria (correcta o incorrecta). -0,25 puntos por cada línea incorrecta o que falte para resolver correctamente el ejercicio.