Apellidos y Nombre: Grupo: DNI:

Solución Examen 4 (temas 12 y 13)

Ejercicio 1 (2,5 puntos)

a) **Solución:** Hay varias soluciones correctas, pero mostramos la que requiere menos tiempo de ejecución (CMPLTU puede ser también CMPLT). Además de poder expresar las constantes en hexadecimal o en decimal, otras variantes correctas, pero menos eficientes, consisten en poner en la ultima instrucción BZ R7, N8 el valor N8 igual a -15 o -16.

Criterio de valoración (1,5 puntos): Cada instrucción evaluación binaria (bien o mal).

-0.25 puntos por cada instrucción mal (6 o más instrucciones mal se obtiene un 0).

b) Solución:

ADDI R0,R0,-1
$$\Rightarrow$$
 Mem_w[$0x000C$] = $0x203F$

Criterio de valoración (0,25 puntos):

0,25 puntos por dirección y contenidos correctos (evaluación binaria).

c) Solución:

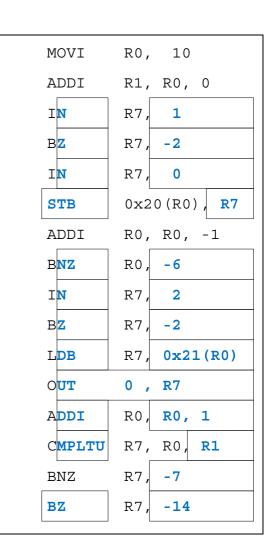
Dir. Primer =
$$0xFFEA$$
 Dir. Último = $0xFFE1$

Criterio de valoración (0,5 puntos)

Evaluación binaria: bien 0,5 puntos, mal 0 puntos.

d) Solución:

N° de instruc. ejecutadas = 133	N° de ciclos = 419
---------------------------------	-----------------------------



Ejercicio 2 (1,25 puntos) Solución:

Palabra de Control Mnemo Salida) Nodo/Estado □ Apartado P/I/L/A Wr-Out Instrucción en IR @A @B OP @D (hexa) (en ensamblador) Stb 0 STB 0x20(R3),R1 1 0 0 X Χ 0 0 X X6 0 1 Χ X X \mathbf{X} \mathbf{X} Х Х Х С 3 1 0 0 Βz R5,-61 0 1 0 1 0 1 0 0 0 0 0 0 Χ X X Χ X Χ X Movhi 0 0 1 1 0 0 0 0 1 0 0 0 1 0 0 0 0 0 0 MOVHI R4,-9

Criterio de valoración (1,25 puntos):

Una casilla puede ser: un bit (1,0,o x) de una señal binaria, como por ejemplo para la señal Ry/N, o los n bits de un bus, como son los 3 bits de @A. Un casilla está mal si lo está alguno de los bits que la forman. Sea k el mínimo número de filas y/o columnas que cubren todas las casillas que están mal.

Sea k el mínimo número de filas y/o columnas que cubren todas las casillas incorrectas. La nota de este ejercicio es: Máximo(1,25-0,5*k, 0)

Ejercicio 3 (1,5 puntos)

Solución: (Se considera también correcto el valor x para Mx@D0 en la dirección 14 (Movhi))

Criterio de valoración (1,5 puntos):

Una casilla puede ser un bit (1,0,0 x) de una señal binaria, como por ejemplo para la señal Bnz o los n bits de un bus, como son los 2 bits de MxN (MxN1, MxN0). Un casilla está mal si lo está alguno de los bits que la forman. Sea k el mínimo número de filas y/o columnas que cubren todas las casillas que están mal.

@ ROM	Bnz	Ldlr	R@/Pc	Alu/R@	Pc/Rx	Ry/N	MxN1	M×N0	MxF	Mx@D1	Mx@D0	
4	0	X	X	X	0	0	0	0	1	0	1	Addi
9	0	X	1	X	X	Х	X	X	X	Х	X	Stb
11	0	X	X	0	0	X	X	X	1	Х	X	Bz
14	0	X	X	X	0	0	0	1	1	1	0	Movhi

Sea k el mínimo número de filas y/o columnas que cubren todas las casillas incorrectas. La nota de este ejercicio es: Máximo(1,5-0,5*k, 0)

Ejercicio 4 (1,25 puntos)

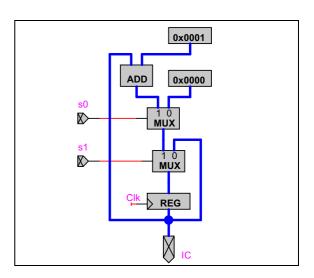
Solución:

Instrucción a ejecutar	Cambios en el estado del computado	or
ST -7(R3), R5	MEMb[0x6782]=0x89, $MEMb[0x6783]=0x67$,	PC=0xF0FA
LDB R7, 0x3F(R7)	R7=0xFF83,	PC=0xF0FA
OUT PRINT-DATA, R2	PORTOUT[0x00]=0x6789, PORTIN[0x02]=0x00	000,PC=0xF0FA

Criterio de valoración (1 punto): Cada fila (instrucción) evaluación binaria. Sea k el número de filas incorrectas:

Ejercicio 5 (3,5 puntos)

a) Solución:



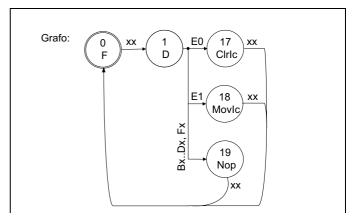
Criterio de valoración (0,5 puntos): Valoración binaria.

^{-0,5} por cada fila incorrecta. Cada fila evaluación binaria. Nota mínima del apartado 0 puntos.

b) Solución:

Criterio de valoración (0,25 puntos):

Valoración binaria.



c) Solución:

Nodo/Estado		
Número	Mnem.	Acciones
0	F	IR ← MEMw[PC] // PC ← PC+2
1	D	R@ ← PC+SE(N8)*2 // RX ← Ra // RY ← Rb
17	Clrlc	IC ← 0
18	MovIc	Rd ← IC

Criterio de valoración (0,5 = 0,25) (F, D y Nop) + 0,25 (Clrlc y Movlc) puntos):

- Las filas F y D valoración binaria. 0,25 puntos si no hay ningún error.
- Las filas Clrlc y Movlc valoración binaria. 0,25 puntos si no hay ningún error.

d) Solución: (También es correcto x en el bit Mx@D0 en MovIc)

@ROM	Mxlc	12	s0	Bnz	Bz	WrMem	RdIn	WrOut	WrD	Ldlr	Byte	R@/Pc	Alu/R@	Pc/Rx	Ry/N	P/I/L/A1	P/I/L/A0	OP1	OP0	MxN1	M×N0	MxF	F2	F	F0	Mx@D1	Mx@D0	Mnemo
0	0	0	X	1	1	0	0	0	0	1	0	0	1	1	0	X	X	0	0	1	1	1	1	0	0	X	X	F
1	0	0	X	0	0	0	0	0	0	0	X	X	X	1	0	X	X	0	0	1	0	1	1	0	0	X	X	D
17	X	1	0	0	0	0	0	0	0	X	X	Х	X	X	Х	X	X	X	Х	X	X	X	X	X	Х	X	Х	Ciric
18	1	0	X	0	0	0	0	0	1	X	X	Х	X	X	Х	0	0	1	0	X	X	1	0	0	1	1	0	MovIc
19	X	0	X	0	0	0	0	0	0	X	X	X	X	X	X	X	X	X	X	X	X	X	X	X	X	X	X	Nop

Se presentan las dos posibles soluciones para s1 s0: a) Incrementar IC en el último ciclo de cada instrucción, b) excepto L/S

		J 0	1 D	2 AI	3 Cmp	4 Addi	5 Addr	рТ 9	tS Z	арт 8	qtS 6	10 Jalr	11 Bz	12 Bnz	13 Movi	14 Movhi	15 ln	16 Out	17 Ciric	18 MovIc	19 Nop	
	MxIc			0	0	0	0	X	X	X	X	X	X	X	0	0	X	X				
a)	s1 s0			11	11	11	0x	11	11	11	11	11	11	11	11	11	11	11				

Criterio de valoración (1,75 = 1,25 (primera tabla) + 0,5 (segunda tabla) puntos):

Una casilla puede ser un bit (1,0,0 x) de una señal binaria, como por ejemplo para la señal RdIn o los n bits de un bus, como son los 3 bits de F (F2, F1, F0). Un casilla está mal si lo está alguno de los bits que la forman. Sea k el mínimo número de filas y/o columnas de casillas que cubren todas las casillas que están mal en la tabla. La nota de cada tabla es:

Sea k el mínimo número de filas y/o columnas que cubren todas las casillas que están mal.

La nota para la primera tabla es: Máximo(1,25 - 0.25k, 0). La nota de la segunda tabla es: Máximo(0,5 - 0.25k, 0).

e) Solución: (Es igualmente correcto dar las direcciones y su contenido en hexadecimal, binario o decimal)

Arcos de 1 (F) a 17 (Clrlc): En la dirección (en binario) 0000111100 el contenido es 0x11

Arcos de salida de 17 (CIrlc): En las 32 direcciones (en binario) 10001xxxxx el contenido debe ser 0x00

Criterio de valoración (0,5 puntos):

Arco de 1 a 17: Evaluación binaria: 0,25 puntos si está todo correcto, 0 puntos en cualquier otro caso.

Arcos de salida del 17: Evaluación binaria: 0,25 puntos si está todo correcto, 0 puntos en cualquier otro caso.