

Computer Architecture

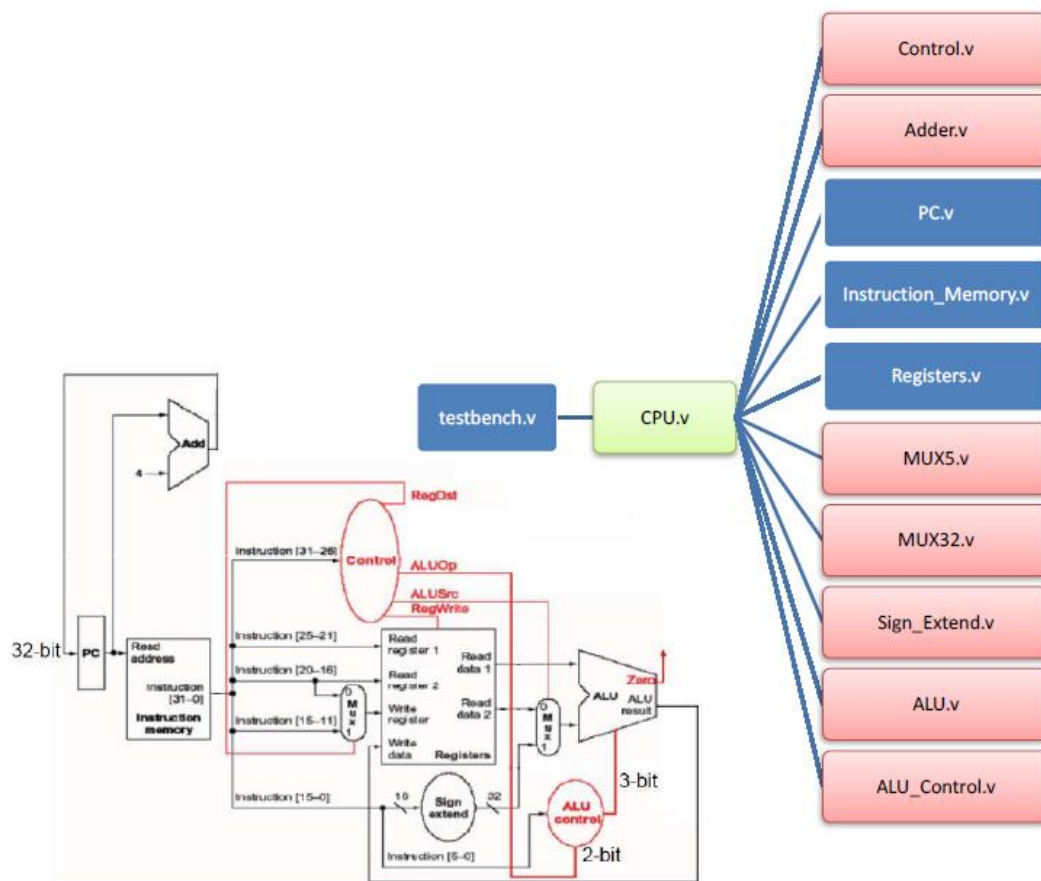
資工三 b04902103 蔡昀達

1. Coding Environment

Windows10

2. Module Implementation explanation

首先根據助教給的流程圖可以知道從何完成在 CPU.v 裡的一個個模組



Adder.v

讓 PC+4、

Control.v

從 instruction[31-26]判斷要做什麼、

MUX5/32.v

由 Control 傳來的訊號決定輸出 data、

Registers.v

將 instruction 分段儲存、

Sign_extened.v

讓 16bit 的 instruction1 變 32bit、

ALU_Control.v

控制讓 ALU 最後的運算結果存入 Registers。