SIN 251 – Organização de Computadores (PER-3 2021-1)

Aula 05 – Métodos de Minimização e Mapas de Karnaugh

Prof. João Fernando Mari joaof.mari@ufv.br

Roteiro

- Mapas de Karnaugh
- EXEMPLO: Mapa de Karnaugh a partir da Tabela Verdade
- Simplificação de Funções Boolenas
- EXEMPLO: Incrementador BCD
- EXERCÍCIO: Comparador de 2 bits (Aula 03)
- Referências

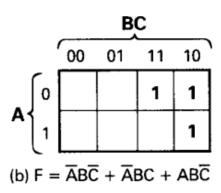
Mapa de Karnaugh

- Permite representar de forma conveniente uma função booleana.
 - Número **pequeno** de variáveis. Até 4 ou 6.
- Ferramenta de auxilio à simplificação (minimização) de funções boolenas.
- O mapa consiste em uma matriz de posições:

 - As posições deve ser listas na ordem: **00, 01, 11, 10**.

EXEMPLO:

- Mapa de Karnaugh para representar uma função booleana de 3 variáveis:
 - F(A,B,C) = A'BC' + A'BC + ABC'



Funções booleanas:

1 variável

$$F = A'$$
 $F = AB' + A'B$

3 variáveis

$$F = A'BC' + A'BC + ABC'$$

4 variáveis

$$F = A'B'CD + AB'C'D + ABC'D'$$

Mapas de Karnaugh:

Α

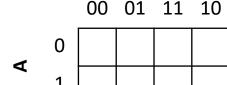
0 1

ΑB

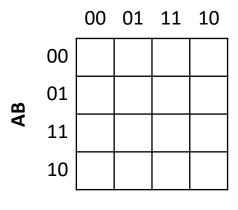
00 01 11 10



ВС



CD



Funções booleanas:

1 variável

2 variáveis

00

F = A' F = AB' + A'B

3 variáveis

F = A'BC' + A'BC + ABC'

4 variáveis

F = A'B'CD + AB'C'D + ABC'D'

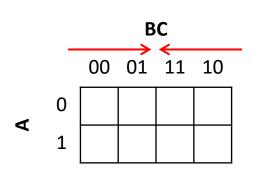
Mapas de Karnaugh:

Δ

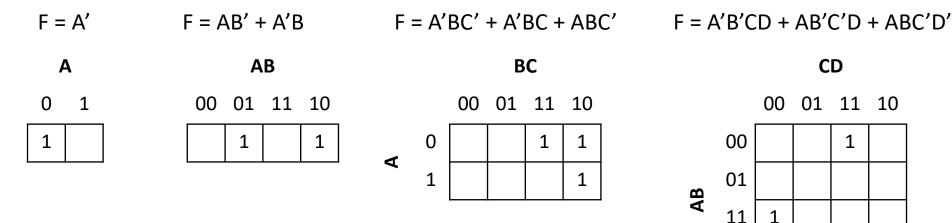
0 1

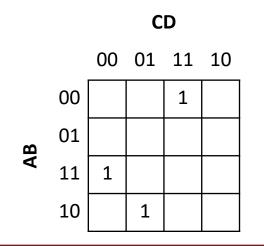
AB

01 11 10



- Como o mapa de Karnaugh pode representar uma função booleana?
 - Cada posição corresponde a um produto da expressão na forma de soma de produtos (mintermos).
 - 1 corresponde ao valor da variável
 - O corresponde ao valor da variável negada (NOT)





EXEMPLO: Mapa de Karnaugh a partir da Tabela Verdade

- Converter uma expressão booleana para um mapa:
 - Escrever a expressão em uma forma canônica:
 - Mintermos (soma de produtos) ou Maxitermos (produto de somas).
 - Escolheremos Mintermos.

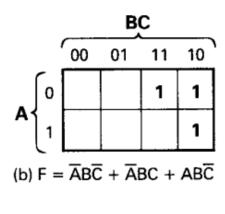
T	abel	a Vei			
L	Α	В	С	F	Mintermos
0	0	0	0	0	
1	0	0	1	0	
2	0	1	0	1	
3	0	1	1	1	
4	1	0	0	0	
5	1	0	1	0	
6	1	1	0	1	
7	1	1	1	0	

EXEMPLO: Mapa de Karnaugh a partir da Tabela Verdade

- Converter uma expressão booleana para um mapa:
 - Escrever a expressão em uma forma canônica:
 - Mintermos (soma de produtos) ou Maxitermos (produto de somas).
 - Escolheremos Mintermos .

Т	abel	a Vei			
L	Α	В	С	F	Mintermos
0	0	0	0	0	A'B'C'
1	0	0	1	0	A'B'C
2	0	1	0	1	A'BC'
3	0	1	1	1	A'BC
4	1	0	0	0	AB'C'
5	1	0	1	0	AB'C
6	1	1	0	1	ABC'
7	1	1	1	0	ABC

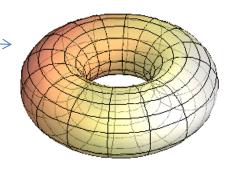
$$F(A,B,C) = A'BC' + A'BC + ABC'$$

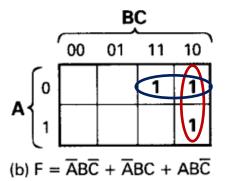


- A partir do Mapa de Karnaugh é possível escrever uma expressão equivalente mais simples.
 - Quaisquer posições adjacentes diferem em apenas uma variável.
 - Podemos agrupar 2, 4, 8, ou até 16 posições adjacentes (potencia de 2).
 - O conceito de adjacência inclui um giro em torno das extremidades do mapa.
 - Toróide.



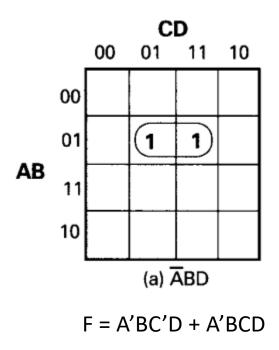
Podemos combinar os dois termos, eliminando a variável que difere.

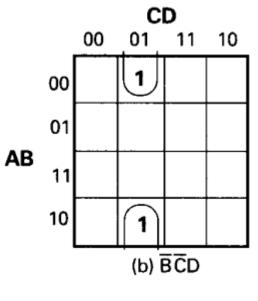




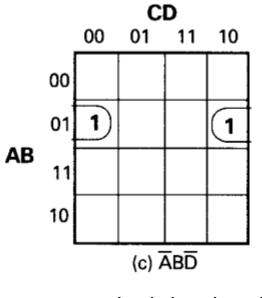
$$F = A'BC' + A'BC + ABC' = A'B + BC'$$

2 posições adjacentes em um Mapa de Karnaugh





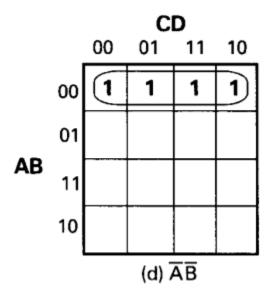
$$F = A'B'C'D + AB'C'D$$



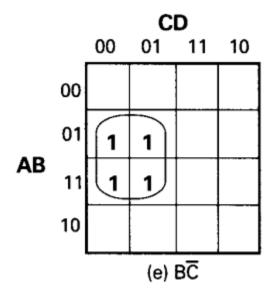
$$F = A'BC'D' + A'BCD'$$

Mapa de Karnaugh – Simplificação de Funções Boolenas

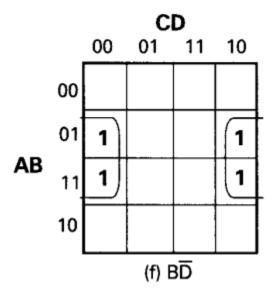
4 posições adjacentes em um Mapa de Karnaugh



$$F = A'B'C'D' + A'B'C'D +$$
$$A'B'CD + A'B'CD'$$

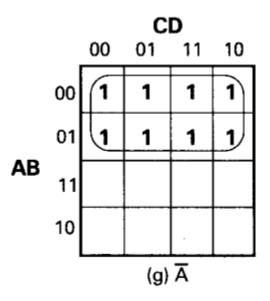


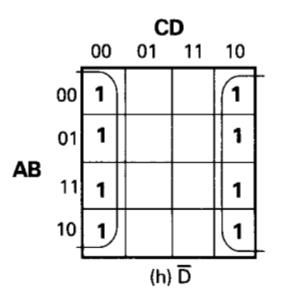
$$F = A'BC'D' + A'BC'D + ABC'D' + ABC'D'$$

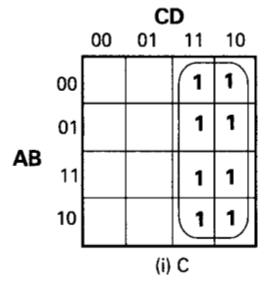


$$F = A'BC'D' + A'BC'D + ABC'D' + ABCD'$$

8 posições adjacentes em um Mapa de Karnaugh

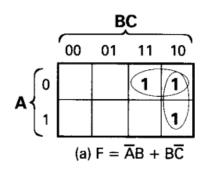


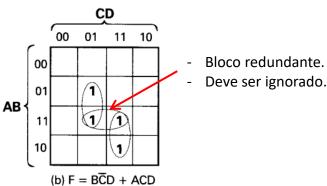




- As regras para a simplificação:
 - Selecione o maior bloco possível (com 1, 2, 4 ou 8 posições) composto exclusivamente por posições marcadas (valor 1).
 - Contorne esses blocos.
 - Continue selecionando blocos de posições marcadas, que sejam tão grandes quanto possível.
 - Contorne os blocos.
 - Até que todos as posições marcadas estejam incluídas em pelo menos 1 contorno.
 - O número de blocos contornados deve ser o menor possível.
 - Uma posição pode pertencer a mais de 1 contorno diferente.

Exemplos:





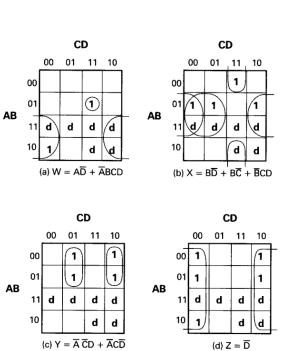
- Em alguns casos certas combinações de valores de variáveis nunca ocorrem.
 - Portanto nunca ocorre uma saída correspondente.
 - São denominados casos "negligenciáveis"
 - Don't care.
 - Utilizamos a letra "d" na posição correspondente.
 - Para a simplificação, cada "d" pode ser tratado como 1 ou como 0.
 - Escolhemos o valor que resulta na expressão mais simples.

EXEMPLO: Incrementador BCD

- Gerar uma função booleana para um circuito que soma 1 a um número BCD. A operação é modulo 10 (9+1 = 0).
- Note que das possíveis entradas, 6 produzem resultado "negligenciáveis"
 - Não correspondem a dígito BCD valido. São marcados com "d".

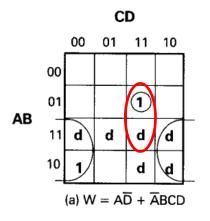
EXEMPLO: Incrementador BCD

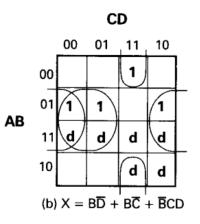
	Entrada					BCD(A,B,C,D)				F(A,B,C,D) = BCD(A,B,C,D) + 1					
L	Α	В	С	D	Decimal	W	Х	Υ	Z	Decimal	W	Х	Υ	Z	Decimal
0	0	0	0	0	0	0	0	0	0	0	0	0	0	1	1
1	0	0	0	1	1	0	0	0	1	1	0	0	1	0	2
2	0	0	1	0	2	0	0	1	0	2	0	0	1	1	3
3	0	0	1	1	3	0	0	1	1	3	0	1	0	0	4
4	0	1	0	0	4	0	1	0	0	4	0	1	0	1	5
5	0	1	0	1	5	0	1	0	1	5	0	1	1	0	6
6	0	1	1	0	6	0	1	1	0	6	0	1	1	1	7
7	0	1	1	1	7	0	1	1	1	7	1	0	0	0	8
8	1	0	0	0	8	1	0	0	0	8	1	0	0	1	9
9	1	0	0	1	9	1	0	0	1	9	0	0	0	0	0
10	1	0	1	0	Casos Negligenciáveis	d	d	d	d	Casos Negligenciáveis	d	d	d	d	S
11	1	0	1	1		d	d	d	d		d	d	d	d	Vei
12	1	1	0	0		d	d	d	d		d	d	d	d	Casos genciá
13	1	1	0	1		d	d	d	d		d	d	d	d	Casos Negligenciáveis
14	1	1	1	0		d	d	d	d		d	d	d	d	Zeg <u>l</u>
15	1	1	1	1	2	d	d	d	d	2	d	d	d	d	2

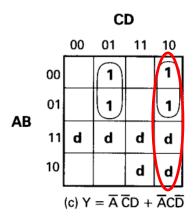


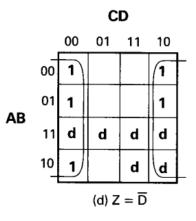
EXEMPLO: Incrementador BCD (Mapas de Karnaugh)

- Os blocos em vermelho mostram grupos que poderiam ser expandidos ainda mais escolhendo valores adequados para as posições com "d".
 - Resultando é uma simplificação maior das expressões.

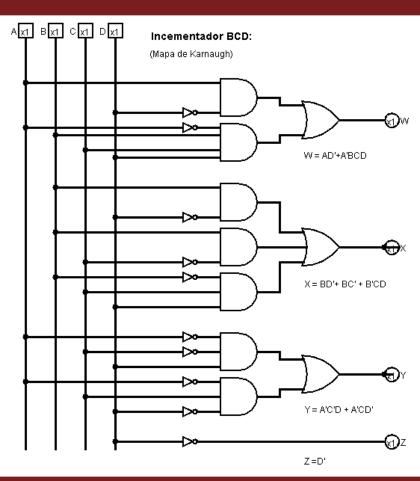






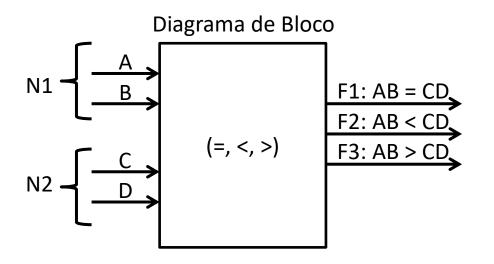


EXEMPLO: Incrementador BCD



EXERCÍCIO: Comparador de 2 bits (Aula 03)

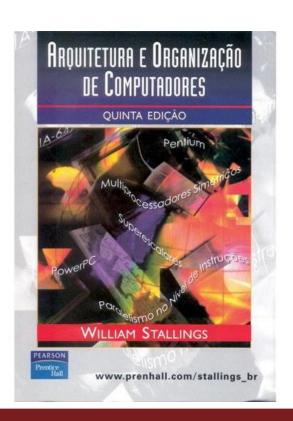
- Coloque as funções F1, F2 e F3 na forma padrão de mintermos (soma de produtos).
- Represente as funções F1, F2 e F3 utilizando Mapas de karnaugh.
- Simplifique a funções boolenas.
- Represente graficamente o circuito resultante.



L	Α	В	С	D	F1	F2	F3	Mintermos
0	0	0	0	0	1	0	0	A'B'C'D'
1	0	0	0	1	0	1	0	A'B'C'D
2	0	0	1	0	0	1	0	A'B'CD'
3	0	0	1	1	0	1	0	A'B'CD
4	0	1	0	0	0	0	1	A'BC'D'
5	0	1	0	1	1	0	0	A'BC'D
6	0	1	1	0	0	1	0	A'BCD'
7	0	1	1	1	0	1	0	A'BCD
8	1	0	0	0	0	0	1	AB'C'D'
9	1	0	0	1	0	0	1	AB'C'D
10	1	0	1	0	1	0	0	AB'CD'
11	1	0	1	1	0	1	0	AB'CD
12	1	1	0	0	0	0	1	ABC'D'
13	1	1	0	1	0	0	1	ABC'D
14	1	1	1	0	0	0	1	ABCD'
15	1	1	1	1	1	0	0	ABCD

Referências

- STALLINGS, W. Arquitetura e Organização de Computadores, 5. Ed., Pearson, 2010.
 - Apêndice A



FIM – Aula 05