

Atividade – Aula 25/03

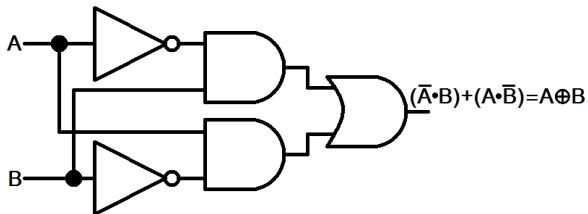
ALUNO(A): _____

ATENÇÃO: Vale ressaltar que esta atividade será utilizada como critério para a contabilização de sua frequência de aula.

PRAZO DE ENTREGA: 29/03/2021

[Questão – 01] Dado os circuitos abaixo, apresente um projeto em VHDL que descreva o funcionamento de cada circuito e os testes do circuito usando waveform.

(A) Porta XOR



(B) Multiplexador 4x1

