

數位系統設計作業-1



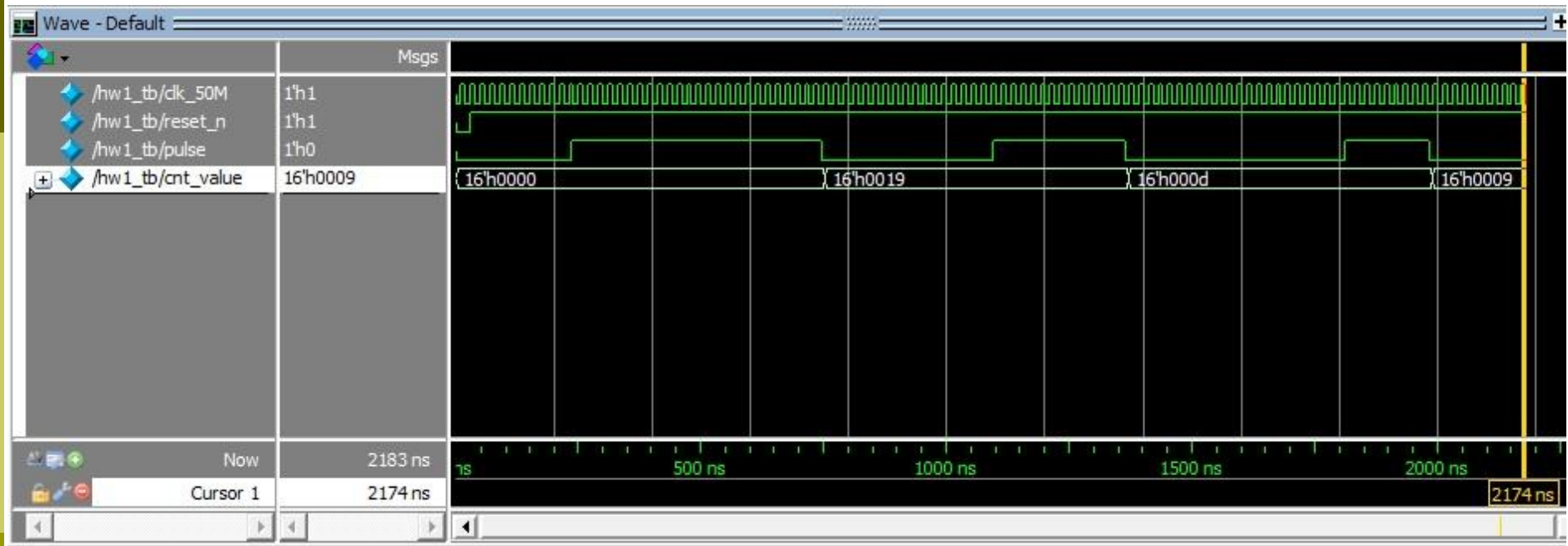
溫進坤

james_wen@hotmail.com

作業題目

1. 設計一計數器，計算輸入信號（pulse）的高準位有多少個時脈週期，並將計數結果輸出至（cnt_value）。
2. 使用hw1_tb.v當Top level Testbench。
3. 注意cnt_value只能在每次輸入信號（pulse）負緣後變化一次。

作業波形



計分方式

1. 作業完成後，將verilog程式、輸出波形圖以及文字結果畫面截圖整理成Word檔案後上傳至Moodle[繳交作業]。
2. 計分標準依完成順序及程式內容給分，若發現程式或輸出畫面結果有複製狀況，該員此次作業分數為0分。