

實習題目 - 2

分秒時鐘



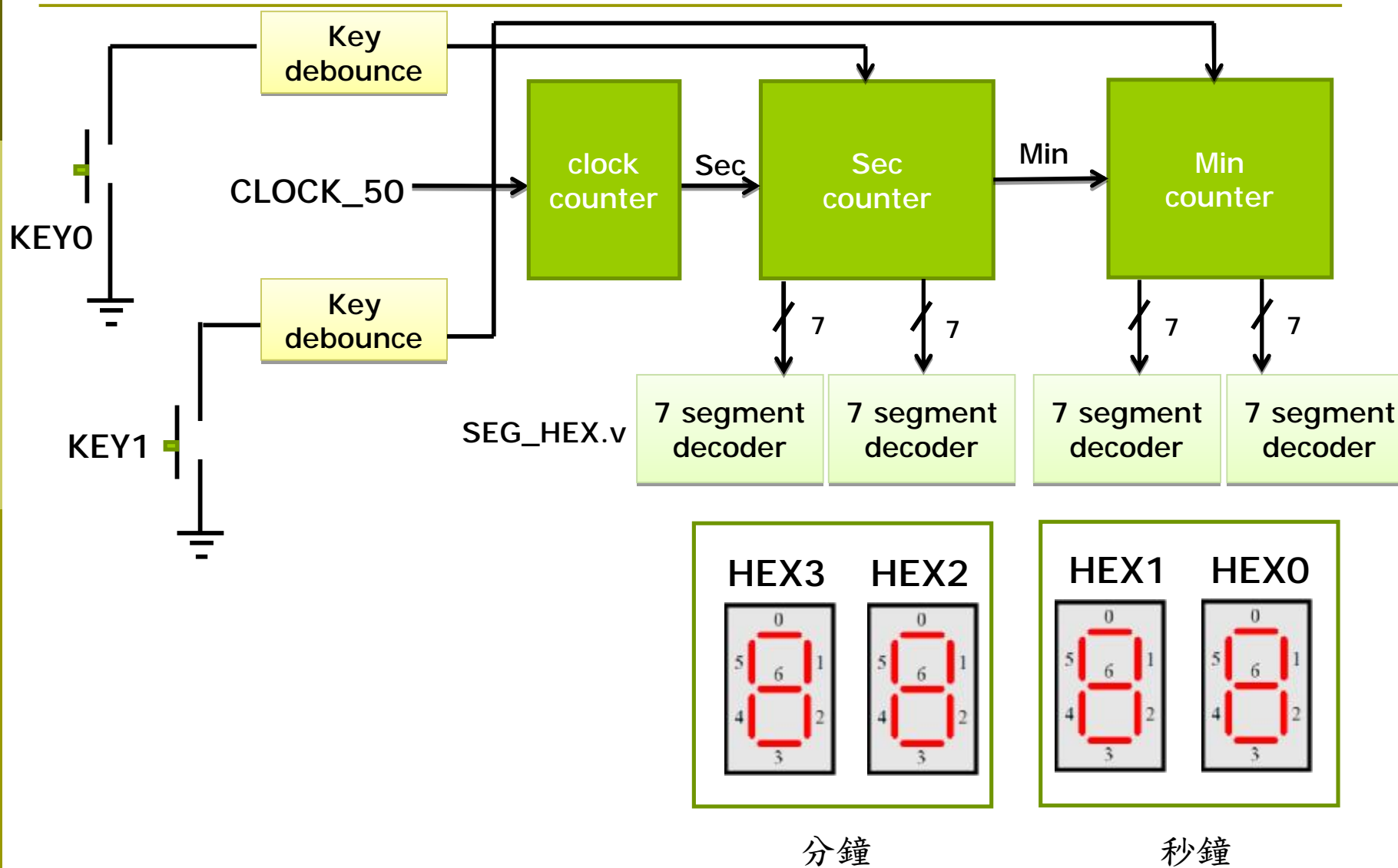
溫進坤

james_wen@hotmail.com

題目功能

1. 分秒時鐘使用四個七段顯示器(HEX3-HEX0)，其中(HEX3-HEX2)負責顯示分鐘，另兩個(HEX1、HEX0)，負責顯示秒鐘。
2. 按下KEY0後，可調整秒鐘數值+1，範圍0-59。
3. 按下KEY1後，可調整分鐘數值+1，範圍0-59。
4. 使用同步式設計，always中不能使用CLOCK_50M或RESET以外的訊號當CLOCK使用。

方塊圖



計分方式

1. 程式完成後請助教確認功能是否正確，並給予完成順序號。
2. 將全部的Verilog程式壓縮後上傳至Moodle[繳交作業]，並在檔名依序寫上實習題目號碼、完成順序號、學號。(檔名:Lab_2_No_xx_學號.zip)
3. 計分標準依完成順序及程式內容給分，若發現程式有互相抄襲狀況，該員分數皆為0分。

參考資料

- p DE2-115_mb_schematic.pdf
- p DE2_115_pin_assignments.csv
- p SEG_HEX.v