

座号

授课教师 何波

姓名

学号

电工 05、电科 05  
装订线  
优选专业年级

考试说明：本课程为闭卷考试，可携带\_\_\_\_\_文具(或本课程为开卷考试，可携带文具和\_\_\_\_\_资料)，满分为：100 分。

题号	一	二	三	四	五	六	七	总分
得分								

一、 填空题（每个填空 1 分，共 40 分。注：答案直接填在空格中！）

- (1) DSP 芯片采用改进型的\_\_\_\_\_结构，使用双存储空间和数条总线。
- (2) 采用定点数进行数值运算，其操作数一般采用整型数来表示，字长越长，所能表示的数的范围越 \_\_\_\_\_，精度越\_\_\_\_\_。
- (3) DSP 术语中 MIPS 表示\_\_\_\_\_。
- (4) C54x 内部有三条数据总线 CB、DB 和 EB。\_\_\_\_\_和\_\_\_\_\_总线用来传送从数据存储器读出的数据，而\_\_\_\_\_总线用来传送写入存储器的数据。
- (5) MAC 由\_\_\_\_\_、\_\_\_\_\_、符号控制、小数控制、零检测器、舍入器、饱和逻辑和暂存器几部分组成。
- (6) C54X 的内部存储器主要包括三类可寻址存储器空间，分别为 \_\_\_\_\_空间、\_\_\_\_\_空间和\_\_\_\_\_空间。
- (7) 对于未保护的冲突是 CPU 无法自动解决的。需要程序员调整\_\_\_\_\_或者在两条有冲突的指令中间插入一定数量的\_\_\_\_\_指令来解决。
- (8) 在 C54x 的数据存储空间中，\_\_\_\_\_地址范围的空间包含有存储器映像寄存器。
- (9) C54x 的\_\_\_\_\_是连接 DSP 与外部主机的并行总线接口，DSP 这时是作为外部主机的从属设备。
- (10) C54x 的定时器是一个带有\_\_\_\_\_位预分频器的\_\_\_\_\_位减法计数器。
- (11) C54x 取指令时，由\_\_\_\_\_产生程序地址，并将其放入\_\_\_\_\_总线，然后读取指令，PC 递增。

授课教师命题教师或  
命题负责人签字

年 月 日

院系负责人签  
字

年 月 日

- (12) TMS320C54x 系统芯片可以采用两种不同的指令系统：\_\_\_\_\_指令集和代数指令集，其中前者应用最为广泛。
- (13) C54x 流水线操作中，写操作要占用两个阶段：\_\_\_\_\_和\_\_\_\_\_。
- (14) 带有前缀“\*”号的操作数通常是一个\_\_\_\_\_地址；带有前缀“#”号的操作数通常是一个\_\_\_\_\_。
- (15) 绝对地址寻址有四种：\_\_\_\_\_、\_\_\_\_\_、\_\_\_\_\_和\_\_\_\_\_。
- (16) 累加器寻址是将\_\_\_\_\_作为一个地址，把程序存储器当作数据存储器来访问。
- (17) 在间接寻址方式中，数据空间任意单元都可以通过\_\_\_\_\_中的内容所代表的 16 位地址进行访问。
- (18) C54x 支持两种编程语言：汇编语言和 C 语言，在实际应用中，对于运算量很大的关键代码，最好采用\_\_\_\_\_语言来完成，以提高程序运算效率。
- (19) \_\_\_\_\_格式是 TI DSP 汇编程序使用的一种模块化格式。
- (20) 初始化段中包含程序代码或数据，初始化段包括三种：\_\_\_\_\_段、\_\_\_\_\_段和\_\_\_\_\_段。
- (21) 未初始化段包括两种：\_\_\_\_\_段和\_\_\_\_\_段。
- (22) 双操作数寻址用于完成执行两次读操作或者一次读一次并行存储操作。这些指令代码都是\_\_\_\_\_个字长，而且只能以\_\_\_\_\_寻址方式进行操作。

## 二、 选择题（为单项选择，每个 2 分，共 24 分。 注：将选择直接填在空格中！）

- 1) 中断系统包括软件中断和硬件中断，其中软件中断是指由程序指令所引起的中断，如\_\_\_\_\_
- A、INTR、TRAP 和 RESET； B、ADD、LDM 和 MAC；
- C、FIRS、INTR 和 BC； D、ADD、LDM 和 BANZ
- 2) 程序总线 PB 主要用来传送\_\_\_\_\_。
- A、取自数据存储器的指令代码； B、取自程序存储器的指令代码；
- C、取自数据存储器的操作数； D、取自程序存储器的操作数。

- 3) C54x 的地址总线共有 4 组, 分别为\_\_\_\_\_, 主要用来提供执行指令所需的地址。
- A、PAB、BAB、CAB 和 DAB;    B、PAB、CAB、DAB 和 EAB;  
C、CAB、DAB、EAB 和 FAB;    D、CAB、DAB、EAB 和 QAB
- 4) 比较、选择和存储单元(CSSU)是特殊用途的硬件电路, 专门用于完成\_\_\_\_\_。
- A、维特比算法中的加法、比较和选择操作;    B、FFT 中的位比特反转操作;  
C、数字滤波器计算中常用到的缓冲区循环算法;    D、数值计算中的近似处理。
- 5) C54x 提供了三个 16 位寄存器来作为 CPU 状态和控制寄存器, 分别为\_\_\_\_\_。
- A、TRN、PMST 和 DROM;    B、TRD、PRD 和 PMST;  
C、ST0、ST1 和 DROM;    D、ST0、ST1 和 PMST。
- 6) 通过设置 MP/MC、OVLY 和 DROM 三个状态位来配置\_\_\_\_\_。
- A、存储器空间组织形式;    B、CPU 的工作方式;  
C、片内外设的工作方式;    D、省电模式
- 7) 当跨越外部程序或数据空间中的存储器块界限寻址时, 或者在访问越过程序存储器到数据存储时, \_\_\_\_\_自动插入一个周期。
- A、等待状态发生器;    B、PAGEN 逻辑模块;  
C、可编程块开关模块;    D、DAGEN 逻辑产生模块。
- 8) C54x 的汇编语言源程序中, 所有语句都不能以\_\_\_\_\_开始。
- A、标号;    B、空格;    C、星号或分号;    D、助记符指令
- 9) C54x 堆栈存放数据的规律\_\_\_\_\_。
- A、从高端地址向低端地址进行;    B、从低端地址向高端地址进行;  
C、从中间地址向两侧地址进行;    D、随机存放。
- 10) 在 C54x 汇编程序中, 局部标号是一种特殊的符号, 主要有\_\_\_\_\_两种方式定义。
- A、¥符号和\$符号;    B、\$n 和 NAME? ;    C、¥? 和\$?;    D、\*号和@号
- 11) 有效定义的表达式的计算必须是\_\_\_\_\_。
- A、相对的;    B、不确定的;    C、可重定位的;    D、绝对的。
- 12) C54x 中可以用下面\_\_\_\_\_伪指令来定义外部符号。
- A、.external 或 .def;    B、.external 或 .ref;  
C、.global、.def 或 .ref;    D、.def、.ref 或 .external

座号

授课教师 何波

姓名

学号

优选专业年级 电工 05、电科 05

三、简答题（共 36 分）

- 1、 逐行分析下面的一段程序，并指出这段程序实现了什么功能？（5 分）
- ```
.bss    x, 10      ;  
.bss    y, 1       ;  
STM     #x, AR1    ;  
STM     #9, AR2    ;  
LD      #0, A      ;  
loop:   ADD     *AR1+, A  ;  
        BANZ    loop, *AR2- ;  
        STL     A, @y    ;
```
- 2、 在循环寻址中，（1）如何根据缓冲区大小 R 值来确定位数 N？（2）如果需要一个长度为 32 个字的循环缓冲区，请确定 N 值，再说明该循环缓冲区的起始地址和最后一个字的地址；（3）简述循环寻址的原则是什么？（8 分）
- 3、 TMS320C54x 芯片采用了几级流水线的工作方式？完成一条指令分为哪几个阶段？每个阶段执行什么任务？（8 分）
4. 简述直接寻址有什么特点？数据存储器存储数据如图所示，变量 x、y 事先分别指向 1FFH 单元和 200H 单元，逐行分析该程序以及执行结果。（8 分）

| 数据存储器   |      |
|---------|------|
| 0180    | 0001 |
| 0181    | 0012 |
| ...     | ...  |
| 01FF    | 1000 |
| x: 0200 | 0500 |
| y: 0211 | 01A0 |
| ...     | ...  |

```
RSBX    CPL  
LD      #3,DP  
LD      @x,A  
ADD     @y,A
```

座号

授课教师 何波

姓名

学号

优选专业年级 电工 05、电科 05

## 中国海洋大学 2008-2009 学年 第 1 学期 期末考试试卷

信息学院《DSP 技术及应用》课程试题(A 卷)

共 5 页 第 5 页

5、下面是一个汇编语言程序的列表文件,请说明汇编器对此程序会建立了几个段,分别是什么段? 每个段的大小(用字数说明)? (7 分)

```
2          *****
3          **
4          *****
5 000000          .data
6 000000 0011    coeff      .word      011h,022h,033h
   000001 0022
   000002 0033
7          *****
8          **
9          *****
10 000000          .bss      buffer,10
11          *****
12          **
13          *****
14 000003 0123    ptr      .word      0123h
15          *****
16          **
17          *****
18 000000          .text
19 000000 100f    add:      LD          0Fh,A
20 000001 f010    aloop:    SUB          #1,A
   000002 0001
21 000003 f842          BC          aloop,AGEQ
   000004 0001'
22          *****
23          **
24          *****
25 000004          .data
26 000004 00aa    ivals     .word      0AAh, 0BBh, 0CCh
   000005 00bb
   000006 00cc
27          *****
28          **
29          *****
30 000000    var2      .usect      "newvars", 1
31 000001    inbuf     .usect      "newvars", 7
32          *****
33          **
34          *****
35 000005          .text
36 000005 110a    mpy:      LD          0Ah,B
37 000006 f166    mloop:    MPY          #0Ah,B
   000007 000a
38 000008 f868          BC          mloop,BNOV
   000009 0006'
39          *****
40          **
41          *****
42 000000          .sect      "vectors"
43 000000 0011          .word      011h, 033h
44 000001 0033
```