

Desenvolvimento de um Microprocessador IA-PX 86 RISC em VHDL

20 de agosto de 2013

1 Grupo

Dênis Araújo da Silva - 18698

Marcos Aurélio Freitas de Almeida Costa - 18726

Nicolas Luiz Ribeiro Veiga - 18733

2 Orientador

Prof. Dr. Maurílio Pereira Coutinho

Prof. Dr. Robson Luiz Moreno - Coorientador

3 Proposta de Trabalho

O objetivo deste projeto é implementar um microprocessador IA-PX 86 RISC em linguagem VHDL, com auxílio das ferramentas Quartus II e ModelSim-Altera. O projeto será validado em uma placa FPGA Cyclone II. A figura a seguir ilustra o diagrama de blocos do microprocessador citado.

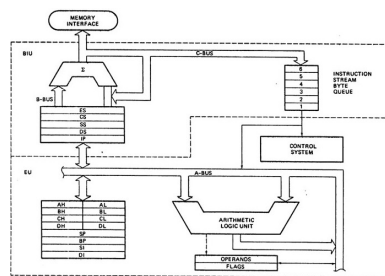


Figura 1: Diagrama de Blocos IA-PX 86