

Desenvolvimento de um Microprocessador 8086 RISC em VHDL e Simulação em FPGA

13 de novembro de 2013

1 Grupo

Dênis Araújo da Silva - 18698

Marcos Aurélio Freitas de Almeida Costa - 18726

2 Orientador

Prof. Dr. Maurílio Pereira Coutinho

Prof. Dr. Robson Luiz Moreno - Coorientador

3 Proposta de Trabalho

O objetivo deste projeto é implementar um microprocessador 8086 RISC em linguagem VHDL, com auxílio das ferramentas Quartus II e ModelSim-Altera. O projeto será validado em uma placa FPGA Cyclone II. A figura a seguir ilustra o diagrama de blocos do microprocessador citado.

4 Cronograma de Atividades

Segue a baixo o cronograma previsto de atividades:

1. Elaboração da Proposta - 13/11/2013
2. Revisão Bibliográfica - 28/03/2014
3. Workshop - 09/05/2014

4. Entrega - 30/05/2014

5. Defesa - Entre 16 a 18/06/2014

Sendo que as atividades do Trabalho Final de Graduação começaram no mês de Agosto de 2013, portanto as atividades de desenvolvimento do trabalho encontram-se em dia.

5 Observações

O aluno Nicolas Luiz Ribeiro Veiga, acompanhou e está nos ajudando no desenvolvimento do trabalho, o mesmo comprometeu-se a continuar no apoio do desenvolvimento do trabalho, porém como ele foi aceito pelo programa Ciência Sem Fronteiras, portanto não será possível defender o trabalho conosco. Sendo assim, ao retornar de seu intercâmbio, o aluno dará continuidade com o trabalho, seguindo a mesma linha de raciocínio.