


tfygg的专栏

目录视图摘要视图RSS 订阅

个人资料



飞彦

访问：39282次

积分：2064

等级：BLOG 5

排名：第10828名

原创文章：170篇

转载：7篇

译文：0篇

评论：8条

文章搜索

文章分类

Compiler (4)

shell (2)

C/C++ (33)

算法与数据结构 (10)

ARM/DSP (18)

Linux系统 (36)

Linux应用 (18)

Android (10)

MFC (2)

Computer Vision (13)

通信网络、计算机网络 (14)

多媒体 (2)

tips (2)

文章存档

2015年12月 (1)

2015年11月 (3)

2015年10月 (6)

学院APP首次下载，可得50C币！ 有奖试读—增长黑客，创业公司必知的“黑科技” 当讲师？爱学习？投票攒课吧 CSDN 2015博客之星 评选 感恩分享

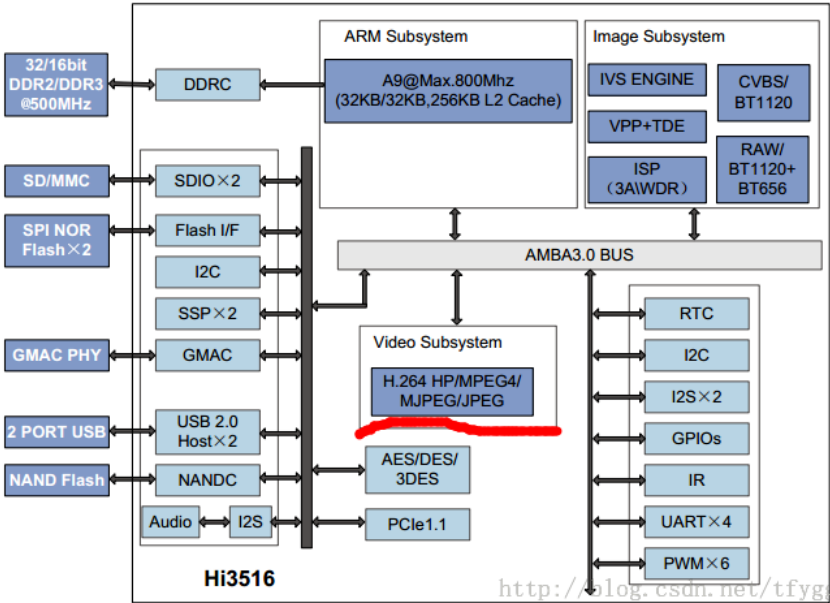
hi3516视频编码器

2014-05-05 11:28424人阅读评论(0)收藏 举报

分类：ARM/DSP (17)

版权声明：本文为博主原创文章，未经博主允许不得转载。

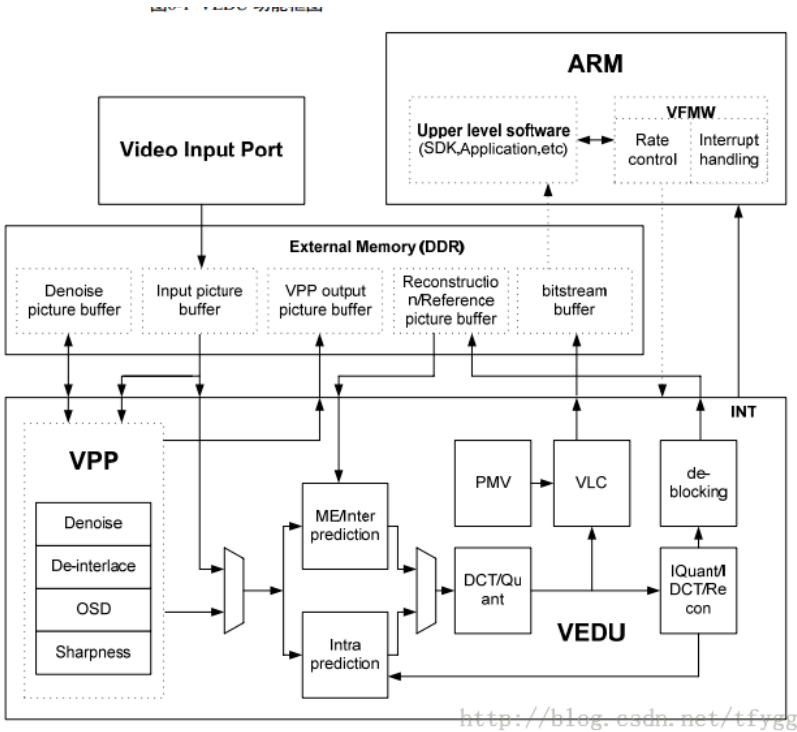
视频编码器是一个支持H.264/ MPEG-4/JPEG的多协议编码器。



一、VEDU

VEDU (Video Encode Unit) 是一个硬件实现的支持多种视频标准 (H.264/MPEG-4) 的视频编码器。VEDU具有CPU占用率低、总线带宽占用小、低延时、低功耗等优点。功能框图如下：

2015年09月 (10)	
2015年08月 (23)	
展开	
阅读排行	
hi3531移植live555	(624)
Linux进程间通信 (IPC)	(556)
DVRDK link framework	(551)
hisi—live555 实时监控	(480)
指针与引用	(472)
C库文件操作函数详解	(472)
opencv在hisi3516上的移	(442)
物理层、数据链路层	(432)
hi3516视频编码器	(423)
计算机网络基础	(399)
评论排行	
opencv1/opencv2摄像头	(4)
hisi—live555 实时监控	(2)
C库文件操作函数详解	(1)
MFC下OpenCV开发	(1)
Linux进程间通信 (IPC)	(0)
Kali Linux	(0)
人工智能概述	(0)
编译原理概述	(0)
LLVM/Clang	(0)
Linux 网络编程 (二) TC	(0)
推荐文章	
*Hadoop节点“慢磁盘”监控	
*假如你想成为全栈工程师...	
*没有躲过的坑--正则表达式截取字符串	
*CardView完全解析与RecyclerView结合使用(三十二)	
*And roid 高仿微信发朋友圈浏览图片效果	
*通过Ajax的方式执行GP服务	
最新评论	
opencv1/opencv2摄像头成像	
飞彦: @wangyaninglm:可以哟	
opencv1/opencv2摄像头成像	
shiter: @tfygg:可以把文章那块编辑一下,最后加上下载链接,嘿嘿	
opencv1/opencv2摄像头成像	
飞彦: shiter博乐,您好,加到第一段代码的相应位置就好了。评论里空间。我上传到我的资源。链接如下htt...	
hisi—live555 实时监控	
飞彦: Makefile要和项目代码结合看才能弄清楚,只是单单看部分代码会被误解。而且代码是在是多。	
hisi—live555 实时监控	
jiw_student: 博主你好,请问能否将Makefile文件以及关键代码粘出来看看?谢谢。	



功能描述

1、VEDU由前处理（VPP）模块及编码器模块构成。前处理模块和编码器模块既可独立工作，也可协同工作。

前处理模块可以实现自适应时空域滤波、de-interlace、OSD叠加、图像锐化等功能。编码器模块实现了运动估计/帧间预测、帧内预测、运动矢量预测、变换/量化、反量化/反变换、VLC(Variable Length Code)编码及码流生成、de-blocking滤波等协议/算法处理，

2、ARM软件则完成码率控制和中断处理等编码控制处理。

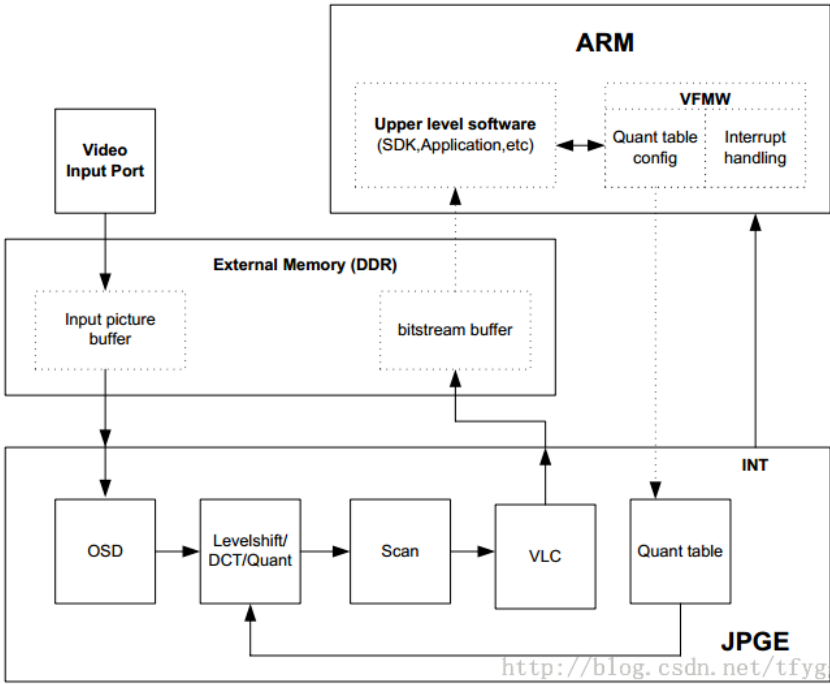
VPP（Video Pre-processing）与编码器协同工作时，VPP首先从DDR中读取一帧或几帧图像，输入图像经过自适应时空域滤波、de-interlace、osd叠加、图像锐化等处理，输出给编码器；编码器以VPP的输出作为当前图像，再进行编码，最后将编码后码流写入到DDR中。

二、JPGE

1、概述

JPGE（JPEG Encoder）是一个硬件实现的高性能JPEG编码器，可实现高达67.1M像素的图片抓拍或高清图像MJPEG编码业务。

功能框图如下：



由图可见，JPGE硬件实现了osd、level shift、DCT、量化、扫描、VLC编码及码流生成等运算量较大的协议处理，而ARM软件则完成量化表配置和中断处理等编码控制处理。

上一篇 摄像头介绍

下一篇 OV9650 Color CMOS SXGA (1.3MegaPixel) CameraChip

顶

0

踩

0

我的同类文章

ARM/DSP (17)

- 视频解码
- 开发板烧写程序的方法
- 三、ARM处理器编程模型
- 一、ARM9体系结构及处理器简介
- 三极管

- 嵌入式硬件系统结构
- 四、S3C2440A处理器
- 二、嵌入式系统简介
- 显示器连接技术
- Codec Engine Application 分析

更多

主题推荐 h.264 color c语言 编码 视频 工作 硬件 标准

猜你在找

ARM那些你得知道的事儿-1.1.ARM裸机第一部分视频课程

ARM体系结构与汇编指令-1.2.ARM裸机第二部分视频课程

暂无评论和LED-1.4.ARM裸机第四部分

I2C通信详解-1.12.ARM裸机第十二部分

您还没有登录(点此登录)

您还可以看看这些文章

ARM裸机第十一部分shell原理和问答机制引入

* 以上用户言论只代表其个人观点，不代表CSDN网站的观点或立场

核心技术类目

全部主题

Hadoop

AWS

移动游戏

Java

Android

iOS

Swift

智能硬件

Docker

OpenStack

Spark

ERP

IE10

Eclipse

CRM

JavaScript

数据库

Ubuntu

NFC

WAP

jQuery

BI

H

Spring

Apache

.NET

API

HTML

SDK

IIS

Fedora

XML

LBS

Unity

Splashtop

UML

components

Windows Mobile

Rails

QEMU

KDE

Cassandra

CloudStack

FTC

coremail

OPh

CouchBase

云计算

iOS6

Rackspace

Web App

SpringSide

Maemo

Compuware

大数据

apte

Perl

Tornado

Ruby

Hibernate

ThinkPHP

HBase

Pure

Solr

Angular

Cloud Foundry

Redis

jQuery

Django

Bootstrap