

CW 11

1-

a) $OCRA \rightarrow$ Output Compare Register A
B

عدد ۶ بیت

b) این دو رجیستر A و B ندارند. صرفاً دو رجیستر
کنترل اند که هر کدام ۸ بیت کنترل در خود دارند.

c) این A و B ندارند. چون ۵۷ بیت دارند. TOV
دیتا.

$OCFA : Outpu$

عدد ۸ بیت

Function لکھو

toggle کریں - PWM
فریڈ

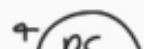
TIFR کلائیڈ نہ دے۔ مہ باہرین کارس کتن

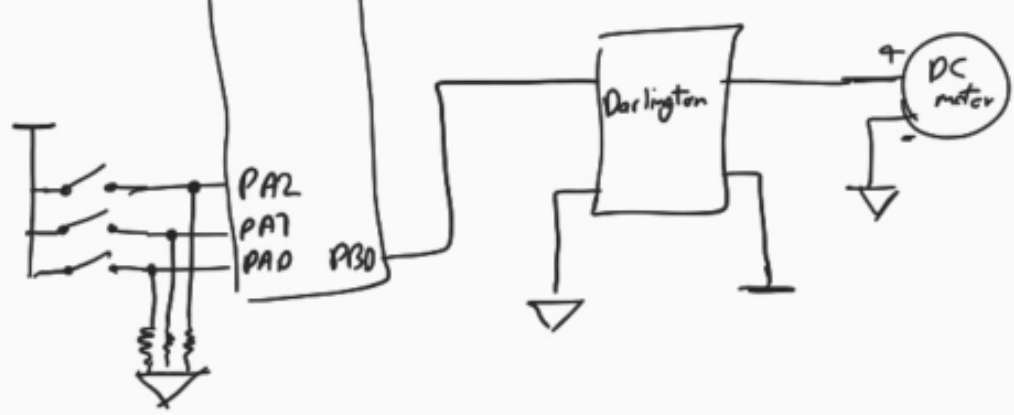
آئینہ COM لکھیں غیر 0 ہے رفتہ ہی (دارنہ) تو سوا آئینہ
WGM لکھیں مہرہ set ہی شود۔ (اردیہ 73 و 75 و 76)

رفتہ COM لکھیں 1 مقابراں حالت غیر PWM لکھیں
(اردیہ 53) اس منقطع اس کہ کاسلا بہرہ timer0 ہاں
(اردیہ 73)

Problems

1)





۱۷۰ دارلننگن (۱۲ بیت ۵۲)

2)

Foc	wgm00	cm01	cm00	wgm01	cs02	cs01	cs00
0	1	1	0	0	0	1	0

phase correct PWM

clear on ↑, set on ↓

clk/8

⇒ LDI Rn 0x62
OUT TCCR0, Rn

* رنڈم فر counter فرمیشن ہے جس میں ۱۲ بیت ۵۲

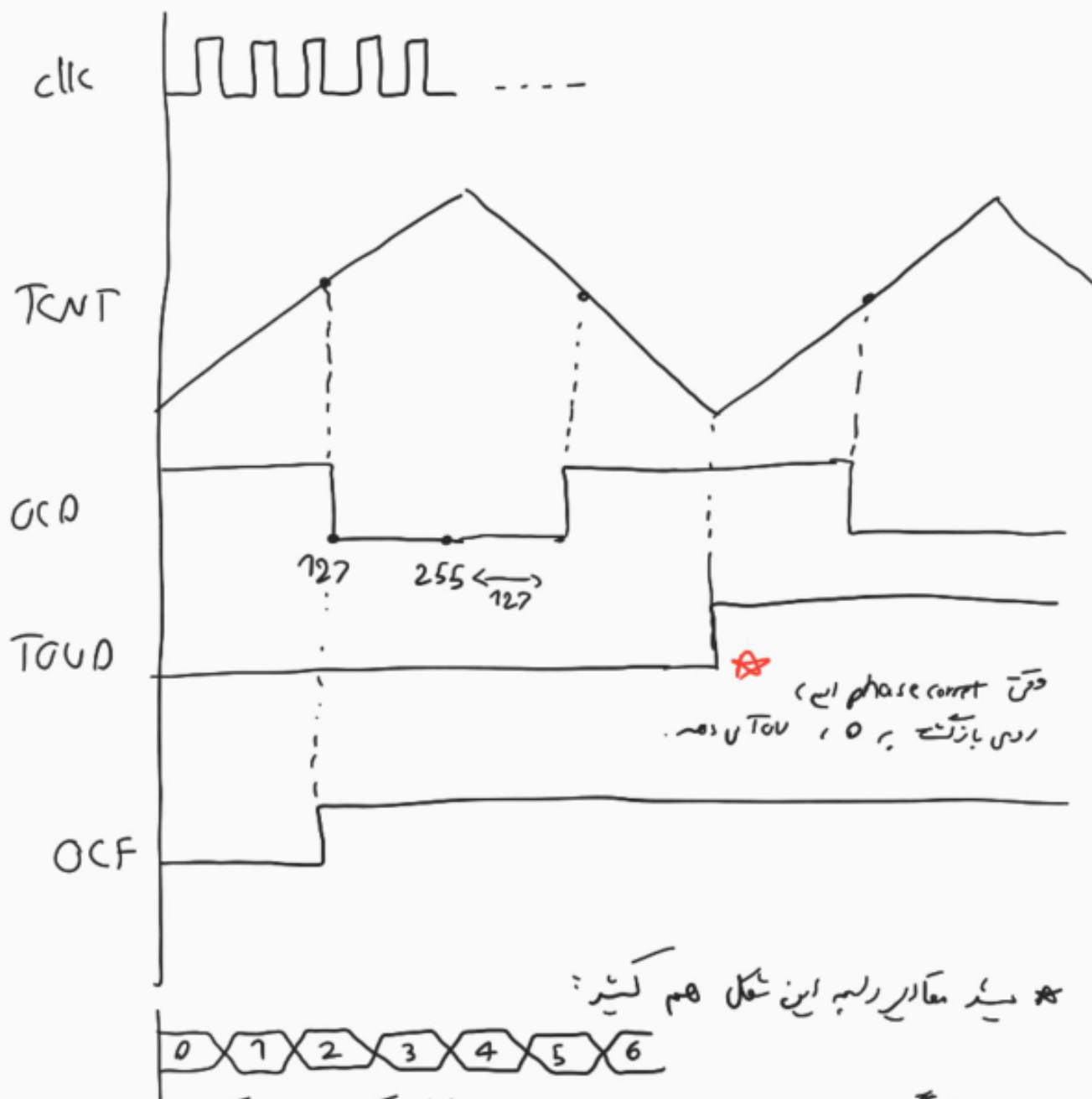
initialize to 0: SBIR PB, 3

(بجٹ پر اسٹیفٹ کہ ہے ۱ سے ۲۵۵ تک)

3)

Timing diag: (۱۲ بیت ۵۲) clk

Timing diag یعنی مقدار یک چیز، ہرپ زمیں (۱۷ کا):



وہی سدا براں آتھا جو میں زیادہ سیدہ اینا، گفتہ کہ سدا ہالا بکس
(الہ بقہ کہ تدبیر حسن رویہ اینجوری کسید)

```
4). ORIG 0
    JMP MAIN
```

. ORIG 500

MAIN :

CBIR PB, 3

```
CBI R    PB, 3
LDI      R16, 0x62
OUT      TCCR0, R16
```

```
loop: SBIC PA, 0
      CALL on-button-0
      SBIC PA, 1
      CALL on-button-1
      SBIC PA, 2
      CALL on-button-2
      JMP  loop
```

on-button-0:

```
IN      R17, OCR0
ADD     R17, #5
OUT     OCR0, R17
RET
```

on-button-1:

```
IN      R17, OCR0
SUB     R17, #5
OUT     CLR, R17
RET
```

on-button-2:

```
LDI     R17, 0x00
OUT     TCCR0, R17
RET
```

5- Avg: $\frac{64 \times \gamma(5)}{510} \rightarrow$ چون تا 255 یه و
بسیارده.

شماره 3 (320.000)

Last modified: Dec 18, 2017