À propos de "Logic"

La logique est facile, mais logique ET désamorçage pourraient ne pas l'être.

- Chaque ligne affiche 3 lettres. Chaque lettre représente un énoncé qui se trouve dans le tableau l.
- Sur chaque rangée, résolvez d'abord les énoncés entre parenthèses.
- Les énoncés sont reliés par des symboles de connexion
- logiques. Découvrez le fonctionnement de chaque symbole dans le tableau 2.
- Appliquez la négation (porte NOT : faux devient vrai et vrai devient faux) à chaque énoncé d'abord si la DEL rouge au-dessus de cet énoncé est allumée.
- Trouvez le résultat de chaque rangée, puis utilisez le bouton "T/F" à droite pour sélectionner Vrai/Faux. Appuyez sur "Submit" quand vous avez terminé.

Voir l'annexe A pour la référence d'identification des indicateurs.

Voir l'annexe B pour la référence d'identification des piles.

Voir l'annexe C pour la référence d'identification des ports.

Tableau 1: Liste des énoncés

Lettre	Énoncé	Lettre	Énoncé	
A	Nombre de piles = nombre d'indicateurs	N	Plus de 2 supports de piles	
В	Le numéro de série a plus de lettres que de chiffres	0	A des voyants allumés et éteints	
, C	A l'indicateur IND P		A un port Parallèle	
D	A l'indicateur FRK	Q	2 ports	
E	l indicateur éteint	R	A un port PS/2	
F	Plus d'un type de port	S	Somme des chiffres du numéro de série > 1,0	
G	2 piles ou plus T		A l'indicateur MSA	
Н	Moins de 2 piles	U	1 porte-piles	
I	Le dernier chiffre du numéro de série est impair.	v	e numéro de série contient des voyelles	
J	Plus de 4 piles	W	Aucun indicateur	
K	l indicateur allumé	Х	lindicateur	
L	Plus de 2 indicateurs	Y	Plus de 5 ports	
M	Aucun port en double	Z	Moins de 2 ports	

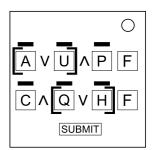


Tableau 2: Liste des symboles de connexion logique

Connectivité logique	Symbole	Porte logique	Signification
Conjonction	٨	AND	Renvoie vrai si toutes les entrées sont vraies. Sinon renvoie faux.
Disjonction	V	OR	Renvoie vrai si une entrée est vraie. Sinon renvoie faux.
Disjonction exclusive	¥	XOR	Renvoie vrai si une seule entrée est vraie. Sinon renvoie faux.
Refus alternatif	1	NAND	Renvoie faux si toutes les entrées sont vraies. Sinon renvoie vrai.
Refus conjoint	1	NOR	Renvoie faux si une entrée est vraie. Sinon renvoie vrai.
Biconditionnel	\leftrightarrow	XNOR	Renvoie faux si une seule entrée est vraie. Sinon renvoie vrai.
Implication (Gauche)	→	_	Renvoie faux si l'entrée gauche est vraie et que l'entrée droite est fausse. Sinon renvoie vrai.
Implication (Droite)	←	-	Renvoie false si l'entrée gauche est fausse et que l'entrée droite est vraie. Sinon renvoie vrai.