

# **Fahd Ouassarni**

### Informatique industrielle, Linux embarqué.

#### Workflow

MPLABX pour les projets PIC. Vivado pour les projets FPGA. Eagle et LTSpice pour les projets PCB. VIM et GCC pour les projets Linux. Basiquement une toolchain et un bon editeur de texte.

### **Expériences professionnelles**

**Stagiaire** / Hyptra Tailleville, France

Avril 2019 - Septembre 2019

- Developpement de logiciel embarqué.
- Conception de circuit imprimé.
- Synthese FPGA Xilinx.

### Chef d'équipe technique / SERI (ENSICAEN) Caen, France

Septembre 2018

- Jeux de rôle de startup introduit par l'ENSICAEN.
- Mission : Communication WIFI sur Linux Embarquée.
- Produit : Space Inspection Rover [Video]

#### **Étudiant chercheur** / Université de Kumamoto Kumamoto, Japan

Mai 2018 — Août 2018

- Accueilli par: Human Interface and Cyber Communication Laboratory.
- Sujet de recherche : Multichannel speech segregation using FDBM on a Single Board Computer. [cfdbm]

### Diplômes et Formations

#### Diplôme d'ingénieur en électronique / ENSICAEN Caen, France

Septembre 2016 — Septembre 2019

- Spécialité : Électronique et physique appliquée.
- Majeur : Signal, automatique pour les télécommunication et l'embarqué.

# Classes Préparatoires aux Grandes Écoles / Lycée Jean Moulin Forbach, France

Septembre 2014 — Mai 2016

- Spécialité : Mathématique, Physique et Science de l'ingénieur.
- Résultat : ENSICAEN via Concours Commun Polytechnique.

#### Baccalauréat Scientifique / Lycée Salman Al Farissi Salé, Maroc

Septembre 2013 — Juin 2014

- Spécialité : Mathématique et Science de l'ingénieur.
- Mention: Bien

# Projets professionnels

Xen on ARM ARM, Linux, Xen, Hypervisors

Mars 2019

■ Introduction à la virtualisation pour les systèmes embarqués avec Xen.

#### SoC on FPGA / ENSICAEN

Decembre 2018 — Février 2019

■ Introduction à l'architecture ARM/FPGA avec Zynq.

#### Evaluation of TCI6638K2K / THALES AIR SYSTEMS SAS

Octobre 2018 – Février 2019

Introduction à Linux embarquée pour des applications temps réel.

#### **cfdbm** / Université de Kumamoto

June 2018 — Août 2018

C, ALSA, ARM, SBC

C, VHDL, ZYNQ, FPGA

LINUX, C, ARM, DSP

ITSPICE FAGLE PCB

■ Introduction à ALSA pour du traitement temps réel du signal acoustique.

#### Course Robot Mobile / ENSICAEN

Octobre 2017 — Avril 2018

Réalisation d'un robot suiveur de ligne.

Mé le 17/09/1996

■ ouss.fahd.1996@gmail.com

♦ 6 Boulevard Maréchal Juin 14000 CAEN

+33 6 43 15 50 72

% oussfahd.xyz

#### Motivation

「学びは生涯の宝」

### **♣** Atouts

Motivé

Curieux

Autonome

Déterminé

Travail collaboratif

### Langues

#### **Arabe**

Langue natale

### Français

Bilingue

### **Anglais**

TOEIC: 855/990

#### **Japonais**

Débutant N4

### Compétences techniques

#### Architectures

x86, ARM, PIC, 8051.

#### Communication

UART, SPI, I2C, USB, WIFI, BLE, NFC.

#### **Programmation**

C, C++, Java, Javascript.

### Frameworks

ALSA, SDL, OpenMP, Bootstrap.

### Scripting

Shell, Perl, Lua, Python, Matlab.

### Markup

HTML, CSS, LTEX, Markdown.

### Outils

Git, GCC, Makefile, SSH.

#### HDL

VHDL, SPICE.

## Centres d'intérêt

Technologie

Culture

Voyages

Jeux Vidéo

#### Liens

O ouassarnifahd

**in** fahd-ouassarni