



Fahd Ouassarni

Informatique industrielle, Linux embarqué.

Workflow

MPLABX pour les projets PIC. Vivado pour les projets FPGA.
Eagle et LTSpice pour les projets PCB. VIM et GCC pour les applications linux.
Yocto ou Buildroot pour les projets linux embarqué.
Basiquement une toolchain et un bon éditeur de texte.

Expériences professionnelles

Stagiaire (PFE) / Hyptra Tailleville, France
Avril 2019 – Septembre 2019

- Développement de logiciel embarqué pour 8051.
- Conception de circuit imprimé sur Altium Designer.
- Synthèse FPGA avec PicoZed.

Chef d'équipe technique / SERI (ENSICAEN) Caen, France
Septembre 2018

- Start-up introduite par l'ENSICAEN.
- Mission : Communication WIFI sur Linux Embarquée.
- Produit : Space Inspection Rover [Video]

Étudiant chercheur / Université de Kumamoto Kumamoto, Japon
Mai 2018 – Août 2018

- Laboratoire : Human Interface and Cyber Communication Laboratory.
- Sujet de recherche : Multichannel speech segregation using FDBM on a Single Board Computer. [cfdbm]

Diplômes et Formations

Diplôme d'ingénieur en électronique / ENSICAEN Caen, France
Septembre 2016 – Mars 2020

- Spécialité : Électronique et physique appliquée.
- Majeur : Signal, automatique pour les télécommunication et l'embarqué.

Classes Préparatoires aux Grandes Écoles / Lycée Jean Moulin Forbach, France
Septembre 2014 – Mai 2016

- Spécialité : Mathématique, Physique et Science de l'ingénieur.
- Résultat : ENSICAEN via Concours Commun Polytechnique.

Baccalauréat Scientifique / Lycée Salman Al Farissi Salé, Maroc
Septembre 2013 – Juin 2014

- Spécialité : Mathématique et Science de l'ingénieur.
- Mention : Bien

Projets académiques

OpenWRT on WiSoC Telecom, OpenWRT, Linux, MIPS

Juin 2019 – Présent
■ Introduction à différents concepts réseau en utilisant OpenWRT sur un mini-routeur WiFi.

Xen on ARM Xen, Linux, FreeRTOS, ARM

Mars 2019 – Présent
■ Introduction à la virtualisation pour les systèmes embarqués avec Xen.

SoC on FPGA / ENSICAEN C, VHDL, Zynq, FPGA

Décembre 2018 – Février 2019
■ Introduction à l'architecture ARM/FPGA avec Zynq.

Evaluation of TCI6638K2K / THALES AIR SYSTEMS SAS SystemTap, Linux, ARM

Octobre 2018 – Février 2019
■ Introduction aux outils de profiling sur un Linux embarqué pour des applications temps réel.

Course Robot Mobile / ENSICAEN LTSpice, Eagle, PCB

Octobre 2017 – Avril 2018
■ Réalisation d'un robot suiveur de ligne.

📅 Né le 17/09/1996

✉ ouassarni@ecole.ensicaen.fr

📍 6 Boulevard Maréchal Juin
14000 CAEN

☎ +33 6 43 15 50 72

🌐 oussfahd.xyz

Motivation

「学びは生涯の宝」

Atouts

Motivé

Curieux

Autonome

Déterminé

Langues

Français

Bilingue

Anglais

TOEIC : 855/990

Arabe

Langue natale

Japonais

Débutant N4

Compétences techniques

Architectures

x86, ARM, PIC, STM32, 8051.

Communication

UART, SPI, I2C, CAN, USB.

Programmation

Assembleur, C/C++, Java, Javascript.

Frameworks

FreeRTOS, Yocto, CubeMX, NodeJS.

Simulation

MATLAB, Simulink, LTSpice.

Scripting

Shell, Python, Perl, Lua.

Markup

HTML/CSS, LaTeX, Markdown.

Réseau

iptables, distcc, nfs, hostapd.

Outils

Git, SSH, Make, Valgrind.

CAO

Eagle, Altium Designer.

HDL

VHDL, Verilog.

Centres d'intérêt

Technologie

Culture

Voyages

Jeux Vidéo

Liens

🔗 ouassarnifahd

in fahd-ouassarni