

CSD Ορισμός (5/5) Η επικέντρωση στην αρχιτεκτονική σχεδίαση οδηγείται από την ανάγκη να μειώσουμε την πολυπλοκότητας κατασκευής ενός συστήματος μέσω: • αφαίρεσης - abstraction Δηλαδή αναβάλλουμε την εξειδίκευση κάθε είδους για αργότερα και χρησιμοποιούμε κάποιες γενικά αποδεκτές έννοιες, συμβολισμούς ή μεταφορές (πχ, client-server, n-tier, layers) διαχωρισμού ευθυνών - separation of concerns Δηλαδή μοιράζουμε τις λειτουργικές ευθύνες σε διαφορετικά τμήματα ώστε να είναι εφικτή η ανάθεση καθενός από αυτά σε διαφορετικές ομάδες σχεδίασης και υλοποίησης Ωστόσο δεν υπάρχει κάποιος τυποποιημένος και καθολικά αποδεκτός ορισμός της αρχιτεκτονικής ...χωρίς αυτό να είναι και ουσιώδες πρόβλημα HY352 Α. Σαββίδης Slide 7 / 52

7

Περιεχόμενα

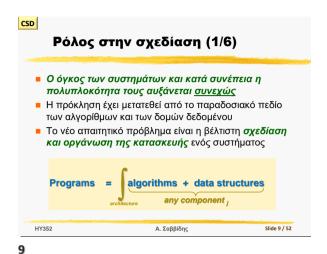
Ορισμός

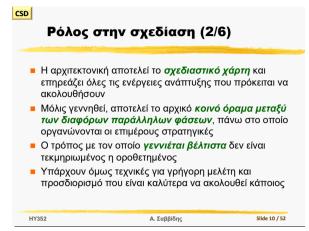
Ρόλος στην σχεδίαση

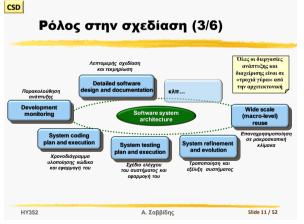
Γρήγορος προσδιορισμός
Επίπεδα αρχιτεκτονικής
Βασικά αρχιτεκτονικής
Στοιχεία αρχιτεκτονικής σχεδίασης

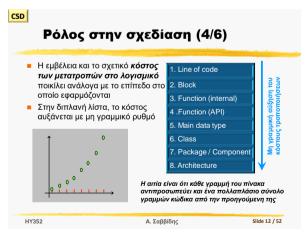
8

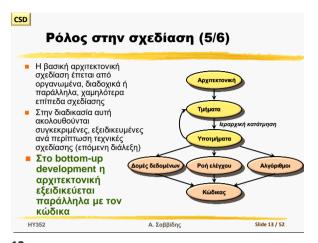
6

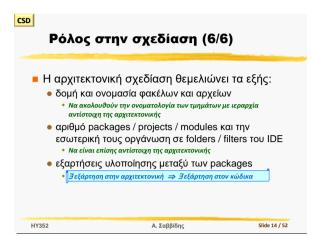


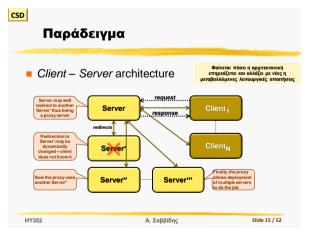








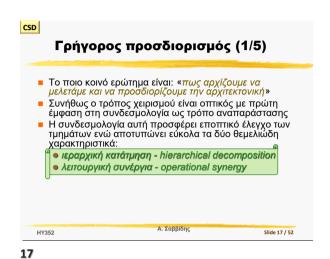


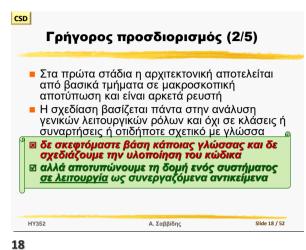


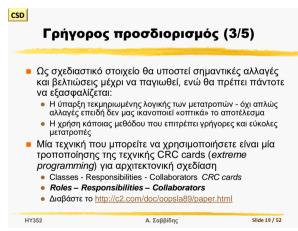
Περιεχόμενα

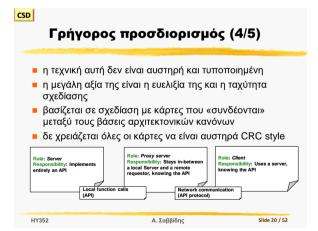
Ορισμός
Ρόλος στην σχεδίαση
Γρήγορος προσδιορισμός
Επίπεδα αρχιτεκτονικής
Βασικά αρχιτεκτονικά μοντέλα
Στοιχεία αρχιτεκτονικής σχεδίασης

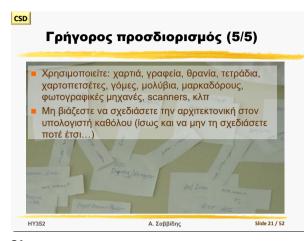
15 16













Επίπεδα αρχιτεκτονικής (1/3)

• Μαcro-architecture

• Αποτελεί την συνολική / ευρύτερη αρχιτεκτονική του συστήματος και χαρακτηρίζει δομικά το σύστημα

• Η εμβέλειά τους περιορίζεται κυρίως σε συγκεκριμένες κάθε φορά κατηγορίες συστημάτων

• Δεν υπάρχει κριτήριο ως προς το μέγεθος των συστημάτων που αντιπροσωπεύει μία αρχιτεκτονική

• Κάθε αρχιτέκτονας του λογισμικού πρέπει να γνωρίζει όλες τις σχετικές macro-architectures

• Μπορεί ωστόσο να εμφανιστεί στην ανάλυση ενός συγκεκριμένου τμήματος (δηλ. όχι σε macro επίπεδο)

Επίπεδα αρχιτεκτονικής (2/3)

• Μicro-architecture

• Αποτελούν αρχιτεκτονικές λύσεις για κατηγορίες αρχιτεκτονικών τμημάτων

• Συχνά πολλά στιγμιότυπα μίας micro-architecture εμφανίζονται και υλοποιούνται σε ένα σύστημα

• Κάθε αρχιτέκτονας και σχεδιαστής πρέπει να γνωρίζει όλες τις σχετικές micro-architectures

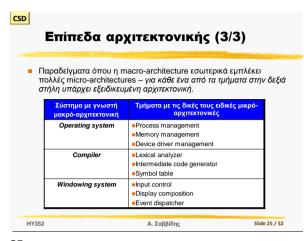
Α. Σαββίδης

24

HY352

23

Slide 24 / 52







Βασικά αρχιτεκτονικά μοντέλα (2/2)

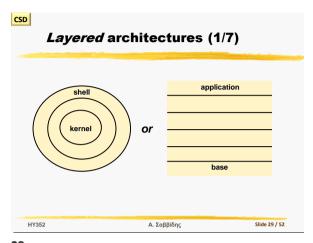
Δεν περιορίζονται σε συγκεκριμένα λογισμικά συστήματα, αλλά αντικατοπτρίζουν κάποιες θεμελιώδεις δομές οργάνωσης και ροής ελέγχου.

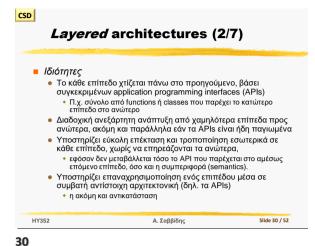
Ουσιαστικά πρόκειται για μετά-αρχιτεκτονικές, ή αλλιώς οικογένειες αρχιτεκτονικών

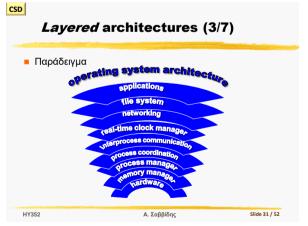
meta architectures, architecture families

Σήμερα χρησιμοποιείται και ο όρος αρχιτεκτονικά πρότυπα (architectural patterns) για αρχιτεκτονικές λύσεις που μπορούν να χρησιμοποιηθούν στην κατασκευή ενός συστήματος

27 28



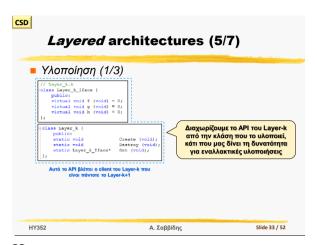


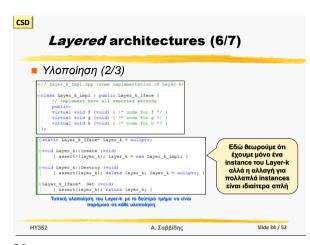


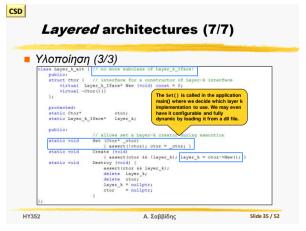
CSD Layered architectures (4/7) Δομή κώδικα – βλέπουμε μόνο τα exported APIs Layer k, top layer. Πιο πρόσφορο για τροποποιήσεις. Functions F<sub>k</sub>1,...,F<sub>k</sub>n<sub>k</sub>  $T_k1,...,T_km_k$ Functions  $F_{k-1}1,...,F_{k-1}n_{k-1}$  $T_{k-1}1,...,T_{k-1}m_{k-1}$ K-1 Functions F<sub>2</sub>1,...,F<sub>2</sub>n<sub>2</sub> and data types T<sub>2</sub>1,...,T<sub>2</sub>m<sub>2</sub> Functions F<sub>1</sub>1,...,F<sub>1</sub>n<sub>1</sub> T<sub>1</sub>1,...,T<sub>1</sub>m<sub>1</sub> and data types Layer 1, bottom layer. Συνήθως το πιο επισ ιλές σε τρο ΚΑΝΟΝΑΣ. Στην υλοποίηση κώδικα σε οποιοδήποτε layer j, επιτρέπεται να κληθεί μία συνάρτηση F εάν και μόνο εάν ισχύει:  $F \in \set{F_{j-1},...,F_{j-1}n_{j-1}} \cup \set{F_{j}1,...,F_{j}n_{j}} \cup \set{inner functions of layer j}$ Α. Σαββίδης Slide 32 / 52 HY352

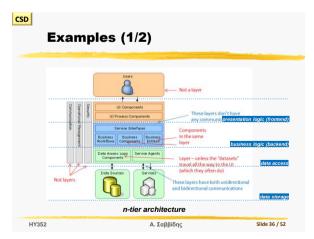
32

31

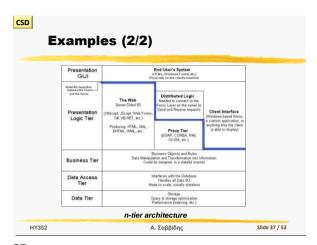


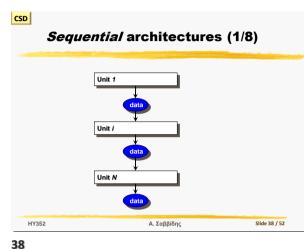


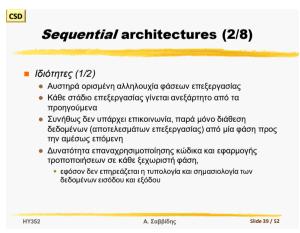




35 36

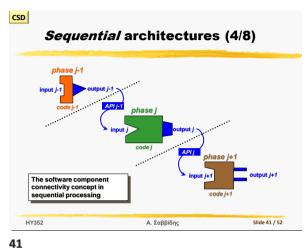






CSD Sequential architectures (3/8) ■ Ιδιότητες (2/2) Η εξάρτηση δύο συνεχόμενων φάσεων επεξεργασίας A (προηγείται), και Β (έπεται) έγκειται : στην παραγωγή δεδομένων από την A (producer) και στην χρησιμοποίηση αυτών από την B (consumer) συνήθως στην παροχή ενός ΑΡΙ από την Α για την πρόσβαση στα δεδομένα αυτά – accessor API, το οποίο και χρησιμοποιείται για την υλοποίηση της φάσης B Με καλή τυποποίηση των δεδομένων και των accessor APIs (όταν παρέχονται), οι δυνατότητες συνδεσμολογίας προσομοιάζουν αυτές των hardware components. • Παραλλαγές στην συνδεσμολογία είναι εφικτές και πολύ συνήθεις – πέρα από την γραμμική σειριακή επεξεργασία Slide 40 / 52 HY352 Α. Σαββίδης

39 40



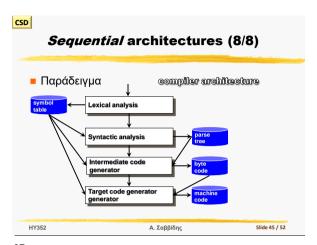
Sequential architectures (5/8) Συνήθεις οι παραλλαγές ανάλογα με τις ανάγκες επεξεργασίας Τα δεδομένα μίας φάσης τροφοδοτούνται σε πολλές φάσεις (για άλλου είδους επεξεργασία) - A Μία φάση δέχεται ως είσοδο δεδομένα από πολλές φάσεις- Β Μία φάση παράγει πολλές κατηγορίες δεδομένων (λόγω πολλαπλών επεξεργασιών ή απλώς διαφορετικών προοπτικών των δεδομένων) -  $\Gamma$ Unit 1 Unit 2 HY352 Α. Σαββίδης Slide 42 / 52

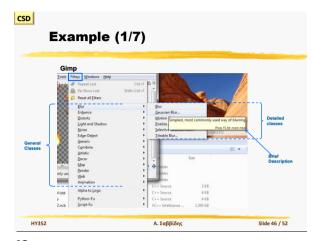
42

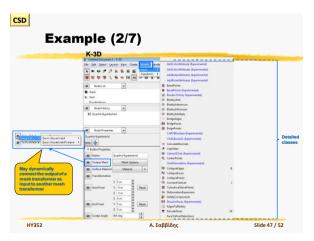
CSD Sequential architectures (6/8) ■ Δομή κώδικα (1/2) **∀φάση επεξεργασίας** j Εξωτερικές Τύποι δεδομένων εισόδου **∀ είσοδο** j: Τ<sub>j</sub>1,..., Τ<sub>j</sub>m<sub>j</sub> εξαρτήσεις **∀ είσοδο j:** Α<sub>j</sub>1,...,Α<sub>j</sub>n<sub>j</sub> Input Accessor API Εσωτερική υλοποίηση  $F_j1,...,F_jk_j$ Εσωτερική Τύποι δεδομένων εξόδου **∀έξοδο j**: Τ\*<sub>i</sub>1,...,Τ\*<sub>i</sub>m<sub>i</sub> υλοποίηση **∀έξοδο j:** Α\*<sub>j</sub>1,...,Α\*<sub>j</sub>n<sub>j</sub> Output Accessor API ΚΑΝΟΝΑΣ. Στην υλοποίηση κώδικα επιτρέπεται να κληθεί μία συνάρτηση F εάν και μόνο εάν ισχύει: F  $\in$   $\{A_1^1,...,A_{p_i}^1\} \cup \{F_1^1,...,F_{p_i}^1\} \cup \{A^*_11,...,A^*_{p_i}\}$  Δεν επιτρέπεται να υπάρχουν κλήσεις συναρτήσεων που ανήκουν σε άλλες φάσεις Slide 43 / 52 HY352 Α. Σαββίδης

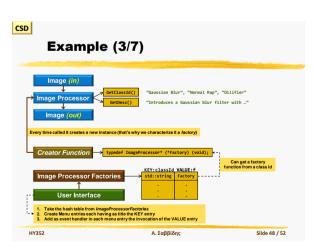
CSD Sequential architectures (7/8) ■ Δομή κώδικα (2/2) ΚΑΝΟΝΑΣ.  $\forall F$ , αν F έχει πρόσβαση στην είσοδο / έξοδο,  $\{T_j1,...,T_{fh_j}\}$   $\{T'_j1,...,T'_{fh_j}\} \Rightarrow F \in \{A_j1,...,A_{f_j}\}/\{A_j^*1,...,A_{f_j}\}$ . • Κάθε συνάρτηση που έχει πρόσβαση στα δεδομένα πρέπει να είναι ορισμένη από πριν σαν accessor function ΤΑΚΤΙΚΗ.  $\forall F \in (A_1,...,A_{P_j})/\{A_1^*,1,...,A_r^*,p__i\}$ , δεν πρέπει η F να μεταβάλλει τις τιμές των δεδομένων εισόδου η έξόδου  $\bullet$  Οι accessor functions καλό είναι να έχουν read only πρόσβαση στα δεδομένα (δηλ. να μην είναι modifiers) HY352 Α. Σαββίδης Slide 44 / 52

43 44

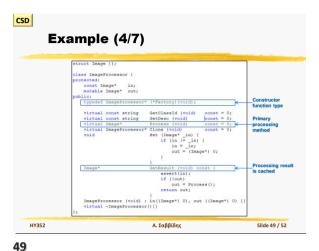


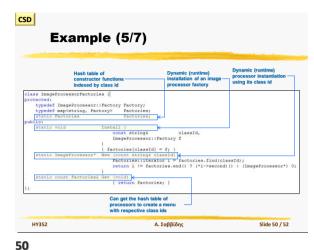


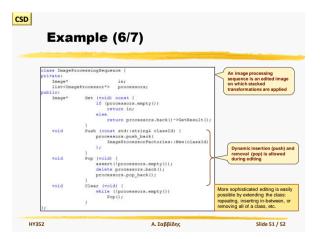




47 48







```
| Example (7/7)

| Figure | F
```

51 52