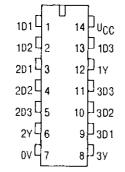
КР1533ЛИ3

3 логических элемента ЗИ

Аиалог - SN74ALS11A

Микросхема содержит три идентичных логических элемента со стандартными активными выходами, выполняющих Булевы функции Y=D1*D2*D3 или $\overline{Y}=\overline{D1}+\overline{D2}+\overline{D3}$ в положительной логике.

Расположение выводов

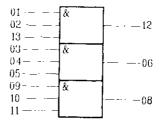


Tá	Таблица назначения выводов								
01 02 03 04 05 06 07 08 09 10 11 12	1D1 102 201 202 203 29 0V 3P 3D1 3D2 3D3 1Y 103 UCC	Вход информационный Вход информационный Вход информационный Вход информационный Вход информационный Выход информационный 8ход информационный 8ход информационный Вход информационный Вход информационный Вход информационный Вход информационный Вход информационный Напряжение питания							

Таблица истинности

D1	D2	D3	Υ
H L H L H L	## # #	####	#

Условно-графическое обозначение



Статические параметры КР1533ЛИЗ

0бозна-	Наименувания дараметра	Hol	рма	Единица	Режим измерения	
чение	Наименование параметра	не менее	не более	измере- ния		
u _{OH}	Выходное напряжение высоксго уровня	U _{CC} -2		В	$\begin{array}{c} \text{U}_{CC}{=}4,5\text{B} \text{U}_{IH}{=}2,0\text{B} \\ \text{U}_{IL}{=}0,8\text{B} \text{I}_{0H}{=}{-}0,4\text{mA} \\ \text{I}_{0L}{=}{-}0,4\text{mA} \end{array}$	
U _{OL}	Выходное напряжение низкого уровня	,	0, 4 0, 5	B B	U _{CC} =4,5B U _{IH} =2,0B U _{IL} =0,8B I _{OL} =4MA I _{OL} =8MA	
IIH	Входной ток высокого уровня		20	мкА	U _{CC} =5,5B U _{IH} =2.7B	
IIL	Входной ток низкого уровня		I-0, 1I	мА	U _{CC} =5,5B U _{IL} =0.4B	
Ι0	Выходной ток	1-3D1	I-112I	мΑ	U _{CC} =5,5B U _O =2,25B	
nCDI	Прямое ладение напряжения на антизвонном диоде		1-1,51	В	U _{CC} =4,5B, I _I =-18MA	

Обозна- чение	Наименование параметра	Hop	ома		Единица	Помин измолония	
		не менее	не	более	-измере- ния	Режим измерения	
ICCH	Ток потребления при высоком уровне выходного напряжения			1, B	мА	U _{CC} =5, 5B	
ICCL	Ток потребления при низком уровне выходного напряжения			3,0	мА	U _{CC} =5, 5B	

Динамические параметры КР1533ЛИЗ

0бозна- чение	Наименование параметра	Норма				Единица	
		не	менее	не	более		Режим измерения
tpLH	Время задержки распространения сигнала при выключении				10	нс	U _{CC} =5,0B±10% R _L =0,5k0M C _L =50n Φ t=2HC
^t PHL	Время задержки распространения сигнала при включении				13	нс	U _{CC} =5,0B <u>+</u> 10% RL=0,5k0M C _L =50n Φ t=2Hc

Предельно допустимые электрические режимы эксплуатации приведены в Приложении 1 в табл. 1.

Для справки:

- емкость входа не более 5 пФ;
- допускается подключение к выходам емкости ие более 200 пФ, при этом нормы иа динамические параметры не регламентируются;
 - эксплуатация микросхем в режиме измерения $I_{\mbox{\scriptsize O}},\,U_{\mbox{\scriptsize CDI}}$ не допускается;
 - допустимое зиачение статического потеициала 200 В;
- допускается кратковременное воздействие (в течение ие облее 5 мс) напряжения питания до 7 В;
 - собственные резонансные частоты микросхем до 20 кГц отсутствуют;
- максимальное время фронта нарастания и время фронта спада входного импульса не более \mathbf{I} мкс.

Дополнительная ииформация:

— технические условия 6К0.348.806-40ТУ.