

Особенности

10-бит 3us АЦП

Два ЦАП с выходными усилителями

Один 10-бит, 4us settling ЦАП

Один 8-бит, 3us settling ЦАП

Полностью интегрированный демодулятор сервометок

Режим выключения питания

Только +5V

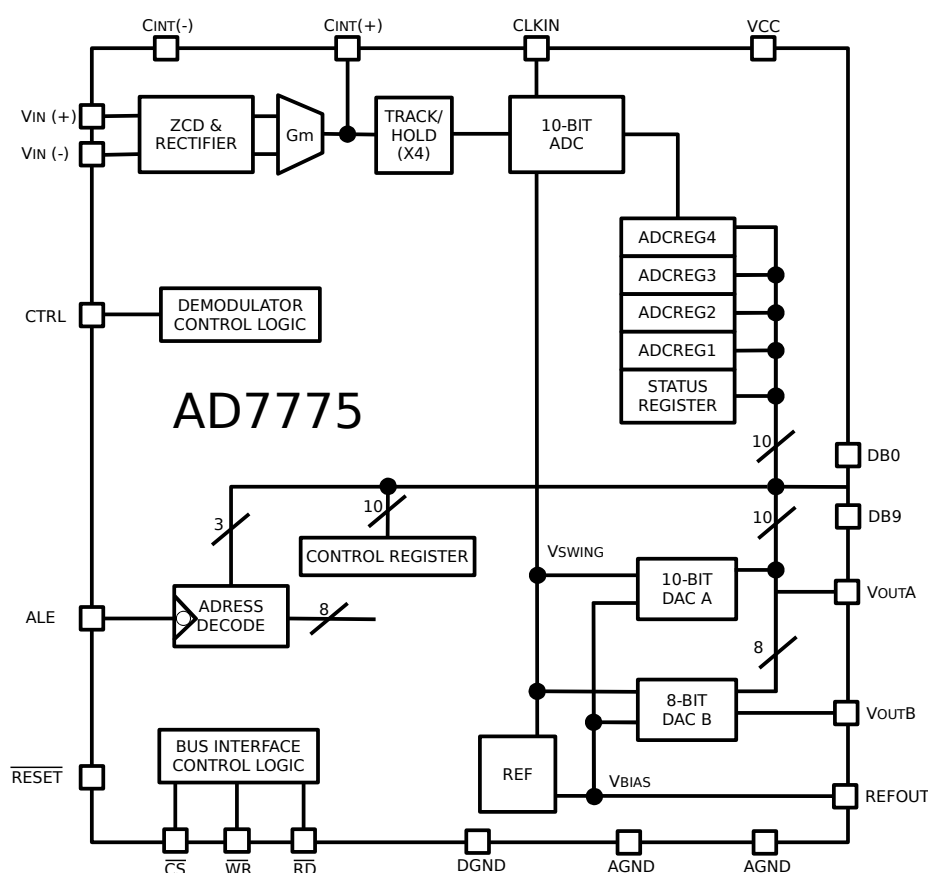
Быстрый интерфейсный порт

28-выводов SOIC корпус

Применения

Встроенная серво для НЖМД

Функциональная блок-схема



Общее описание

Микросхема AD7775 предоставляет всю функциональность, необходимую для реализации демодулирования серво информации и реализации позиционирования головок для систем со встроенной серво информацией. Режим отключения напряжения питания, который отключает все линейные цепи, предрасполагает к использованию AD7775 в мобильных системах. Канал демодулирования может захватывать высокоскоростные серво данные из различных встроенных серво паттернов. До четырех последовательных сигналов серво меток могут быть синхронно демодулированы, полностью выпрямлен и проинтегрированы.

1 U.S. патент 4,990,916

Конфигурация ножек микросхемы

