

Aula 01 - Apresentação e Introdução

Visão Geral da Disciplina

Prof. Rogério Aparecido Gonçalves¹

¹Universidade Tecnológica Federal do Paraná (UTFPR)
Departamento de Computação (DACOM)
Campo Mourão - Paraná - Brasil
rogerioag@utfpr.edu.br

Ciência da Computação

BCC33B - Arquitetura e Organização de Computadores



UTFPR

R. A. GONÇALVES

BCC33B-IC3A

1 de maio de 2017

1 / 22

Agenda

1 Introdução

2 Seção 2

3 Modelo de Memória, Tipos de Alocações e UVA

4 Paralelismo Dinâmico

5 Recursos para o uso de Multi-GPUs

6 Perfilamento e Depuração

R. A. GONÇALVES BCC33B-IC3A 1 de maio de 2017 2 / 22

Introdução



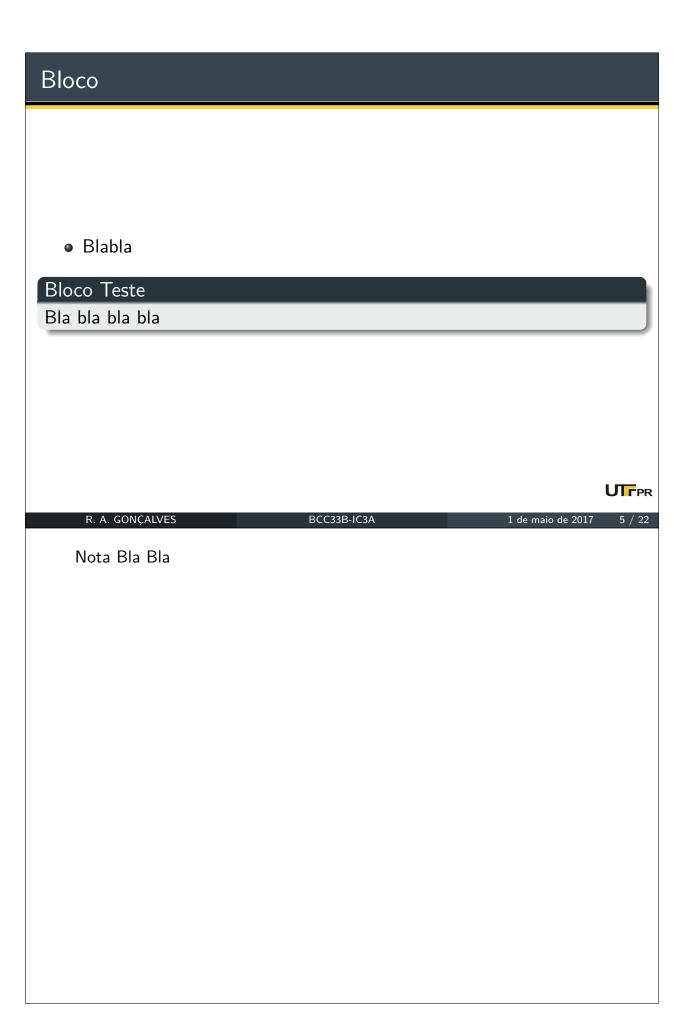
R. A. GONÇALVES BCC33B-IC3A 1 de maio de 2017 3 / 22

Introdução

- Tópico nível 1
- Tópico nível 2
 - Tópico nível 3



R. A. GONÇALVES BCC33B-IC3A 1 de maio de 2017 4 / 22



Duas colunas

Conforme Figura 1

Código 1: The preprocessing step

```
This is how a "Hello World" looks like in Python
```

```
1 int main(){
2  return 0;
3 }
```

```
1 int main(){
2  return 0;
3 }
```

Código 2: This is a caption



```
R. A. GONÇALVES BCC33B-IC3A 1 de maio de 2017 6 / 22
```

Código em uma página

```
1 int main(){
2   int a, b = 0;
3   int f = a + b;
4   return 0;
5 }
```

Código 3: This is a Pseudo



R. A. GONÇALVES BCC33B-IC3A 1 de maio de 2017 7 / 22

Citações

Segundo (Cheng, Grossman, e McKercher 2014) (NVIDIA 2014)

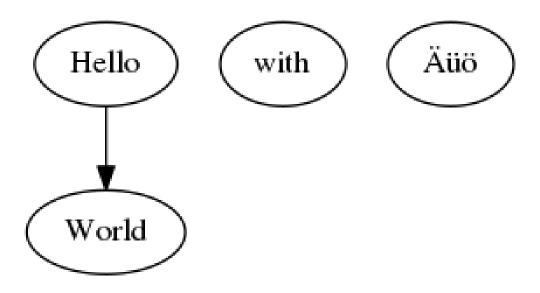


Figura 1: This is the caption

UTFPR

Conforme foi apresentado na Figura 1
R. A. GONÇALVES BCC33B-IC3A 1 de maio de 2017 8 / 22

Seção 2



R. A. GONÇALVES BCC33B-IC3A 1 de maio de 2017 9 / 22

Exemplo de Código

```
1   /*
2   * cHelloWorld.c
3   *
4   */
5   #include <stdio.h>
6
7   int main() {
8     printf("Hello World from C :-)\n");
9     return 0;
10 }
```

UTFPR

R. A. GONÇALVES

BCC33B-IC3A

1 de maio de 2017

10 / 22

Exemplo de Código usando estilo

```
1 /*
2 * cHelloWorld.c
3 *
4 */
5 #include <stdio.h>
6
7 int main()
8 {
9     printf("Hello World from C :-)\n");
10     return 0;
11 }
```

Código 4: Código



R. A. GONÇALVES BCC33B-IC3A 1 de maio de 2017 11 / 22

Hello World	
• Bla	
	UTFPR
R. A. GONÇALVES BCC33B-IC3A 1 de maio de 20 Estrutura de um programa em CUDA	12 / 22
	12 / 22
	12 / 22
Estrutura de um programa em CUDA • Bla	12 / 22
Estrutura de um programa em CUDA	12 / 22
Estrutura de um programa em CUDA Bla Bla Bla bla	12 / 22
Estrutura de um programa em CUDA Bla Bla Bla bla	12 / 22

BCC33B-IC3A

1 de maio de 2017 13 / 22

R. A. GONÇALVES

Saída de Terminal I

Terminal

rogerio@chamonix:hello-world\$./hello-world.exe
Hello World!!!
Teste
Teste2
teste3
rogerio@chamonix:hello-world\$

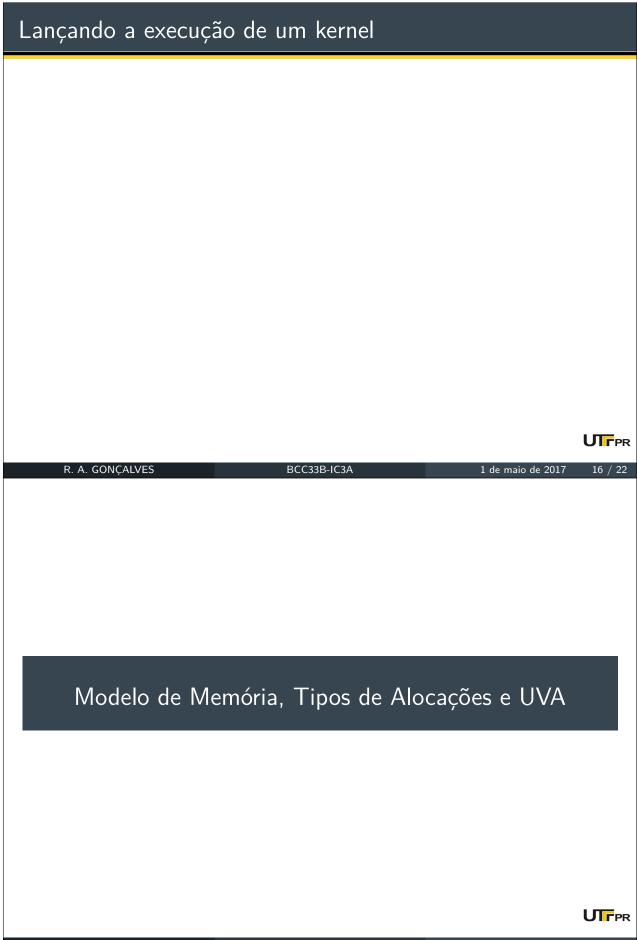


R. A. GONÇALVES BCC33B-IC3A 1 de maio de 2017 14/22

Organizando as Threads

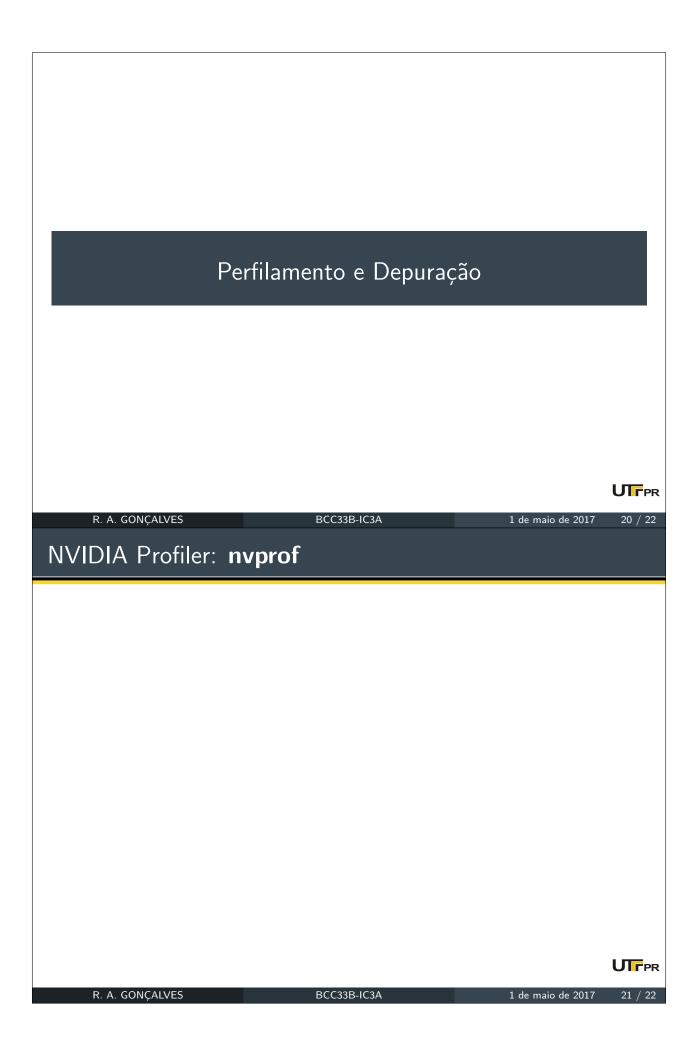


R. A. GONÇALVES BCC33B-IC3A 1 de maio de 2017 15 / 22



R. A. GONÇALVES BCC33B-IC3A 1 de maio de 2017 17/22





Referências

LOUDEN, Kenneth C. Compiladores: princípios e práticas. São Paulo, SP: Thomson, c2004. xiv, 569 p. ISBN 8522104220.

Cheng, John, Max Grossman, e Ty McKercher. 2014. *Professional CUDA C Programming*. 1st ed. Birmingham, UK, UK: Wrox Press Ltd.

NVIDIA. 2014. Whitepaper: NVIDIA GeForce GTX 750 Ti. Featuring First-Generation Maxwell GPU Technology, Designed for Extreme Performance per Watt. NVIDIA Corporation.

http://international.download.nvidia.com/geforce-com/international/pdfs/GeForce-GTX-750-Ti-Whitepaper.pdf.



R. A. GONÇALVES BCC33B-IC3A 1 de maio de 2017 22 / 22