

Aula 001: Apresentação da Disciplina

Prof. Rogério Aparecido Gonçalves¹ rogerioag@utfpr.edu.br

¹Universidade Tecnológica Federal do Paraná (UTFPR) Departamento de Computação (DACOM) Campo Mourão, Paraná, Brasil

Ciência de Computação

BCC33B - Arquitetura e Organização de Computadores

R. A. GONÇALVES BCC33B-BCC-UTFPR 1 de março de 2017 $1/1^{\circ}$

Agenda

- Introdução
- ② Disciplina
- 3 Ensino
- 4 Metodologia
- 6 Atendimento
- 6 Convivência
- Dúvidas
- Referências

Objetivos

- Uma visão geral sobre a disciplina.
- Apresentar os critérios de avaliação.
- Plano de Ensino.

BCC33B - Arquitetura e Organização de Computadores

Objetivos

Compreender os conceitos fundamentais de Arquitetura e Organização de Computadores, o funcionamento de computadores através do estudo do ciclo de instrução e do tráfego de informações dentro da CPU e até a memória e unidades de entrada e saída.

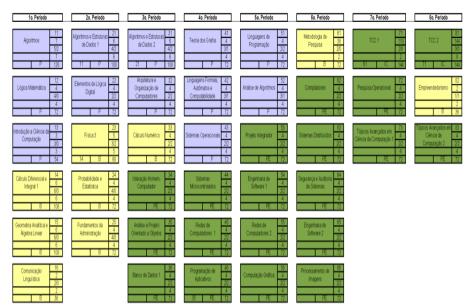
Ementa

Aritmética para computadores com inteiros e ponto flutuante. Arquiteturas gerais de computadores. Arquiteturas RISC e CISC. CPU. ALU. Instruções e linguagem de máquina. Modos de endereçamento. Sistemas de memória cache, virtual, principal e externa. Pipeline. Mecanismos de interrupção. Interface com periféricos. Arquiteturas Paralelas e não Convencionais.

Arquitetura e Organização de Computadores

- É uma disciplina básica para a Computação.
- Cursos relacionados à computação necessitam de disciplinas dessa natureza para sua fundamentação conceitual.
- Na Computação: Ingresso na pós-graduação: POSCOMP
- Para vocês: Contribuição para o entendimento de Sistemas de Computação.
- Entender como o Computador funciona é indispensável a qualquer profissional da área, mesmo que não atue diretamente neste assunto.

Relação disciplina e curso



O que deve estar claro

- Resolver as listas de exercícios é uma boa forma de preparar-se para a avaliação.
- Revisar a matéria semanalmente para não acumular conteúdo também é uma abordagem interessante.
- Façam as atividades e participem das aulas.
- Reclamar na véspera da avaliação pela quantidade de matéria acumulada para estudar, também não vale!
- Se dediquem e NÃO deixem para estudar na última hora.



Plano de Ensino I



Ministério da Educação
UNIVERSIDADE TECNOLÓGICA FEDERAL DO PARANÁ
Campus Campo Mourão



				PLAN	O DE ENS	SINO							
CURS	O Bacharela	ido em Ció	incia di	a Computação				M	ATRIZ		50		
FUNDAMENTAÇÃO LEGAL Resolução 043 do COGEP de 11 de novembro de 2011.													
			Resol	ução 062 do COG	P de 04 de ago	sto de 2	016.	_					
	DISCIPL	INA/UNID	ADE C	URRICULAR	CÓD	IGO	PERÍO	00	_		RÁRIA (I		
	Arquitetura	e Organiz	BCC	33B	3		AT 34	AP 34	APS 4	TA 72			
PRÉ-F	REQUISITO	BCC33	B - Ele	mentos de Lógica	Digital.								
EQUI	VALÊNCIA	Não há											
extern		ecanismos	de int	e máquina. Modos errupção. Interface								al e	
ITEM	LODOFROG		ENTA				CON	TEÚD	0				
1	Arquiteturas gerais de computadores. CPU. ALU. Aritmética para computadores com interos e ponto flutuante												
2		nto. Meci	anismo	náquina. Modos di s de interrupção		rstruçõe	is.						
3	Arquiteturas	RISC e CI	SC. Pi	peline.	Técnicas para	a Melh	oria do De	semper	nho. An	Arquiteturas pipelined.			
4	Sistemas de externa	memória	cache.	, virtual, principal (Hierarquia e g e secundária.	erencia	mento de r	nemória	a: mem	órias o	ache, pr	incipa	
5	Arquiteturas	Paralelas	e não (Convencionals	Arquiteturas A Execução fora desvios, renor Noções de An	de ord	em, execus de registra	do esp dores,	eculati	va, pre	visão de		
				PROFESSO	IR .					TURMA			
Rogério Aparecido Gonçalves											IC3A		
ANO	SEMESTRE				CARGA HO	RÁRIA	(aulas)						
	SEMESTRE	AT		AP	CARGA HO		(aulas) AD	А	LPPC		Tota		

Dia da semai	na	Segunda	Terça	Quarta	Quinta	Sexta	Sábado		
Número de a	ulas no semestre	34			34				
PROGRAMA	CÃO E CONTEÚDOS D	AS ALII AS (PI	PEVISÃO)						
Dia /Mês ou Semana			onteúdo das	Aulas			Núme Aul		
02/03/2017	Apresentação da disciplina, do professor, bibliografia, do plano de ensino e dos critérios de avallação. Introdução e visão geral da disciplina.								
06/03/2017	Sistema Computacional. Arquitetura de von Neumann e Estruturas de Interconexão do 2017 Computador. Diagramas de execução. Atividade sobre Diagramas de execução e Arquitetura de von Neumanan.								
09/03/2017	Exercício Diagrama de	Execução. Imp	lementação de	Exemplos no	Simulador Ma	rie ou Kand	s. 2	7	
13/03/2017	Microprocessador. Est instruções de carre Endereçamento Indire	pamento e m	ovimentação	de dados.	IPS. Conjunto Instruções di	de Instruçõ e Load/Sto	re. 2		
16/03/2017	Microprocessador. Cor Simulador MARS.	ijunto de Instru	ções. Instruçõ	es aritmética	s e lógicas. Ap	resentação	do 2		
20/03/2017	Introdução ao simulado	or MARS, exem	plos de instruç	ões para entr	ada e saída.		2		
23/03/2017	Microprocessador. Co linguagem de program			es de desvio	de controle, c	onstruções	da 2		
27/03/2017	Microprocessador. Conjunto de Instruções. Instruções de desvio de controle e chamada a subrotinas.							:	
30/03/2017	Microprocessador. Conjunto de Instruções. Pilha e salvamento de contexto. Frame pilha, chamada recursiva. Convenções utilizadas pelo GCC e pelo MIPS. Atividade de implementação de uma calculadora.								
03/04/2017	Microprocessador. Tratamento de Exceções e Interrupções. Exercícios.								
06/04/2017	Sistema Computacional. Noções do processo de compilação e geração de código. Tradução de Código Assembly para código de máquina.								
10/04/2017	funcionamento da U	Unidade de Controle (UC): contextualização com o modelo de von Neumann, modelo geral e funcionamento da UC e tipos de implementações: hardwired e microprogramada. Decodificação de Instruções.							
17/04/2017	Unidade de Controle (I	JC): Decodifica	ão de Instruçi	ies. Atividade	sobre Unidade	de Control	. 2		
20/04/2017	Unidade Lógica e Aritri cos multiplicador e divi	nética (ULA): R sor. Atividade: I	evisão sobre A mplementação	itmética Com de ULA Simp	putacional. Cir lificada.	cuitos Aritm	2		
24/04/2017	Sistemas e Estruturas temporização, arbitraç				tos, conceitos,	tipos,	2	-	
27/04/2017	Sistemas e Estruturas temporização, arbitraç	em e hierarquia	de barrament		tos, conceitos,	tipos,	2		
04/05/2017	Entrega e Apresentaç	ão do Projeto	A.				2	-	
08/05/2017	Aplicação da 1º. Aval						2		
11/05/2017	Microprocessador: Datapath do MIPS. Construindo um caminho de dados. Um esquema de im- plementação simples. Caminho de dados e componentes acessados durante a execução das instruções dos três formados.								
15/05/2017	Datapath do MIPS. Ca	minho de dado:	e sinais de co	ntrole. Simula	ção utilizando	o Logisim.	2		
18/05/2017	Sistema de Memória. 0	Características	organização	das memórias	internas.		2		
22/05/2017	Sistema de Memória. 0	Características	organização	das memórias	internas.		2	_	
25/05/2017	Hierarquia de Memó totalmente associativo					Mapeame	nto 2	_	
29/05/2017	Hierarquia de Memória cache de mapeamen desempenho de cache	o associativo							
01/06/2017	Técnicas de Melhoria	le Desempenh	. Pipeline e tra	tamento de o	onflitos.		2		
05/06/2017	Técnicas de Melhoria o	le Desempenho	. CISC vs. RIS	C. Pipeline 2	a. parte.		2		

Plano de Ensino I

08/06/2017	Técnicas de Melhoria de Desempenho. Previsão de Desvios. Arquiteturas Superescalares.	2
12/06/2017	Técnicas de Melhoria de Desempenho. Arquiteturas SMT. Arquiteturas VLTW.	2
19/06/2017	Técnicas de Melhoria de Desempenho. Arquiteturas Paralelas. Arquiteturas Multicore. Coprocessadores e Aceleradores de Execução.	2
22/06/2017	Entrega e Apresentação do Projeto B.	2
26/06/2017	Aplicação da 2º. Avaliação.	2
29/06/2017	Aplicação da Avaliação Final.	2
03/07/2017	Encerramento das Atividades e Fechamento de Notas.	2
06/07/2017	Encerramento das Atividades e Fechamento de Notas	2

PROCEDIMENTOS DE ENSINO AULAS TEÓRICAS

Expositiva e/ou dialética com o uso do computador.

Em cada aula será apresentada a teoria do conteúdo previsto, após a fundamentação teórica exercícios serão aplicados como uma forma de autoavallação para que os alunos percebam as dificuldades e dividas que por ventura tenham ficado. após a explanação e aplicação da teoria, oportunizando que tais dificuldades/dúvidas sejam resolvidas de imediato.

Material necessário: Projetor Multimídia, Laboratório/Sala Teórica, Quadro, Pincéis/Giz,

Software: Software de apresentação.

AULAS PRÁTICAS aboratório. Estudo dirigido, Trabalho individual, Trabalho em grupo, Projeto. Estudo de caso, Seminário, Trabalho.

As aulas práticas serão realizadas em laboratório, com a implementação e desenvolvimento de experimentos relacionados ao conteúdo visto nas aulas teóricas.

Algumas aulas expositivas serão realizadas no laboratório, utilizando como recurso principal o projetor multimídia. Aulas de experimentação Sendo uma disciplina que contempla aulas práticas realizadas em laboratório, aulas de experimentação serão usadas constantemente. Nelas, o professor explica o conteúdo, e em sequida, os alunos desenvolvem o conteúdo abordado, fazendo

Os alunos farão exercícios de experimentação para a fixação dos conceitos, desenvolvendo projetos nas ferramentas

Material necessário: Projetor Multimídia, Laboratório/Sala Teórica, Quadro, Pincéis.

Software: Software de apresentação, GHDL e GTKWave, Simuladores, compiladores e depuradores para linguagens, editores de texto.

ATIVIDADES PRÁTICAS SI	JPE	RVISIONADAS										
Titulo												
Tipo	П	Estudo dirigido	П	Trabalho individual	х	Trabalho em grupo	×	Projeto	Г	Laboratório	П	Outro
про		Advidade de campo	х	Pesquisa		Trabaho académico		Seminário	Г	Estudo de caso		
Objetivo		a visão geral do imponentes e mo				sistema compu	taci	onal atrav	és	da implemer	ıtaç	ão de
Procedimentos	Os alunce devento taser dovenisad de especificação, do moderó de estudara do timisad de entrega e do moderó entredidos para a excito a debado, deposibilidade por periodos en composibilidades de la composibilidades de la composibilidades de la composibilidades de Devendo resistar a alvidade no período e submetenteregar o trabalho conforme por composibilidades de la composibilidades de la composibilidades de porta de la composibilidade de la composibilidade de la composibilidade sobre o funcionamento do propios o um exemplo de entradas que prosa ser executado e resistado para a vertificação, entre como porta de la composibilidades de resistados para a vertificação, entre como porta de la composibilidades de resistados para a vertificação, entre como porta de la composibilidades de resistados para a vertificaçõe, entre como porta de la composibilidade de resistados para a vertificaçõe, entre como porta de la composibilidade de resistados para a vertificaçõe, entre como porta de la composibilidade de la composibilidade de resistados para a vertificaçõe, entre como porta de la composibilidade de resistados para a vertificaçõe, entre como porta de la composibilidade de la composibilidade de la composibilidade de la composibilidade de resistados para a vertificaçõe de la composibilidade de l						orna ne a cação					
No. de alunos	Inc	lividual ou em du	pla.									
Data da realização e entrega	As	datas de entrega	să	io: 04/05 e 22/08	5.							
Critérios de avaliação	ritérios de avaliação Serão avaliados, o conteúdo do trabalho conforme critérios, o formato de entrega, bem com formatação conforme o modelo de relatório disponibilizado. Joseph de definir cultor critério memio de protejo, o caprirto e a organização na elaboração positio, dentre outros critério.											

Do relatório: conteúdo e a forma que foi apresentado, se foi respeitado o formato especificado,

	o capricho na elaboração e na formatação do texto, bem como o conteúdo do texto, dentre outros critérios.
Valor da atividade	A nota obtida em cada APS é de 20% da nota parcial correspondente.

ATIVIDADES Á DISTÂNCIA

Não há atividades a distância.

valiação objetiva e discursiva. Seminário, Avaliação prática, Projeto, Trabalhos, APS, Avaliação continuada, Aproveitamento

Os alunos serão avaliados por meio de dois conjuntos de avaliações (AV1, AV2). Cada avaliação valerá 10,0 pontos sendo considerados os seguintes pesos para a composição da nota:

Avaliação 1 (AV1): - Avaliação Escrita (P1): 60%

 Projeto A (PA)*: 20% - Cálculo: AV 1=P1+0,6+PA+0,2

Avaliação 2 (AV2):

 Avaliação Escrita (P2): 60% Projeto B (PB)*: 20% Cálculo: AV 2=P2+0.4+PB+0.2

Aproveitamento em sala de aula, cumprimento das atividades (ACA): 20% Nota calculada com base na frequência e no cumprimento das atividades.

A nota final será calculada pela fórmula: NF=(AV1+AV2)

Para possibilitar a recuperação do aproveitamento acadêmico, aos alunos que não atingirem a média para aprovação estabelecida para o curso, será aplicada uma avaliação final (AF), na forma escrita, envolvendo todo o conteúdo apresentado durante o semestre. Caso o aluno deseje fazer essa avallação, o cálculo de sua média final será dado pela média aritmética entre NF e a AF, seguindo a fórmula: (NF+AF)

*Os trabalhos acadêmicos em grupo contemplarão as APS

REFERÊNCIAS

Referências Básicas

Prentice Hall, 2004

ENNESSY, John L.; PATTERSON, David A. Arquitetura de computadores: uma abordagem quantitativa. 5. ed. Rio De Janeiro: Elsevier, 2014. 744 p. ISBN 978-85-352-6122-6.

STALLINGS, William, Arquitetura e organização de computadores; projeto para o desempenho, 8, ed. São Paulo: rentice-Hall, 2010 624 p. ISBN 978-85-7605-564-8.

ATTERSON, David A.: HENNESSY, John L. Organização e projeto de computadores: a interface hardware/software, 4. ed. Rio de Janeiro: Elsevier, 2014. 736 p. ISBN 978-85-352-3585-Referências Complementares

FANENBAUM, Andrew S. Organização estruturada de computadores, 5. ed. São Paulo: Pearson Prentice Hall. c2007, xii.

449 p. ISBN 9788576050674 HEURING, Vincent P., JORDAN, Harry Frederick, MURDOCCA, Miles, Computer systems design and architecture.

FLYNN, Michael J., Computer Architecture: Pipelined and Parallel Processor Design, Jones & Bartlett Learning, 1995, SBN 0867202041, 788p.

MANO, M. Morris, Computer System Architecture, 3a, edicão, ISBN 9780131755635, Prentice Hall, 1992.

E ROSE, César A. F.; NAVAUX, Philippe O. A. Arquiteturas paralelas. Porto Alegre: Bookman, 2008. 152 p. ISBN 788577803095.

Metodologia de Ensino

- Aulas expositivas e práticas.
- Teoria (Conceitos e Exemplos) + Exercícios.
- Resumo da aula (Individual).
- Revisão (simplificada) da aula anterior no início de cada aula.
- Missão Impossível: Convencer os alunos a revisarem o conteúdo semanalmente.
- Tarefa dos alunos: Estudar cada aula para não acumular o conteúdo e para dar bons exemplos a outros colegas.

Rogério Aparecido Gonçalves (RAG) rogerioag@utfpr.edu.br

- Professor na UTFPR desde de JAN/2009.
- Estive afastado para Doutorado entre SET/2014 e MAI/2016.
- Áreas:
 - Computação Paralela em Sistemas Heterogêneos
 - Arquitetura de Computadores e Processamento Paralelo
 - Compiladores e Runtimes

12:00		i			i							
12:00			Touris									
T1)	Tarde											
13:00												
T2 13:50	P	P	Р	Paluno	Р							
T3 14:40	P	P	Р	Paluno	Р							
T4 15:50	Р	Р	Р	ARQ ORG COMP BCC33B-IC3A E007 IC3A	Р							
T5 16:40	Р	P	Р	ARQ ORG COMP BCC33B-IC3A E007 IC3A	Р							
T6 17:30												
			Noite									
N1 18:40	P	P	Р	Р	Р							
N2 19:30	ARQ ORG COMP BCC33B-IC3A D108 IC3A	PARADIGMAS PD360-ICO E104 ICO	Р	COMPILADORES BCC36B-IC6A E105 IC6A	Р							
N3 20:20	ARQ ORG COMP BCC33B-IC3A D108 IC3A	PARADIGMAS PD360-ICO E104 ICO	Р	COMPILADORES BCC36B-IC6A E105 IC6A								
N4 21:20	PARADIGMAS PD360-ICO E104 ICO	COMPILADORES BCC36B-IC6A E105 IC6A		Paluno								
N5 22:10	PARADIGMAS PD360-ICO E104 ICO	COMPILADORES BCC36B-IC6A E105 IC6A		Paluno								

- Atendimento: QUI.
- Obs: Horários de Atendimento são para tirar dúvidas no decorrer das aulas e não somente em véspera de Prova.
- Utilizem os recursos colocados à disposição de vocês!

R. A. GONÇALVES BCC33B-BCC-UTFPR 1 de março de 2017 12 / 17

Canais de Comunicação

- Departamento: DACOM
- Coordenação: COINT/COCIC
- Sala: E-006/12
- Horários de atendimento
- E-mail institucional: rogerioag@utfpr.edu.br
- Moodle: Informações, materiais e avaliações http://moodle.utfpr.edu.br
- E-mail da turma? Redes Sociais...

Regimento disciplinar

- Leiam o Regimento Disciplinar
- Disponível em: http://www.cm.utfpr.edu.br/ images/arquivospdf/regdisciplinar.pdf
- É importante saber sobre os Direitos e Deveres.

Boa convivência

- Horário
- Uso de celulares, notebook e outros
- Dediquem-se agora
- Procuro ser justo: (trabalho = crédito) -> resultado
- Plágio Segundo Art. 90., as sanções disciplinares cabíveis são:
 - I. advertência escrita;
 - II. suspensão;
 - III. expulsão.

Perguntas?

Referências I

Extras I