



# **Mikroračunarski sistemi**

## **20ER6004**



**8205**



# i8205

## binarni dekodler

- Selektor U/I porta ili memorije
- Schottky bipolarna tehnologija (18ns maksimalno kašnjenje)
- Kompatibilan sa TTL kolima
- Mala ulazna struja – 0.25mA (max) (1/6 standardne TTL)
- Jedan od 8 izlaza može da ima nisku vrednost i time se selektuje odgovarajuća vrsta u memoriji ili U/I uređaj
- Trostruki „enable“ omogućuje lako proširenje
- Mogu se kaskadno povezivati, tako da svaki dekodler pobuđuje 8 dekodera u narednom nivou

The diagram shows the pin configuration and logic symbol for the 8205 octal buffer IC. The pin configuration is as follows:

Pin	Signal	Pin	Signal
1	A <sub>0</sub>	16	V <sub>CC</sub>
2	A <sub>1</sub>	15	O <sub>0</sub>
3	A <sub>2</sub>	14	O <sub>1</sub>
4	E <sub>1</sub>	13	O <sub>2</sub>
5	E <sub>2</sub>	12	O <sub>3</sub>
6	E <sub>3</sub>	11	O <sub>4</sub>
7	O <sub>7</sub>	10	O <sub>5</sub>
8	GRD	9	O <sub>6</sub>

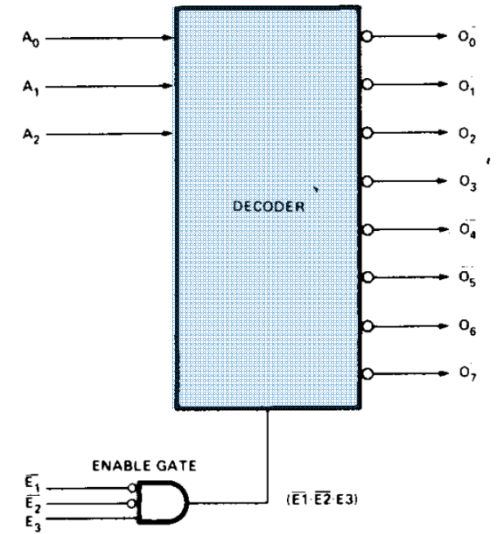
The logic symbol for the 8205 is shown to the right, featuring three enable inputs (A<sub>0</sub>, A<sub>1</sub>, A<sub>2</sub>) on the left, three enable inputs (E<sub>1</sub>, E<sub>2</sub>, E<sub>3</sub>) on the right, and eight outputs (O<sub>0</sub> through O<sub>7</sub>) on the right side. The IC is labeled "8205" in the center.

[illegible]



# i8205

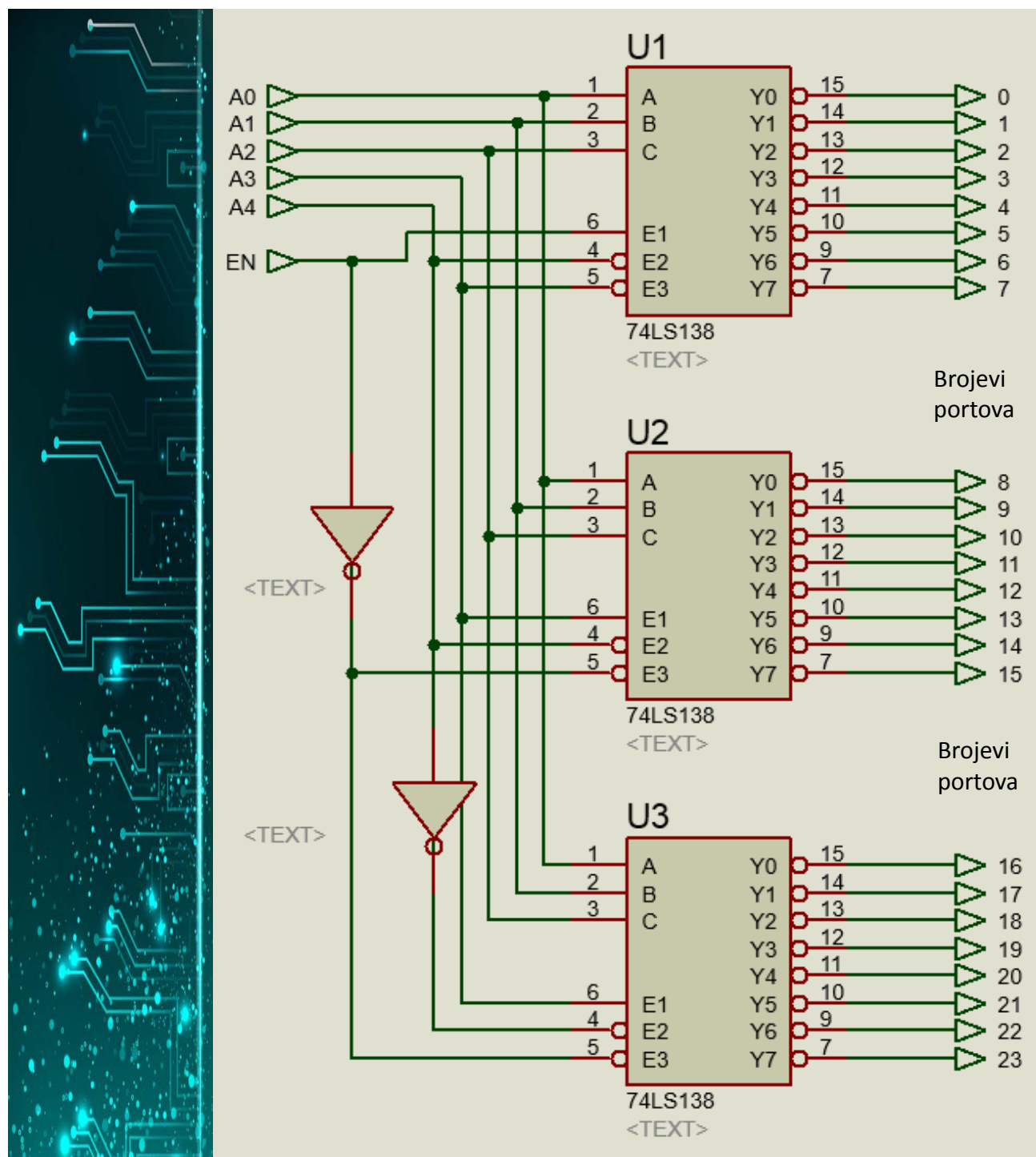
## binarni dekodler

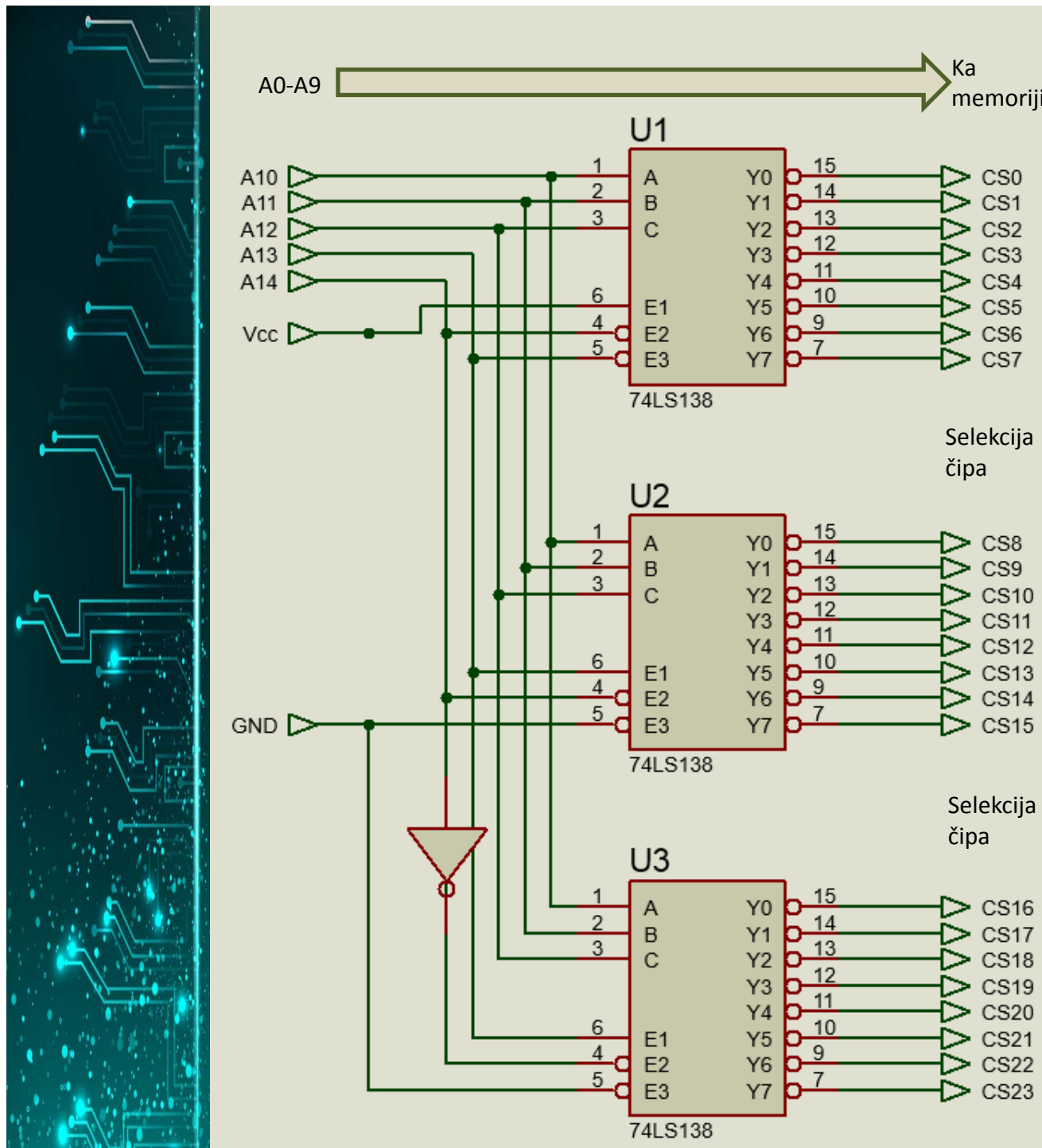


- Binarni kod koji se dovodi na  $A_0$ ,  $A_1$  i  $A_2$ , selektuje jednu od izlaznih O linija (npr. 101, selektuje  $O_5$ )
- Selektovani izlaz postavljen je na nizak naponski nivo, a sve ostale na visok
- Trostruki „enable input“ ( $\bar{E}_1$ ,  $\bar{E}_2$  i  $E_3$ ) se „AND-uje“ da bi se selektovao čip

# i8205 primena

## U/I port dekoder





**i8205**  
primena

**Memorijski  
interfejs**