Mikroračunarski sistemi	Ime i prezime:
09.09.2019.	Broj indeksa:
Da li je moguće pročitati reči poravnat	a) Minimalno docrtati sliku, tako da PIC16F84 može funkcionisati. Smatrati da se koristi RC oscilator i da napon napajanja sporo raste prilikom uključivanja.
RA4/TOCKI OSC1 15 15 15 14 14 14 15 15	 b) Neka je R_{EXT} = 15kΩ, a C_{EXT} = 30pF. Smatrati da je ln(10) = 2.3. Ako su postavljeni sledeći flegovi u okviru OPTION_REG: TOCS=0 (brojač ne koristi takt sa pina RA4/TOCKI), PS2:PS0=111₂ (preskaler 1:256) i PSA=0 (dodeljen je preskaler brojaču TRM0), na koje vreme će TMR0 generisati prekide:
3. Uporediti sinhrone i asinhrone magistra	
3.6	
4. Za komponentu 8237, postavljen je "Redecrement select". U trenutku kada se vrš	ead Transfer" tip prenosa za kanal 0, sa setovanim bitom "Address i DMA prenos:
- Gde se upisuju podaci?	
	roler pri ovom prenosu (MEMW, MEMR, IOW, IOR)?
- Šta predstavlja adresa upisana u "Curren	nt Address" registru?
- Kako se zna gde je druga strana u prenos	su (odakle se čitaju ili gde se upisuju podaci)?
- Šta se nalazi na DB0-DB7 pinovima kor	ntrolera u stanju S1?
- Šta se nalazi na DB0-DB7 pinovima kor	ntrolera u stanju S4?
MCP2122 komponente povezane na IR t	ared) tehnologije između dva mikrokontrolera koriste se MicroChip ransivere. Ako je na TXIR izlazu MCP2122 (linija koja pobuđuje očitavaju sleva udesno), uz pretpostavku da se prvo prenosi bit na vrednost podatka koji je poslat.

- Koliko je bitova potrebno za slanje 1 bajta?
- Koliko taktnih intervala traje 1 bit?
6. Pobrojati tipove planiranja zadataka na mikrokontrolerima, redom od najzahtevnijeg do najmanja zahtevnog (sa stanovišta resursa):
Pobrojati kriterijume koji se koriste za ocenu zahtevnosti određenog tipa planera:
7. Na slici je prikazana blok-šema interapt kontroler 8259A. Navesti sve korake prekidne sekvence, kada se jave zahtevi na linijama IR3 i IR5. Smatrati da je komponenta u "single" modu za procesor 8086, a da su bitovi D ₇ -D ₃ u inicijalizacionoj komandnoj reči ICW2 postavljeni na 01010 ₂ . U koracima navesti konkretne vrednosti koje se postavljaju na magistralu i konkretne bitove koji se setuju ili resetuju u odgovarajućim registrima (npr. ISR ₀ je nulti bit u registru ISR).
DATA BUS BUFFER CONTROL LOGIC
READ/ WR → C WRITE A ₀ → LOGIC CS
CAS 0 CAS CADE CAS 1 COMPARATOR INTERRUPT MASK REG (IMR) SP/EN INTERNAL BUS
a
b
c
d
e
f
8. Za komponentu 8279 postavljen je metod skeniranja tastature 2- <i>key lockout</i> . Napisati šta se upisuje ili ne upisuje u FIFO RAM uz komentar zašto: - Nakon 1. skena, ako je pri 1. skenu pritisnut je taster A. - Nakon 2. skena, ako je pri 1. skenu pritisnut je taster A. - Nakon 3. skena, ako je pri 1. skenu pritisnut je taster A. - Nakon 2. skena, ako je pri 1. skenu pritisnut je taster A, a pri 2. taster B. - Nakon 3. skena, ako je pri 1. skenu pritisnut je taster A, a pri 2. taster B. - Nakon 3. skena, ako je pri 1. skenu pritisnut je taster A, pri 2. taster B, a pri 3. otpušten taster A. - Nakon 3. skena, ako je pri 1. skenu pritisnut je taster A, pri 2. taster B, a pri 3. otpušten taster B. - Nakon 3. skena, ako je pri 1. skenu pritisnut je taster A, pri 2. taster B, a pri 3. otpušten taster B.
9. Navesti koji signali treba da se jave (nakon uključivanja), kojim redosledom i koje je njihovo značenje prilikom serijske komunikacije računar-modem, korišćenjem RS-232 protokola, da bi mogao da se pošalje podatak od računara ka modemu.
a
b
c
d.