Mikroračunarski sistemi		Ime i prezime:		
10.06.2020.		Broj indeksa:		
. Koć	l Salvo RTOS-a:			
a)	Kako se označava da se upravljanje	može preneti drugom zadatku?		
b)		cija OSSignalBinSem() ?		
c)	Koja je razlika između semafora i poruke?			
. Koj		mske memorije i konfiguracione memorije?		
	asniti razliku između <i>Load Data</i> i <i>B</i> čekanje i zašto?	egin Programming naredbi kod ICS programiranja. Iza l	xoje t	
		egin Programming naredbi kod ICS programiranja. Iza l	xoje ti	
		egin Programming naredbi kod ICS programiranja. Iza l	coje tr	
		egin Programming naredbi kod ICS programiranja. Iza l	xoje ti	
lodati				
lodati	mikrokontroler PIC16F84A:	a) Docrtati spoljašnje reset-kolo, koje omogu uspešno uključivanje komponente i priliko spororastućeg napona napajanja.	ćuje	
odati	čekanje i zašto? mikrokontroler PIC16F84A:	 a) Docrtati spoljašnje reset-kolo, koje omogu uspešno uključivanje komponente i priliko 	ćuje	
lodati	mikrokontroler PIC16F84A: RA2 RA1 17 18 18	a) Docrtati spoljašnje reset-kolo, koje omogu uspešno uključivanje komponente i priliko spororastućeg napona napajanja.	ćuje	
dodati	mikrokontroler PIC16F84A: RA2 RA1 17 18 17 17 17 18 17 18 17 17	a) Docrtati spoljašnje reset-kolo, koje omogu uspešno uključivanje komponente i priliko spororastućeg napona napajanja.	ćuje	
dodati	mikrokontroler PIC16F84A: RA2 RA1 17 17 17 17 17 18 17 17	a) Docrtati spoljašnje reset-kolo, koje omogu uspešno uključivanje komponente i priliko spororastućeg napona napajanja.	ćuje	
4. Za r	mikrokontroler PIC16F84A: RA2 RA1 17 18 17 17 17 18 17 18 17 17	a) Docrtati spoljašnje reset-kolo, koje omogu uspešno uključivanje komponente i priliko spororastućeg napona napajanja. b) Čemu služi pin br.12 (RB6):	ćuje	
4. Za r	mikrokontroler PIC16F84A: RA2	a) Docrtati spoljašnje reset-kolo, koje omogu uspešno uključivanje komponente i priliko spororastućeg napona napajanja. b) Čemu služi pin br.12 (RB6):	ćuje	

6. Za komponentu 8279 (programabilni interfe	ejs tastature i displeja):
SHIFT CONTROL RETURN LINES SHIFT CNTL RA. 1 SHIFT CNTL RA. 2	a) Koji ulazni modovi postoje?
BIT ONT PACESSOR BUS SYSTEM CONTROLS ADDRESS BUS CLOCK CLOCK CLOCK CLOCK CLOCK AO CLOCK CLO	b) Koje vrednosti signala sa slike i gde (na koju lokaciju) se upisuju, ako komponenta radi u režimu matrice senzora?
7. Navesti koji signali se javljaju na upravljači prenos?	koj magistrali i kojim redom, kada neki uređaj zahteva DMA
režimu. INT izlazi <i>slave</i> komponenata poveza K1_INT→K0_IR6, K2_INT→ K0_IR1 i K3_Ako je uključen mod rotiranja prioriteta i zal	na kaskadno, pri čemu je K0 master, a K1 do K3 su u <i>slave</i> ni su na odgovarajuće IR linije mastera na sledeći način: INT→ K0_IR5. htevi su se javili istovremeno na pinovima: K0_IR0, K0_IR4, K3_IR7. Napisati kojim redom će biti obrađeni prekidi.
9. Ako na raspolaganju imamo jednu kompontastaturu koja će biti očitavana pomoću ove ko	entu 8255A, sa koliko maksimalno tastera možemo formirati omponente? Obrazložiti i skicirati rešenje.
	Predmetni nastavnik
	dr Aleksandar Dimitrijević