Програмни модели за работа с процесорни инструкции (Част 2)

I. Въведение

Основната цел на настоящото упражнение е в неговия край Вие да можете да:

- Създавате условни процесорни инструкции (сравнение и преход).
- Създавате итеративни цикли от процесорни инструкции.
- Използвате косвена адресация за достъп до данните в паметта.

Това упражнение е предназначено да илюстрира различните концепции в програмния модел и набора от инструкции при различните видове процесори.

II. Процесорни симулатори

Използването на симулатори спомага за по-доброто разбиране на теоретичните концепции, които се описват по време на лекциите. Симулаторите осигуряват визуално и анимирано представяне на механизмите на работа на системите и дават възможност на обучаващите се да наблюдават отвътре самата работа на тези системи, която освен че остава скрита за потребителите, е и трудно и ли дори невъзможно да се представи по друг начин. Освен това чрез използването на симулатори се позволява на обучаващите се да експериментират и изследват различните технологични аспекти на системите, без да се налага да инсталират и конфигурират реални системи.

III. Основни аспекти

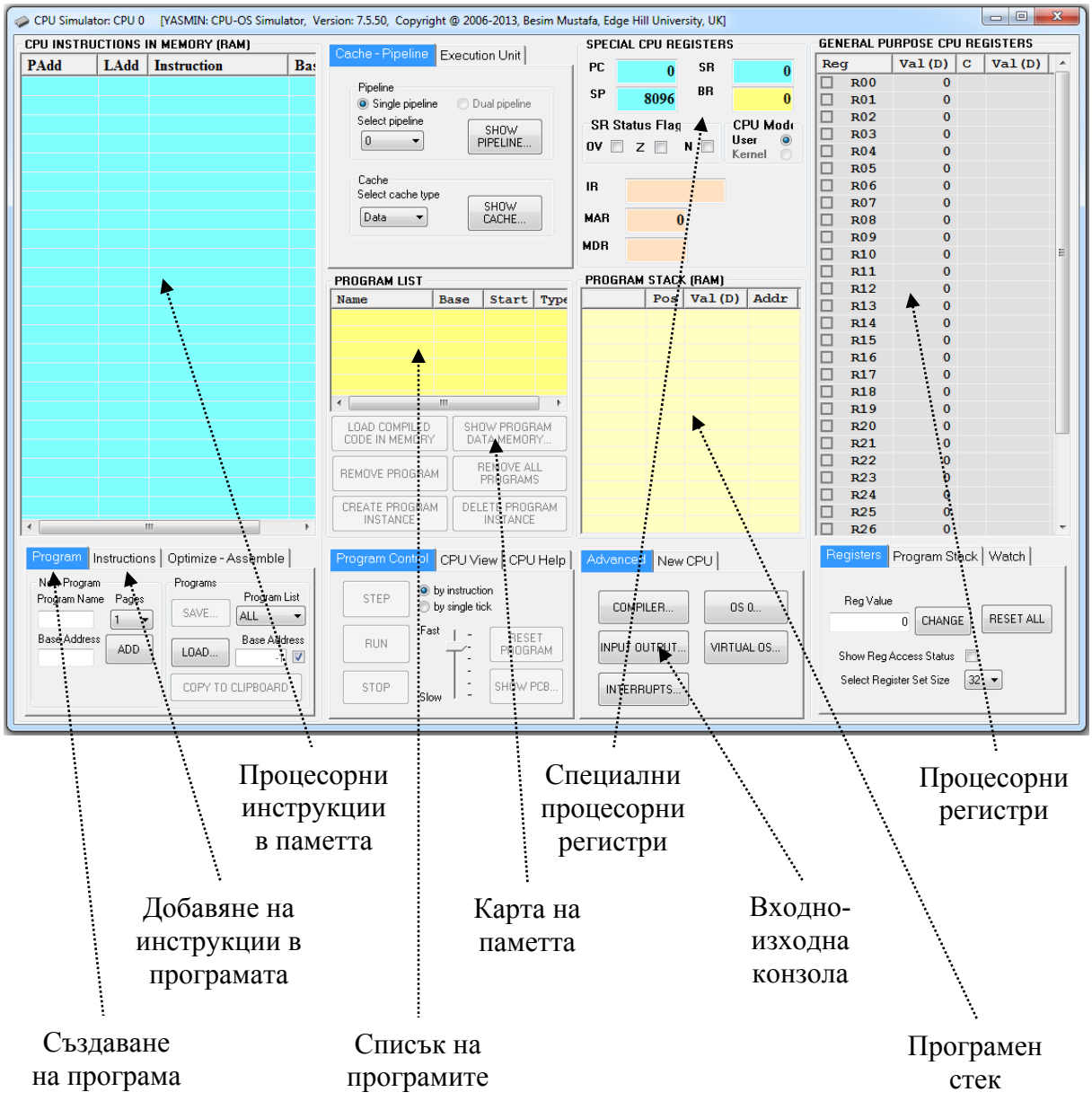
Програмният модел на компютърните архитектури дефинира архитектурните компоненти от ниско ниво, които участват пряко в работата на:

- Набора от инструкции на процесора
- Регистрите на процесора
- Различните видове адресиране на инструкциите и данните в тях

Програмният модел дефинира и взаимодействията между описаните по-горе компоненти. Всъщност именно програмния модел от ниско ниво е това, което позволява програмните изчисления.

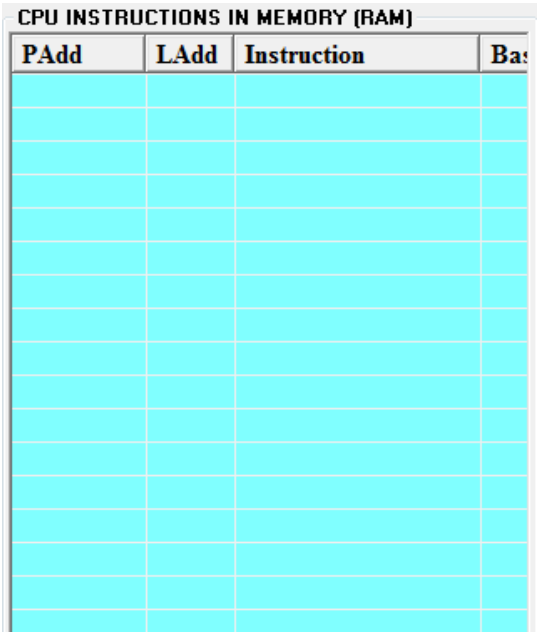
IV. Описание на симулатора

Основният програмен прозорец на симулатора е съставен от няколко елемента, които представляват различни функционални компоненти в рамките на симулирания процесор.



Елементите от симулатора, които ще се използват по време на днешното упражнение, са описани по-долу. Моля прочете внимателно тяхното описание и ги намерете преди започване на същинската част от настоящото упражнение.

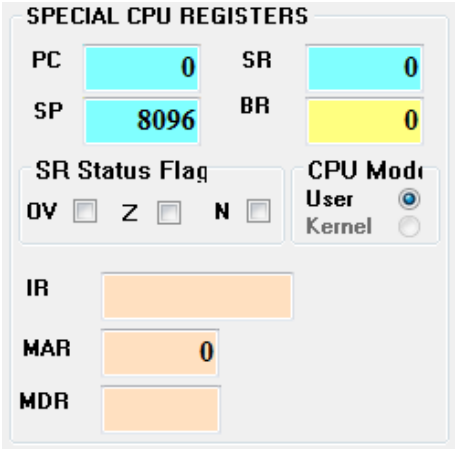
1. Процесорни инструкции в паметта



В този прозорец са показани инструкциите, от които се състои програмата. Те са представени като последователност от инструкционни мнемоники от ниско ниво (асемблерен вид), а не като бинарен код. По този начин кодът става по-ясен и по-лесно четим.

Всяка инструкция се асоциира с два адреса – физически (**PAdd**) и логически (**LAdd**). В този прозорец също се вижда и базовия адрес на всяка инструкция (**Base**). Всички инструкции от една програма имат един и същ базов адрес.

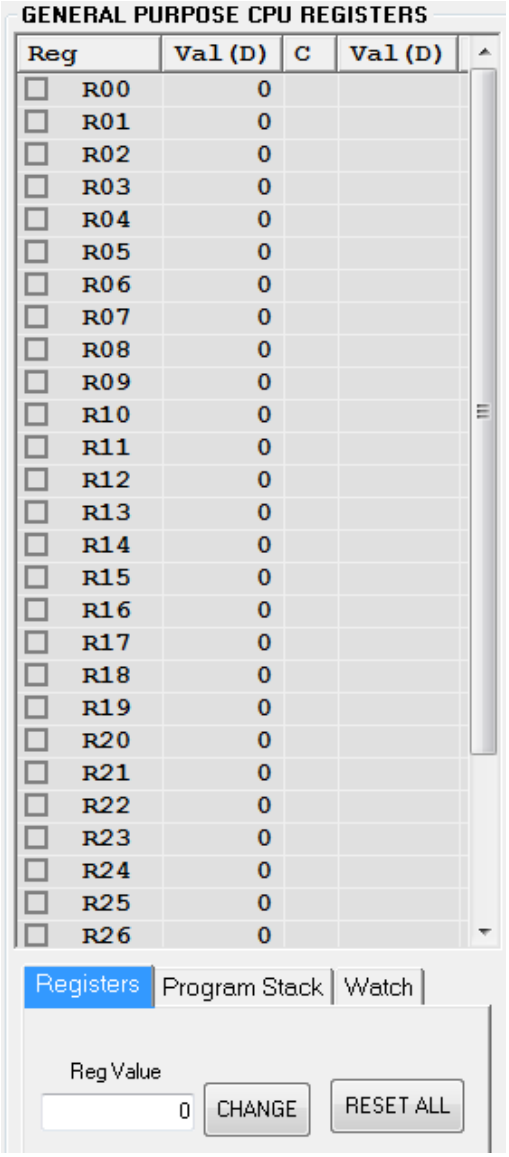
2. Специални процесорни регистри



В този прозорец са показани процесорните регистри, които имат предварително определени специализирани функции.
PC (Program Counter) – съдържа адреса на следващата инструкция, която трябва да се изпълни.
IR (Instruction Register) – съдържа инструкцията, която в момента се изпълнява.
SR (Status Register) – съдържа информация, която се отнася до резултата от последната изпълнена инструкция.
SP (Stack Pointer) – този регистър сочи към стойността, която се намира най-отгоре в програмния стек.
BR (Base Register) – съдържа текущия базов адрес.
MAR (Memory Address Register) – съдържа адреса от паметта, който в момента се достъпва.
MDR (Memory Data Register) – междинен регистър, който съдържа инструкцията, която в момента се изпълнява.
Status bits – битове за статус:

- **OV (Overflow)** – Препълване
- **Z (Zero)** – Нула
- **N (Negative)** – Отрицателен

3. Процесорни регистри

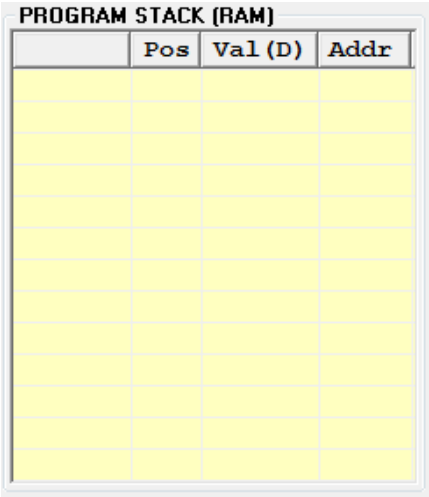


В този прозорец са показани стойностите на всички регистри с общо предназначение. Това са много бързи памети, които се използват за временно съхранение на данни по време на изпълнение на програмата. Най-често се използват за съхранение на променливи, използвани в програмните езици от високо ниво.

Броят на регистрите с общо предназначение варира в зависимост от архитектурата на процесора. Някои процесори имат повече такива регистри (напр. 128 регистъра), докато други по-малко (напр. 8 регистъра). Във всички случаи обаче те имат еднаква функция.

В този прозорец са показани имената на всички регистри с общо предназначение (**Reg**), техните текущи стойности (**Val**) и някои допълнителни елементи, които са резервирани за системата. Допълнително има възможност за ръчна промяна на стойността на всеки един от регистрите. Това става като най-напред се избере дадения регистър, след което в полето **Reg Value** се запише новата стойност и се натисне бутона **CHANGE**.

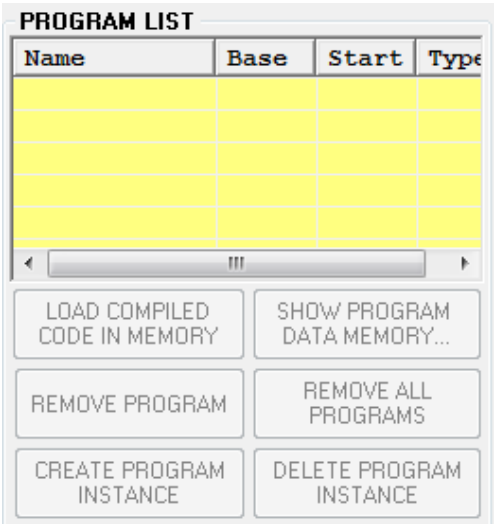
4. Програмен стек



Програмният стек е друго място, където временно се съхраняват данни по време на изпълнение на програмата. Структурата на стека е от тип LIFO (Last-In-First-Out). Той често се използва като средство за избягване на прекъсванията и извикване на подпрограми. Всяка програма има свой собствен стек.

Процесорните инструкции PSH (Push) и POP се използват за въвеждане и извличане на данни от върха на стека.

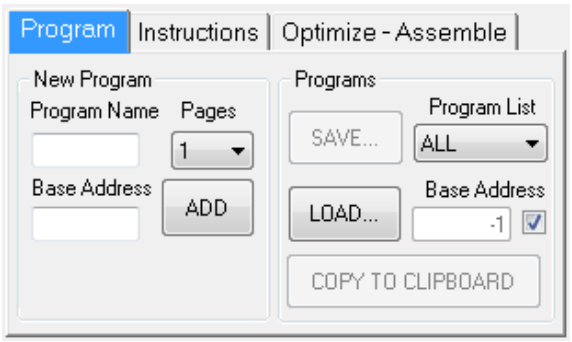
5. Списък на програмите



В този прозорец се визуализират създадените от нас програми.

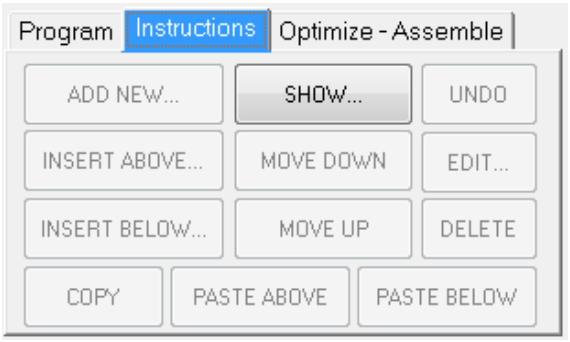
Бутонът **REMOVE PROGRAM** се използва за премахване на избрана програма от списъка, а чрез бутона **REMOVE ALL PROGRAMS** се премахват всички програми от списъка. Трябва да се има в предвид, че когато една програма се премахне от този списък, се премахват и всички нейни инструкции от Списъка с инструкциите.

6. Създаване на програма



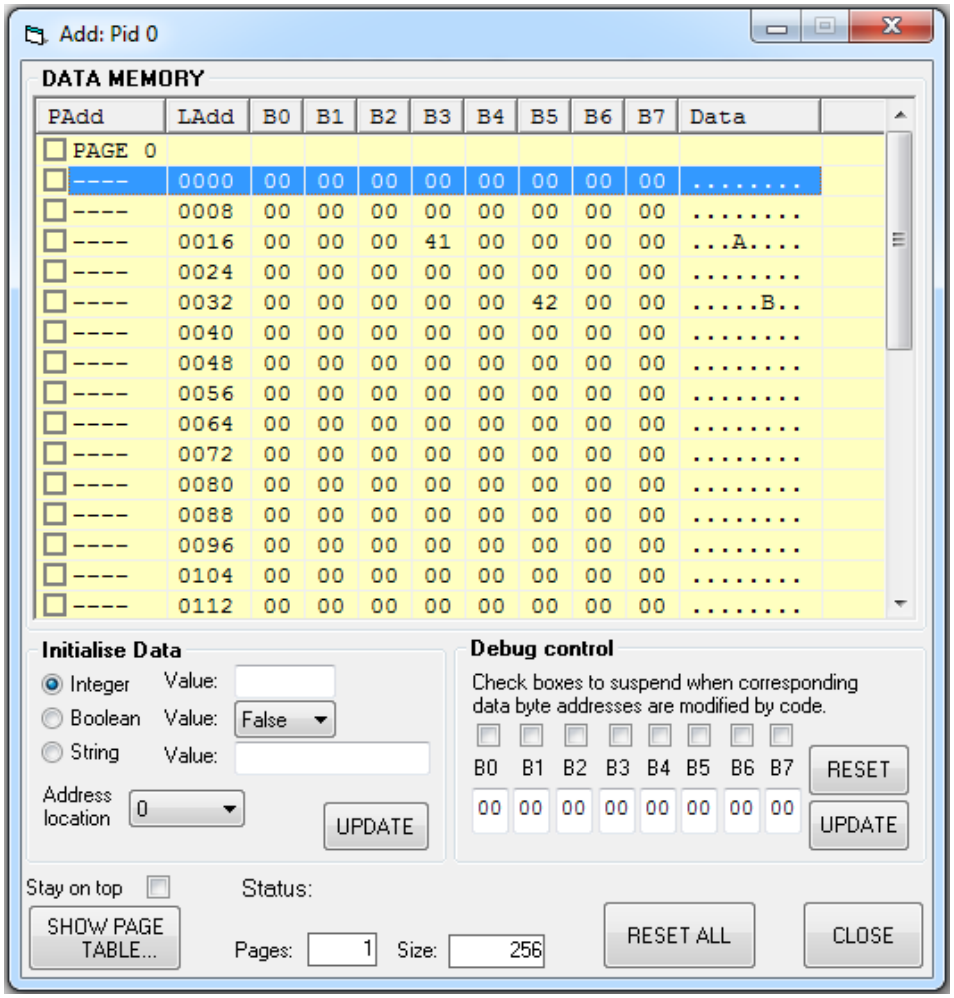
За да се създаде нова програма в полето **Program Name** се изписва нейното име, а в **Base Address** нейния базовия адрес. Чрез бутона **ADD** се създава новата програма и нейното име се появява в Списъка с програмите.

7. Добавяне и редактиране на инструкции



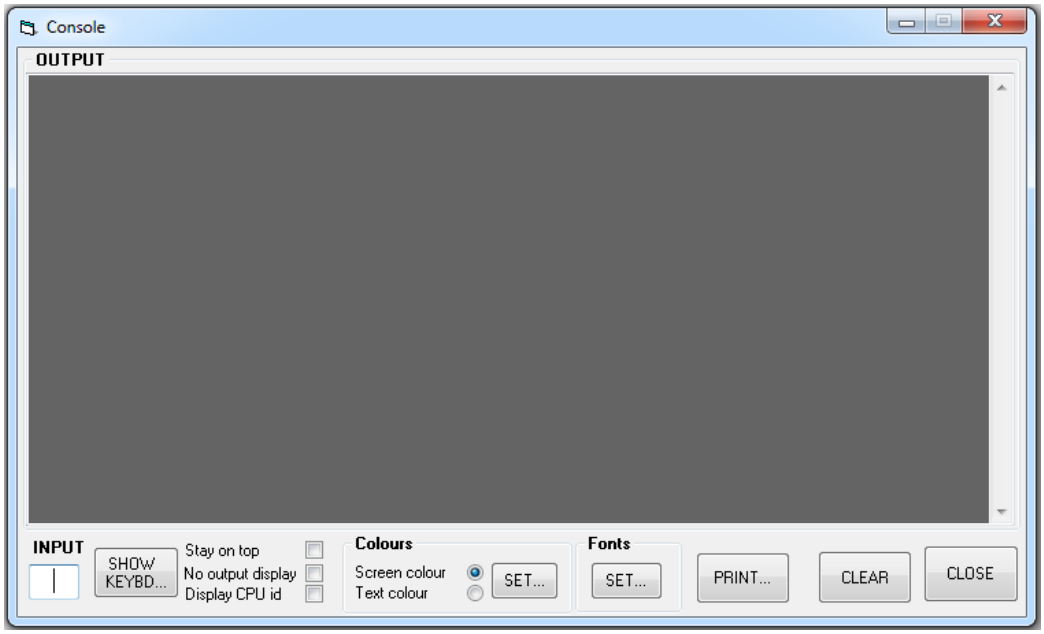
ADD NEW… – добавяне на нова инструкция в програмата
EDIT… – редактиране на избраната инструкция
MOVE DOWN/MOVE UP – преместване на избраната инструкция надолу/нагоре
INSERT ABOVE…/INSERT BELOW… – добавяне на нова инструкция над/под избраната инструкция

8. Карта на паметта



Инструкциите на процесора, които имат достъп до тази част от паметта, която съдържа данни, могат да ги четат и записват на точно определени адреси. Данните могат да се видят в прозореца, показващ страниците на паметта. Този прозорец се визуализира чрез натискането на бутона **SHOW PROGRAM DATA MEMORY…**. Колоната **LAdd** показва стартовия адрес на всеки ред от екрана. Всеки ред представлява 8 байта данни. Колоните **B0** до **B7** са байтовете от 0 до 7 на всеки ред. Колоната **Data** показва символите, които съответстват на всеки един от 8-те байта, при положение че могат да се визуализират. Байтовете, които съответстват на символи, които не могат да се визуализират, се показват като точки. Байтовете с данни се визуализират в шестнадесетичен формат. В прозореца по-горе можете да видите записаните данни в адреси 19 и 37. Те съответстват на латинските символи A и B. Симулаторът позволява ръчно да се променят всички данни, записани в паметта.

9. Входно-изходна конзола



Програмите използват входно-изходната конзола за четене и визуализиране на данни, необходими за тяхната работа. Тя се визуализира чрез натискането на бутона **INPUT OUTPUT…**

V. Описание на лабораторното упражнение

За да може да създаваме и изпълняваме инструкции най-напред трябва да създадем програма. В табът **Program** първо въвеждаме **Име на програмата**, а след това и **Базов адрес** (това може да бъде всякакво число, но за това упражнение нека бъде 100). Натискаме бутона **ADD**. Новосъздадената програма с нейното име се появява в Списъка с програмите. Чрез бутона **SAVE…** се записва самата програма и нейните инструкции във файл, а чрез бутона **LOAD…** се зарежда записаната програма в симулатора.

След като сме изпълнили стъпките по-горе може да пристъпим към създаването на инструкции в симулатора. В таба **Instructions** натискаме бутона **ADD NEW…**, след което се появява нов прозорец **Instructions: CPU0**. От там избираме процесорната инструкция и евентуално настройваме нейните параметри, като за всяка инструкция има и кратко описание. В Приложение № 1 към настоящото упражнение има списък от няколко инструкции, както и примери за тяхното използване.

Вече сме готови да започнем същинската част от днешното упражнение. Отговорите на всяка от точките по-долу записвайте в определените за това текстови полета. *Препоръчително е редовно да записвате създадената програма във файл, така че ако симулатора поради някаква причина се повреди, да можете да го рестартирате и да заредите програмата от там, докъдето сте стигнали.*

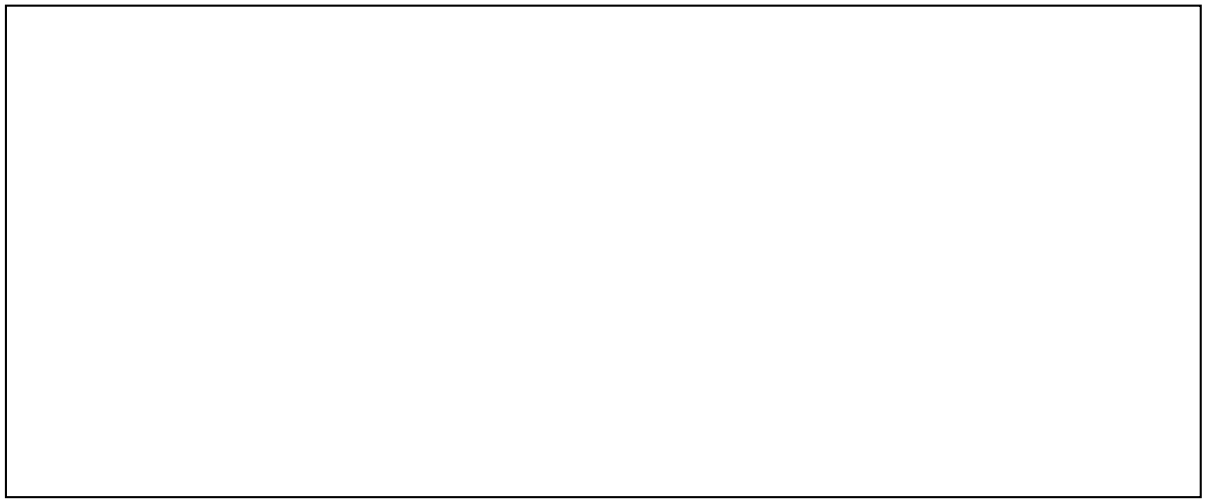
A. Създаване на цикли чрез използването инструкции за преход и сравнение

1. Създайте условен преход, който установява регистър R03 в 8, ако R02 > R01. Използвайте R01 като първи операнд, а R02 като втори.

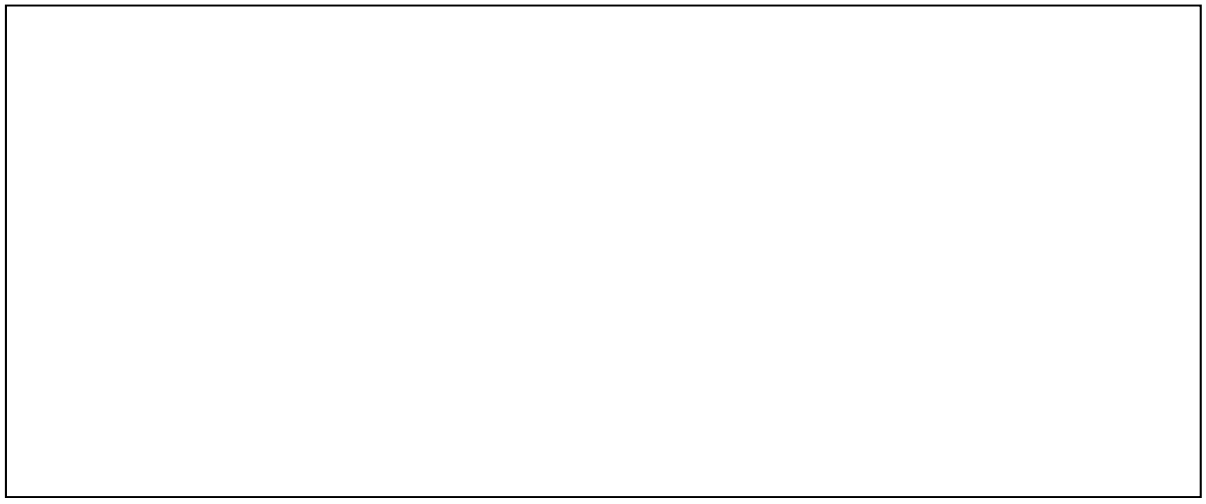
2. Създайте условен преход, който установява регистър R03 в -5, ако R02 ≤ R01. Използвайте R01 като първи операнд, а R02 като втори.

3. Създайте условен преход, който установява R03 в 5, ако R01 = 0, а в противен случай R03 = R01 + 1.

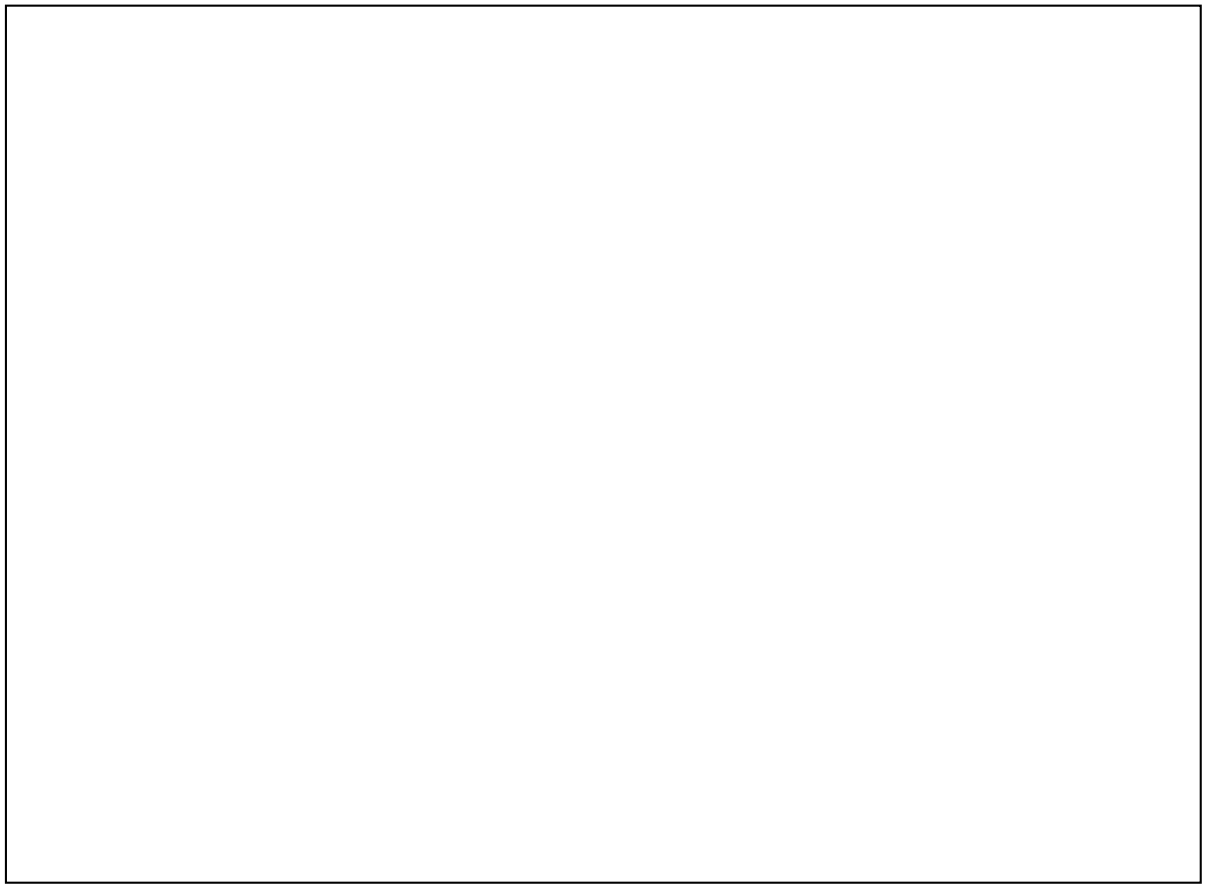
4. Създайте цикъл, който се повтаря 5 пъти и при всяко повторение увеличава стойността на R02 с 2.



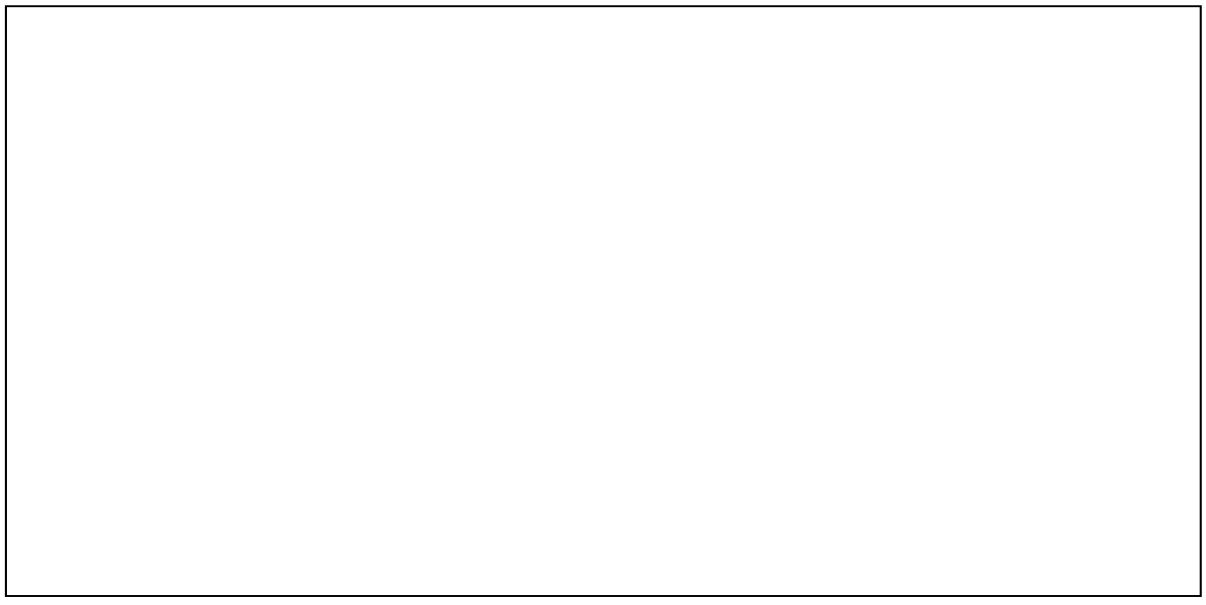
5. Създайте цикъл, който се повтаря докато R04 > 0. Задайте като начална стойност на R04 числото 8.



6. Създайте цикъл, който се повтаря докато R05 > R09. Задайте като начални стойности R05 = 0 и R09 = 12.



7. Създайте подпрограма, която въвежда числата 8 и 2 най-отгоре в стека. След това извлича двете числа едно по едно от там, събира ги и въвежда резултата отново в стека.



8. Предизвикателство № 1: Въведете 15 числа – от 1 до 15, най-отгоре в стека като използвате инструкцията PSH за това в цикъл. След това във втори цикъл използвайте инструкцията POP да извлечете две числа от върха на стека, да ги съберете и да въведете резултата обратно в стека. Вторият цикъл повтаря всичко това докато остане само едно число в стека, което е финалния резултат, и го запише в произволен регистър.

B. Инструкции за четене и запис в паметта

Инструкциите по-долу се използват за достъп до паметта на програмата. Тя може да се визуализира чрез натискането на бутона SHOW PROGRAM DATA MEMORY…

9. Намерете инструкцията, която съхранява един байт с данни в паметта, и я използвайте за да съхраните числото 65 в адрес 20. Това е пример за директно адресиране в паметта.

10. Преместете числото 51 в регистър R04. След това съхранете съдържанието на R04 в адрес 21. Това е пример за директно адресиране чрез използването на регистър.

11. Преместете числото 22 в регистър R04. Използвайте информацията от там за да съхраните по косвен начин числото 58 в паметта (трябва да използвате символа @ за това). Това е пример за косвено адресиране чрез използването на регистър.

12. Намерете инструкцията, която зарежда един байт данни от паметта в регистър, и я използвайте да заредите числото от адрес 22 в регистър R10.

C. **Всичко-в-едно**

13. Предизвикателство № 2: Създайте цикъл, в който числата от 48 до 57 се съхраняват като данни с големина един байт в паметта, като се започне от адрес 24. Използвайте косвено адресиране чрез регистър за съхранение на числата в паметта.

14. Предизвикателство № 3: Създайте цикъл, в който числата, съхранени в паметта в Точка 13, се копират на различно място в паметта, като се започне от адрес 80. Представете готовия код под формата на протокол за днешното упражнение.

Приложение № 1

Инструкция	Описание
Инструкции за трансфер на данни	
MOV	Премества данни в регистър Премества данни от един регистър в друг регистър **MOV #2, R01** – Премества числото 2 в регистър R01 **MOV R01, R03** – Премества съдържанието на регистър R01 в R03
LDB	Зарежда байт от паметта в регистър **LDB 1022, R03** – Зарежда байт от адрес 1022 в регистър R03 **LDB @R02, R05** – Зарежда байт от адреса, който е записан в регистър R02, в регистър R05
LDW	Зарежда дума (2 байта) от паметта в регистър Работи по същия начин като LDB, но се зарежда дума (2 байта) в регистър
STB	Съхранява байт от регистър в паметта **STB R07, 2146** – Съхранява байт от регистър R07 в адрес 2146 **STB R04, @R08** – Съхранява байт от регистър R04 в адреса, който е записан в регистър R08
STW	Съхранява дума (2 байта) от регистър в паметта Работи по същия начин като STB, но се съхранява дума (2 байта) в регистър
PSH	Въвежда данни най-отгоре в хардуерния стек Въвежда данни от регистър най-отгоре в хардуерния стек **PSH #6** – Въвежда числото 6 най-отгоре в стека **PSH R03** – Въвежда съдържанието на регистър R03 най-отгоре в стека
POP	Извлича данните, които се намират най-отгоре в хардуерния стек, и ги записва в регистър **POP R05** – Извлича данните, които се намират най-отгоре в стека, и ги записва в регистър R05 *Ако се опитаме да извлечем данни от празен стек се получава грешка „Препълване на стека (Stack overflow)“*
Аритметични инструкции	
ADD	Събира число с регистър Събира регистър с регистър **ADD #3, R02** – Събира числото 3 със съдържанието на регистър R02 и записва резултата в R02 **ADD R00, R01** – Събира съдържанието на регистър R00 със съдържанието на регистър R01 и записва резултата в R01
SUB	Изважда число от регистър Изважда регистър от регистър
MUL	Умножава число с регистър Умножава регистър с регистър

DIV	Разделя число с регистър Разделя регистър с регистър
Инструкции за контрол на трансфера	
JMP	Безусловен преход към адрес на инструкция **JMP 100** – Безусловен преход към адрес 100, където има друга инструкция
JLT	Преход към адрес на инструкция, ако е по-малко от (след последното сравнение)
JGT	Преход към адрес на инструкция, ако е по-голямо от (след последното сравнение)
JEQ	Преход към адрес на инструкция, ако е равно (след последното сравнение) **JEQ 200** – Преход към адрес 200, ако при предишното сравнение са сравнени две еднакви числа, т.е. флага Z е установен
JNE	Преход към адрес на инструкция, ако не е равно (след последното сравнение)
MSF	Използва се заедно с инструкцията CAL **MSF** – Запазва място в програмния стек, където се записва адреса за връщане **CAL 1456** – Записва адреса за връщане на запазеното място в програмния стек и прави преход към адрес 1456, където се намира подпрограмата
CAL	Запис на адрес за връщане в програмния стек и преход към адрес на подпрограма Тази инструкция се използва заедно с инструкцията **MSF** Задължително трябва да има инструкцията **MSF** преди **CAL**
RET	Връщане от подпрограма (използва адреса за връщане от стека)
SWI	Софтуерно прекъсване
HLT	Стоп на симулация
Инструкции за сравнение	
CMP	Сравнява число с регистър Сравнява регистър с регистър **CMP #5, R02** – Сравнява числото 5 със съдържанието на регистър R02 **CMP R01, R03** – Сравнява съдържанието на регистрите R01 и R03 Ако R01 = R03, тогава флага Z се установява Ако R01 < R03, тогава никои от флаговете не се установява Ако R01 > R03, тогава флага N се установява
Инструкции за вход и изход	
IN	Извлича входни данни (ако са налични) от външно входно-изходно устройство
OUT	Изпраща данни към външно входно-изходно устройство **OUT 16, 0** – Изпраща данните от адрес 16 към конзолата (втория параметър задължително трябва да бъде 0)