		User: steveri@kiwi		Date: 11/27/2012		Total Time Range: 0 - 13500				Page 1 of 1		
#	Desig.	Signal	Value	Time: 0 - 13500 x lps ( C1:1629REF )								
			0	2500	. !	5000	7500		10000		12500	
sg	'	Group1										
001	V1	clk_i	1'b1									
002	V1	rst_n_i	1'b0									
003	V1	start_i	1 'b0									
004	V1	busy_o	1'b1									
sg	'	Group3										
005	V1	cycle_num[3:0]	4'h0	0 \ 1	2 / 3	4	5 (6)	7	8 9	( a	b	
006	V1	BFLY0_op1_ix[2:0]	3'h0	0 2	4 ( 6	0	4 / 1 /	5	0 1	2	3	
007	V1	BFLY0_op2_ix[2:0]	3 'h1	1 3	5 / 7	2	6 3	7	4 5	6	7	
008	V1	BFLY0_in1_data[63:0]	64'h3	*00) *00)	*00 (*00)	*00 (*00)	* 0000 0000	*0 0000	*00	0000 (*00)	*00	
009	V1	BFLY0_in2_data[63:0]	64'h0	*00) *00)	*00 (*00)	*00	* 0000 0000	*00	*00	0000 (*00)	*00	
sg		Group4										
010	V1	clk_i	1'b1									
011	V1	SRAM000_ez	1'b0									
012	V1	SRAM000_wz	1'b0									
013	V1	SRAM000_ix[0:0]	1'h0	0	1	0		1	0		1	
014	V1	SRAM000_rd_data[63:0]	64'h3	*0 0000	*0 0	000 (*0 000	00	*0 0000	*0 0000		0000 3	
015	V1	SRAM000_wr_data[63:0]	64'h3	*0 0000	*0	0000 (*0 00	000	*0 0000	(*0 0000		000 4	
$\perp$												

001: top\_fft.fftctl.clk\_i, 002: top\_fft.fftctl.rst\_n\_i, 003: top\_fft.fftctl.start\_i, 004: top\_fft.fftctl.busy\_o, 005: top\_fft.cycle\_num[3:0], 006: top\_fft.BFLY0\_op1\_ix[2:0], 007: top\_fft.BFLY0\_op2\_ix[2:0], 008: top\_fft.BFLY0\_in1\_data[63:0], 009: top\_fft.BFLY0\_in2\_data[63:0], 010: top\_fft.fftram.clk\_i, 011: top\_fft.fftram.SRAM000\_ez, 012: top\_fft.fftram.SRAM000\_wz, 013: top\_fft.fftram.SRAM000\_ix[0:0], 014: top\_fft.fftram.SRAM000\_rd\_data[63:0], 015: top\_fft.fftram.SRAM000\_wr\_data[63:0]