

اندازه گیری و کنترل کامپیوتری

تمرین سوم دانشکده مهندسی کامپیوتر دانشگاه صنعتی شریف نیم سال دوم ۰۰-۹۹

استاد: **جناب آقای دکتر همتیار** نام و نام خانوادگی: **امیرمهدی نامجو - ۹۷۱۰۷۲۱۲**



$$27 = 1 \times 16 + 1 \times 8 + 0 \times 4 + 1 \times 2 + 1 \times 1 = (11011)_2$$

$$0.156 \times 2 = 0.312 \Rightarrow 0$$

$$0.312 \times 2 = 0.624 \Rightarrow 0$$

$$0.624 \times 2 = 1.248 \Rightarrow 1$$

$$0.248 \times 2 = 0.496 \Rightarrow 0$$

$$0.496 \times 2 = 0.992 \Rightarrow 0$$

$$0.992 \times 2 = 1.984 \Rightarrow 1$$

$$0.156 \approx (0.001001)_2$$

$$27.156 \approx (11011.001001)_2$$

مقدار دقیق عدد باینری بدست آمده: $27 + 2^{-3} + 2^{-6} = 27.140625$ است.

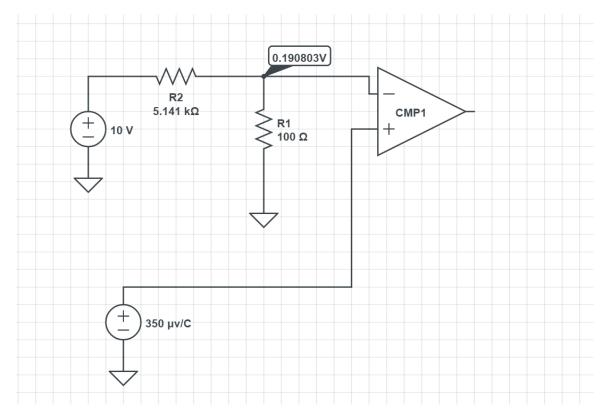
سوال ۸

$$(\overline{S} \cdot W \cdot R) + (S \cdot \overline{R})$$



 $360\mu V/\deg C \times 530\deg C = 0.190800$

مدار آن به صورت زیر می شود:



یکی از مقاومت ها 100 فرض شده و مقاومت دیگر با رابطه

$$0.190800 = \frac{100}{100 + R} \times 10 \to R \approx 5141\Omega$$

تعیین شده است.

سوال ۱٦

$$100101 \Rightarrow \frac{37}{64} = 0.578125$$
 (آ

$$v_{out} = 10 \times 0.578125 = 5.78128V$$

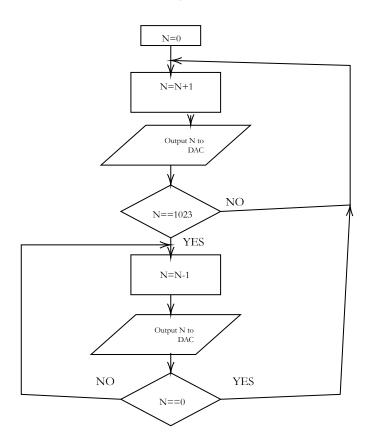
ب)
$$\Delta V = 10 \times 2^{-6} = 0.15625$$



N=1آ) با توجه به بازه داده شده، بازه ولتاژی ما 10 ولت است و تعداد حالتهای موردنیاز ما N=10 بازه داده شده، بازه ولتاژی ما 100 ولت است و تعداد عدد N=1100 بازه و نزدیکترین عدد توان دو به 1000 عدد N=12 است. پس DAC ما 10 بیتیخواهد بود با ولتاژ رفرنس 10 ولت.

همچنین از آن جایی که باید در زمان 2.5 میکروثانیه از 0 تا 1024 رفته و برگردد، زمان بین عوض شدن خروجی به صورت: $\delta t = \frac{2.5ms}{2048} = 1.221 \mu s$ خواهد بود.

(40 base) فلوچارت بدین صورت است (40 base)





سوال ۲۸

سوال ۳۲

سوال ۳٦

سوال ۴۰

سوال ۴۴