eeml5a,eeml5b,eeml7 sınava dahil değildir.

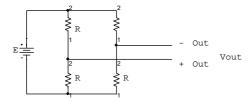
Lecture 1,2,3,10 ,controller 1, controller 3 için çalışılması gereken sorular:

1-Süreç denetiminde bulunan bölümlerin adını yazınız ve basit blok şemasını çiziniz.

- Referans değer
- Hatayı ortaya çıkaran devre(error detection)
- Denetleyici
- Son kontrol elemanı (actuator)
- Süreç (process)
- Süreç değişkeni ölçen algılayıcı (sensor)

Blok için lecture 1'e bakınız

- 1- Sensor için hassasiyet (sensivity) ve doğruluk (accuracy) arasındaki farkı açıklayınız.
- 2- Bir algılayıcda dinamik tepki neyi ifade eder?
- 3- Wheatstone köprüsü kullanılarak bir sensörün fiziksel şartların değişimi nasıl algılanır? Çıkış gerilimin değişimi ile sensörün direncinin değişimi arasındaki ilişkiyi açıklayınız.



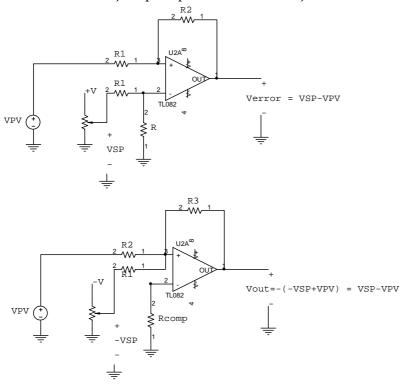
$$V_{out} = \frac{R}{R+R}E - \frac{R}{R+(R+\Delta R)}E = \frac{1}{2}E - \frac{RE}{2R+\Delta R} = \frac{(2R+\Delta R)E - 2RE}{2(2R+\Delta R)} = E\frac{\Delta R}{4R+2\Delta R}$$

$$4R >> 2\Delta R$$

$$V_{out} = \frac{\Delta RE}{4R}$$

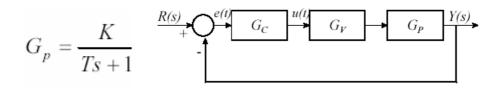
$$(6)$$

- 4- Sensorun çıkışından elde edilen gerilim üzerinde yapılabilecek sinyal iyileştirme (signal conditioning) işlemlerini maddeler halinde yazınız.
 - Genlik değişimi, Filtreleme, Empedans uygunlaştırma, ADC işlemi, Doğrusallaştırma
- 5- Analog kapalı döngü kontrol devresind istenilen değer ile sistemden elde edilen değer arasındaki farkı elde etmek için op-amp tabanlı iki devre çiziniz.



6- İşlemci tabanlı devrelerde zamanlayıcılar/timers) hangi işlevleri yerine getirmek için kullanılır:

- 7- Watchdog timer'ın iki kullanım amacını açıklayınız.
- 8- CCP mödülünü kısaca açıklayınız.
- 9- Verilen kapalı döngü devresinde denetleyici olarak oransal (proportional) denetim kullanılmıştır. Süreç (process) ise birinci dereceden bir ortamdır. Birim basamak girişi için (refrans =1) Kp(orantı katsayısı) ile sistemin referansı yakalaması arasındaki ilişkiyi bulunuz ve yorumlayınız Gv =1 alınacaktır(Y(s)/G(s) =?



where:

R(s) is the desired output value, or setpoint.

Y(s) is the actual output value.

 G_P represents a process

 G_c represents a controller

 G_{y} represents a control element, such as a valve or the

ailerons on an aircraft

- 10- Verilen proportional denetimde kalıcı hata'nın oluştuğunu yukarıdaki örnekle açıklayınız.
- 11-Kp değerin artışı ile sistemin kararlılığını, kalıcı hatalın durumunu ve proportional bant'ın ilişkisini açıklayınız.
- 12- Yazılım ortamında İntegral kontrol için algoritmanın akışını maddeler halinde yazınız.
 - i. Read set point
 - ii. Read process variable
 - iii. Calculate error (DE = DV-DSP)
 - iv. Sum =Sum+DE
 - v. I = KI.DT.SUM
 - vi. Output I
 - vii. Delay (DT)
 - viii. Goto 1
- 13- Yazılım ortamında türev alıcı kontrol için algoritmanın akışını maddeler halinde yazınız.
 - a. Read set point
 - **b.** Read process variable
 - **c.** Calculate error (DE = DV-DSP)
 - **d.** DDE = DE-DEO
 - e. DEO =DE, change of present error with last error
 - f. D = KD.DDE/DT
 - g. OUTPUT PD
 - h. START DELAY (DT)
 - i. GOTO 1
- 14- Verilen kapalı döngü devrede denetleyici olarak integral alıcı kullanılmıştır. R(s) girişi=1(basamak fonksiyonu) ve süreç ise birinci derecedendir. Devrede kalıcı durumunu (t(zaman) sonsuza giderken) hatayı bulunuz.

