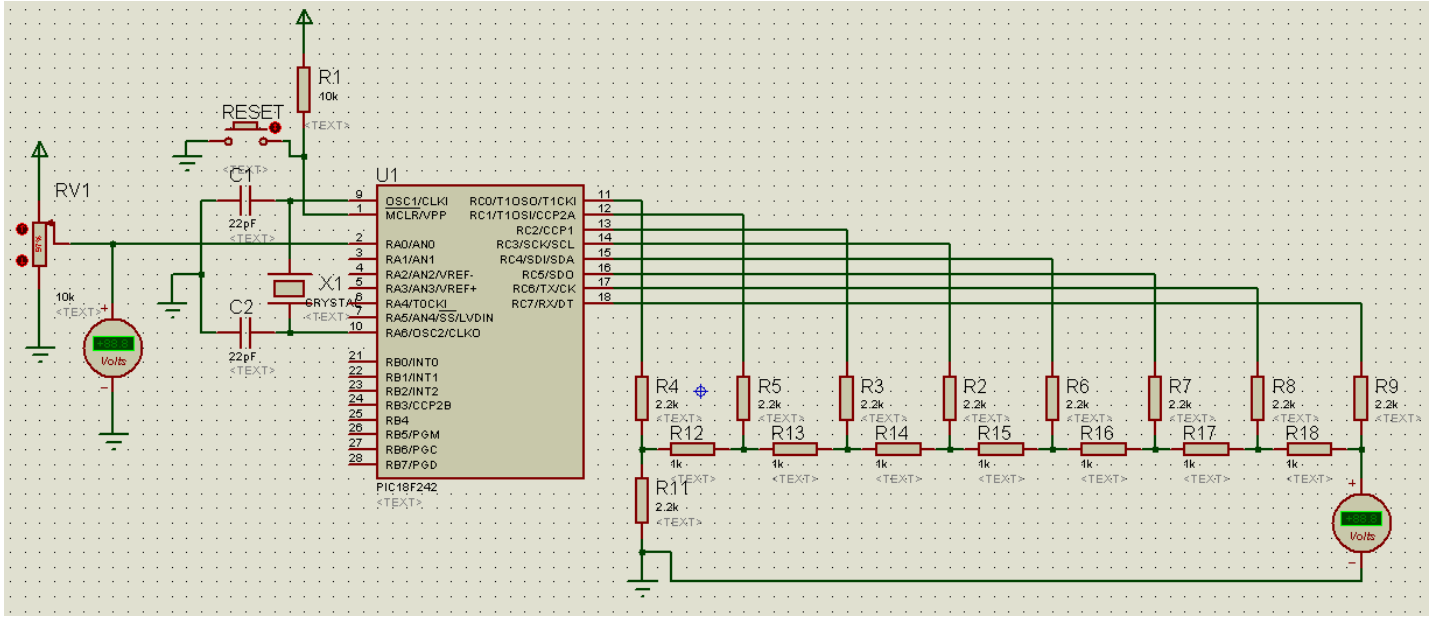


R-2R Resistor Ladder Flash DAC



```
#pragma config[1] = 0xF1 // Osilatör: XT#pragma config[1] = 0xF1 // Osilatör: XT
```

```
void ayarlar();
```

```
void bekle(unsigned long t); // t milisaniye gecikme sağlayan fonksiyon tanımı
```

```
void main()
```

```
{
```

```
    ayarlar();
```

```
    //-----
```

```
    anadongu:
```

```
        GO=1; // adc cevrimi baslar
```

```
        bekle(1); // Acquisition Time(Sample & Hold kapasitörünün şarj olması için gerekli zaman)
```

```
        //INTCON=0x90; //
```

```
        while(GO); //cevirme bitene kadar calisir, cevirme bitince go=0 olur
```

```
        PORTC=ADRESH; //adc'den okunan deger PORTC ye aktarilarak sonuc gozlemlenir.
```

goto anadongu;

$$\left\{ \begin{array}{l} // \\ \vdots \end{array} \right.$$

////////////////////////////////////

```
void bekle(unsigned long t)    //t milisaniye gecikme sağlar
{
    unsigned x;
    for(;t>0;t--)
        for(x=140;x>0;x--)
            nop();
}
```

////////////////////////////////////

```
void ayarlar() // Bütün başlangıç ayarlarının tamamlandığı kısım
{
    GIE=0; // Bütün kesmeleri kapat
    TRISA=0xFF; // A portu giriş yapıldı
    TRISC=0x00; // C portu çıkış yapıldı

    ADCON0=0b.0100.0001;// Anlog kanal 0 aktif, A/D convertör çalıştırıldı
    ADCON1=0b.0000.0000;

}
```

////////////////////////////////////