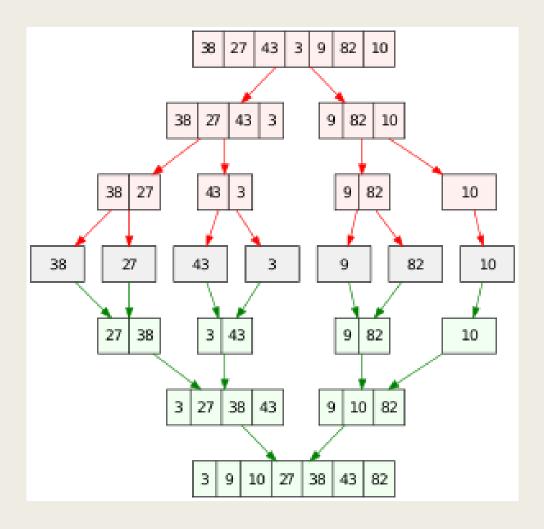
MERGESORT IN RISC-V ASSEMBLY

Stefano Vezzalini - 04/09/2019

II Mergesort

- È un algoritmo di ordinamento ricorsivo basato sul Divide Et Impera
- La sequenza viene divisa a metà in due sottosequenze
- Questa operazione si ripete ricorsivamente fino a quando la sottosequenza è ordinata
- Due sottosequenze ordinate vengono fuse insieme (merge)
- Ha complessità $\theta(nlogn)$



Funzioni principali

mergesort()

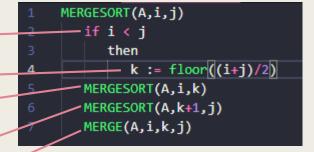
- È la funzione principale
- Riceve come parametri due estremi di una sequenza
- Calcola il numero di elementi della sequenza decidendo se si è arrivati al caso base
- Chiama se stesso ricorsivamente due volte su due sottosequenze
- Chiama merge() per unire le due sottosequenze

merge()

- Riceve come parametri le seguenti informazioni sulla sequenza:
 - Indirizzo del primo elemento
 - Indirizzo dell'elemento a metà
 - Indirizzo dell'ultimo elemento
- Fonde due sottosequenze ordinate ritornando una sequenza ordinata

mergesort()

```
mergesort:
  addi sp, sp, -32
  sd ra, 0(sp)
  sd a0, 8(sp)
  sd a1, 16(sp)
  li t1, 1
  sub t0, a1, a0
  ble t0, t1, mergesort end
  srli t0, t0, 1
                               # Calculate array midpoint address
  add a1, a0, t0
  sd a1, 24(sp)
                               # Recursive call on first half of the array
  jal mergesort
  ld a0, 24(sp)
  ld a1, 16(sp)
                               # Recursive call on second half of the array
  jal mergesort
  ld a0, 8(sp)
  ld a1, 24(sp)
  ld a2, 16(sp)
                               # Load last element address back from the stack
                               # Merge two sorted sub-arrays 4
  jal merge
mergesort_end:
  ld ra, 0(sp)
  addi sp, sp, 32
```



merge() 1/2

```
merge:
  addi sp, sp, -32
  sd ra, 0(sp)
  sd a0, 8(sp)
  sd a1, 16(sp)
  sd a2, 24(sp)
  mv s0, a0
  mv s1, a1
  merge_loop:
     mv t0, s0
     mv t1, s1
                               # Load first half position value
     lb t0, 0(t0)
                               # Load second half position value
     lb t1, 0(t1)
     bgt t1, t0, shift_skip
     mv a0, s1
     mv a1, s0
     jal shift
     addi s1, s1, 1
     shift skip:
                                  # Increment first half index and point to the next element
          addi s0, s0, 1
          ld a2, 24(sp)
          bge s0, a2, merge loop end
          bge s1, a2, merge_loop_end
          beq x0, x0, merge_loop
```

```
MERGE(A,i,k,j)
  n1 := k-i+1
  n2 := j-k
  crea L[0..n1] e R[0..n2]
  for t = 0 to n1-1
   __ L[t] := A[i+t]
  for t = 0 to n2-1
   -R[t] := A[k+1+t]
  L[n1] := ∞
  R[n2] := ∞
  1 := 0
  r := 0
  for t = i to j
     if L[1] \leq R[r]
        then
           A[t] := L[1]
          - l:= l + 1
        else
           A[t] := R[r]
           r := r + 1
```

merge() 2/2

```
MERGE(A,i,k,j)
       n1 := k-i+1
       n2 := j-k
       crea L[0..n1] e R[0..n2]
       for t = 0 to n1-1
          L[t] := A[i+t]
       for t = 0 to n2-1
          R[t] := A[k+1+t]
9
       L[n1] := ∞
       R[n2] := ∞
       1 := 0
       r := 0
      ∼for t = i to j
          if L[1] \leq R[r]
             then
               A[t] := L[1]
               1:= 1 + 1
             else
               A[t] := R[r]
               r := r + 1
```

Modus operandi

- L'approccio più semplice e intuitivo è stato scrivere il codice assembly «traducendolo» da codice scritto ad alto livello (pseudocodifica)
- Questo, unito alla semplicità dell'ISA RISC-V ha semplificato molte cose ma in alcuni casi è stato necessario aguzzarsi di più di così
- Nella funzione shift() ad esempio non sono stati creati array di supporto per andare ad ordinare le sottosequenze

Debug e test

- Compilazione: spostiamoci nella cartella contenente i sorgenti e eseguiamo nel terminale ./compile.sh
- Avviamo il programma lanciando il comando gemu-riscv64 -q 2233 mergesort
- In un altro terminale avviamo il **debug** tramite il comando riscv64-unknown-elf-gdb -ex "tar rem:2233" mergesort
- Per verificare il **funzionamento** verifichiamo lo stato dell'array prima del termine del programma lanciando nel terminale gdb il comando x/5xb &testArray

```
calcolatori@calcolatori-VirtualBox: /media/sf riscv-mergesort 7
(qdb)
shift skip () at mergesort.s:78
                    addi s0, s0, 1
                                             # Increment first hal
(gdb)
79
                    ld a2, 24(sp)
                                             # Load back last elem
(gdb)
                    bge s0, a2, merge loop end
81
(gdb)
merge loop end () at mergesort.s:107
              ld ra, O(sp)
107
(gdb)
108
              addi sp, sp, 32
(gdb)
merge loop end () at mergesort.s:109
109
(gdb)
mergesort end () at mergesort.s:40
           addi sp, sp, 32
(gdb)
mergesort_end () at mergesort.s:41
41
(adb)
start () at main.s:23
            ecall
(qdb) x/5xb &testArray
0x11281:
                                                  0x14
(gdb)
```

Domande?

Grazie per l'attenzione