

Plano de curso

Disciplina: Arquitetura e Organização de Computadores II

Carga Horária: 60 horas

Curso: Ciência da Computação

Professor: Eliseu César Miguel

Período: I de 2018

1) Ementa: Medidas de desempenho de arquitetura de computadores. Arquitetura de Processadores: Caminho de dados (parte operativa), controle. Caminho de Dados: Operadores, Microprogramação, pipelining. Projeto de conjunto de instruções. Noções de linguagens de montagem. A técnica de Pipelining. Técnicas de pipeline avançadas e paralelismo em nível de instruções.

2) Distribuição de pontos:

<i>Provas</i>	<i>Data</i>	<i>Valor</i>	<i>Peso</i>
Primeira prova	18-04-2018	9,5 pontos (+ 0,5 do período avaliativo) = 10 pontos	0.3
Segunda prova	13-06-2018	9,5 pontos (+ 0,5 do período avaliativo) = 10 pontos	0.3
Terceira prova	31-07-2018	9,5 pontos (+ 0,5 do período avaliativo) = 10 pontos	0.3
Prova Suplementar	01-08-2018	10 pontos	0.3

<i>Trabalho prático</i>	<i>Entrega</i>	<i>Valor</i>	<i>Peso</i>
Desenvolvimento e apresentação	10 e 11/07	10 pontos	0.1

Observações:

1. As provas somadas às notas dos períodos avaliativos totalizam 90% dos pontos;
2. O trabalho prático (somando todas as etapas) totaliza 10% dos pontos;
3. Cada prova, com exceção da suplementar, tem valor de 9,5 pontos;
4. O período avaliativo, para quem não perder a referida prova, tem valor de 0,5 pontos;
5. O período avaliativo, exceto para a prova suplementar, é compreendido pelas duas semanas a partir da aplicação de cada prova. Assim, os estudantes que realizaram a prova e que participarem da correção em sala terão, automaticamente, a pontuação do período avaliativo.

Observação: não é permitido em sala de aula o uso de aparelhos eletrônicos com acesso à internet ou para comunicação, como telefones celulares e outros dispositivos similares.

3) Bibliografia Básica

- [1] HENNESSY, JOHN L.; PATTERSON, DAVID A. **Arquitetura de Computadores: Uma abordagem Quantitativa**. Editora: 3ª Edição, Campus, 2003.
- [2] MONTEIRO, Mário A. **Introdução à Organização de Computadores**. 4ª ed. Rio de Janeiro: LTC Editora, 2001.
- [3] STALLINGS, W. **Arquitetura e Organização de Computadores**. 5ª. Ed. São Paulo: Prentice Hall, 2002.

4) Bibliografia Complementar

- [4] HENNESSY, JOHN L.; PATTERSON, DAVID A. **Arquitetura de Computadores: Uma abordagem Quantitativa**. Editora: 5ª Edição, Campus, 2003.
- [5] PATTERSON, David A.; HENNESSY, John L. **Computer Organization And Design. The Hardware/Software Interface**. Revised Printing, 3ª edition, Editor: Morgan Kaufmann, 2005
- [6] STALLINGS, W. **Arquitetura e Organização de Computadores**. 8ª. Ed. São Paulo: Prentice Hall, 2010.
- [7] TANENBAUM, ANDREW S. **Organização Estruturada de Computadores**. 5ª ed.:São Paulo: Pearson Prentice-Hall, 2007.
- [8] VELLOSO, Fernando de Castro Velloso. **Informática Conceitos Básicos**: Editora Campus, 2000