Pontifícia Universidade Católica de Minas Gerais Instituto de Ciências Exatas e Informática – ICEI Ciência da Computação – Arquitetura de Computadores I

## ARQ I - ATIVIDADE PRÁTICA

# ARTIGO CIENTÍFICO

Os arquivos solicitados nas atividades relacionadas abaixo deverão ser entregues no formato texto (TXT ou RTF, acompanhado ou não de PDF, NÃO USAR doc ou docx), devidamente identificado com nome e matrícula.

# INSTRUÇÕES:

1.) Ler o artigo recomendado:

http://www.optotech.net.br/msx/cpld/11-55-1-PB.pdf Acessado em 03/10/2017

2.) Identificar a referência segundo os padrões de citação para artigo científico.

#### DICA:

Consultar os padrões de normalizações para documentos no *site* da Biblioteca da PUC-Minas:

http://www.pucminas.br/biblioteca/index\_padrao.php

3.) Segundo o texto, caracterizar

**ASIC** 

**SPLD** 

CPLD

**FPGA** 

4.) Diferenciar (sugestão: usar uma tabela)

**PROM** 

PLA

PAL

## **EXTRA**

- 5.) Procurar, pelo menos, dois outros artigos que tratem do mesmo assunto e que apoiem as afirmações do artigo recomendado sobre a questão: CPLD ou FPGA?. Fazer as indicações das referências dentro dos padrões de normalização mencionados acima.
- 6.) Recomendável editar artigo segundo modelo:

https://www.overleaf.com/latex/templates/modelo-canonico-de-artigo-icei-puc-minas/xbhfbmvhhjkv#.WdOLD02Wz00

Recomendável experimentar a edição pelo site:

https://www.sharelatex.com/