Модуль 1. ЕЛЕМЕНТИ ТА ПОСЛІДОВНІСНІ ВУЗЛИ КОМП'ЮТЕРНОЇ СХЕМОТЕХНІКИ

Лабораторна робота 1 ДОСЛІДЖЕННЯ ЕЛЕМЕНТІВ І ТРИГЕРІВ

Мета роботи

- Вивчення принципів побудови і логіки роботи тригерів ЕОМ на інтегральних мікросхемах.
- 2. Вивчення методів синтезу тригерів ЕОМ.
- Вивчення основних методик дослідження асинхронних і синхронних тригерів у статичному і динамічному режимах.
- 4. Визначення основних параметрів тригерів ЕОМ.
- 5. Ознайомлення з тригерами в серіях мікросхем.

Підготовка до роботи

- 1. Огримайте в лабораторії варіант завдання.
- 2. Вивчіть теоретичну частину роботи з рекомендованої літератури.
- У зощиті для лабораторних робіт надайте принципові схеми досліджуваних тригерів ЕОМ, таблиці переходів та логічні рівняння, а також опис їхньої роботи.
- 4. Ознайомтеся з описом лабораторного стенда.

Завдання і порядок виконання роботи

Завдання 1. Дослідіть асинхронний RS-тригер з інверсними входами на елементах I-HE.

- 1. Складіть схему тригера за рис. 1.1, а.
- 2. Підключіть входи \overline{R} і \overline{S} до гнізд тумблерного регістра, а виходи Q і \overline{Q} до світлових індикаторів.
- 3. Дослідіть логіку роботи тригера згідно з табл. 1.1, задаючи значення сигналів \overline{R} і \overline{S} з тумблерного регістра.
- 4. Дослідіть динамічний режим роботи RS-тригера. Для переключення тригера в стан лог. «1» слід подати сигнали від'ємної полярності основної серії СП на вхід S. Для переключення тригера в стан лог. «0» подайте на вхід R сигнали від'ємної полярності допоміжної серії СІ2, затриманої на половину періоду щодо основної серії (рис. 1.1). Замалюйте осцилограми та виміряйте час переми-

кання тригера $t_{\text{п.т.}}$ (часовий інтервал між спадами сигналів на вході \overline{S} і виході \overline{Q}) за рис. 1.1, g.

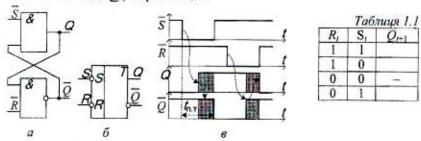


Рис. 1.1. Асинхронний RS-тригер на елементах I-HE: a – схема; δ – умовне позначення; ϵ – часові діаграми

Завдання 2. Дослідіть синхронний RS-тригер з прямими входами на елементах I-HE.

1. Складіть схему тригера за рис. 1.2, а.

2. Підключіть входи R і S до гнізд тумблерного регістра, виходи Q і \overline{Q} – до світлових індикаторів.

 Дослідіть логіку роботи тригера згідно з табл. 1.2, задаючи значення сигналів R і S з тумблерного регістра при C = 1 (імпульс додатної полярності з виходу ГОІ) після натискання кнопки ПУСК).

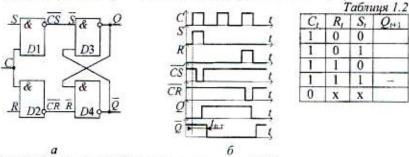


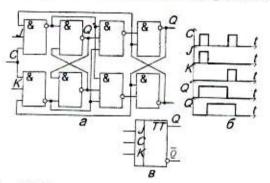
Рис. 1.2. Синхронний RS-тригер на елементах 1-НЕ: a — схема; δ — часові діаграми

4. Дослідіть динамічний режим роботи синхронного тригера. Для перемикання тригера в стан лог. «1» слід подати сигнали додатної полярності основної серії СП на вхід S і через схему АБО на вхід C. Для перемикання тригера в стан лог. «0» подати на вхід R імпульси додатної полярності допоміжної серії СІ2 через схему АБО на вхід

C (рис. 1.2, a). Замалюйте осцилограми та виміряйте час переключення тригера $t_{\Pi, \Gamma}$ за рис. 1.2, δ .

Завдання 3. Дослідіть двоступеневий синхронний JK-тригер на елементах I-HE.

- Складіть схему за рис. 1.3, а.
- 2. Дослідіть логіку роботи тригера згідно з табл. 1.3, задаючи значення сигналів J і K з тумблерного регістра при C=1.
- 3. Дослідіть динамічний режим роботи синхронного JK-тригера. Подайте імпульси додатної полярності СП на входи J, K і C. Замалюйте осцилограми сигналів на входах Q і \overline{Q} щодо вхідних імпульсів.

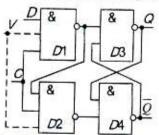


Таблиия 1.3 K 0,+1 1 0 0 1 0 1 1 0 1 1 1 1 0 x X

Рис. 1.3. Двоступеневий *JK*-тригер на елементах 1-НЕ: a – схема; δ – часові діаграми; ϵ – УГП

Завдання 4. Дослідіть D-тригер на елементах І-НЕ.

- 1. Складіть схему тригерів за рис. 1.4, б.
- 2. Дослідіть логіку роботи тригера згідно з табл. 1.4, задаючи значення сигналів з тумблерного регістра при C=1.



 Таблиця 1.4

 С
 D_t
 Q_{t+1}

 1
 0

 1
 1

 0
 X

Рис. 1.4 *D*-тригер на елементах I-HE

 Дослідіть динамічний режим роботи D-тригера. Підключіть С-вхід тригера до рівня лог. «1». Подайте на D-вхід тригера додатні імпульси серії СП. Замалюйте осцилограми вхідних і вихідних сигналів і визначте час переключення *D*-тригера.

Завдання 5. Дослідіть D-тригер з динамічним керуванням («схема трьох тригерів»).

- 1. Складіть схему тригера за рис. 1.5.
- Дослідіть логіку роботи
 D-тригера згідно з табл. 1.4,
 задаючи значення сигналів
 D з тумблерного регістра
 при C = 1.
- Дослідіть динамічний режим *D*-тригера за його роботи як лічильного *T*-тригера. З'єднайте вихід *Q* з інформаційним *D*-входом. На *C*-вхід (він відіграє роль *T*-входу) подайте додатні імпульси серії СП. Замалюйте осцилограми вхідних і вихідних сигналів і визначте час переключення.

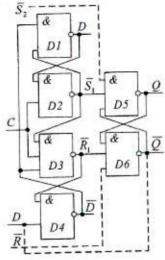


Рис. 1.5. *D*-тригер з линамічним керуванням

Зміст звіту

Звіт має містити:

- 1) мету лабораторної роботи;
- короткі теоретичні відомості про тригери ЕОМ (визначення і призначення, структурна схема, класифікація);
- таблиці переходів, логічні рівняння і діаграми станів досліджуваних тригерів;
- скорочені таблиці переходів тригерів, заповнені в ході досліджень на лабораторній установці;
- 5) осцилограми роботи тригерів у динамічному режимі;
- б) розрахункові дані щодо швидкодії тригерів (час переключення і порівняння їх з експериментальними результатами);

- 7) схеми вимірювань часових параметрів;
- 8) висновки на основі аналізу отриманих результатів.

Контрольні запитання та завдання

- 1. Дайте визначення тригера ЕОМ і вкажіть його призначення.
- Схарактеризуйте структурну схему тригера ЕОМ.
- 3. Які типові функціональні вузли ЕОМ на основі тригерів?
- Поясніть роль інформаційних, синхронізувальних і дозвільних входів тригерів.
- 5. Які особливості роботи асинхронних і синхронних тригерів ви знаєте?
- Зазначте відмінності: між прямими та інверсними статичними входами тригера; між прямими та інверсними динамічними входами тригера.
- Схарактеризуйте одно- і двофазні способи обміну інформацією між тригерами та вузлами ЕОМ.
- 8. Обгрунтуйте необхідність використання двоступеневих тригерів.
- 9. Що таке спосіб «M-S» в організації двоступеневих тригерів?
- Визначте варіанти керівного зв'язку між степенями «М» і «S» двоступеневого тригера.
- Поясніть таблицю переходів, логічні рівняння, роботу асинхронного RS-тригера на елементах І-НЕ.
- 12. Схарактеризуйте роботу синхронного RS-тригера на елементах I-HE.
- Розкажіть про способи побудови і особливості роботи двоступеневих RS-тригерів.
- Поясніть схему і принцип роботи двоступеневого синхронного JKтригера на елементах I-HE.
- Наведіть таблицю переходів і логічне рівняння D-тригера.
- 16. Який принцип роботи двоступеневого D-тригера?
- Поясніть схему і принцип роботи D-тригера з динамічним керуванням.
- 18. Яка методика визначення динамічних параметрів одно-і двоступеневих тригерів?