pcm3168:1 i2s_in clk_gen BIT_CLK DATA_L(23:0) BIT_CLK BIT_CLK CLK DATA_R(23:0) RESET LR_CLK LR_CLK DIN_1 LR_CLK DATA_RDY_L CLK_96k RESET DATA_RDY_R RESET 12S_IN_1 i2s_out DATA_L(0:23) DATA_RDY_L DATA_R(0:23) __DATA_RDY_R BIT_CLK LR_CLK DOUT_1 RESET DOUT I2S_OUT_1 sclk_gen CLK CLK SCLK <u>SC</u>LK RESET SCLK_PCM3168 pcm3168