

pcm3168:1

i2s\_in

clk\_gen

I2S\_IN\_1

CLK\_96k

i2s\_out

I2S\_OUT\_1

pcm3168

DIN\_1

BIT\_CLK

DIN

LR\_CLK

RESET

DATA\_L(23:0)

DATA\_R(23:0)

DATA\_RDY\_L

DATA\_RDY\_R

CLK

RESET

BIT\_CLK

LR\_CLK

BIT\_CLK

LR\_CLK

CLK

DATA\_L(0:23)

DATA\_R(0:23)

BIT\_CLK

LR\_CLK

RESET

DATA\_RDY\_L

DATA\_RDY\_R

DOUT

DOUT\_1