

```
.SUBCKT IVX1_CV A Y AVDD AVSS
```

```
  MN0 Y A AVSS AVSS NCHDL
```

```
  MP0 Y A AVDD AVSS PCHDL
```

```
.ENDS IVX1_CV
```

Row 0, Colum 0



Row 0, Colum 1

