VDD_ROSC

VDD_1V5

I9
PCHDL

I10
PCHDL

VDD_ROSC

VDD_ROSC

CKUP

CK

CK

PWRUP_1V5

PWRUP_1V5
N<0>

A
B
Y
I6
NDX1_CV

NI

NI,N<7:1>

A
Y
IV<7:0>
IVX1_CV

N<7:0>

N<0>
NCHDLA

I7

N<1>
NCHDLA

I8

A
Y
INV1
IVX1_CV

VSS

VSS

VSS