



Politechnika Wrocławska

Podstawy Techniki Mikroprocesorowej

Kolokwium Zaliczeniowe
- informacje + repetycja

Dr inż. Jacek Mazurkiewicz
Katedra Informatyki Technicznej
e-mail: Jacek.Mazurkiewicz@pwr.edu.pl



Kolokwium Zaliczeniowe (1)

- **we czwartek 20.06.2024:**
 - ✓ w godzinach wykładu - zaczynamy o **15:30**,
 - ✓ Kolokwium z **PTM** będzie zrealizowane w wersji „on-line”. Odbędzie się poprzez **ePortal - Portal Edukacyjny Politechniki Wrocławskiej**.
 - ✓ w trakcie trwania Kolokwium będę dostępny via ZOOM - to będzie link „jak do wykładu”; mój „dyżur” będzie „na wszelki wypadek” - gdyby ktoś miał jakiegokolwiek problemy techniczne podczas Kolokwium - proszę dać znać - spróbuję pomóc,
 - ✓ bardzo proszę by każda Osoba zapisana na wykład z **PTM** zalogowała się do Portalu Edukacyjnego Politechniki Wrocławskiej - <https://eportal.pwr.edu.pl/> - przed czwartkiem - 20 czerwca 2024 i sprawdziła czy ma dostęp do kursu,
 - ✓ nie powinno być z „widocznością” tego kursu żadnego problemu, ale warto mieć pewność czy wszystko jest w porządku przed terminem Kolokwium,
 - ✓ w kursie **PTM** będą Państwo „widzieć” zaplanowane Kolokwium Zaliczeniowe na czwartek 20 czerwca 2024 - pojawi się „w okolicach” weekendu.



Kolokwium Zaliczeniowe (2)

- **we czwartek 20.06.2024:**
 - ✓ zadania punktowane jednakowo,
 - ✓ proszę być gotowym na różne formy pytań i różne wymagane typy odpowiedzi, pytania otwarte także mogą się na Kolokwium znaleźć,
 - ✓ Kolokwium zacznie się o 15:30, planuję czas trwania na 60 min, ale może on jeszcze ulec zmianie - zarówno „in plus, jak i in minus” - proszę zarezerwować zatem sobie maksymalnie 1,5 godziny na zmierzenie się z pytaniami,
 - ✓ poprzeczka zaliczeniowa - ok. 50%, będzie „strojona” do rezultatów,
 - ✓ **w poniedziałek - 24.06.2024 - ewentualny dobieg**, jego szczegóły ogłoszę wraz z wynikami Kolokwium Zaliczeniowego; dobieg odbędzie się także w trybie zdalnym - na **e-Portalu PWr**, albo w wersji „wokalnej”, w p. 225 C-3 - jeśli „będących w potrzebie” będzie niewielu, na co liczę 😊,
 - ✓ wyniki w piątek po terminie Kolokwium - jakąś drogą elektroniczną,
 - ✓ w pytaniach Państwu zadawanych podczas zarówno Kolokwium Zaliczeniowego, jak i Kolokwium Dobiegowego nie zamierzam pytać o detale i szczegóły - będę chciał natomiast zweryfikować czy Państwo rozumieją zasady, algorytmy, idee.

Repetycja (1)

- Klasyfikacja komputerów
- Rola elementów składowych
- Najważniejsze elementy procesora i ich funkcje
- Architektura 8051
- Przetwarzanie rozkazu - fazy
- Tryby adresowania podstawowe
- Przetwarzanie potokowe
- Procedury i funkcje - rola stosu
- System przerwań - sekwencja działań
- System przerwań 8051
- DMA - zasady i tryby pracy



Repetycja (2)

- Pamięć: klasyfikacja i parametry podstawowe
- Pamięć: cykle odczytu i zapisu
- Pamięć: odświeżanie
- Pamięć: specjalne tryby pracy
- Pamięć: budowa bloków
- Pamięć w 8051
- Cache: budowa i sposoby organizacji
- Cache: mechanizmy zastępowania danych
- Pamięć: stronicowanie i segmentacja
- I/O: port równoległy, port szeregowy
- I/O: timery



Repetycja (3)

- Współadresowanie i adresowanie izolowane
- Magistrala IEC-625
- Magistrale szeregowe
- Przetworniki A/C i C/A
- Architektury SIMD
- Koprocesor arytmetyczny
- Architektury MIMD