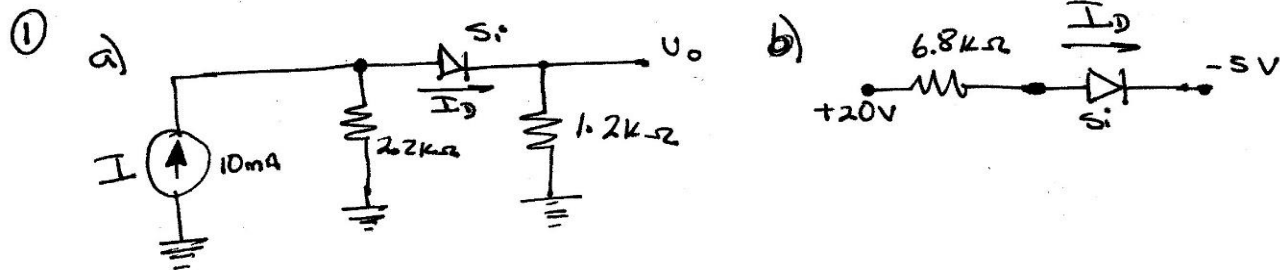
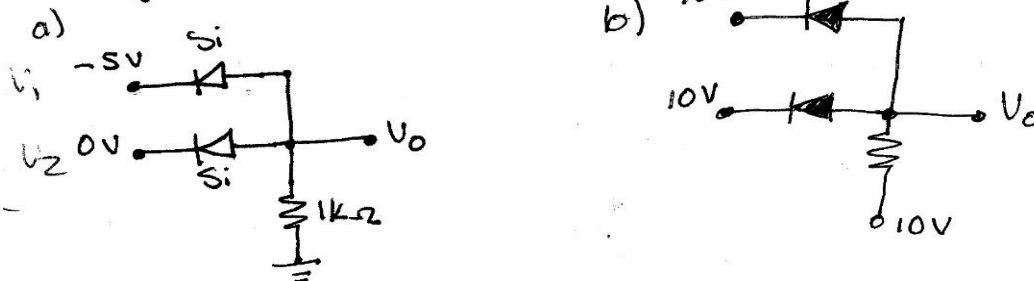


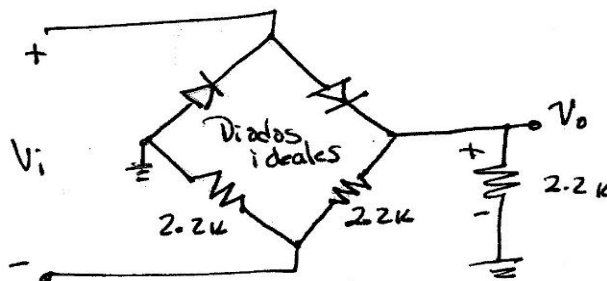
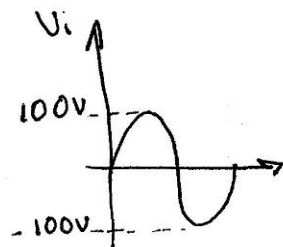
Determine V_o e I_D para las sig. ctos.



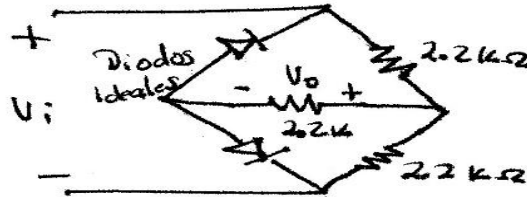
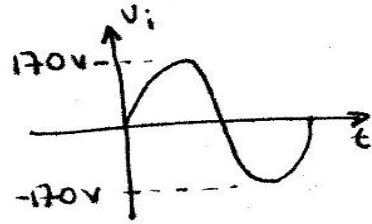
② Determine V_o para las compuertas ~~lógicas~~ lógicas de las sigs figuras



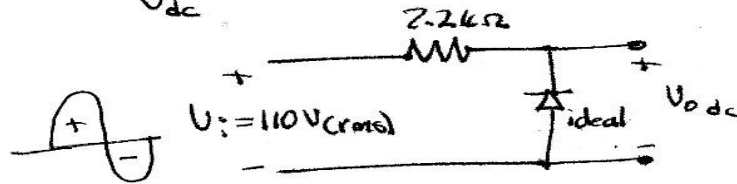
③ Dibuje V_o para el sig. cto. y determine el voltaje de dc disponible.



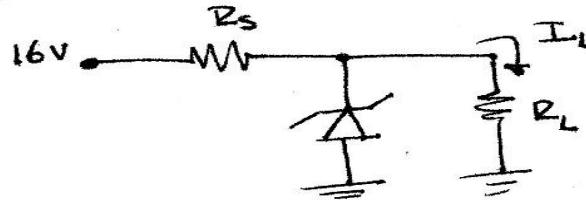
- ④ Dibuje V_o para el sig. cto. y determine el voltaje de dc disponible o voltaje promedio



- ⑤ Para la red de la sig. figura dibuje V_o y determine V_{dc}

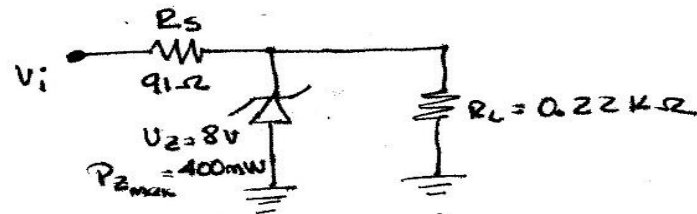


- ⑥ Diseñe la red de la sig. figura para mantener a V_L a $12V$ ante una variación de carga I_L de 0 a $200mA$, ~~esto es~~ determine P_{zs} y V_z



- ⑦ Diseñe un regulador de voltaje que mantendrá un voltaje de salida de 20V a través de una carga de $1k\Omega$ con una entrada que variará entre 30 y 50 V. Esto es, determine el valor apropiado de R_s y de la corriente máxima I_{ZM}

- ⑧ Para la red de la sig. figura determine el rango de V_i que mantendrá a V_L en 8V y que no exceda el valor nominal de potencia máxima del diodo Zener.



- ⑨ Calcule el voltaje de rizo (ΔV_o) del siguiente rectificador. Determine el factor de rizo.

