mprj_io[#]	Mgmt. SoC	J202 SoC	IO
0	JTAG	GPIO[0]	IO
1	SDO	GPIO[1]	IO
2	SDI	GPIO[2]	IO
3	CSB	GPIO[3]	IO
4	SCK	GPIO[4]	IO
5	ser_rx	UART_rx	I
6	ser_tx	UART_tx	O
7	irq	GPIO[5]	IO
8	flash2_csb	QSPI_flash_csb	O
9	flash2_sck	QSPI_flash_sck	O
10	flash2_io[0]	QSPI_flash_io[0]	IO
11	flash2_io[1]	QSPI_flash_io[1]	IO
12	-	QSPI_flash_io[2]	IO
13	-	QSPI_flash_io[3]	IO
14	-	MD_boot[0]	I
15	-	MD_boot[1]	I
16	-	PWM_a_pos	O
17	-	PWM_a_neg	O
18	-	PWM_b_pos	O
19	-	PWM_b_neg	O
20	-	PWM_c_pos	O
21	-	PWM_c_neg	O
22	-	HALL[0]	I
23	-	HALL[1]	I
24	-	HALL[2]	I
25	-	OVER_CURR	I
26	-	GPIO[6]	IO
27	-	GPIO[7]	IO
28	-	GPIO[8]	IO
29	-	GPIO[9]	IO
30	-	GPIO[10]	IO
31	-	GPIO[11]	IO
32	-	GPIO[12]	IO
33	-	GPIO[13]	IO
34	-	GPIO[14]	IO
35	-	GPIO[15]	IO
36	-	GPIO[16]	IO
37	-	START_n	I