



Universidade Federal de São Carlos - UFSCar

Joao Vitor Azevedo Marciano 743554

Lorhan Sohaky de Oliveira Duda Kondo 740951

Experimento 05 - Implementação de um circuito sequencial utilizando Verilog

São Carlos - SP

2017

Universidade Federal de São Carlos - UFSCar

Joao Vitor Azevedo Marciano 743554

Lorhan Sohaky de Oliveira Duda Kondo 740951

Experimento 05 - Implementação de um circuito sequencial utilizando Verilog

Orientador: Fredy João Valente

Universidade Federal de São Carlos - UFSCar

Departamento de Computação

Ciência da Computação

Laboratório de Circuitos Digitais

São Carlos - SP

2017

Lista de ilustrações

Lista de tabelas

Lista de quadros

Lista de abreviaturas e siglas

ABNT	Associação Brasileira de Normas Técnicas
abnTeX	ABsurdas Normas para TeX
FAQ	<i>Frequently asked questions</i> - Perguntas frequentes
IFSP	Instituto Federal de Educação, Ciência e Tecnologia de São Paulo

Sumário

1	RESUMO	7
2	DESCRIÇÃO DA EXECUÇÃO DO EXPERIMENTO	8
3	AVALIAÇÃO DOS RESULTADOS DO EXPERIMENTO	9
4	ANÁLISE CRÍTICA E DISCUSSÃO	10

1 Resumo

Apresentar o objetivo do experimento e sua relação com o mundo real. Citar exemplos de produtos e dados de empresas que usam circuitos semelhantes. Dados históricos e estatísticos, em temas próximos, são desejáveis. Adicionar referências bibliográficas.

2 Descrição da execução do experimento

Apresentar o detalhamento da execução e resultados dos passos realizados durante o experimento, incluindo tabelas verdade, esquemáticos, e código (quando houver). Especificar componentes, sistemas e instrumentos utilizados. Usar listas, figuras e quadros, descrevê-los e discuti-los.

3 Avaliação dos resultados do experimento

Apresentar os resultados da simulação em software e da utilização do Kit DE1 e/ou protoboard. Utilizar figuras, descrevê-las e discuti-las.

4 Análise crítica e discussão

Apresentar a visão do grupo sobre o experimento, apresentando pontos fáceis e de dificuldades para a realização do mesmo. Comente se os resultados obtidos representam o comportamento esperado do grupo para o circuito, fazendo relação com o conteúdo teórico.