Asemblersko programiranje

Asemblersko programiranje

- Zasniva se na korišćenju asemblerskih naredbi
- Programski jezici visokog nivoa i niskog nivoa
- Mane i prednosti asemblerskog programiranja
- Primene asemblerskog programiranja
- Svaki asemblerski jezik vezan je za neki konkretan procesor
- Hipotetički procesor KONCEPT ovladavanje principima rada računara

Procesor KONCEPT

- 16-bitne lokacije, ukupno 2¹⁶ adresa za lokacije
- Registri opšte namene %0, %1, ..., %15
- Status registar flegovi N, M, P, V
- Neposredno, direktno, registarsko, posredno (indirektno) i indeksno adresiranje
- Dvoadresne naredbe (0, 1, ili 2 operanda)
- Prvi operand je ulazni, drugi je ulazno-izlazni

Celobrojna aritmetika

- Sabiranje: SABERI, SABERI_P posmatra se i logička promenljiva P, za višestruku preciznost
- Oduzimanje: ODUZMI, ODUZMI_P
- Inkrement, dekrement: DODAJ_I, ODBIJ_I
- Poređenje: UPOREDI oduzimanje i postavljanje vrednosti logičkih promenljivih

SABERI

POi	DO_i	Pi	Z_{i}	P_{i+1}
0	0	0	0	0
0	0	1	1	0
0	1	0	1	0
0	1	1	0	1
1	0	0	1	0
1	0	1	0	1
1	1	0	0	1
1	1	1	1	1

$$Z_i = PO_i^DO_i^P_i$$

$$P_{i+1} = ((PO_i|DO_i)&P_i)|(PO_i&DO_i)$$

$$P_0 = 0$$

SABERI_P:
$$P_0 = P$$
DODAJ_1

$$\begin{split} N &= \mathord{\sim} (Z_{15}|Z_{14}|\; Z_{13}|Z_{12}|\; Z_{11}|Z_{10}|\; Z_{9}|Z_{8}|\; Z_{7}|Z_{6}|\; Z_{5}|Z_{4}|\; Z_{3}|Z_{2}|\; Z_{1}|Z_{0}) \\ M &= Z_{15} \\ P &= P_{16} \\ V &= ((\mathord{\sim} PO_{15})\&(\mathord{\sim} DO_{15})\&Z_{15})|(PO_{15}\&DO_{15}\&(\mathord{\sim} Z_{15})) \end{split}$$

ODUZMI

DOi	POi	Pi	R_{i}	P_{i+1}
0	0	0	0	0
0	0	1	1	1
0	1	0	1	1
0	1	1	0	1
1	0	0	1	0
1	0	1	0	0
1	1	0	0	0
1	1	1	1	1

$$R_i = PO_i^DO_i^P_i$$

$$P_{i+1} = ((DO_i|P_i)\&(\sim PO_i))|(DO_i\&P_i)$$

$$P_0 = 0$$

ODUZMI_P:
$$P_0 = P$$

ODBIJ_1, **UPOREDI**

$$\begin{split} N &= \mathsf{\sim}(R_{15}|R_{14}|\;R_{13}|R_{12}|\;R_{11}|R_{10}|\;R_{9}|R_{8}|\;R_{7}|R_{6}|\;R_{5}|R_{4}|\;R_{3}|R_{2}|\;R_{1}|R_{0})\\ M &= R_{15}\\ P &= P_{16}\\ V &= ((\mathsf{\sim}PO_{15})\&DO_{15}\&R_{15})|(PO_{15}\&(\mathsf{\sim}DO_{15})\&(\mathsf{\sim}R_{15})) \end{split}$$

Rukovanje bitovima

- Logičke operacije na nivou bitova:
 - logičko i naredba I
 - logičko ili naredba ILI
 - logičko ne naredba NE

- Pomeranje na nivou bitova:
 - za jedno mesto u levo, množenje sa 2 LEVO
 - za jedno mesto u desno, deljenje sa 2 DESNO

I, ILI, NE

$$N = \sim (R_{15}|R_{14}| R_{13}|R_{12}| R_{11}|R_{10}| R_{9}|R_{8}| R_{7}|R_{6}| R_{5}|R_{4}| R_{3}|R_{2}| R_{1}|R_{0})$$

$$M = R_{15}$$

$$P = 0$$

$$R_i = PO_i & DO_i \quad V = 0$$



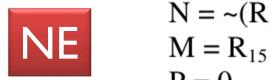
$$N = \sim (R_{15}|R_{14}| R_{13}|R_{12}| R_{11}|R_{10}| R_{9}|R_{8}| R_{7}|R_{6}| R_{5}|R_{4}| R_{3}|R_{2}| R_{1}|R_{0})$$

$$M = R_{15}$$

$$P = 0$$

$$R_i = PO_i | DO_i$$
 $V = 0$

$$V = 0$$



$$N = \sim (R_{15}|R_{14}| R_{13}|R_{12}| R_{11}|R_{10}| R_{9}|R_{8}| R_{7}|R_{6}| R_{5}|R_{4}| R_{3}|R_{2}| R_{1}|R_{0})$$

$$M = R_{15}$$

$$P = 0$$

$$R_i = \sim PO_i$$

$$V = 0$$

LEVO, DESNO

LEVO

$$R_{i+1} = PO_i$$

$$R_0 = 0$$

$$N = {\sim}(R_{15}|R_{14}|\;R_{13}|R_{12}|\;R_{11}|R_{10}|\;R_{9}|R_{8}|\;R_{7}|R_{6}|\;R_{5}|R_{4}|\;R_{3}|R_{2}|\;R_{1}|R_{0})$$

$$M = R_{15}$$

$$P = PO_{15}$$

$$V = PO_{15}^{\land} PO_{14}$$

DESNO

$$R_i = PO_{i+1}$$

$$R_{15} = PO_{15}$$

$$N = \sim (R_{15}|R_{14}| R_{13}|R_{12}| R_{11}|R_{10}| R_{9}|R_{8}| R_{7}|R_{6}| R_{5}|R_{4}| R_{3}|R_{2}| R_{1}|R_{0})$$

$$M = R_{15}$$

$$P = PO_0$$

$$V = 0$$

Prebacivanje

- Naredba za prebacivanje sadržaja između registara procesora i memorijskih lokacija: PREBACI
 - u lokaciju određenu prvim operandom se smešta vrednost određena drugim operandom
 - ne utiče na vrednosti logičkih promenljivih
 - kombinacije sufiksa: RR, NR, DR, PR, IR, RD, RP, RI

Upravljačke naredbe

- Mašinske naredbe se smeštaju u redosledu izvršavanja u memorijske lokacije sa uzastopnim rastućim adresama
- Nije podesno u slučajevima kada obrada podataka zavisi od vrednosti obrađivanih podataka
- Redosled izvršavanja naredbi mora se određivati dinamički u toku izvršavanja programa
- Uslovne i bezuslovne upravljačke naredbe
- Uslovne: jedini operand je adresa ciljne naredbe ako je ispunjen uslov

Uslovne upravljačke naredbe

Oznaka uslovne upravljačke naredbe	uslov uslovne upravljačke naredbe		
SKOČI_ZA_== ili SKOČI_ZA_N	N		
SKOČI_ZA_!= ili SKOČI_ZA_NE_N	~N		
SKOČI_ZA_< ili SKOČI_ZA_P	P		
SKOČI_ZA_>= ili SKOČI_ZA_NE_P	~P		
SKOČI_ZA_>	(~P)&(~N)		
SKOČI_ZA_<=	PIN		
SKOČI_ZA_±_<	M^V		
SKOČI_ZA_±_>=	~(M^V)		
SKOČI_ZA_±_>	(~(M^V))&(~N)		
SKOČI_ZA_±_<=	(M^V) IN		
SKOČI_ZA_M	M		
SKOČI_ZA_NE_M	~M		
SKOČI_ZA_V	V		
SKOČI_ZA_NE_V	~V		

Bezuslovne upravljačke naredbe

- SKOČI jedan operand (ciljna adresa), jedino izmena redosleda izvršavanja
- POZOVI jedan operand (ciljna adresa)
 - Izmena redosleda izvršavanja i smeštanje povratne adrese (engl. return address – adresa naredbe neposredno iza naredbe POZOVI) u registar %15
- NATRAG nema operanada, jedino izmena redosleda izvršavanja
 - skok na adresu iz %15

Asemblerski jezik Koncept

EBNF notacija

Proširena Bekus-Naurova forma

(engl. Extended Backus-Naur Form — EBNF):

- ime_pravila -> način_formiranja
- razmak razdvajanje delova pravila
- | alternative
- () grupisanje delova pravila
- [] pojavljivanje nijednom ili jednom
- { } pojavljivanje nijednom, jednom ili više puta
- "" poništavanje značenja specijalnih znakova

- malo_slovo -> a|b|c|č|ć|d|đ|e|f|g|h|i|j|k|I|m|n|o|p|r|s|š|t|u|v|z|ž
- cifra -> 0|1|2|3|4|5|6|7|8|9
- decimalni_broj -> cifra{cifra}
- heksa_cifra -> cifra|A|B|C|D|E|F
- heksadecimalni_broj -> 0x(heksa_cifra){heksa_cifra}
- broj -> decimalni_broj|heksadecimalni_broj
- labela -> malo_slovo{malo_slovo|cifra|_}

- neposredni_operand -> (\$broj|\$labela)
- direktni_operand -> labela
- registar -> %(0|1|2|3|4|5|6|7|8|9|10|11|12|13|14|15)
- registarski_operand -> registar
- posredni_operand -> "("registar")"
- indeksni_operand -> (broj|labela)"("registar")"
- razmak -> " " {" "}
- nova_linija -> "početak linije" {" "}

Obrazovanje osnovnih asemblerskih naredbi:

Obrazovanje asemblerskih naredbi prebacivanja:

Obrazovanje asemblerskih upravljačkih naredbi:

```
upravljačka_naredba -> nova_linija [labela:] razmak
                        ((SKOČI
                        |SKOČI ZA ==
                        |SKOČI_ZA_!=
                        ISKOČI ZA <
                        |SKOČI ZA >=
                        |SKOČI ZA >
                        |SKOČI_ZA_<=
                        ISKOČI ZA_±_<
                        |SKOČI ZA ± >=
                        |SKOČI ZA ± >
                        |SKOČI_ZA ± <=
                        |SKOČI_ZA_N
                        ISKOČI_ZA_NE_N
                        ISKOČI ZA P
                        ISKOČI ZA NE P
                        |SKOČI ZA M
                        |SKOČI ZA NE M
                        |SKOČI ZA V
                        ISKOČI ZA NE V
                        |POZOVI) razmak labela)
                        | NATRAG)
```

EBNF za asemblerske direktive

- Direktive upućene asembleru za zauzimanje i inicijalizaciju memorijskog prostora – ZAUZMI i NAPUNI
- Direktive nisu izvršne, već su uputstva asembleru, prethode naredbama

```
direktiva -> nova_linija [labela:] razmak
```

(ZAUZMI|NAPUNI) razmak broj

EBNF za asemblerski program

```
telo -> {direktiva | osnovna_naredba | naredba_prebacivanja | lupravljačka_naredba}
```

```
program -> POČETAK

razmak labela telo nova_linija

KRAJ
```