

# **Procesor računara Koncept (nastavak)**

# Upravljanje procesorom KONCEPT

- Svodi se na upravljanje prekidačima
- Faza dobavljanja:
  1. ciklus: programski brojač → adresne linije (P2)  
1 → č (P41)  
linije podataka → registar naredbe (P39)
  2. ciklus: programski brojač → registar 1. podatka (P2, P37, P42)  
1 → registar 2. podatka (P44)
  3. ciklus: saberi (P52)  
linije podataka → programski brojač (P1)
    - Niz elementarnih radnji – mikro-naredbe
- Mikro-programi dobavljanja i obavljanja

# Mikro-program obavljanja I. tipa naredbi (SABERI[\_P], ODUZMI[\_P], I, ILI)

1. ciklus:  $\%r_1 \rightarrow$  registar 1. podatka (P<sub>2r<sub>1</sub>+6</sub>, P42)
  2. ciklus:  $\%r_2 \rightarrow$  registar 2. podatka (P<sub>2r<sub>2</sub>+6</sub>, P43)
  3. ciklus: saberi (P52)/(P52, P45)/ oduzmi (P51)/(P51, P45)/ i (P50)/ ili (P49)  
linije podataka  $\rightarrow \%r_1$  (P<sub>2r<sub>1</sub>+5</sub>)  
statusne linije  $\rightarrow$  status registar (P38)
- P42 – registar prvog podatka
  - P43 – registar drugog podatka
  - P45 – P logička promenljiva

# Mikro-program obavljanja 2. tipa naredbi (UPOREDI)

1. ciklus:  $\%r_1 \rightarrow$  registar 1. podatka (P<sub>2r<sub>1</sub>+6</sub>, P42)
2. ciklus:  $\%r_2 \rightarrow$  registar 2. podatka (P<sub>2r<sub>2</sub>+6</sub>, P43)
3. ciklus: oduzmi (P51)  
statusne linije  $\rightarrow$  status registar (P38)

- P42 – registar prvog podatka
- P43 – registar drugog podatka

# Mikro-program obavljanja 3. tipa naredbi (DODAJ\_I, ODBIJ\_I, NE, LEVO, DESNO)

1. ciklus:  $\%r_1 \rightarrow$  registar 1. podatka (P<sub>2r<sub>1</sub>+6</sub>, P42)  
1 → registar 2. podatka (P44)
2. ciklus: saberi (P52)/ oduzmi (P51)/ ne (P48)/ levo (P47)/ desno (P46)  
linije podataka →  $\%r_1$  (P<sub>2r<sub>1</sub>+5</sub>)  
statusne linije → status registar (P38)
- P42 – registar prvog podatka
  - P44 – konstanta u registar drugog podatka
  - P43 – registar drugog podatka

# Mikro-program obavljanja 4. tipa naredbi (PREBACI\_RR)

1. ciklus:  $\%r_2 \rightarrow$  pomoćni registar ( $P_{2r_2+6}$ , P3)
2. ciklus: pomoćni registar  $\rightarrow \%r_1$  ( $P4, P37, P_{2r_1+5}$ )

# Mikro-program obavljanja 5. tipa naredbi (PREBACI\_NR)

1. ciklus: programski brojač → adresne linije (P2)  
1 → č (P41)  
linije podataka →  $\%r_1$  ( $P_2r_1+5$ )
  2. ciklus: programski brojač → registar 1. podatka (P2, P37, P42)  
1 → registar 2. podatka (P44)
  3. ciklus: saberi (P52)  
linije podataka → programski brojač (P1)
- 
- P42 – registar prvog podatka
  - P44 – konstanta u registar drugog podatka

# Mikro-program obavljanja 6. tipa naredbi (PREBACI\_DR)

1. ciklus: programski brojač → adresne linije (P2)  
1 → č (P41)  
linije podataka → pomoćni registar (P3)
2. ciklus: programski brojač → registar 1. podatka (P2, P37, P42)  
1 → registar 2. podatka (P44)
3. ciklus: saberi (P52)  
linije podataka → programski brojač (P1)
4. ciklus: pomoćni registar → adresne linije (P4)  
1 → č (P41)  
linije podataka →  $\%r_1$  ( $P_{2r_1+5}$ )

- P42 – registar prvog podatka
- P44 – konstanta u registar drugog podatka

# Mikro-program obavljanja 7. tipa naredbi (PREBACI\_PR)

1. ciklus:  $\%r_2 \rightarrow$  pomoćni registar ( $P_{2r_2+6}$ , P3)
2. ciklus: pomoćni registar  $\rightarrow$  adresne linije (P4)  
 $1 \rightarrow \check{c}$  (P41)  
linije podataka  $\rightarrow \%r_1$  ( $P_{2r_1+5}$ )

# Mikro-program obavljanja 8. tipa naredbi (PREBACI\_IR)

1. ciklus: programski brojač → adresne linije (P2)  
1 → č (P41)  
linije podataka → pomoćni registar (P3)
2. ciklus: programski brojač → registar 1. podatka (P2, P37, P42)  
1 → registar 2. podatka (P44)
3. ciklus: saberi (P52)  
linije podataka → programski brojač (P1)
4. ciklus pomoćni registar → registar 1. podatka (P4, P37, P42)
5. ciklus  $\%r_2 \rightarrow$  registar 2. podatka ( $P_{2r_2+6}$ , P43)
6. ciklus: saberi (P52)  
linije podataka → pomoćni registar (P3)
7. ciklus: pomoćni registar → adresne linije (P4)  
1 → č (P41)  
linije podataka →  $\%r_1$  ( $P_{2r_1+5}$ )

# Mikro-program obavljanja 9. tipa naredbi (PREBACI\_RD)

1. ciklus: programski brojač → adresne linije (P2)  
1 → č (P41)

linije podataka → pomoćni registar (P3)

2. ciklus: programski brojač → registar 1. podatka (P2, P37, P42)  
1 → registar 2. podatka (P44)

3. ciklus: saberi (P52)  
linije podataka → programski brojač (P1)

4. ciklus: pomoćni registar → adresne linije (P4)  
1 → p (P40)  
 $\%r_1 \rightarrow$  linije podataka ( $P_{2r_1+6}$ )

- P42 – registar prvog podatka
- P44 – konstanta u registar drugog podatka

# Mikro-program obavljanja 10. tipa naredbi (PREBACI\_RP)

1. ciklus:  $\%r_1 \rightarrow$  pomoćni registar ( $P_{2r_1+6}$ , P3)
2. ciklus: pomoćni registar  $\rightarrow$  adresne linije (P4)  
 $1 \rightarrow p$  (P40)  
 $\%r_2 \rightarrow$  linije podataka ( $P_{2r_2+6}$ )

# Mikro-program obavljanja II. tipa naredbi (PREBACI\_RP)

1. ciklus: programski brojač → adresne linije (P2)  
1 → č (P41)  
linije podataka → pomoćni registar (P3)
2. ciklus: programski brojač → registar 1. podatka (P2, P37, P42)  
1 → registar 2. podatka (P44)
3. ciklus: saberi (P52)  
linije podataka → programski brojač (P1)
4. ciklus pomoćni registar → registar 1. podatka (P4, P37, P42)
5. ciklus  $\%r_1$  → registar 2. podatka ( $P_{2r_1+6}$ , P43)
6. ciklus: saberi (P52)  
linije podataka → pomoćni registar (P3)
7. ciklus: pomoćni registar → adresne linije (P4)  
1 → p (P40)  
 $\%r_2$  → linije podataka ( $P_{2r_2+6}$ )

# Mikro-program obavljanja 12. tipa naredbi (SKOČI)

1. ciklus: programski brojač → adresne linije (P2)

1 → č (P41)

linije podataka → pomoćni registar (P3)

2. ciklus: pomoćni registar → programski brojač (P4, P37, P1)

# Mikro-program obavljanja 13. tipa naredbi (SKOČI\_ZA\_\*)

1. ciklus: programski brojač → adresne linije (P2)  
1 → č (P41)  
linije podataka → pomoćni registar (P3)
2. ciklus: programski brojač → registar 1. podatka (P2, P37, P42)  
1 → registar 2. podatka (P44)
3. ciklus: saberi (P52)  
linije podataka → programski brojač (P1)
4. ciklus: ? pomoćni registar → programski brojač (P4, P37, P1)

- P42 – registar prvog podatka
- P44 – konstanta u registar drugog podatka

# Mikro-program obavljanja 14. tipa naredbi (POZOVI)

1. ciklus: programski brojač → adresne linije (P2)  
1 → č (P41)  
linije podataka → pomoćni registar (P3)
  2. ciklus: programski brojač → registar 1. podatka (P2, P37, P42)  
1 → registar 2. podatka (P44)
  3. ciklus: saberi (P52)  
linije podataka → %15 (P35)
  4. ciklus: pomoćni registar → programski brojač (P4, P37, P1)
- 
- P42 – registar prvog podatka
  - P44 – konstanta u registar drugog podatka

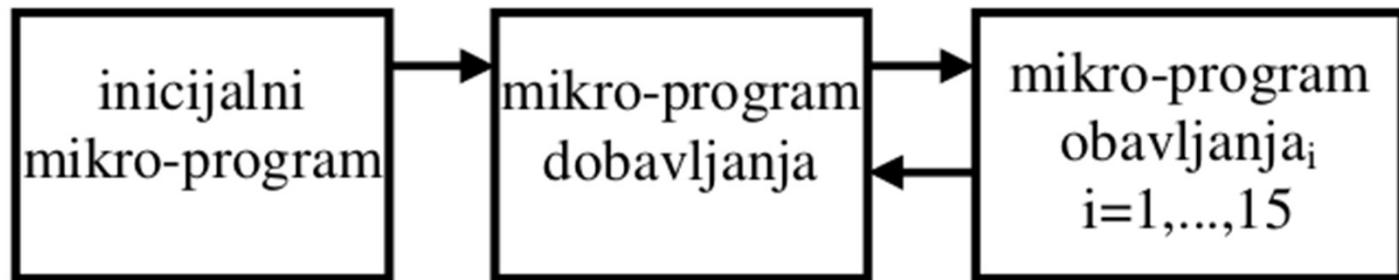
# Mikro-program obavljanja 15. tipa naredbi (NATRAG)

1. ciklus: %15 → programski brojač (P36, P1)

# Inicijalni mikro-program

- Ulaganje adresa

1. ciklus:  $0000_{16} \rightarrow$  adresne linije  
 $1 \rightarrow$  č (P41)  
linije podataka  $\rightarrow$  programski brojač (P1)



# **Upravljačka jedinica procesora računara Koncept**

# Upravljačka jedinica

- Upravlja prekidačima putem prekidačkih argumenata
- Drži stanje na linijama prekidača dok se ne obave naredbe
- **Upravljački register – UR**
  - određuje mikro-naredbu, sadrži njen mašinski oblik
  - svaki od prekidačkih argumenata po 1 bit
- Dobavljanje i obavljanje mikro-naredbe
  - prvi i drugi poluciklus
  - logička promenljiva **takt T** (1-dobavljanje, 0-obavljanje)

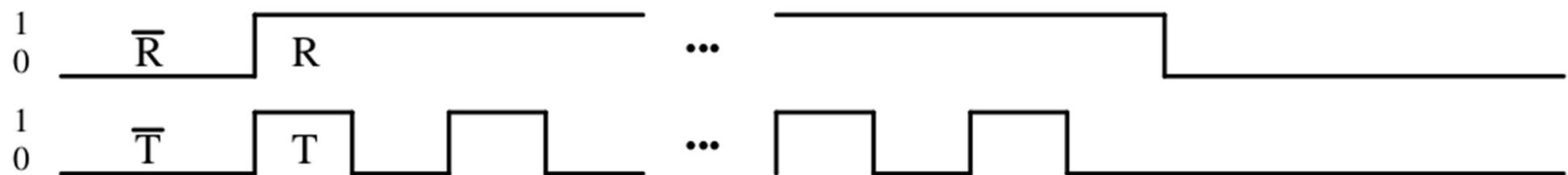


# Mikro-programska memorija

- Broj lokacija – ukupan broj mikro-naredbi
  - 128 lokacija kod Koncepta
- Veličina lokacije – mašinski oblik mikro-naredbe
  - najnižih 7 bitova – adresa naredne mikro-naredbe
- **Registar sekvence** – RS
  - sadrži adresu naredne mikro-naredbe  
(UR nije dostupan za čitanje u vreme upisivanja)

# Početak aktivnosti

- Izvršavanje inicijalnog mikro-programa, sa adrese  $0000000_2$
- Anuliranje svih registara na počeku rada
  - logička promenljiva **radi R** služi za utvrđivanje rada procesora, povezana sa T – kada je  $R = 0$ , i T je 0



# Naredni mikro-program

- Inicijalni mikro-program → mikro-program dobavljanja
- Mikro-program dobavljanja → mikro-program obavljanja, ali koji?
  - zavisi od tipa naredbe
  - 15 tipova naredbi = 4 bita
  - adresa mikroprograma = 7 bita

# Analiza načina adresiranja narednog mikro-programa

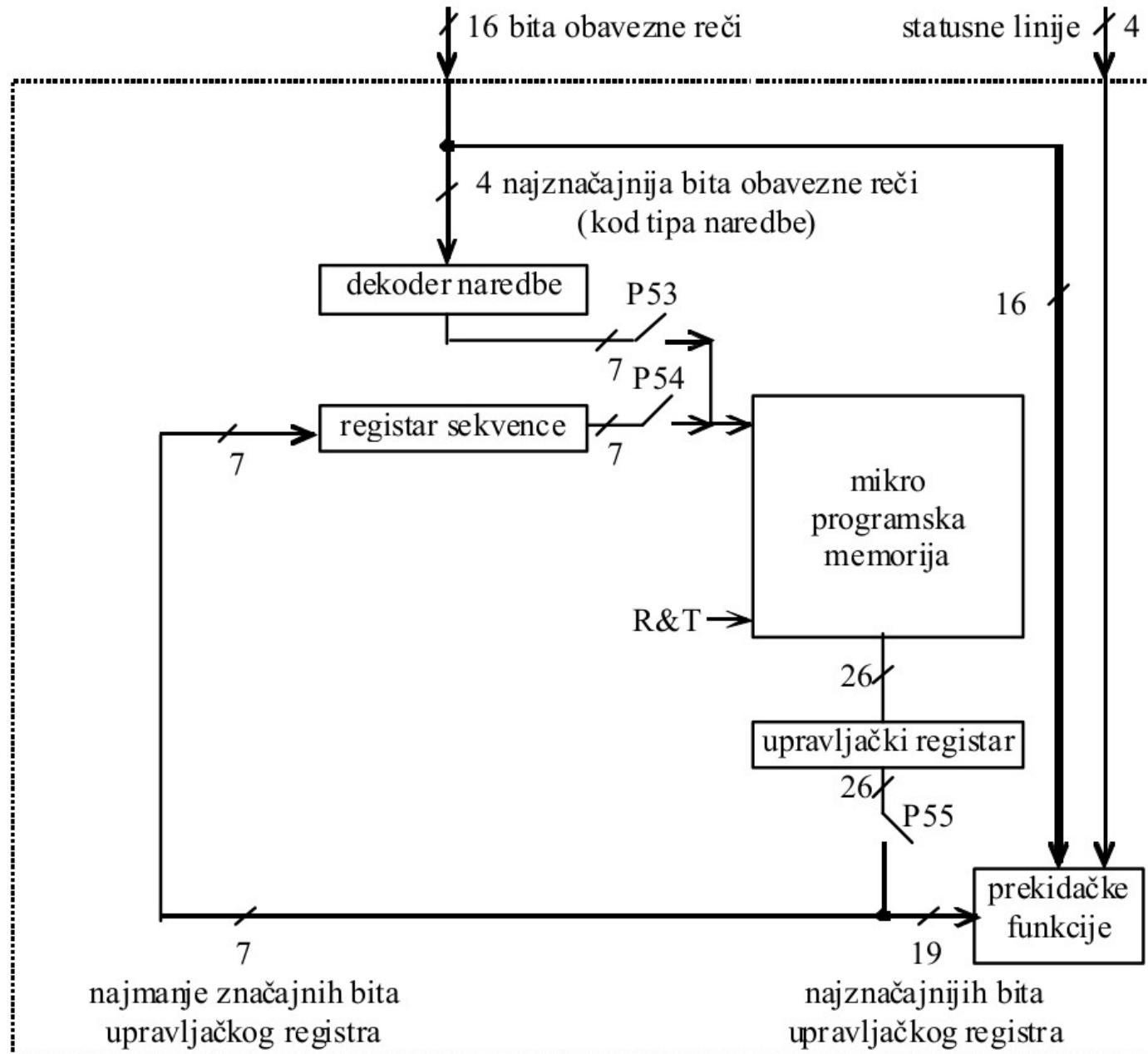
- Svaki mikro-program ima najviše 7 mikro-naredbi
  - ako “zaokružimo”, 8 lokacija je dovoljno za svaki
- Podela mikro-programske memorije na segmente od 8 lokacija = 16 segmenata = 4 bita određuje segment
  - nedovoljno za 15 mikro-programa obavljanja, mikro-program dobavljanja i inicijalni mikro-program
  - dovoljno ako poslednja dva stavimo u isti segment

# Adresiranje mikro-programma

- Adresa segmenta  
= kod tipa naredbe +  $000_2$
- Dekoder naredbe
- Poslednja mikro-naredba svakog mikro-programa obavljanja sadrži ulaznu adresu mikro-programa dobavljanja
- Mikroprogramska memorija je nepromenljiva

0000	000
000000	1
000001	0
0000011	1
0000100	0
0000101	1
0000110	0
0000111	1
0001	000
0001001	1
...	...
0001111	1
0010	000
0010001	1
...	...
0010111	1
0011	000
0011001	1
...	...
0011111	1
0100	000
...	...
...	...
1111	111

# Organizacija upravljačke jedinice



# Organizacija upravljačke jedinice

- R i T – zajednički argumenti prekidačkih funkcija
- Čitanje mikro-programske memorije: R&T
  - T – poluciklus dobavljanja
- Upis u registar sekvence (P55): R&~T
  - ~T – poluciklus obavljanja
- P53 – adresa mikro-programske naredbe dolazi iz registra naredbe, a nastaje u dekoderu naredbi
- P54 – adresa mikro-programske naredbe dolazi iz registra sekvence

# Upravljanje sa P53 i P54

- P53 – zatvoren samo neposredno nakon mikro-programa dobavljanja
  - može se zatvoriti bilo kojom ulaznom adresom mikro-programa obavljanja, npr. adresom mikro-programa obavljanja I. tipa naredbi -  $0001000_2$
  - ove adrese dolaze samo iz dekodera naredbi, ne postoji u mikro-programsкоj memoriji

IZA\_DOBAVLJANJA =

$\sim RS_6 \& \sim RS_5 \& \sim RS_4 \& RS_3 \& \sim RS_2 \& \sim RS_1 \& \sim RS_0$

P53 = R & T & IZA\_DOBAVLJANJA

P54 = R & T &  $\sim$  IZA\_DOBAVLJANJA

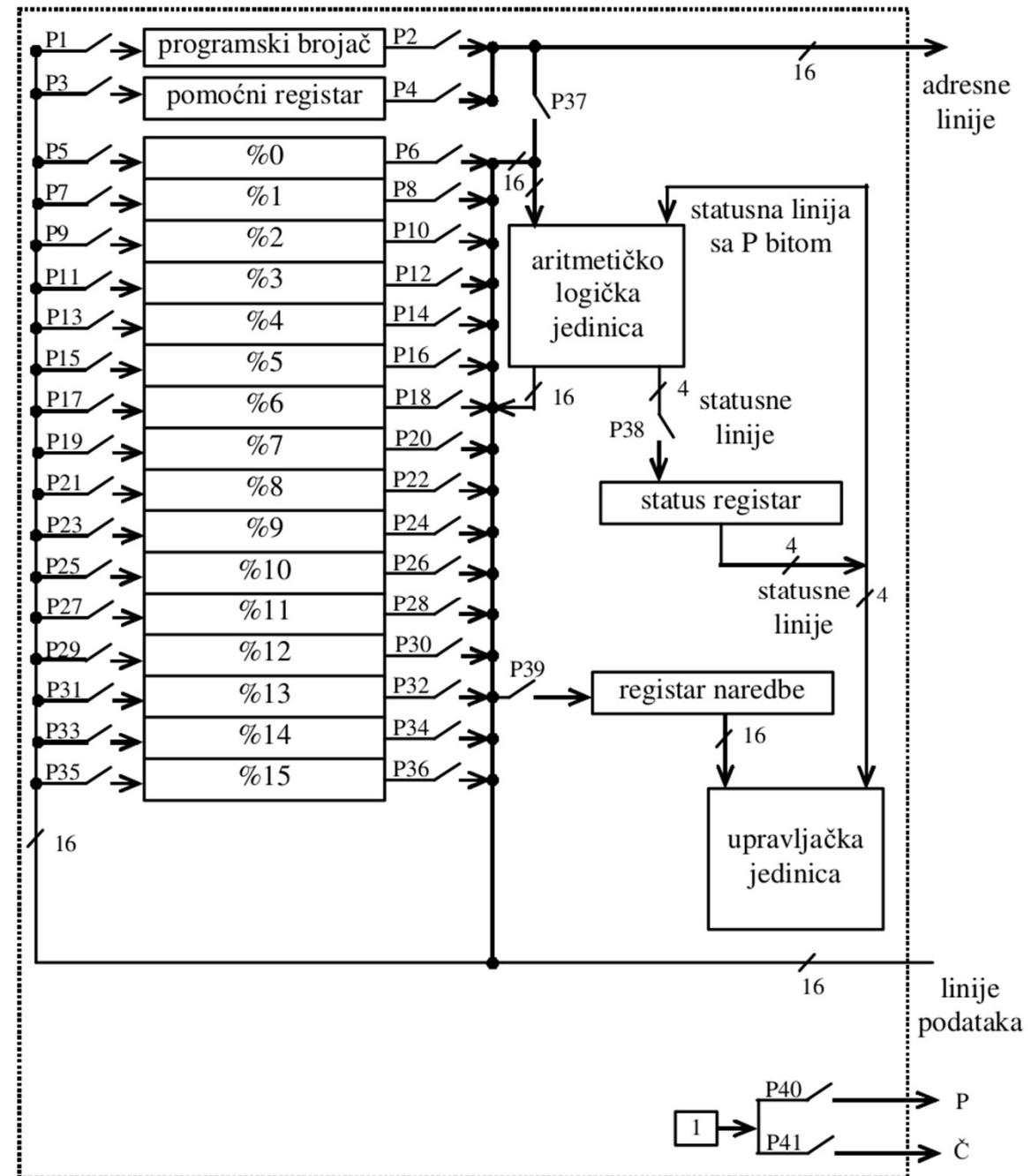
- P53 i P54 su aktivni samo u poluciklusu dobavljanja

# Upravljanje sa P53 i P54

- Poslednja naredba mikro-programa dobavljanja u toku svog obavljanja ( $\sim T$ ) postavi vrednost  $0001000_2$  u registar sekvence (P53 i P54 su otvoreni)
- U poluciklusu dobavljanja ( $T$ ) se zatvara P53 i adresa iz dekodera naredbe određuje lokaciju mikro-programske memorije
- Ako se dobavlja baš adresa mikro-programa I. tipa naredbi, i to je u redu pošto će se u toku obavljanja njene prve mikro-naredbe ( $\sim T$ ), izmeniti adresa u registru sekvence, što će isključiti P53 i uključiti P54

# Organizacija procesora KONCEPT

- Aritmetičko-logička jedinica
- Upravljačka jedinica
- Registri posebne namene



# Prekidači izvan upravljačke jedinice

- Njima upravljaju biti upravljačkog registra (ne računajući najnižih 7 bita)
- Stanje PI zavisi od  $UR_7$ , i od ispunjenosti uslovnog skoka:

$$R \& \sim T \& UR_7 \& (\sim USLOVNI\_SKOK | USLOV\_ISPUNJEN)$$
$$USLOVNI\_SKOK = RN_{15} \& RN_{14} \& \sim RN_{13} \& RN_{12}$$

- (naredbe 13. tipa – kod  $1101_2$ )

# PI, ispunjenost uslova

D <sub>0</sub> :	$\sim RN_{11} \& \sim RN_{10} \& \sim RN_9 \& \sim RN_8 \& N$	(SKOČI_ZA==)
D <sub>1</sub> :	$\sim RN_{11} \& \sim RN_{10} \& \sim RN_9 \& RN_8 \& \sim N$	(SKOČI_ZA!=)
D <sub>2</sub> :	$\sim RN_{11} \& \sim RN_{10} \& RN_9 \& \sim RN_8 \& P$	(SKOČI_ZA<)
D <sub>3</sub> :	$\sim RN_{11} \& \sim RN_{10} \& RN_9 \& RN_8 \& \sim P$	(SKOČI_ZA>=)
D <sub>4</sub> :	$\sim RN_{11} \& RN_{10} \& \sim RN_9 \& \sim RN_8 \& (\sim P \& \sim N)$	(SKOČI_ZA>)
D <sub>5</sub> :	$\sim RN_{11} \& RN_{10} \& \sim RN_9 \& RN_8 \& (P \mid N)$	(SKOČI_ZA<=)
D <sub>6</sub> :	$\sim RN_{11} \& RN_{10} \& RN_9 \& \sim RN_8 \& (M^V)$	(SKOČI_ZA±<)
D <sub>7</sub> :	$\sim RN_{11} \& RN_{10} \& RN_9 \& RN_8 \& (\sim (M^V))$	(SKOČI_ZA±>=)
D <sub>8</sub> :	$RN_{11} \& \sim RN_{10} \& \sim RN_9 \& \sim RN_8 \& (\sim (M^V)) \& \sim N$	(SKOČI_ZA±>)
D <sub>9</sub> :	$RN_{11} \& \sim RN_{10} \& \sim RN_9 \& RN_8 \& ((M^V) \& N)$	(SKOČI_ZA±<=)
D <sub>10</sub> :	$RN_{11} \& \sim RN_{10} \& RN_9 \& \sim RN_8 \& M$	(SKOČI_ZA_M)
D <sub>11</sub> :	$RN_{11} \& \sim RN_{10} \& RN_9 \& RN_8 \& \sim M$	(SKOČI_ZA_NE_M)
D <sub>12</sub> :	$RN_{11} \& RN_{10} \& \sim RN_9 \& \sim RN_8 \& V$	(SKOČI_ZA_V)
D <sub>13</sub> :	$RN_{11} \& RN_{10} \& \sim RN_9 \& RN_8 \& \sim V$	(SKOČI_ZA_NE_V)

(relativni kod naredbe + kombinacija bitova statusnog registra NPMV)

**USLOV\_ISPUNJEN = D<sub>0</sub> | D<sub>1</sub> | D<sub>2</sub> | D<sub>3</sub> | D<sub>4</sub> | D<sub>5</sub> | D<sub>6</sub> | D<sub>7</sub> | D<sub>8</sub> | D<sub>9</sub> | D<sub>10</sub> | D<sub>11</sub> | D<sub>12</sub> | D<sub>13</sub>**

# P2, P3, P4

- P2 izlazni prekidač iz programskog brojača
- P3 ulazni prekidač u pomoći registar
- P4 izlazni prekidač iz pomoćnog registra
- Koriste se bitovi 8, 9 i 10 upravljačkog registra ( $UR_8$ ,  $UR_9$  i  $UR_{10}$ )

prekidač	funkcija
P2	$R \& \sim T \& UR_8$
P3	$R \& \sim T \& UR_9$
P4	$R \& \sim T \& UR_{10}$

# Upravljanje registrima opšte namene

U upravljanju učestvuju:

- redni broj registra (biti 0-3 i 4-7 регистра naredbe)
- $UR_{11}$  i  $UR_{12}$  biraju jedan od dva operanda
- $UR_{13}$  i  $UR_{14}$  biraju ulazni/izlazni prekidač

$REGISTAR_0:$	$(\sim RN_7 \& \sim RN_6 \& \sim RN_5 \& \sim RN_4 \& UR_{11}) \mid (\sim RN_3 \& \sim RN_2 \& \sim RN_1 \& \sim RN_0 \& UR_{12})$
$REGISTAR_1:$	$(\sim RN_7 \& \sim RN_6 \& \sim RN_5 \& RN_4 \& UR_{11}) \mid (\sim RN_3 \& \sim RN_2 \& \sim RN_1 \& RN_0 \& UR_{12})$
$REGISTAR_2:$	$(\sim RN_7 \& \sim RN_6 \& RN_5 \& \sim RN_4 \& UR_{11}) \mid (\sim RN_3 \& \sim RN_2 \& RN_1 \& \sim RN_0 \& UR_{12})$
$REGISTAR_3:$	$(\sim RN_7 \& \sim RN_6 \& RN_5 \& RN_4 \& UR_{11}) \mid (\sim RN_3 \& \sim RN_2 \& RN_1 \& RN_0 \& UR_{12})$
$REGISTAR_4:$	$(\sim RN_7 \& RN_6 \& \sim RN_5 \& \sim RN_4 \& UR_{11}) \mid (\sim RN_3 \& RN_2 \& \sim RN_1 \& \sim RN_0 \& UR_{12})$
$REGISTAR_5:$	$(\sim RN_7 \& RN_6 \& \sim RN_5 \& RN_4 \& UR_{11}) \mid (\sim RN_3 \& RN_2 \& \sim RN_1 \& RN_0 \& UR_{12})$
$REGISTAR_6:$	$(\sim RN_7 \& RN_6 \& RN_5 \& \sim RN_4 \& UR_{11}) \mid (\sim RN_3 \& RN_2 \& RN_1 \& \sim RN_0 \& UR_{12})$
$REGISTAR_7:$	$(\sim RN_7 \& RN_6 \& RN_5 \& RN_4 \& UR_{11}) \mid (\sim RN_3 \& RN_2 \& RN_1 \& RN_0 \& UR_{12})$
$REGISTAR_8:$	$(RN_7 \& \sim RN_6 \& \sim RN_5 \& \sim RN_4 \& UR_{11}) \mid (RN_3 \& \sim RN_2 \& \sim RN_1 \& \sim RN_0 \& UR_{12})$
$REGISTAR_9:$	$(RN_7 \& \sim RN_6 \& \sim RN_5 \& RN_4 \& UR_{11}) \mid (RN_3 \& \sim RN_2 \& \sim RN_1 \& RN_0 \& UR_{12})$
$REGISTAR_{10}:$	$(RN_7 \& \sim RN_6 \& RN_5 \& \sim RN_4 \& UR_{11}) \mid (RN_3 \& \sim RN_2 \& RN_1 \& \sim RN_0 \& UR_{12})$
$REGISTAR_{11}:$	$(RN_7 \& \sim RN_6 \& RN_5 \& RN_4 \& UR_{11}) \mid (RN_3 \& \sim RN_2 \& RN_1 \& RN_0 \& UR_{12})$
$REGISTAR_{12}:$	$(RN_7 \& RN_6 \& \sim RN_5 \& \sim RN_4 \& UR_{11}) \mid (RN_3 \& RN_2 \& \sim RN_1 \& \sim RN_0 \& UR_{12})$
$REGISTAR_{13}:$	$(RN_7 \& RN_6 \& \sim RN_5 \& RN_4 \& UR_{11}) \mid (RN_3 \& RN_2 \& \sim RN_1 \& RN_0 \& UR_{12})$
$REGISTAR_{14}:$	$(RN_7 \& RN_6 \& RN_5 \& \sim RN_4 \& UR_{11}) \mid (RN_3 \& RN_2 \& RN_1 \& \sim RN_0 \& UR_{12})$
$REGISTAR_{15}:$	$(RN_7 \& RN_6 \& RN_5 \& RN_4 \& UR_{11}) \mid (RN_3 \& RN_2 \& RN_1 \& RN_0 \& UR_{12})$

# Upravljanje registrima opšte namene

Ulazni prekidači

prekidač	funkcija
P5	R&~T&REGISTER <sub>0</sub> &UR <sub>13</sub>
P7	R&~T&REGISTER <sub>1</sub> &UR <sub>13</sub>
P9	R&~T&REGISTER <sub>2</sub> &UR <sub>13</sub>
P11	R&~T&REGISTER <sub>3</sub> &UR <sub>13</sub>
P13	R&~T&REGISTER <sub>4</sub> &UR <sub>13</sub>
P15	R&~T&REGISTER <sub>5</sub> &UR <sub>13</sub>
P17	R&~T&REGISTER <sub>6</sub> &UR <sub>13</sub>
P19	R&~T&REGISTER <sub>7</sub> &UR <sub>13</sub>
P21	R&~T&REGISTER <sub>8</sub> &UR <sub>13</sub>
P23	R&~T&REGISTER <sub>9</sub> &UR <sub>13</sub>
P25	R&~T&REGISTER <sub>10</sub> &UR <sub>13</sub>
P27	R&~T&REGISTER <sub>11</sub> &UR <sub>13</sub>
P29	R&~T&REGISTER <sub>12</sub> &UR <sub>13</sub>
P31	R&~T&REGISTER <sub>13</sub> &UR <sub>13</sub>
P33	R&~T&REGISTER <sub>14</sub> &UR <sub>13</sub>
P35	R&~T&REGISTER <sub>15</sub> &UR <sub>13</sub>

Izlazni prekidači

prekidač	funkcija
P6	R&~T&REGISTER <sub>0</sub> &UR <sub>14</sub>
P8	R&~T&REGISTER <sub>1</sub> &UR <sub>14</sub>
P10	R&~T&REGISTER <sub>2</sub> &UR <sub>14</sub>
P12	R&~T&REGISTER <sub>3</sub> &UR <sub>14</sub>
P14	R&~T&REGISTER <sub>4</sub> &UR <sub>14</sub>
P16	R&~T&REGISTER <sub>5</sub> &UR <sub>14</sub>
P18	R&~T&REGISTER <sub>6</sub> &UR <sub>14</sub>
P20	R&~T&REGISTER <sub>7</sub> &UR <sub>14</sub>
P22	R&~T&REGISTER <sub>8</sub> &UR <sub>14</sub>
P24	R&~T&REGISTER <sub>9</sub> &UR <sub>14</sub>
P26	R&~T&REGISTER <sub>10</sub> &UR <sub>14</sub>
P28	R&~T&REGISTER <sub>11</sub> &UR <sub>14</sub>
P30	R&~T&REGISTER <sub>12</sub> &UR <sub>14</sub>
P32	R&~T&REGISTER <sub>13</sub> &UR <sub>14</sub>
P34	R&~T&REGISTER <sub>14</sub> &UR <sub>14</sub>
P36	R&~T&REGISTER <sub>15</sub> &UR <sub>14</sub>

# P37-P41 (procesor) i P42-P44 (ALJ)

- Koriste se bitovi od broja 15 do broja 22 upravljačkog registra

prekidač	funkcija
P37	$R \& \sim T \& UR_{15}$
P38	$R \& \sim T \& UR_{16}$
P39	$R \& \sim T \& UR_{17}$
P40	$R \& \sim T \& UR_{18}$
P41	$R \& \sim T \& UR_{19}$
P42	$R \& \sim T \& UR_{20}$
P43	$R \& \sim T \& UR_{21}$
P44	$R \& \sim T \& UR_{22}$

# Dekodiranje naredbe ALJ

- Na izbor naredbe utiču bitovi 8–15 registra naredbi

SABERI	$\sim RN_{15} \& \sim RN_{14} \& \sim RN_{13} \& RN_{12} \& \sim RN_{11} \& \sim RN_{10} \& \sim RN_9 \& \sim RN_8$
SABERI_P	$\sim RN_{15} \& \sim RN_{14} \& \sim RN_{13} \& RN_{12} \& \sim RN_{11} \& \sim RN_{10} \& \sim RN_9 \& RN_8$
ODUZMI	$\sim RN_{15} \& \sim RN_{14} \& \sim RN_{13} \& RN_{12} \& \sim RN_{11} \& \sim RN_{10} \& RN_9 \& \sim RN_8$
ODUZMI_P	$\sim RN_{15} \& \sim RN_{14} \& \sim RN_{13} \& RN_{12} \& \sim RN_{11} \& \sim RN_{10} \& RN_9 \& RN_8$
I	$\sim RN_{15} \& \sim RN_{14} \& \sim RN_{13} \& RN_{12} \& \sim RN_{11} \& RN_{10} \& \sim RN_9 \& \sim RN_8$
ILI	$\sim RN_{15} \& \sim RN_{14} \& \sim RN_{13} \& RN_{12} \& \sim RN_{11} \& RN_{10} \& \sim RN_9 \& RN_8$
UPOREDI	$\sim RN_{15} \& \sim RN_{14} \& RN_{13} \& \sim RN_{12} \& \sim RN_{11} \& \sim RN_{10} \& \sim RN_9 \& \sim RN_8$
DODAJ_1	$\sim RN_{15} \& \sim RN_{14} \& RN_{13} \& RN_{12} \& \sim RN_{11} \& \sim RN_{10} \& \sim RN_9 \& \sim RN_8$
ODBIJ_1	$\sim RN_{15} \& \sim RN_{14} \& RN_{13} \& RN_{12} \& \sim RN_{11} \& \sim RN_{10} \& \sim RN_9 \& RN_8$
NE	$\sim RN_{15} \& \sim RN_{14} \& RN_{13} \& RN_{12} \& \sim RN_{11} \& \sim RN_{10} \& RN_9 \& \sim RN_8$
LEVO	$\sim RN_{15} \& \sim RN_{14} \& RN_{13} \& RN_{12} \& \sim RN_{11} \& \sim RN_{10} \& RN_9 \& RN_8$
DESNO	$\sim RN_{15} \& \sim RN_{14} \& RN_{13} \& RN_{12} \& \sim RN_{11} \& RN_{10} \& \sim RN_9 \& \sim RN_8$

# Dekodiranje naredbe ALJ

- Izbor naredbe ALJ –  $UR_{23}$
- Aktiviranje konstante I –  $UR_{24}$

prekidač	funkcija
P45	$R \& \sim T \& (SABERI\_P \mid ODUZMI\_P) \& UR_{23}$
P46	$R \& \sim T \& DESNO \& UR_{23}$
P47	$R \& \sim T \& LEVO \& UR_{23}$
P48	$R \& \sim T \& NE \& UR_{23}$
P49	$R \& \sim T \& ILI \& UR_{23}$
P50	$R \& \sim T \& I \& UR_{23}$
P51	$R \& \sim T \& (ODUZMI \mid ODUZMI\_P \mid UPOREDI \mid ODBIJ\_1) \& UR_{23}$
P52	$R \& \sim T \& (((SABERI \mid SABERI\_P \mid DODAJ\_1) \& UR_{23}) \mid UR_{24})$

# Mašinski oblici mikro-programa

## Iinicijalni mikro-program

1. ciklus:  $0000_{16} \rightarrow$  adresne linije  
 $1 \rightarrow \check{c}$  (P41)  
 linije podataka  $\rightarrow$  programski brojač (P1)

binarna adresa lokacije	lokacije mikro-programske memorije			značenje jediničnih bita sadržaja lokacije	
	2	1	0	biti 25 -> 7	biti 6 -> 0
0000000	5432109876543210987	6543210		P41, P1	P54
0000001	00000010100000000010	0000010		P41, P39, P2	P54
0000010	0001010000100000010	0000011		P44, P42, P37, P2	P54
0000011	01000000000000000001	0001000		P52, P1	P53
0000100	00000000000000000000	0000000			
0000101	00000000000000000000	0000000			
0000110	00000000000000000000	0000000			
0000111	00000000000000000000	0000000			

# Mašinski oblici mikro-programa

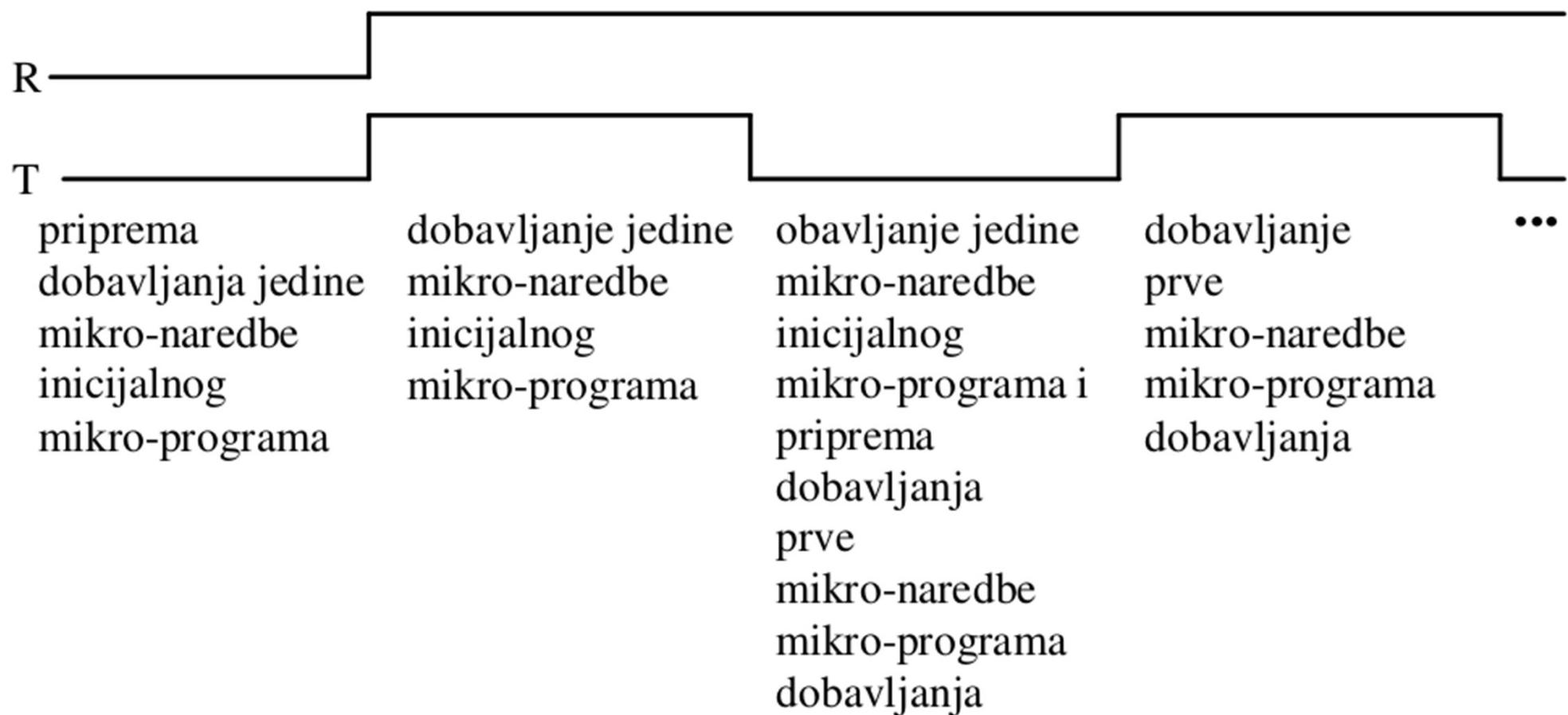
## Mikro-program dobavljanja

1. ciklus: programski brojač → adresne linije (P2)  
1 → č (P41)  
linije podataka → registar naredbe (P39)
2. ciklus: programski brojač → registar 1. podatka (P2, P37, P42)  
1 → registar 2. podatka (P44)
3. ciklus: saberi (P52)  
linije podataka → programski brojač (P1)

lokacije mikro-programske memorije					
binarna adresa lokacije	binarni sadržaj lokacije			značenje jediničnih bita sadržaja lokacije	
	2	1	0	biti 25 -> 7	biti 6 -> 0
0000000	5432109876543210987	6543210	P41, P1	P54	
0000001	00000010100000000010	0000010	P41, P39, P2	P54	
0000010	0001010000100000010	0000011	P44, P42, P37, P2	P54	
0000011	01000000000000000001	0001000	P52, P1	P53	
0000100	00000000000000000000	0000000			
0000101	00000000000000000000	0000000			
0000110	00000000000000000000	0000000			
0000111	00000000000000000000	0000000			

# Rad procesora Koncept

Na početku se anuliraju svi registri



# Rad procesora Koncept

- Nule u registar sekvence  $\rightarrow$  sadržaj prve lokacije mikro-programske memorije (adresa  $0000000_2$ ) u upravljački registar (inicijalni mikro-program)
- Izvršavanje inicijalnog mikro-programa
  - sadržaj prve lokacije memorije (adresa  $0000_{16}$ ) u programski brojač
  - sadržaj druge lokacije mikro-programske memorije (adresa  $0000001_2$ ) u upravljački registar  $\rightarrow$  izvršavanje mikro-programa dobavljanja
- Izvršavanje mikro-programa dobavljanja  $\rightarrow$  sadržaj lokacije na koju ukazuje programski brojač se smešta u registar naredbe