Arhitektura računara SIIT

Sabirnice (magistrale)

Sabirnica (magistrala)

Veliki broj prekida koje treba obraditi pri prenosu bloka sa diska ili na disk

Sabirnica (magistrala – engl. bus)

direktna veza između svih delova računara

DMA (engl. direct memory access) kontroler

- rukovanje sabirnicom
 - ZAHTEV (engl. bus request)
 - DOZVOLA (engl. bus grant)

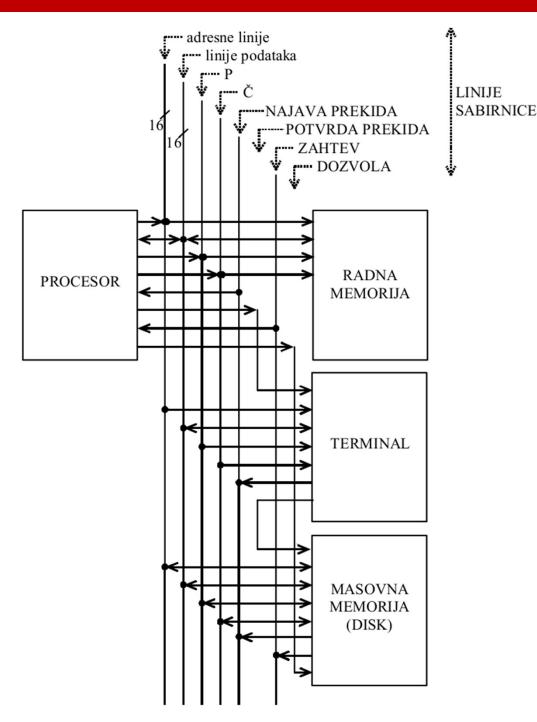
Sabirnica (magistrala)

DMA kontroler diska

- registar broja staze
- registar broja sektora
- registar broja bajtova (za prenos)
- registar adrese (prva lokacija u radnoj memoriji)
- registar stanja (smer prenosa)
- registar podataka

Manje angažovanje procesora oko prekida

ali i usporenje procesora kada se koristi DMA



Koncept

DMA se vrši u toku dobavljanja naredbi

Početak obavljanja zavisi od P, Č i DOZVOLA

Više DMA kontrolera se serijski povezuju na signal DOZVOLA

Linije sabirnice:

- adresne linije
- linije podataka
- upravljačke linije

Arhitektura računara SIIT

Višekorisnički rad

Višekorisnički rad

Periodični prekidi

- kružno preključivanje (engl. round robin)
- (sistemski) **sat**: kristalni oscilator + brojač impulsa
- sistemsko vreme

Višekorisnički rad

- više terminala povezanih na jedan računar
- privid da računar istovremeno opslužuje više korisnika zasnovan na velikoj brzini procesora

264

Logički i fizički adresni prostori

Međusobna zaštita procesa (raznih korisnika)

Logički adresni prostor

- logička adresa i fizička adresa
- logička adresa: od 0 do granične (najveća log. adresa)
- poređenje tekuće logičke adrese sa graničnom
 - i-ti bit viši od granične adrese $V_i = L_i \& (\sim G_i)$
 - i-ti bit niži od granične adrese $N_i = (\sim L_i) \& G_i$
- izlazak van logičkog adresnog prostora:

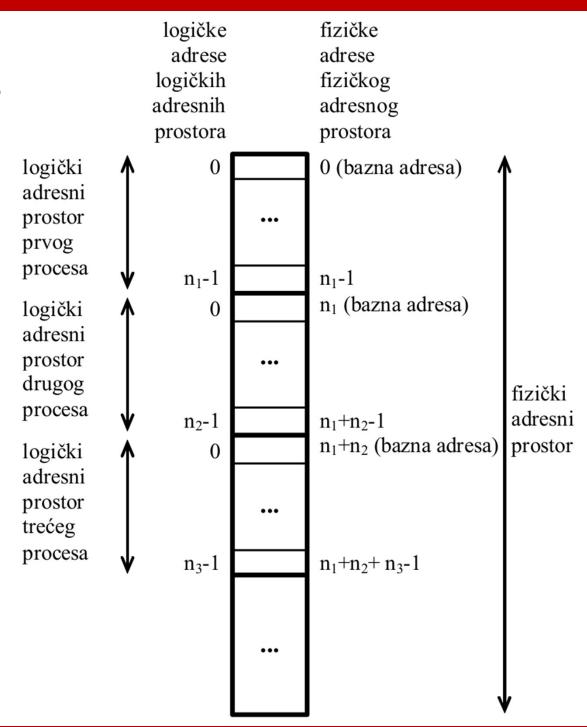
$$V = V_{15} | (\sim N_{15} \& (V_{14} | (\sim N_{14} \& (... (V_1 | (\sim N_1 \& V_0)) ...))))$$

Pretvaranje logičke adrese u fizičku

Moguće je samo ako je V netačno!

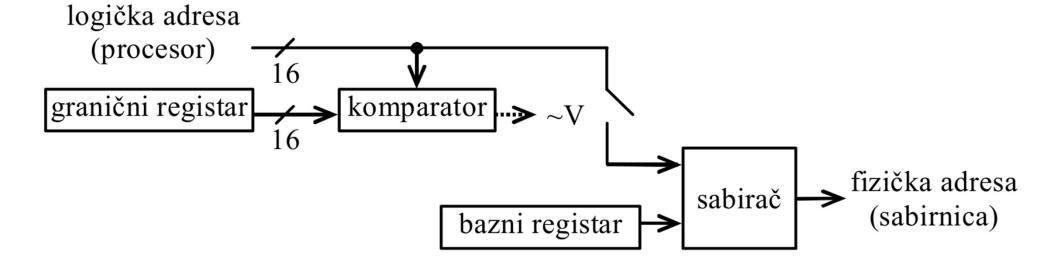
Sabiranje logičke adrese sa baznom

Granični (engl. *limit*)i **bazni** (engl. *base*) **registar** za čuvanje adresa



Pretvaranje logičke adrese u fizičku

MMU (engl. Memory Management Unit)



Izuzetak (engl. exception)

Ako je logička adresa neispravna (~V)

MMU detektuje izlazak van opsega adresa

Procesor obrađuje izuzetak

- mikro-program izuzetka
 - sličan mikro-programu prekida
- registar broja vektora
- obrađivač izuzetka (engl. exception handler)
- registar izuzetka (adresa mikro-programa)
 - sličan registru prekida, dodaje se upravljačkoj jedinici

Razlika između izuzetaka i prekida

- I. Pojavu izuzetka otkriva MMU, a ne kontroler
- 2. Broj vektora izuzetka pribavlja procesor, a ne kontroler
- 3. Obrada izuzetka počinje odmah po njegovom otkrivanju
- 4. Izuzeci ne mogu biti onemogućeni

Privilegovani i neprivilegovani režim rada

Rukovanje baznim i graničnim registrima

- privilegovane naredbe/režim rada (OS)
- neprivilegovane naredbe/režim rada (programi)

Fizička memorija

- korisničkom prostoru (engl. user space) pristupaju procesi u neprivilegovanom režimu rada
- sistemskom prostoru (engl. kernel space) pristupa OS u privilegovanom režimu rada
- SR₅ bit privilegije
 - Kako se SR₅ ne bi neovlašćeno menjao, NASTAVI spada u privilegovane naredbe
 - obrađivači prekida i izuzetaka privilegovani potprogrami

Realizacija sistemskih poziva

Kako pristupiti funkcijama operativnog sistema, kada spadaju u privilegovani kod?

Sistemski pozivi se realizuju kao obrađivači izuzetaka

Naredba IZAZOVI

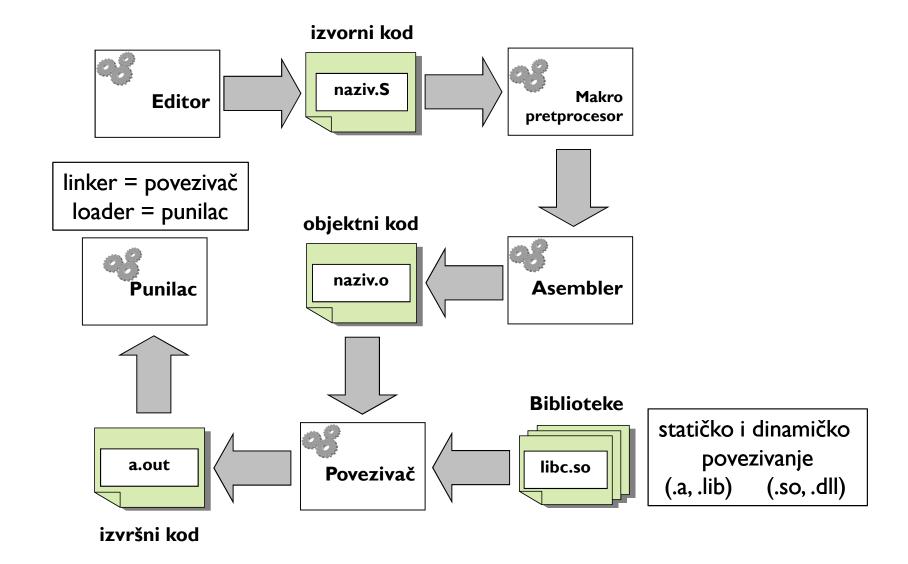
broj_vektora>

Pored poziva operacije, prevodi i procesor u privilegovani režim rada

Arhitektura računara SIIT

Sistemski programi

Prevođenje i pokretanje programa



Editor

Poređenje editora: https://en.wikipedia.org/wiki/Comparison_of_text_editors

Kreiranje/izmena sadržaja tekstualnih fajlova

Prikaz (dela fajla) po linijama

- kontrolni znaci, gde počinje i završava se linija?

```
Prva linija teksta. I jos malo...
Druga linija, prethodno je znak za ENTER.
Treca linija sa malo razmaka od druge.
```

Editor

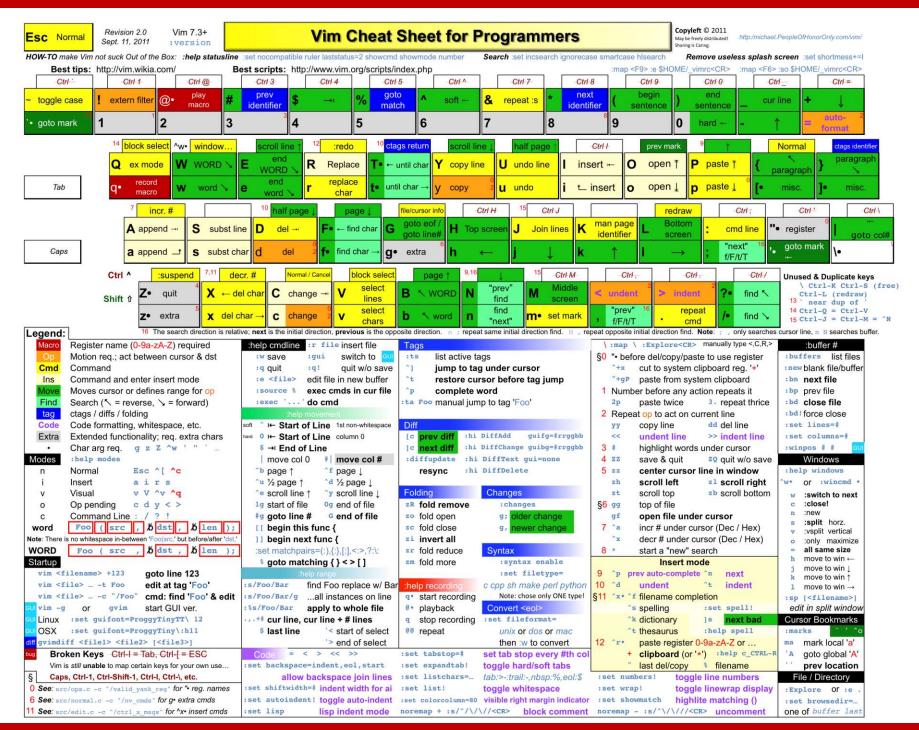
Komande

- editorske komande(komandni i znakovni režim rada)
- kombinacija tastera
- poseban pokazivački uređaj

Kursor

- ubaci/prepiši (engl. insert/overwrite)
- enter pomeranje na narednu liniju

Arhitektura računara SIIT



Makro pretprocesor

Poziva se pre asemblera, analizira fajl i prepoznaje:

- makro definicije
- makro pozive
- uslovne direktive

Menja sadržaj fajla pre prosleđivanja asembleru

Zasniva se na leksičkoj i sintaksnoj analizi

Prepoznavanje makro definicija

- tabela makro imena
- tabela makro tela

Makro pretprocesor

Radi brže pretrage, parametri makroa se zamenjuju rednim brojevima ispred kojih je znak &

IZBACI MAKRO R
PREBACI_RP R,(%0)
DODAJ_1 %0
KRAJ

UBACI MAKRO

PREBACI_PR (%1),R DODAJ 1 %1

R

KRAJ

Tabela makro imena			
IZBACI	1	2	
UBACI	3	4	

	Tabela makro tela				
1	PREBACI_RP	&1,(%0)			
2	DODAJ_1	%0			
3	PREBACI_PR	(%1),&1			
4	DODAJ_1	%1			

Makro pretprocesor

Prepoznavanje makro poziva

- argumenti se smeštaju u tabelu argumenata

IZBACI %2

redni broj	Argument
1	%2

- pretraga tabele imena i nalaženje linija koje odgovaraju makro definiciji
- zamena poziva telom (uz zamenu parametara)
- ponovna analiza od prve ubačene linije

Analiza programa u vidu tekstualnog fajla

- prepoznavanje naredbi i direktiva
- leksička, sintaksna i semantička analiza

SABERI %3, #2

SABERI %3, \$2

PREBACI_DR prom, % I

(pri čemu prom ne postoji)

Skener – prepoznaje ispravne reči jezika

Parser – prepoznaje ispravne rečenice jezika

Semantička analiza – obično deo parsera

EBNF definicije

```
malo_slovo \rightarrow a|b|c|č|c|d|d|e|f|g|h|i|j|k|||m|n|o|p|r|s|š|t|u|v|z|ž
cifra -> 0|1|2|3|4|5|6|7|8|9
decimalni broj -> cifra{cifra}
heksa cifra -> cifra|A|B|C|D|E|F
heksadecimalni broj -> 0x(heksa cifra){heksa cifra}
broj -> decimalni broj|heksadecimalni broj
labela -> malo slovo{malo slovo|cifra| }
```

EBNF definicije

```
direktiva -> nova_linija [labela:]
             razmak (ZAUZMI|NAPUNI)
             razmak broj
   telo -> { direktiva
             osnovna naredba
             naredba_prebacivanja
             l upravljačka naredba}
program -> POČETAK razmak labela telo
             nova linija KRAJ
```

Greške prilikom asembliranja

- pojava neočekivanog znaka
- pojava neočekivane reči
- kršenje semantičkog pravila
- oporavak od greške sledeća naredba/direktiva

Generisanje mašinskog koda

- ako je naredba uspešno prepoznata
- kod naredbe iz tabele naredbi (engl. opcode table)

kod tipa	relativni kod			
naredbe (4 bita)	naredbe (4 bita)	(4 bita)	(4 bita)	reč
				dodatna
				reč

Arhitektura računara SIIT

Ime naredbe	Heksadecimalni kod naredbe i		Ime naredbe		Heksadecimalni kod naredbe i	
	0.200	dužina		njena dužina		
DESNO	34	1	SKOČI	C0	2	
DODAJ_1	30	1	SKOČI_ZA_<	D2	2	
I	14	1	SKOČI_ZA_<=	D5	2	
ILI	15	1	SKOČI_ZA_!=	D1	2	
LEVO	33	1	SKOČI_ZA_==	D0	2	
NATRAG	F0	1	SKOČI_ZA_>	D4	2	
NE	32	1	SKOČI_ZA_>=	D3	2	
ODBIJ_1	31	1	SKOČI_ZA_±_<	D6	2	
ODUZMI	12	1	SKOČI_ZA_±_<=	D9	2	
ODUZMI_P	13	1	SKOČI_ZA_±_>	D8	2	
POZOVI	EO	2	SKOČI_ZA_±_>=	D7	2	
PREBACI_DR	60	2	SKOČI_ZA_M	DA	2	
PREBACI_IR	80	2	SKOČI_ZA_N	D0	2	
PREBACI_NR	50	2	SKOČI_ZA_NE_M	DB	2	
PREBACI_PR	70	1	SKOČI_ZA_NE_N	D1	2	
PREBACI_RD	90	2	SKOČI_ZA_NE_P	D3	2	
PREBACI_RI	В0	2	SKOČI_ZA_NE_V	DD	2	
PREBACI_RP	A 0	1	SKOČI_ZA_P	D2	2	
PREBACI_RR	40	1	SKOČI_ZA_V	DC	2	
SABERI	10	1	UPOREDI	20	1	
SABERI_P	11	1				

Viši bajt obavezne reči – kod naredbe

Niži bajt obavezne reči – registri

- SABERI %2, %3 -> 1023

Dodatna reč

- ako je broj, nema problema
- ako je labela, određivanje njene adrese mora prethoditi popunjavanju dodatne reči

Labela ispred naredbe

Labela ispred direktive

Tabela labela/simbola (engl. symbol table)

- Uz svaku labelu postoji polje sa njenom adresom
- Zbog referenciranja unapred (engl. forward reference),
 asembliranje obično ide u dva prolaza
 - I. Analiza teksta i popunjavanje tabele simbola
 - 2. Generisanje mašinskog koda
- Tabela labela često ima i polje sa tekućim stanjem:
 - definisana, definisana i korišćena, nedefinisana i korišćena
- Određivanje adrese labela zahteva brojač lokacija

286

Brojač lokacija (engl. location counter)

- zna se dužina svake naredbe i direktive
- prilikom analize programa se može izračunati
 adresa naredne naredbe/direktive
- u brojaču lokacija se uvek nalazi adresa
 početka naredbe ili direktive čija analiza sledi
- inicijalna vrednost?
- kada se naiđe na novu labelu, njena adresa je?

Arhitektura računara SIIT

Asemblerski program		Brojač lokacija	
	POČETAK	ulaz	0
ulaz:	PREBACI_NR	\$12,%0	0
	PREBACI_NR	\$10,%1	2
ponovo:	UPOREDI	%1,%0	4
	SKOČI_ZA_==	kraj	5
	SKOČI_ZA_<	manje	7
veće:	ODUZMI	%1,%0	9
	SKOČI	ponovo	10
manje:	ODUZMI	%0,%1	12
	SKOČI	ponovo	13
kraj:	SKOČI	kraj	15
	KRAJ		15

Labela	Adresa
kraj	15
manje	12
ponovo	4
ulaz	0
veće	9

Nakon II prolaza – mašinski oblik programa

objektna sekvenca

Semantičke greške

- duplirana labela
- nedefinisana labela

Algoritamske

greške?

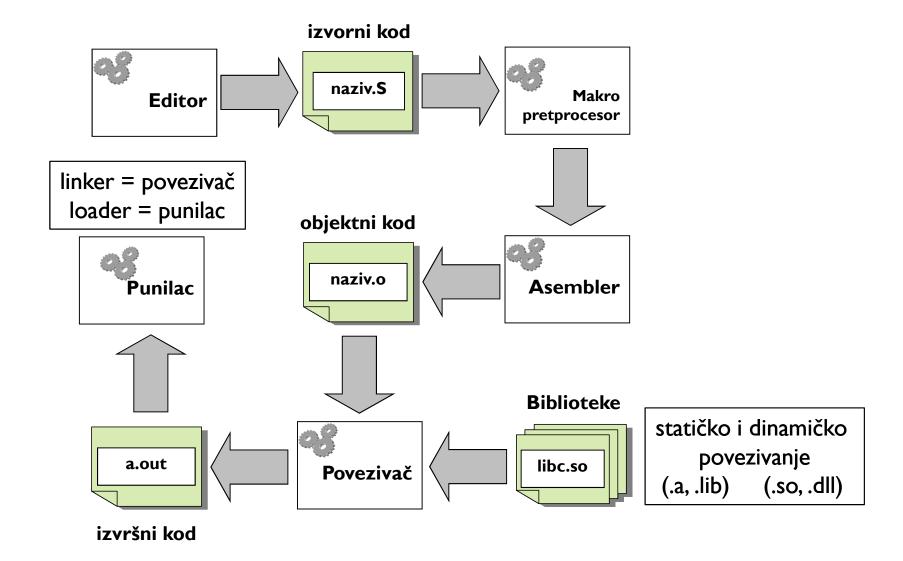
Tabela objektne sekvence				
Adrese	Objektna	Komentar		
lokacija	sekvenca			
			POČETAK	ulaz
0000	5000	1	DDEDAGT ND	610 00
0001	000C	ulaz:	PREBACI_NR	\$12,%0
0002	5010		DDEDACT ND	\$10,%1
0003	A000		PREBACI_NR	\$10,81
0004	2001	ponovo:	UPOREDI	%1,%0
0005	D000		SKOČI ZA ==	lesso ÷
0006	000F		SROCI_ZA	kraj
0007	D200		SKOČI ZA <	manje
0008	000C		SROCI_ZA_	marrje
0009	1201	veće:	ODUZMI	%1,%0
000A	C000		SKOČI	
000B	0004		SKOCI	ponovo
000C	1210	manje:	ODUZMI	%0,%1
000D	C000		SKOČI	22222
000E	0004			ponovo
000F	C000	kraj:	SKOČI	kraj
0010	000F	<u>та</u> ј.	SKOCI	<u> </u>
			KRAJ	

Objektna sekvenca se nalazi u objektnoj datoteci

- kod koji još uvek nije spreman za izvršavanje
- nije čitljiv kao tekstualna datoteka
- sadrži adresu ulazne naredbe (engl. entry point) koja odgovara ulaznoj labeli

Za izvršnu sekvencu je neophodan **povezivač** (engl. linker)

Prevođenje i pokretanje programa



Linker (povezivač)

Od objektne sekvence kreira izvršnu sekvencu

- povezivanje više fajlova
- dodavanje koda sistemskih potprograma

Problem relokacije

- sve objektne sekvence počinju od iste adrese
 - samo jedna može od inicijalne adrese
- ređanje sekvenci jedna iza druge
 - konstanta relokacije
- problem apsolutnih adresa u kodu

Arhitektura računara SIIT

Tabela objektne sekvence					
Adrese	Objektna	Apsolutna	Vomenton		
lokacija	sekvenca	adresa		Komentar	
				POČETAK	ulaz
0000 0001	5000 000C		ulaz:	PREBACI_NR	\$12,%0
0002	5010			DDEDICT VD	A10 01
0003	000A			PREBACI_NR	\$10,%1
0004	2001		ponovo:	UPOREDI	%1,%0
0005	D000			SKOČI ZA ==	kraj
0006	000F	<-			
0007	D200			SKOČI_ZA_<	manje
0008	000C	<-			-
0009	1201		veće:	ODUZMI	%1,%0
000A	C000	7/		SKOČI	
000B	0004	<-		SKOCI	ponovo
000C	1210		manje:	ODUZMI	%0,%1
000D	C000			SKOČI	
000E	0004	<-		SKOCI	ponovo
000F	C000		lema i .	SKOČI	kra÷
0010	000F	<-	kraj:	SKUCI	kraj
				KRAJ	

Linker (povezivač)

Apsolutne adrese se takođe moraju relocirati

- za koliko?
- statička relokacija korekcija apsolutnih adresa za konstantu relokacije

Tabela relokacije

Heksadecimalne adrese
0006
0008
000B
000E
0010

generiše je asembler, sadrži logičke adrese lokacija
 objektne sekvence koje sadrže apsolutne adrese

Relativno adresiranje

Bez apsolutnih adresa, nema ni problema relokacije

 ako se kod skokova umesto apsolutne adrese navede rastojanje (u lokacijama) do naredbe na koju se skače

Relativna adresa predstavlja razliku adrese dodatne reči naredbe skoka i obavezne reči ciljne naredbe

Stvarna adresa se dobija sabiranjem sadržaja programskog brojača i relativne adrese

(PC + relativna adresa)

Relativno adresiranje

Naredba SKOČI sa relativnim adresiranjem:

```
    ciklus: programski brojač → adresne linije (P2)
        1 → č (P41)
        linije podataka → pomoćni registar (P3)
        programski brojač → registar 1. podatka (P2, P37, P42)
        ciklus pomoćni registar → registar 2. podatka (P4, P37, P43)
        4. ciklus: saberi (P52)
        linije podataka → programski brojač (P1)
```

Relativna adresa – označen ili neoznačen broj?

Arhitektura računara SIIT

Tabela objektne sekvence					
Adrese	Objektna	Relativna		Vanantan	
lokacija	sekvenca	adresa	Komentar		
				POČETAK	ulaz
0000	5000		ulaz:	PREBACI NR	\$12,%0
0001	000C		88-1		3/33
0002	5010			PREBACI NR	\$10,%1
0003	000A			TREBACI_NR	Q10, 81
0004	2001		ponovo:	UPOREDI	%1,%0
0005	D000			SKOČI ZA ==	knai
0006	0009	<-		SROCI_ZA	kraj
0007	D200			SKOČI ZA <	mania
0008	0004	<-	c	SKUCI_ZA_	manje
0009	1201		veće:	ODUZMI	%1,%0
000A	C000			SKOČI	nonorro
000B	FFF9	<-		SKOCI	ponovo
000C	1210		manje:	ODUZMI	%0,%1
000D	C000			CVOČT	
000E	FFF6	<-		SKOČI	ponovo
000F	C000		kna i ·	SKOČI	knai
0010	FFFF	<-	kraj:	SKUCI	kraj
				KRAJ	

Problem spoljašnjih referenci

Korišćenje labele definisane u drugom fajlu

U toku asembliranja koda koji koristi spoljašnju labelu, takva labela ostaje nedefinisana

Asembler formira **tabelu nedefinisanih labela** (engl. external reference table) koju koristi linker

 pored naziva labele, mora sadržati sve adrese na kojima se ta labela koristi

Asembler formira i **tabelu ulaznih labela** (engl. entry point table)

Problem spoljašnjih referenci

Tabela objektne sekvence					
Adrese	Objektna	Nedefinisana		Komentar	
lokacija	sekvenca	adresa			
				POČETAK	primer
0000 0001	5010 000C		primer:	PREBACI_NR	\$12,%1
0002 0003	5020 000A			PREBACI_NR	\$10,82
0004 0005	E0F0 0000	<-		POZOVI	nzd
0006 0007	C000 FFFE		kraj:	SKOČI	kraj
				KRAJ	
Tabela relokacije					
-					
Tabela nedefinisanih					
labela					
nzd	0005				
Tabela ulaznih labela					
primer	0000				

Arhitektura računara SIIT

Tabela objektne sekvence				
Adrese	Objektna	Komentar		
lokacija	sekvenca			
		POČETAK nzd		nzd
0000	2012	nzd:	UPOREDI	%2,%1
0001	D000		SKOČI ZA ==	kraj
0002	0009 D200			
0003	0004		SKOČI_ZA_<	manje
0005	1212	veće:	ODUZMI	%2,%1
0006	C000		SKOČI	nzd
0007	FFF9		V23 3 25 35	
0008	1221	manje:	ODUZMI	%1,%2
0009	C000		SKOČI	nzd
4000	FFF6		98-7-190-3-19-7-29-1995	16 (1810) 10 1 - 18
000B	4001	kraj:	PREBACI_RR	%1,%0
000C	FOFO		NATRAG	
			KRAJ	
Tabela re	Tabela relokacije			
-				
Tabela nedefinisanih				
labela				
_	-			
Tabela ulaznih				
labela				
nzd	0000			

Objektna
sekvenca za
NZD
potprogram
(prenošenje param.
preko %1, %2)

Obrazovanje izvršne sekvence

Linker preuzima sve objektne sekvence i sve tabele u njima i pravi tabelu objektnih sekvenci (engl. object module table)

Ulazna labela objektne sekvence	Dužina objektne sekvence	Adresa početka objektne sekvence	
primer	8	0000	
nzd	13	0008	

Adresa početka objektne sekvence je i konstanta relokacije

Vrši se relokacija adresa u tabelama relokacije i ulaznih labela

Potom se vrši i relokacija apsolutnih adresa u svim objektnim sekvencama

Obrazovanje izvršne sekvence

Sve tabele ulaznih labela se spajaju u tabelu spoljašnjih labela (engl. global symbol table)

Tabela spoljašnjih labela		
primer	0000	
nzd	0008	

Prolazi se kroz sve tabele nedefinisanih labela i koriguju se sve adrese koje pripadaju svakoj od nedefinisanih labela

Potom se sve objektne sekvence mogu spojiti u jednu izvršnu sekvencu

Arhitektura računara SIIT

Tabela izvršne sekvence					
Adrese	Izvršna	Komentar			
lokacija	sekvenca				
0000	5010	primer: PREBACI NR		\$12,%1	
0001	000C	primer.	PREDACI_NK	ΫΙΖ, ΌΙ	
0002	5020		DDEDACT ND	\$10,%2	
0003	000A		PREBACI_NR	\$10,82	
0004	E0F0		POZOVI		
0005	0003		POZOVI	nzd	
0006	C000	kraj:	SKUČT.	kraj	
0007	FFFE	KLAJ.	SKOCI		
0008	2012	nzd:	UPOREDI	%2,%1	
0009	D000	grošt Bl		less of	
A000	0009		SKOČI_ZA_==	kraj	
000B	D200	CROCT BY		mania	
000C	0004		SKOČI_ZA_<	manje	
000D	1212	veće:	ODUZMI	%2,%1	
000E	C000		SKOČI	nzd	
000F	FFF9		SKOCI		
0010	1221	manje:	ODUZMI	%1,%2	
0011	C000	SKOČI			
0012	FFF6		SVOCI	nzd	
0013	4001	kraj:	PREBACI_RR	%1,%0	
0014	F0F0		NATRAG		

Linker (povezivač)

Linker obično radi u dva prolaza

I prolaz:

- formiranje tabele objektnih sekvenci
- relokacija tabela
- formiranje tabele spoljašnjih labela

II prolaz:

- relokacija apsolutnih adresa
- rešavanje spoljašnjih referenci
- stvaranje izvršne sekvence

Ulazna adresa izvršne sekvence je jednaka ulaznoj adresi njene prve objektne sekvence

Loader (punilac)

Zauzimanje (dovoljno) radne memorije

Kopiranje izvršne sekvence iz izvršne datoteke u radnu memoriju (RAM)

Formiranje slike procesa (popunjavanje atributa)

Podešavanje baznog i graničnog registra

Pokretanje programa počevši od njegove ulazne adrese

Postupak pretvaranja logičkih u fizičke adrese se naziva i dinamička relokacija

Dibager (engl. debugger)

Program koji omogućava nadgledanje izvršavanja drugih programa

Neophodno je da postoji mogućnost prekida izvršavanja programa nakon svake ili nakon unapred odabranih naredbi, nakon čega se poziva dibager

Koračni režim rada procesora (engl. single step)

- bit traga (engl. trace bit)
- SR₆ kod KONCEPT-a
- pre dobavljanja svake naredbe se dešava izuzetak u okviru čije obrade se poziva dibager

Dibager

Naredba zamke (engl. trap)

- direktno dovodi do izvršavanja izuzetka
- omogućuje rad dibagera i ako nema koračnog režima rada
- pozivanje dibagera nakon samo nekih naredbi
 - zamena naredbe naredbom zamke
 - vraćanje originalne naredbe kada se aktivira dibager

Dibagerski registri

 dibager se aktivira kada se adresa u programskom brojaču poklopi sa sadržajem nekog od dibagerskih registara