

FT62F21X

Application note

目录

1	TIMER2 相关寄存器的设置	3
2	定时时间长度设置	5
3	应用范例	5

FT60F01x Timer2 的应用

1 Timer2 相关寄存器的设置

定时器 2 为 16 位，其时钟源可选系统时钟或者内部 32MHz 时钟或 LIRC，可以作为计数器和定时器使用，当 TMR2 值等于 PR2 时会产生中断，Timer2 具有预分频器和后分频器，预分频比为 1: 1、1: 4 和 1: 16，后分频比为 1: 1~1: 16。

相关寄存器的各个位定义如下：

1) T2CON0 寄存器

Bit	7	6	5	4	3	2	1	0
Name	PR2U	TOUTPS[3-0]				TMR2ON	T2CKPS[1:0]	
Reset	NA	0000				0	00	

Bit7: PR2、P1xDTy 寄存器的软件更新控制位，只写

写 1: 把 PR2/P1xDTy 缓冲值分别更新到 PR2 寄存器和 P1xDTy_ACT

写 0: 无意义

Bit6~Bit3: 定时器 2 输出后分频比选择

TOUTPS<3:0>	后分频比	TOUTPS<3:0>	后分频比
0000	1:1	1000	1:9
0001	1:2	1001	1:10
0010	1:3	1010	1:11
0011	1:4	1011	1:12
0100	1:5	1100	1:13
0101	1:6	1101	1:14
0110	1:7	1110	1:15
0111	1:8	1111	1:16

Bit2: 打开定时器 2 位

1: 打开 Timer2

0: 关闭 Timer2

Bit1~Bit0: 定时器 2 驱动时钟预分频比选择

00 = 预分频比是 1: 1

01 = 预分频比是 1: 4

1x = 预分频比是 1: 16

2) TMR2L 寄存器

Bit	7	6	5	4	3	2	1	0
Name	TMR2L[7:0]							
Reset	0000 0000							

Bit7~Bit0: Timer 2 计数结果寄存器 低 8 位 (TMR2[7:0])

3) TMR2H 寄存器

Bit	7	6	5	4	3	2	1	0
Name	TMR2H[7:0]							
Reset	0000 0000							

Bit7~Bit0: Timer 2 计数结果寄存器 高 8 位 (TMR2[15:8])

4) PR2寄存器

Bit	7	6	5	4	3	2	1	0
Name	PR2[7:0]							
Reset	1	1	1	1	1	1	1	1
Type	RW	RW	RW	RW	RW	RW	RW	RW

Bit7~Bit0: Timer2比较寄存器

5) INTCON 寄存器

Bit	7	6	5	4	3	2	1	0
Name	GIE	PEIE	TOIE	INTE	PAIE	TOIF	INTF	PAIF
Reset	0	0	0	0	0	0	0	0
Type	RW	RW	RW	RW	RW	RW	RW	RW

Bit7: 全局中断使能

- 1: 使能所有未屏蔽中断
- 0: 禁止所有中断

Bit6: 外设中断使能

- 1: 使能所有未屏蔽中断
- 0: 禁止所有外设中断

Bit5: 定时器 0 溢出中断使能

- 1: 使能定时器 0 中断
- 0: 禁止定时器 0 中断

Bit4: 外部中断使能

- 1: 使能 PA2/INT 管脚外部中断
- 0: 禁止 PA2/INT 管脚外部中断

Bit3: PORTA 端口变化中断

- 1: 使能 PORTA 端口变化中断
- 0: 禁止 PORTA 端口变化中断

Bit2: 定时器 0 溢出中断标志位

- 1: Timer0 寄存器溢出 (必须软件清零)
- 0: Timer0 寄存器未溢出

Bit1: PA2/INT 管脚外部中断标志位

- 1: PA2/INT 管脚外部中断已发生 (必须软件清零)
- 0: PA2/INT 管脚外部中断未发生

Bit0: PORTA 端口变化中断标志位

- 1: PORTA<5:0>至少有一个端口状态发生了改变 (必须软件清零)
- 0: PORTA<5:0>没有一个端口发生状态改变

6) PIE1 寄存器

Bit	7	6	5	4	3	2	1	0
Name	EEIE	CKMIE	LVDIE	-	-	OSFIE	TMR2IE	-
Reset	0	0	0	-	-	0	0	-

Bit7: EE 写中断使能位

- 1: 使能 EE 写操作完成中断
- 0: 关闭 EE 写操作完成中断

Bit6: 快时钟测量慢时钟操作完成中断使能位

- 1: 使能快时钟测量慢时钟操作完成中断

0: 关闭快时钟测量慢时钟操作完成中断

Bit5: 按键中断使能位

1 = 使能按键中断

0 = 禁止按键中断

Bit4~Bit3: 保留位

Bit2: 振荡器故障中断允许位

1 = 允许振荡器故障中断

0 = 禁止振荡器故障中断

Bit1: Timer2 与 PR2 比较相等中断使能位

1: 使能 timer2 的值等于 PR2 中断

0: 关闭使能 timer2 的值等于 PR2 中断

Bit0: 保留位

7) PIR1

Bit	7	6	5	4	3	2	1	0
Name	EEIF	CKMIF	LVDIF	-	-	-	TMR2IF	-
Reset	0	0	0	-	-	-	0	-

Bit7: EE 写中断标志位

1: EE 写操作完成 (必须软件清零)

0: EE 写操作未完成

Bit6: 快时钟测量慢时钟操作完成中断标志位

1: 快时钟测量慢时钟操作完成 (必须软件清零)

0: 快时钟测量慢时钟未完成

Bit5: LVD 中断标志位

1 = LVD 检测电压低于所设置阈值

0 = LVD 检测电压高于所设置阈值, 或已经由软件清 0

Bit4~Bit2: 保留位

Bit1: Timer2 与 PR2 比较相等中断标志位

1: timer2 的值等于 PR2 (必须软件清零)

0: timer2 的值不等于 PR2

Bit0: 保留位

2 定时时间长度设置

在系统时钟和 4T 模式下, 定时时长计算公式如下:

$$\text{定时时长} = \frac{1}{\text{系统时钟频率}} * 4 * \text{预分频值} * \text{后分频值} * PR2$$

3 应用范例

```

//*****
/* 文件名: Test_62F21X_Timer2.c
* 功能: FT62F21X_Timer2 功能演示
* IC: FT62F21X SOP8
* 晶振: 16M/4T

```

- * 说明: 当 DemoPortIn 悬空或者高电平时,
- * DemoPortOut 输出 2.5KHz 占空比 50%的波形-Tm2 实现
- * 当 DemoPortIn 接地时,DemoPortOut 输出高电平.关定时器
- * Memory: Flash 1KX14b, EEPROM 128X8b, SRAM 64X8b

```

*
*                                     FT62F21X SOP8
*
* -----
* DemoPortOut ----- |1(PA4)                (PA3)8 |-----NC
* NC-----|2(TKCAP)                (PA0)7 |-----NC
* NC-----|3(VDD)                (PA1)6 |-----NC
* NC-----|4(VSS)                (PA2)5 |-----DemoPortIn
*
* -----
*/
//=====
#include <FT62F21X.INC>;
;=====
;RAM DEFINE
W_TMP          EQU      0X4C
S_TMP          EQU      0X4D
;=====
;=====
;CONSTANT DEFINE
;=====
;=====
INTCON_DEF      EQU      B'00000000'    ;Clear GIE, PEIE
OPTION_DEF      EQU      B'00000000'    ;PORTA pull-ups are enable;
OSCCON_DEF      EQU      B'01110000'    ;16MHz INTERNAL OSC
TRISA_DEF       EQU      B'00000000'    ;PA4-OUT
T2CON_DEF       EQU      B'00000001'    ;TIMER2 postscaler 1:16 ,prescaler 1:1
PR2_DEF         EQU      B'11001000'    ;PR2 value

LSB             EQU      0
MSB             EQU      7
;=====
;=====
;USER DEFINE
;=====
#define DemoPortOut  PORTA,4
;=====
;=====
;PROGRAM START
;=====
ORG             0000H
LJUMP           RESTART
ORG             0004H
STR             W_TMP
SWAPR           STATUS,W

```

```

    STR        S_TMP
    BCR        STATUS,RP0

INT_RET:
    BANKSEL    PIR1
    BCR        PIR1,TMR2IF
    BANKSEL    PORTA
    LDWI       10H
    XORWR      PORTA,F        //取反 PA4

    SWAPR      S_TMP,0
    STR        STATUS
    SWAPR      W_TMP,1
    SWAPR      W_TMP,0
    RETI

;=====
;SYSTEM START
;=====

RESTART:
    BANKSEL    PORTA
    LCALL      INITIAL
    LCALL      TIMER2_INIT
    BANKSEL    PIE1
    BSR        INTCON,GIE
    BSR        INTCON,PEIE
    BSR        PIE1,TMR2IE    ;enable timer2 interrupt

MAIN_LOOP:
    NOP
    NOP
    LJUMP      MAIN_LOOP

;=====
;SYSTEM INITIAL
;=====

INITIAL:
    BANKSEL    PORTA
    LDWI       00H
    STR        PORTA        ;Clear PortA
    BANKSEL    TRISA
    LDWI       TRISA_DEF    ;PA4-OUT
    STR        TRISA        ;SET IO Direction
    LDWI       OPTION_DEF
    STR        OPTION_REG   ;SET OPTION

```

```

LDWI    OSCCON_DEF
STR      OSCCON      ;SET OSCCON
BANKSEL  PORTA
LDWI     INTCON_DEF
STR      INTCON
;  BSR    MSCKCON,SLVREN

```

CLEAR_RAM:

```

LDWI     40H
STR      FSR

```

CLEAR_RAM_LOOP:

```

CLRR     INDF
INCR     FSR,F
LDWI     80H
XORWR    FSR,W
BTSS     STATUS,Z
LJUMP    CLEAR_RAM_LOOP
RET

```

```

=====
;Timer2 init
;设置 TMR2 定时时长 1.02ms=(1/16000000)*4*16*255(16M-4T postscaler 1:16 TMR2=PR2=255)
=====

```

TIMER2_INIT:

```

BANKSEL  T2CON0
LDWI     T2CON_DEF
STR      T2CON0

```

```

BANKSEL  T2CON1
LDWI     B'00001000'
STR      T2CON1
BANKSEL  TMR2L
LDWI     B'00000000'
STR      TMR2L
LDWI     B'00000000'
STR      TMR2H

```

```

BANKSEL  PR2L
LDWI     PR2_DEF
STR      PR2L
LDWI     H'00'
STR      PR2H
BANKSEL  T2CON0
BSR      T2CON0,2 ;turn on timer2

```


RET

END

FMD Confidential

Fremont Micro Devices (SZ) Limited

#5-8, 10/F, Changhong Building, Ke-Ji Nan 12 Road, Nanshan District, Shenzhen, Guangdong 518057

Tel: (86 755) 86117811

Fax: (86 755) 86117810

Fremont Micro Devices (Hong Kong) Limited

#16, 16/F, Blk B, Veristrong Industrial Centre, 34-36 Au Pui Wan Street, Fotan, Shatin, Hong Kong

Tel: (852) 27811186

Fax: (852) 27811144

Fremont Micro Devices (USA), Inc.

42982 Osgood Road Fremont, CA 94539

Tel: (1-510) 668-1321

Fax: (1-510) 226-9918

Web Site: <http://www.fremontmicro.com/>

* Information furnished is believed to be accurate and reliable. However, Fremont Micro Devices, Incorporated (BVI) assumes no responsibility for the consequences of use of such information or for any infringement of patents of other rights of third parties which may result from its use. No license is granted by implication or otherwise under any patent rights of Fremont Micro Devices, Incorporated (BVI). Specifications mentioned in this publication are subject to change without notice. This publication supersedes and replaces all information previously supplied. Fremont Micro Devices, Incorporated (BVI) products are not authorized for use as critical components in life support devices or systems without express written approval of Fremont Micro Devices, Incorporated (BVI). The FMD logo is a registered trademark of Fremont Micro Devices, Incorporated (BVI). All other names are the property of their respective own.