A schematic diagram of a MIDI interface using a 6850 ACIA.

2Mhz. (crystal)

2.2K **2.2K** **560pf**

74LS293
- 11
- 14 — +5V
- 4
- 13 12 7

Rx CLK — 3
Tx CLK — 4
Vcc — 12 — +5V

270
+5V

MIDI-IN DIN Jack
- 5
- 2 N/C
- 4
- **diode**
- **220**

PC900
- 2
- 6
- 4
- 1
- 5

Rx DATA — 2

6850 ACIA

Pin	Signal	Connection
7	IRQ	IRQ (Pin 4)
10	CS1	◎ 14
11	RS	A0 (Pin Y)
13	R/W̄	◎ 12
14	E	φ2 (Pin E)
15	D7	D7 (Pin 14)
16	D6	D6 (Pin 15)
17	D5	D5 (Pin 16)
18	D4	D4 (Pin 17)
19	D3	D3 (Pin 18)
20	D2	D2 (Pin 19)
21	D1	D1 (Pin 20)
22	D0	D0 (Pin 21)

MIDI-OUT DIN Jack
- 5 — **220**
- 2
- 4 — **220** — +5V

Tx DATA — 6

CS0 — 8

4 ◎

9 — **C̄S̄2̄** — 11 ◎

5 23 24
- R̄T̄S̄
- D̄C̄D̄
- C̄T̄S̄

1 — Vss

A6 (Pin S)
A5 (Pin T)
A4 (Pin U)
13 ◎
ĪŌ1̄ (Pin 7)

74LS30
- 2
- 1
- 3   14
- 12   8
- 11   7
- 4
- 5
- 6

+5V

+5V (Pin 2)

6 ◎ — A1 (Pin X)
2 ◎ — A2 (Pin W)
3 ◎ — A3 (Pin V)
5 ◎ — R/W̄ (Pin 5)
7 ◎ — GND (Pin 1)

All inverters are (1/6)74LS366

+5V
74LS366
- 16
- 1   15   8

+5V
74LS366
- 16
- 1   15   8

◎ indicates a pin on the 16-pin personality select DIP socket.