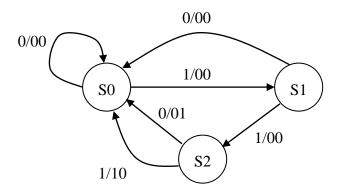
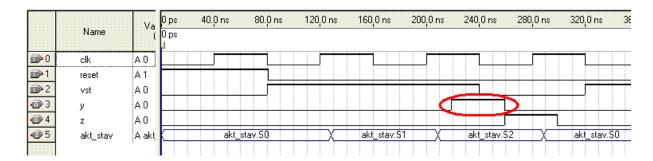
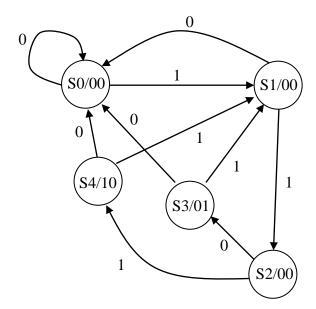
Navrhněte synchronní sekvenční obvod s jedním vstupem "vst" a dvěma výstupy, který rozpozná následující dvě posloupnosti na vstupu 11<u>1</u>, 01<u>1</u>, které vstupují označeným bitem. Zadané posloupnosti se nepřekrývají. Výstup "y" resp. "z" nechť je v log. 1 zároveň s příchodem třetího bitu první resp. druhé posloupnosti, jinak nechť je v log. 0.

## Mealy:





## Moore:



	Name	Value 14.2	0 ps 40,0 ns 80,0 ns 120,0 ns 160,0 ns 200,0 ns 240,0 ns 280,0 ns 320,0 ns 360,0 ns 400,0 14.225 ns
<b>■</b> 0	clk	Α0	
<u>-</u> 11:	reset	A 1	
<u>→</u> 2	vst	Α0	
<b>◎</b> 3		Α0	
<b>◎</b> 4	z	Α0	
		············	