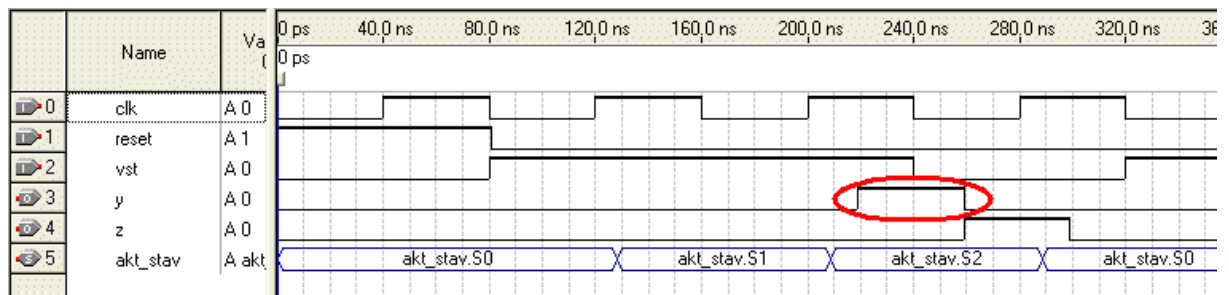
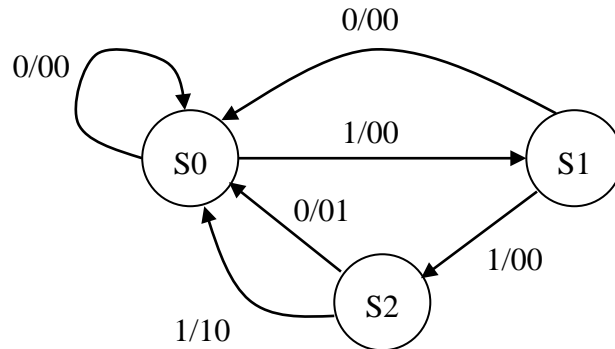


Navrhněte synchronní sekvenční obvod s jedním vstupem „vst“ a dvěma výstupy, který rozpozná následující dvě posloupnosti na vstupu 111, 011, které vstupují označeným bitem. Zadané posloupnosti se nepřekrývají. Výstup „y“ resp. „z“ necht' je v log. 1 zároveň s příchodem třetího bitu první resp. druhé posloupnosti, jinak necht' je v log. 0.

Mealy:



Moore:

