μT-Kernel 3.0 デバイスドライバ説明書

Version 01.00.05

2022.10.07

変更履歴

版数(日付)	内 容
1.00.05	● 誤字修正
(2021.11.15)	
1.00.04	● RZ/A2M 用デバイスドライバの追加
(2021.11.15)	シリアル通信、A/D 変換
1.00.03	● 1.5 ソースコードの構成
(2021.05.17)	コンフィギュレーション config/devconf.h の削除
	● 2.2 コンフィギュレーション
	コンフィギュレーション・ファイル config/devconf.h は、OS のコンフィギュレーショ
	ン/config 下に移動、および記述の変更に対応(3.00.04 の変更点)。
1.00.02	● 2.3 ユーザプログラムからの仕様
(2021.03.31)	device.h のインクルードパスを共通ヘッダからに変更(3.00.03 の変更点)
1.00.01	● STM32L4 用デバイスドライバの追加
(2020.12)	シリアル通信、A/D 変換、I ² C 通信
	● RX231 用デバイスドライバの追加
	I ² C 通信
	● 各デバイスのハードウェア依存部の記述の見直し
1.00.00	● 初版
(2020.10.21)	

目次

概要		5
1.1	目的と位置づけ	5
1.2	特徵	5
1.3	対象とするハードウェア	5
1.4	制限事項	6
1.5	ソースコードの構成	6
2. 使月	用方法	8
2.1	OS への組み込み方法	8
2.2	コンフィギュレーション	8
2.3	ユーザプログラムからの使用	9
3. ディ	バイスドライバ	10
3.1	共通仕様	10
3.1.	.1 デバイスの初期化	10
3.1.	.2 デバイスのオープンモード	10
3.1.	.3 多重オープンと排他制御	10
3.1.	.4 同期アクセスと割込み制御	10
3.2	シリアル通信ドライバ	11
3.2.	.1 概要	11
3.2.	.2 基本仕様	11
3.2.	.3 使用方法	11
3.2.	.4 属性データ	15
3.2.	.5 コンフィギュレーション	17
3.2.	.6 ハードウェア依存仕様	18
3.2.	.7 その他	26
3.3	A/D 変換デバイスドライバ	27
3.3.	.1 概要	27
3.3.	.2 基本仕様	27
3.3.	.3 使用方法	27
3.3.	··· - · · · ·	
3.3.	.5 コンフィギュレーション	30
3.3.		
3.3.	· · · -	
3.4	I2C 通信ドライバ	
3.4.	.1 概要	38

3.4.2	基本仕様	38
	一:一··· 使用方法	
	属性データ	
3.4.5	コンフィギュレーション	43
3.4.6	ハードウェア依存仕様	44
347	その他	48

概要

1.1 目的と位置づけ

μT-Kernel 3.0 デバイスドライバ(以下、本ソフトと称する)は、リアルタイム OS μT-Kernel 3.0 向けにトロンフォーラムにて開発されたデバイスドライバであり、以下を目的としてソースコードをサンプルとして、T-License に基づき公開する。

- μIT-Kernel 3.0 のデバイス管理機能から使用可能な基本的なデバイスドライバの仕様を規定する
- μT-Kernel 3.0 のデバイスドライバを開発するためのサンプルコードを提供する。

μT-Kernel 3.0 仕様には個々のデバイスドライバの仕様は含まれない。これは、デバイスドライバの仕様がハードウェアに大きく依存し、また用途に応じて仕様も変わるため、OS 自体の仕様から分離する意図である。

よって、本ソフトに含まれる個々のデバイスドライバの仕様は LT-Kernel 3.0 の仕様に含まれない。

1.2 特徴

前述の目的より、本ソフトは以下の特徴を持つ。

- μT-Kernel 3.0 のデバイス管理機能の API から使用可能である。
- 特定のハードウェアへの依存性を抑え、OS の API からはハードウェアの差異を大きく意識することなく使用できる。
- ソースコード上は、ハードウェアに依存する部分はハードウェア依存部として独立し、異なったハードウェアへの対応が容易である。

1.3 対象とするハードウェア

本ソフトは以下に示すマイコンの内蔵デバイスに対応する。また、動作確認を行った実機(ボード) を記す。

マイコン	実機(ボード)	対応デバイス
TX03 シリーズ M360 グループ	TX03 M367 IoT-Engine	シリアル (UART)
TMPM367FDFG		A/D 変換 (ADC)
(東芝デバイス&ストレージ製)		I2C 通信(SBI)
RX200シリーズ RX231グループ	RX231 IoT-Engine	シリアル (SCI)
R5F52318ADFL		A/D 変換 (S12ADE)
(ルネサス エレクトロニクス製)		I2C 通信()
STM32L4x6	STM32L4 IoT-Engine	シリアル通信 (USART)
(STMicroelectronics 製)		A/D 変換 (ADC)
		I2C 通信(I2C)

RZ/A2M	RZ/A2M IoT-Engine	シリアル通信 (USART)
R7S921053VCBG		A/D 変換 (ADC)
(ルネサス エレクトロニクス製)		

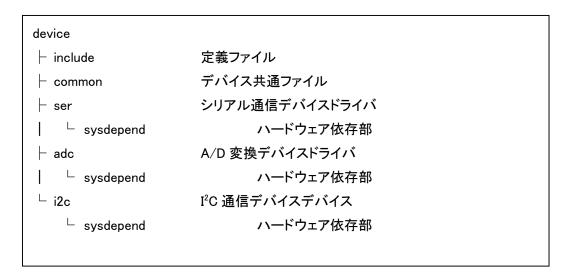
1.4 制限事項

本ソフトのデバイスドライバは、対象とするデバイス(ハードウェア)のすべての機能、性能に対応するものではない。同種のデバイスに共通する基本的な機能を、同じ API によりハードウェアの差異を大きく意識することなく操作することを重視している。

また、本ソフトはサンプルプログラムの扱いであり、製品レベルの品質を保証するものではない。

1.5 ソースコードの構成

本ソフトのソースコードのディレクトリ構成を以下に示す。



各ディレクトリの説明を記す。

(1) 定義ファイル include

各デバイスドライバを使用するための定義ファイルを格納する。デバイスドライバを使用する際には、該当するデバイスの定義ファイルをインクルードする。詳細は「2.3 ユーザプログラムからの使用」を参照。

(2) デバイス共通ファイル common

デバイスドライバが共通で使用するプログラムコードを格納する。本ディレクトリの内容は、デバイスドライバのユーザが直接使用することはない。

- (3) シリアル通信デバイスドライバ シリアル通信デバイスドライバのソースコードを格納する。
- (4) A/D 変換デバイスドライバA/D 変換デバイスドライバのソースコードを格納する。
- (5) I²C 通信デバイスドライバ I²C 通信デバイスデバイスのソースコードを格納する。

各デバイスの機種依存部のコードは、sysdepend ディレクトリ下に格納される。

2. 使用方法

2.1 OS への組み込み方法

本ソフトは、 μ T-Kernel 3.0 の OS 本体とビルド(コンパイル、リンク)する。本ソフトのソースコードのディレクトリ(\pm device)を、 μ T-Kernel 3.0 のソースコードのディレクトリ(\pm mtkernel_3)内に配置し、一括でビルドすればよい。

本ソフト中の必要なドライバ、ライブラリのみを選択してビルドするには、次項のコンフィグレーションにて指定を行う。

2.2 コンフィギュレーション

本ソフトの各種コンフィギュレーションを行うには、コンフィギュレーション・ファイル config_device.h を変更する。本ファイルは、以下の OS のコンフィギュレーション情報ディレクトリに格納されている。

¥config¥config_device.h

config_device.h は C 言語のソースコードであり、各設定項目の値を#define にて定義している。

以下に設定項目も説明を記す。

名称	説明
DEVCNF_USE_SER	シリアル通信デバイスの使用
	1: 使用する 0: 使用しない
DEVCNF_USE_ADC	A/D 変換デバイスの使用
	1: 使用する 0: 使用しない
DEVCNF_USE_IIC	I2C 通信デバイスの使用
	1: 使用する 0: 使用しない

2.3 ユーザプログラムからの使用

ユーザプログラムから本ソフトを使用するには、以下のようにデバイスドライバ定義ファイルをイン クルードする。

#include <tk/device.h>

ユーザプログラムは、〈tk/device.h〉をインクルードすれば、コンフィギュレーションに合わせて必要な各デバイスの API 定義ファイルがインクルードされる。

各デバイスの API 定義ファイルは以下のディレクトリ中に存在する。

¥device¥include

API 定義ファイルの一覧を以下に示す。

名称	説明
device.h	全デバイスドライバの API 定義ファイル
dev_ser.h	シリアル通信デバイスドライバの API 定義ファイル
dev_adc.h	A/D 変換デバイスドライバの API 定義ファイル
dev_iic.h	I2C 通信デバイスドライバの API 定義ファイル

3. デバイスドライバ

3.1 共通仕様

3.1.1 デバイスの初期化

各デバイスドライバは API として、初期化関数を提供する。

初期化関数によりデバイスドライバは初期化され、以降は、OS のデバイス管理 API を通じて操作することができる。初期化関数は、ハードウェアの初期化、OS へのデバイスの登録、割込みハンドラの登録、OS 資源の確保などを行う。

3.1.2 デバイスのオープンモード

デバイスのオープン時に指定するオープンモードにより、読込み専用 TD_READ、書込み専用 TD_WRITE、読み書き可能 TD_UPDATE のいずれかが選択できる。

オープンモードが影響するのは、デバイスの固有データのみである。読込み専用の場合は、固有データの書込みが不可となり、書込み専用の場合は固有データの読込みが不可となる。不可のアクセスを行った場合は API が E OACV エラーとなる。

属性データのアクセスは、オープンモードに関係なく、個別に決められる。

3.1.3 多重オープンと排他制御

各デバイスは多重オープンが可能である。多重オープンした場合、同一デバイスへのアクセスは排他制御される。よって、複数のタスクが同一デバイスをオープンし、同時に使用することは可能である。なお、同一デバイスへのアクセスが衝突した場合、排他制御によりいずれかのタスクが待ち状態となることがある。

3.1.4 同期アクセスと割込み制御

各デバイスは同期アクセスのみに対応し、非同期アクセスは行わない。

よってデバイスの読み書きは、同期 API tk_srea_dev および tk_swri_dev を使用する。非同期 API tk_rea_dev および tk_wri_dev を使用することも可能であるが、内部の処理は同じとなるため、同期 API の使用を推奨する。

同期アクセスは API の処理内において読み書きの実行が完了する。つまり、API から呼び出し元に戻った時点で処理は完了している。

ハードウェアへのアクセスは、ビジーウェイトを避けるため、原則として割込みを使用する。よって、APIの処理内において割込みの完了待ちが生じる場合がある。この時、APIを呼び出したタスクは 待ち状態となる。

3.2 シリアル通信ドライバ

3.2.1 概要

シリアル通信ドライバは、マイコン内蔵の調歩同期(非同期)シリアル通信デバイスの制御を行う デバイスドライバである。

調歩同期(非同期)シリアル通信を用いて、データの送信および受信が可能である。

3.2.2 基本仕様

シリアル通信ドライバの名称は"ser"とし、非同期シリアル通信デバイスのデバイス(ハードウェア)毎にユニットをアサインする。

シリアル通信ドライバとハードウェアの対応を「表 3-1 シリアル通信ドライバとハードウェアの対応」 に記す。

表 3-1 シリアル通信ドライバとハードウェアの対応

マイコン	デバイス(ハードウェア)	ユニット番号	デバイス名
TX03-M367	UART4 (UART Channel4)	0	"sera"
	UART5 (UART Channel4)	1	"serb"
RX231	SCI0	0	"sera"
	SCI1	1	"serb"
	SCI5	2	"serc"
	SCI6	3	"serd"
	SCI8	4	"sere"
	SCI9	5	"serf"
	SCI12	6	"serg"
STM32L4	USART1	0	"sera"
	USART2	1	"serb"
	USART3	2	"serc"
RZ/A2M	SCIFA0	0	"sera"
	SCIFA1	1	"serb"
	SCIFA2	2	"serc"
	SCIFA3	3	"serd"
	SCIFA4	4	"sere"

3.2.3 使用方法

(1) デバイスドライバの初期化

デバイスドライバを使用するにあたって、初期化関数を呼び出す。初期化関数の呼び出しは、

各デバイス(ハードウェア)について一回きりとする。

初期化関数により、デバイスドライバに必要な初期化処理が実行され、OS にデバイスが登録される。以降はOSのデバイス管理機能のAPIを用いて、デバイスの制御を行うことができる。

以下のデバイス初期化関数の仕様を記す。

書式	ER dev_init_ser (UW unit);
引数	UW unit ユニット番号(0 から始まる)
戻り値	エラーコード
説明	引数 unit で指定したデバイスの初期化、登録を行う。
	ユニット番号は「表 3-1 シリアル通信ドライバとハードウェアの対応」を参
	照。

(2) デバイスのオープン

デバイスの使用開始にあたり、μT-Kernel3.0 の API **tk_opn_dev** により対象デバイスをオープンする。以降、対象デバイスへのアクセスが可能となる。

以下に API の概要を記す。詳細は「 μ T-Kernel3.0 仕様書」を参照のこと。

書式	ER tk_opn_dev (CONST UB *devnm, UINT omode);	
引数	CONST UB *devnm デバイス名	
	UINT omode オープンモード	
戻り値	エラーコード	
説明	devnm で指定したデバイスを omode のモードでオープンする。	
	デバイス名 devnm は「表 3-1 シリアル通信ドライバとハードウェアの対	
	応」を参照。	

同一デバイスの多重オープンは許されるが、実際にオープン処理が実行されるのは最初のオープンのみである。

オープンモードは任意に指定できる。 読込み専用とした場合はデバイスの固有データの書込 Copyright © 2022 TRON Forum. All rights reserved. み(データ送信)はできない。また、書込み専用とした場合はデバイスの固有データの読込み (データ受信)はできない。

デバイスの属性データは、オープンモードに関係なく、読み書き可能である。

オープン時の通信デバイスの設定(通信フォーマット、速度など)は、コンフィギュレーションで指定された初期値に設定される。

また、通信デバイスの設定は、デバイスの属性データを書き込むことにより初期値から変更が可能である。詳細は「3.2.6 ハードウェア依存仕様」を参照。

(3) シリアル通信データの受信(固有データの読込み)

シリアル通信デバイスは同期アクセスのみに対応する。よって、データの読込みには API tk_srea_dev を使用する。

API(tk_srea_dev)を用いて対象デバイスから固有データを読み込むことにより、データ受信を行うことができる。

ᄓᅐᅜᄼᄭ	の概要を記す。	=学4四/十「	IT-Karnal30	什样聿:	た 糸 昭 のこと
ル いに API	ひがはそを言いり ~	・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・・	μ I – Nerrieis.U		そ参照のこと。

書式	ER ercd = tk_srea_dev_d(ID dd, D start_d, void *buf, SZ size, SZ *asize);		
引数	ID dd	対象デバイスのデバイスディスクリプタ	
		(tk_opn_deb の戻り値)	
	W start	0 以上:固有データ(値は任意)	
		0 未満:属性データ	
	void *buf	受信データを格納する領域の先頭アドレス	
	SZ size	要求する受信データ数(バイト単位)	
	SZ &asize	実際に受信したデータ数を返す領域のアドレス	
戻り値	ER	エラーコード	
説明	dd で指定したシリ	リアル通信デバイスから、size バイトのデータを受信する。実際	
	に受信されたデー	-タは*buf に格納され、受信データ数は*asize に返される。	

引数 start で指定する固有データ番号は 0 以上の任意の数であり、値による動作の差異はない。

API(tk_srea_dev)の処理は、実際にはデバイスドライバ内の受信バッファからのデータの読込みである。API 発行時に既に受信バッファに要求数のデータがある場合は、API は速やかに終了する。

受信バッファのデータが足りない場合は、API を呼び出したタスクは待ち状態となる。データ受信の待ちのタイムアウト時間は、デバイスの属性データで指定できる。また、初期値はコンフィ Copyright © 2022 TRON Forum. All rights reserved.

ギュレーションにて指定される。

引数 asize で指定した領域に実際に受信したデータのサイズが返される。API が正常終了した場合、size と asize の値は等しい。

要求する受信データ数(size)に0を指定した場合は、読込み可能のデータ数が asize に返される。この値はその時点での受信バッファ内のデータ数である。

(4) シリアル通信のデータ送信(固有データの書込み)

シリアル通信デバイスは同期アクセスのみに対応する。よって、データの書込みには API tk_swri_dev を使用する。

API(tk_swri_dev)を用いて対象デバイスへ固有データを書き込むことにより、データ送信を行うことができる。

以下に API の概要を記す。詳細は「 LT-Kernel3.0 仕様	書」を参照のこと。
-------------------------------------	-----------

書式	ER ercd = tk_swri_dev(ID dd, W start, CONST void *buf, SZ size, SZ *asize);			
引数	ID dd	対象デバイスのデバイスディスクリプタ		
		(tk_opn_deb の戻り値)		
	W start	0 以上:固有データ(値は任意)		
	0 未満:属性データ			
	void *buf	送信データを格納する領域の先頭アドレス		
	SZ size	要求する送信データ数(バイト単位)		
	SZ &asize	実際に送信したデータ数を返す領域のアドレス		
戻り値	ER エラーコード dd で指定したシリアル通信デバイスから、*buf に格納されたデータを size バイト			
説明				
	送信する。実際に送信されたデータ数は*asize に返される。			

引数 start で指定する固有データ番号は 0 以上の任意の数であり、値による動作の差異はない。

API(tk_swri_dev)の処理は、実際にはデバイスドライバ内の送信バッファへのデータの書込みである。API 発行時に送信バッファに空きがある場合は、API は速やかに終了する。送信バッファ内のデータは実際に送信されるのは API が終了した後であることに注意が必要である。送信バッファに空きがない場合は、API を呼び出したタスクは待ち状態となる。データ送信の待ちのタイムアウト時間は、デバイスの属性データで指定できる。また、初期値はコンフィギュレーションにて指定される。

引数 asize で指定した領域に実際に送信したデータのサイズが返される。API が正常終了した場合、size と asize の値は等しい。

要求する送信データ数(size)に0を指定した場合は、書込み可能のデータ数が asize に返される。この値はその時点での送信バッファの空きデータ数である。

(5) デバイスのクローズ

デバイスの使用終了にあたり、μT-Kernel3.0 の API **tk_cls_dev** により対象デバイスをクローズ する。以降、対象デバイスへのアクセスが不可となる。

	以下に	API の概要を記す.	。詳細は「ノエーKernel3(0 仕様書」を参照のこと。
--	-----	-------------	------------------	---------------

書式	ER ercd = tk_cls_dev(ID dd, UINT option);			
引数	ID dd 対象デバイスのデバイスディスクリプタ			
	(tk_opn_deb の戻り値)			
	UINT option クローズオプション			
戻り値	エラーコード			
説明	dd で指定したデバイスをクローズする。			
	本デバイスドライバは option を無視する。			

多重オープンされている場合、オープンに対応したクローズが必要である。すべてクローズされるとデバイスドライバは処理を終える。

クローズされたデバイスは、再びオープンされることにより使用可能となる。

3.2.4 属性データ

デバイスの属性データは、API tk_srea_dev および tk_seri_dev でデータ番号を指定することにより 読み書き可能である。

本デバイスの属性データを以下に示す。

種別	名称	データ番号	型	意味
共通属性	TDN_EVENT	-1	ID	事象通知用メッセージバッファ ID ※1
デバイス	TDN_SER_MODE	-100	UW	シリアル通信モード ※2
種別属性	TDN_SER_SPEED	-101	UW	シリアル通信速度 ※2
	TDN_SER_SNDTMO	-102	UW	送信タイムアウト時間
	TDN_SER_RCVTMO	-103	UW	受信タイムアウト時間
	TDN_SER_COMERR	-104	ТМО	通信エラー

TDN_SER_BREAK -105	TMO ブレーク信号送出
--------------------	--------------

※1 本デバイスはデバイス事象通知をサポートしない。この属性データは将来の拡張のためにある。

※2 シリアル通信モードおよび速度は、属性データを変更した時点では反映されず、デバイスをオープンした際に適用される。つまり、属性データを変更した場合はデバイスをクローズしたのち、再度オープンしなければならない。

各デバイス種別属性データについて以下に説明する。

(1) シリアル通信モード

シリアル通信の通信モードを以下のように指定する。

mode := (DEV_SER_MODE_7BIT || DEV_SER_MODE_8BIT)

| (DEV_SER_MODE_1STOP || DEV_SER_MODE_2STOP)

| (DEV_SER_MODE_PODD || DEV_SER_MODE_PEVEN || DEV_SER_MODE_PNON)

| [DEV_SER_MODE_CTSEN] | [DEV_SER_MODE_RTSEN]

DEV_SER_MODE_7BIT データ長 7bit
DEV_SER_MODE_8BIT データ長 8bit
DEV_SER_MODE_1STOP 1 ストップビット
DEV_SER_MODE_2STOP 2 ストップビット
DEV_SER_MODE_PODD 奇数パリティ
DEV_SER_MODE_PEVEN 偶数パリティ
DEV_SER_MODE_PNON パリティビットなし

DEV_SER_MODE_CTSEN CTS ハードウェアフロー制御

DEV_SER_MODE_RTSEN RTS ハードウェアフロー制御

なお、それぞれのモードの実際の値は、ハードウェア(マイコン)毎に異なる。よって、モードの 指定は定義名で行わなくてはならない。

また、ハードウェアによって指定できる値の制限がある場合がある。

(2) シリアル通信速度

シリアル通信の速度(ボーレート)を指定する。指定可能な範囲はハードウェアにより異なる。

(3) 送信タイムアウト時間

データ送信処理において、送信バッファの空き待ち時間の上限を指定する。タイムアウトが発 Copyright © 2022 TRON Forum. All rights reserved. 生すると、API はタイムアウトエラーで終了する。

このタイムアウト時間は、API 処理内の待ちの合計時間ではない。API 処理中に生じる個々のタスクの待ち状態のタイムアウト時間である。

(4) 受信タイムアウト時間

データ受信処理において、データ受信の待ち時間の上限を指定する。タイムアウトが発生すると、API はタイムアウトエラーで終了する。

このタイムアウト時間は、API 処理内の待ちの合計時間ではない。API 処理中に生じる個々のタスクの待ち状態のタイムアウト時間である。

(5) 通信エラー (読込みのみ可能)

通信中に発生したエラーが記録される。本属性データは読込みのみ可能である。読み込むと データは 0 にクリアされる。

データの内容はハードウェア(マイコン)毎に規定される。ただし、以下のエラーはすべてのハードウェアで共通である。

ビット	名称	意味
7	DEV_SER_ERR_ROVR	受信バッファ・オーバーフロー

(6) ブレーク信号送出(書込みのみ可能)

本属性データに 1 を書き込むとブレーク信号の送出を開始する。0 を書き込むとブレーク信号 の送出を停止する。

ただし、ブレーク信号が送出可能か否かはハードウェア(マイコン)毎に異なる。

本属性データは書込みのみであり、読込みは出来ない。

3.2.5 コンフィギュレーション

シリアル通信デバイスの各初期設定をコンフィギュレーションにより指定できる。

コンフィギュレーションはハードウェアに依存しない共通コンフィグレーションと、依存するデバイス 固有コンフィギュレーションがある。

デバイス固有コンフィギュレーションは「3.2.6 ハードウェア依存仕様」に記す。

共通コンフィギュレーションは、コンフィギュレーション定義ファイル ser_cnf.h に記述される。内容を以下に記す。

名称	初期値	意味
DEVCNF_SER_DEVNAME	"ser"	デバイス名

DEVCONF_SER_BUFFSIZE	50	通信バッファサイズ(バイト単位)
DEVCNF_SER_SPEED	115200	通信速度(ボーレート)※1
DEVCNF_SER_MODE	DEV_SER_MODE_CTSEN	通信モード※1
	DEV_SER_MODE_RTSEN	
	DEV_SER_MODE_8BIT	
	DEV_SER_MODE_1STOP	
	DEV_SER_MODE_PNON	
DEVCNF_SER_SND_TMO	TMO_FEVR(無限待ち)	送信タイムアウト時間※1
DEVCNF_SER_RCV_TMO	TMO_FEVR(無限待ち)	受信タイムアウト時間※1

^{※1} これらの値はデバイスの属性データに初期値として設定される。

3.2.6 ハードウェア依存仕様

- (1) TX03-M367 固有仕様
 - マイコン内蔵の非同期シリアル通信チャネル(UART)を使用する。シリアルチャネル (SIO/UART)には非対応である。

以下にデバイスドライバと USART の対応を記す。

デバイス名 ユニット番号		対象ハードウェア	
"sera"	0	UART4 (UART Channel4)	
"serb"	1	UART5 (UART Channel4)	

● コンフィギュレーション定義ファイル ser_cnf_m367.h にて以下のハードウェアに依存するデバイス固有コンフィギュレーションを定義する。

名称	初期値	意味
DEVCNF_SER_INTPRI	5	シリアル通信の割込み優先順位
DEVCNF_SER_DBGUN	1	T-Monitor が使用するユニット番号

DEVCNF_SER_INTPRI

デバイスドライバの内部で使用している USART 割込みの優先順位を指定する。

• DEVCNF_SER_DBGUN

OS の T-Monitor 互換 API のデバッグ用ターミナル入出力で使用している UART のユニット番号を指定することにより、デバイスドライバと T-Monitor 互換 API の競合を防ぐ。 具体的にはデバイスのオープン時以外でも UART の使用を可能とする。ただし、シリアル 通信の設定は両者同一であることを前提とする。

● UART が使用するマイコンの端子には複数の機能が割り当てられているので、UART 用に初期化が必要である。本デバイスドライでは端子の初期化は行わないので、マイコンの初期化時などに、本デバイスを使用する前に使用する端子の初期化を行う必要がある。

ただし、LIT-Kernel 3.0 の IoT-Engine 向けの標準の実装では、シリアル通信はデバッグ 用シリアル通信に使用するため、UART5 の端子 RDX5、TXD5、RTS5.、CTS5 は初期化されている。他の UART を使用する場合は、マイコンの初期化処理などで、使用する端子 の設定が必要である。

● UART 内蔵の FIFO の初期設定は ser_m367.h に以下のように記述 される。この値はデバイス初期化時に UARTxIFLS レジスタに設定される。

```
#define UARTxIFLS_RXINI UARTxIFLS_1_2 // Receive FIFO 1/2 #define UARTxIFLS_TXINI UARTxIFLS_1_4 // Send FIFO 1/4
```

● 通信中に発生したエラーは属性データ TDN_SER_COMERR に記録される 通信中にエラーが検出されるつど、属性データ TDN_SER_COMERR の該当するビットが セットされる。よって、記録されているエラーは同時に発生したとは限らない。 tk_srea_dev API により属性データ TDN_SER_COMERR をリードすると、データの値はクリ アされる。

属性データ TDN_SER_COMERR のエラービットは以下のように定義される。

```
#define DEV_SER_ERR_OE (1<<3) /* Overrun Error */

#define DEV_SER_ERR_BE (1<<2) /* Break Error */

#define DEV_SER_ERR_PE (1<<1) /* Parity Error */

#define DEV_SER_ERR_FE (1<<0) /* Framing Error */
```

上記の定義は、device.h をインクルードすることにより、ユーザプログラムからも使用可能である。

(2) RX231 固有仕様

● マイコン内蔵のシリアルコミュニケーションインタフェース(SCI)を使用する。SCI の調歩同期式シリアル通信のみに対応する。他の通信方式には非対応である。

Copyright © 2022 TRON Forum. All rights reserved.

以コ	トにデバ	イスドライ	ハバト	USART	の対応を記す。
----	------	-------	-----	-------	---------

デバイス名	ユニット番号	対象ハードウェア
"sera"	0	SCI0
"serb"	1	SCI1
"serc"	2	SCI5
"serd"	3	SCI6
"sere"	4	SCI8
"serf"	5	SCI9
"serg"	6	SCI12

● コンフィギュレーション定義ファイル ser_cnf_rx231.h にて以下のハードウェアに依存する デバイス固有コンフィギュレーションを定義する。

名称 初期値		意味
DEVCONF_SER_INIT_MSTP	FALSE	初期化時のモジュールストップの解除
DEVCNF_SER_INTPRI 5		割込み優先順位
DEVCNF_SER_DBGUN	3	T-Monitor が使用するユニット番号

DEVCONF_SER_INIT_MSTP

本値が TRUE の場合、デバイスドライバの初期化処理で対象デバイスのモジュールストップを解除する。

マイコンの初期化処理でデバイスのモジュールストップが解除されている場合は、FALSEを指定することにより、処理およびコードを節約できる。

µIT-Kernel 3.0 の標準の実装では、シリアル通信はデバッグ用シリアル通信に使用するため、SCI6 がモジュールストップ解除済みである。他の SCI を使用する場合は、TRUE とするか、マイコンの初期化処理などで、本デバイスを使用する前にモジュールストップを解除する必要がある。

DEVCNF_SER_INTPRI

デバイスドライバの内部で使用している SCI の割込みの優先順位を指定する。なお、使用する SCI の割込みはすべて同一優先度に設定される。

DEVCNF_SER_DBGUN

OS の T-Monitor 互換 API のデバッグ用ターミナル入出力で使用している SCI のユニット番号を指定することにより、デバイスドライバと T-Monitor 互換 API の競合を防ぐ。

具体的にはデバイスのオープン時以外でもSCIの使用を可能とする。ただし、シリアル通信の設定は両者同一であることを前提とする。

● SCI が使用するマイコンの端子には複数の機能が割り当てられている。また、SCI の信号は複数の端子にアサイン可能である。本デバイスドラでは端子の初期化は行わないので、マイコンの初期化時など、本デバイスを使用する前に使用する端子の初期化を行う必要がある。

ただし、µT-Kernel 3.0 の IoT-Engine 向けの標準の実装では、シリアル通信はデバッグ 用シリアル通信に使用するため、SCI6 の端子 RDX6 および TXD6 は初期化され、PB0 お よび PB1 にアサインされている。他の SCI を使用する場合は、マイコンの初期化処理な どで、使用する端子の設定が必要である。

- ブレーク信号の送出には対応しない(SCIにはブレーク信号送出の機能はない)。
- SCI のハードウェアフロー制御は、CTS、RTS のいずれか一方のみを有効にできる(同時 に両方を有効にはできない)。よって、属性データによるハードウェアフロー制御には対 応しない。

ハードウェアフロー制御の設定は SPMR レジスタに行う。SPMR レジスタの初期設定を ser_rx231.h に以下のように記述する。デバイス初期化時に SPRM レジスタに設定される。

#define SCI_SPMR_INI (0x00) // SPMR initial value

● 通信中に発生したエラーは属性データ TDN_SER_COMERR に記録される 通信中にエラーが検出されるつど、属性データ TDN_SER_COMERR の該当するビットが セットされる。よって、記録されているエラーは同時に発生したとは限らない。 tk_srea_dev API により属性データ TDN_SER_COMERR をリードすると、データの値はクリ アされる。

属性データ TDN_SER_COMERR のエラービットは以下のように定義される。

#define DEV_SER_ERR_PE (1<<3) /* Parity Error */
#define DEV_SER_ERR_FE (1<<4) /* Framing Error */
#define DEV_SER_ERR_OE (1<<5) /* Overrun Error */

上記の定義は、device.h をインクルードすることにより、ユーザプログラムからも使用可能である。

Copyright © 2022 TRON Forum. All rights reserved.

(3) STM32L4 固有仕様

● マイコン内蔵の USART (Universal Synchronous Asynchronous Receiver Transmitter)を 使用する。USART の全二重非同期通信のみに対応する。他の通信方式には非対応である。

以下にデバイスドライバと USART の対応を記す。

デバイス名	ユニット番号	対象ハードウェア
"sera"	0	USART1
"serb"	1	USART2
"serc"	2	USART3

● コンフィギュレーション定義ファイル ser_cnf_stm32l4.h にて以下のハードウェアに依存するデバイス固有コンフィギュレーションを定義する。

名称 初期値		意味
DEVCONF_SER_INIT_MCLK FALSE		初期化時のデバイスへのクロック供給
DEVCNF_SER_INTPRI 5		割込み優先順位
DEVCNF_SER_DBGUN	1	T-Monitor が使用するユニット番号

· DEVCONF SER INIT MCLK

本値が TRUE の場合、デバイスドライバの初期化処理で対象デバイスへのクロックの供給を開始する。

マイコンの初期化処理でデバイスへのクロック供給が初期化済みの場合は FALSE を指定することにより、処理およびコードを節約できる。

µT-Kernel 3.0 の標準の実装では、シリアル通信はデバッグ用シリアル通信に使用するため、USART2 が初期化済みである。他の USART を使用する場合は、TRUE とするか、マイコンの初期化処理などで、本デバイスを使用する前にクロック供給を開始する必要がある。

DEVCNF_SER_INTPRI

デバイスドライバの内部で使用している USART 割込みの優先順位を指定する。

DEVCNF_SER_DBGUN

OS の T-Monitor 互換 API のデバッグ用ターミナル入出力で使用している USART のユニット番号を指定することにより、デバイスドライバと T-Monitor 互換 API の競合を防ぐ。 具体的にはデバイスのオープン時以外でも USART の使用を可能とする。ただし、シリア Copyright © 2022 TRON Forum. All rights reserved. ル通信の設定は両者同一であることを前提とする。

● USARTが使用するマイコンの端子には複数の機能が割り当てられている。また、USART の信号は複数の端子にアサイン可能である。本デバイスドラでは端子の初期化は行わないので、マイコンの初期化時など、本デバイスを使用する前に使用する端子の初期化を行う必要がある。

ただし、µT-Kernel 3.0 の IoT-Engine 向けの標準の実装では、シリアル通信はデバッグ 用シリアル通信に使用するため、USART2 の端子 RX および TX は初期化され、 GPIO-D6 および GPIO-D5 にアサインされている。他の USART を使用する場合は、マイコンの初期化処理などで、使用する端子の設定が必要である。

● 属性データ TDN_SER_BREAK に 1(0 以外の値)を書き込むことにより、ブレーク信号を 1 データ分の時間送出する。

ブレーク信号の送出はハードウェアにより自動的に停止される。属性データ TDN SER BREAK に 0(ブレーク信号停止)を書き込んでも無視される。

- 属性データ DEV_SER_MODE_CTSEN および DEV_SER_MODE_RTSEN を指定することによ りハードウェアフロー制御を有効にすることができる。 ハードウェアフロー制御を使用する場合は、マイコンの初期化時など本デバイスを使用
 - する前に、CTS および RTS の端子の設定を行う必要がある
- 通信中に発生したエラーは属性データ TDN_SER_COMERR に記録される 通信中にエラーが検出されるつど、属性データ TDN_SER_COMERR の該当するビットが セットされる。よって、記録されているエラーは同時に発生したとは限らない。 tk_srea_dev API により属性データ TDN_SER_COMERR をリードすると、データの値はクリ アされる。

属性データ TDN_SER_COMERR のエラービットは以下のように定義される。

```
#define DEV_SER_ERR_PE (1<<0) /* Parity Error */

#define DEV_SER_ERR_FE (1<<1) /* Framing Error */

#define DEV_SER_ERR_NF (1<<2) /* Start bit noise detection flag */

#define DEV_SER_ERR_OE (1<<3) /* Overrun Error */
```

上記の定義は、device.h をインクルードすることにより、ユーザプログラムからも使用可能である。

(4) RZ/A2M 固有仕様

● マイコン内蔵の FIFO 内蔵シリアルコミュニケーションインタフェース(SCIFA)を使用する。 SCI の調歩同期式シリアル通信のみに対応する。他の通信方式には非対応である。 以下にデバイスドライバと USART の対応を記す。

デバイス名	ユニット番号	対象ハードウェア
"sera"	0	SCIFA0
"serb"	1	SCIFA1
"serc"	2	SCIFA2
"serd"	3	SCIFA3
"sere"	4	SCIFA4

● コンフィギュレーション定義ファイル ser_cnf_rza2m.h にて以下のハードウェアに依存する デバイス固有コンフィギュレーションを定義する。

名称 初期値		意味	
DEVCONF_SER_INIT_MSTP	FALSE	初期化時のモジュールストップの解除	
DEVCNF_SER_INTPRI 5		割込み優先順位	
DEVCNF_SER_DBGUN 4		T-Monitor が使用するユニット番号	

DEVCONF_SER_INIT_MSTP

本値が TRUE の場合、デバイスドライバの初期化処理で対象デバイスのモジュールストップを解除する。

マイコンの初期化処理でデバイスのモジュールストップが解除されている場合は、FALSEを指定することにより、処理およびコードを節約できる。

LIT-Kernel 3.0 の標準の実装では、シリアル通信はデバッグ用シリアル通信に使用するため、SCIFA4がモジュールストップ解除済みである。他の SCI を使用する場合は、TRUEとするか、マイコンの初期化処理などで、本デバイスを使用する前にモジュールストップを解除する必要がある。

DEVCNF_SER_INTPRI

デバイスドライバの内部で使用している SCI の割込みの優先順位を指定する。なお、使用する SCI の割込みはすべて同一優先度に設定される。

DEVCNF_SER_DBGUN

OS の T-Monitor 互換 API のデバッグ用ターミナル入出力で使用している SCI のユニット Copyright © 2022 TRON Forum. All rights reserved.

番号を指定することにより、デバイスドライバと T-Monitor 互換 API の競合を防ぐ。 具体的にはデバイスのオープン時以外でも SCI の使用を可能とする。ただし、シリアル通信の設定は両者同一であることを前提とする。

● SCI が使用するマイコンの端子には複数の機能が割り当てられている。また、SCI の信号は複数の端子にアサイン可能である。本デバイスドラでは端子の初期化は行わないので、マイコンの初期化時など、本デバイスを使用する前に使用する端子の初期化を行う必要がある。

ただし、µT-Kernel 3.0 の IoT-Engine 向けの標準の実装では、シリアル通信はデバッグ 用シリアル通信に使用するため、SCIFA4 の端子 RDX4 および TXD4 は初期化され、P90 および P91 にアサインされている。他の SCIFA を使用する場合は、マイコンの初期化処理などで、使用する端子の設定が必要である。

- ブレーク信号の送出には対応しない。
- SCIFA のハードウェアフロー制御は、CTS、RTS のいずれか一方のみを有効にできない (同時に両方が有効となる)。よって、属性データによるハードウェアフロー制御には対応 しない。

ハードウェアフロー制御の設定は FCR レジスタに行う。FCR レジスタの初期設定値は ser_rez2am.hに以下のように記述され、デバイス初期化時にFCRレジスタに設定される。 ハードフロー使用時は初期値を適切なものに変更する。

#define SCI_FCR_INI (0x0600) // FCR initial value

● 通信中に発生したエラーは属性データ TDN_SER_COMERR に記録される 通信中にエラーが検出されるつど、属性データ TDN_SER_COMERR の該当するビットが セットされる。よって、記録されているエラーは同時に発生したとは限らない。 tk_srea_dev API により属性データ TDN_SER_COMERR をリードすると、データの値はクリ アされる。

属性データ TDN_SER_COMERR のエラービットは以下のように定義される。

#define DEV_SER_ERR_PE (1<<2) /* Parity Error */
#define DEV_SER_ERR_FE (1<<3) /* Framing Error */
#define DEV_SER_ERR_OE (1<<0) /* Overrun Error */

上記の定義は、device.h をインクルードすることにより、ユーザプログラムからも使用可能である。

3.2.7 その他

シリアル通信デバイスは、以下の機能に対応しない。

- ドライバ要求イベント
- デバイス事象通知

3.3 A/D 変換デバイスドライバ

3.3.1 概要

A/D 変換ドライバは、マイコン内蔵の A/D コンバータの制御を行うデバイスドライバである。 A/D コンバータを介して外部からのアナログ入力の値を取得することができる。

3.3.2 基本仕様

A/D 変換ドライバの名称は"adc"とし、A/D コンバータのデバイス(ハードウェア)毎にユニットをアサインする。

A/D 変換ドライバは、各ユニットの特定のチャンネルからの A/D 変換値の取得、および複数のチェンネルからの連続した A/D 変換値の取得を行うことができる。

A/D 変換ドライバとハードウェアの対応を「表 3-2 A/D 変換ドライバとハードウェアの対応」に記す。

表 3-2 A/D 変換ドライバとハードウェアの対応	表	3-2 A/D	変換ドライ	バとハード	ウェアの対応
----------------------------	---	---------	-------	-------	--------

マイコン	デバイス(ハードウェア)	ユニット番号	チャンネル数	デバイス名
TX03-M367	ADC ユニットA	0	4	"adca"
	ADC ユニットB	1	4	"adcb"
RX231	S1ADE	0	24	"adca"
STM32L4	ADC1	0	19	"adca"
	ADC2	1	18	"adcb"
	ADC3	2	16	"adcc"
RZ/A2M	ADC	0	8	"adca"

3.3.3 使用方法

(1) デバイスの初期化

デバイスドライバを使用するにあたって、初期化関数を呼び出す。初期化関数の呼び出しは、 各デバイス(ハードウェア)について一回きりとする。

初期化関数により、デバイスドライバに必要な初期化処理が実行され、OS にデバイスが登録される。以降はOSのデバイス管理機能のAPIを用いて、デバイスの制御を行うことができる。

以下のデバイス初期化関数の仕様を記す。

書式	ER dev_init_adc(UW unit);
引数	UW unit ユニット番号(0 から始まる)
戻り値	エラーコード
説明	引数 unit で指定したデバイスの初期化、登録を行う。

ユニット番号は「表 3-2 A/D 変換ドライバとハードウェアの対応」を参照。

(2) デバイスのオープン

デバイスの使用開始にあたり、μT-Kernel3.0 の API **tk_opn_dev** により対象デバイスをオープンする。以降、対象デバイスへのアクセスが可能となる。

以下に API の概要を記す。詳細は「川-Kernel3.0 仕様書」を参照のこと。

書式	ER tk_opn_dev (CONST UB *devnm, UINT omode);
引数	CONST UB *devnm デバイス名
	UINT omode オープンモード
戻り値	エラーコード
説明	devnm で指定したデバイスを omode のモードでオープンする。
	デバイス名 devnm は「表 3-2 A/D 変換ドライバとハードウェアの対応」を
	参照。

同一デバイスの多重オープンは許されるが、実際にオープン処理が実行されるのは最初のオープンのみである。

オープンモードは任意に指定できる。ただし、A/D 変換ドライバの固有データは読込みのみ可能である。よって、TD_READ または TD_UPDATE の属性を指定しなければならない。 デバイスの属性データは、オープンモードに関係なく、読み書き可能である。

オープン時の A/D 変換デバイスの設定は、コンフィギュレーションで指定された初期値に設定される。

(3) A/D 変換値の取得(固有データの読込み)

A/D 変換デバイスは同期アクセスのみに対応する。よって、データの読込みには API tk_srea_dev を使用する。

API(tk_srea_dev)を用いて対象デバイスデバイスの固有データを読み込むことにより、A/Dコンバータから変換値を取得することができる。

以下に API の概要を記す。詳細は「 川ーKernel3.0 仕様書」を参照のこと。

書式	ER ercd = t	k_srea_dev_d(ID dd, D start_d, void *buf, SZ size, SZ *asize);	
引数	ID dd	対象デバイスのデバイスディスクリプタ	

		(tk_opn_deb の戻り値)		
	W start	0 以上:固有データ		
	A/D 変換値を取得するチャンネル番号			
		0 未満:属性データ		
	void *buf	A/D 変換値を格納する領域の先頭アドレス		
	A/D 変換値は 32bit のデータ(UW 型)			
	SZ size	A/D 変換値を取得するチャンネル数		
	SZ &asize	A/D 変換値を取得したチャンネル数を返す領域のアドレス		
戻り値	ER	エラーコード		
説明	dd で指定した A	/D 変換ドライバについて、引数 start で指定したチャンネルか		
	ら、size 個の連続したチャンネルの A/D 変換値を取得する。実際に受信され			
	データは*buf に枠	各納され、受信データ数は*asize に返される。		

A/D 変換値を取得するチャンネルの番号を固有データ番号として引数 start に設定する。 複数のチャンネルから A/D 変換値を取得する場合は、引数 start に先頭のチャンネルの番号 を設定し、引数 size にチャンネル数を設定する。チャンネルの番号は連続している必要がある。

固有データは 32bit(UW 型)である。ただし、有効な A/D 変換値はハードウェアの仕様に依存する。

取得したデータを格納する領域は、UW型の配列とし、配列数は size で指定したチャンネル数とする。この領域の先頭アドレスを引数 buf に設定する。

A/D 変換は API が発行されたタイミングで実行される。A/D 変換の完了待ちには割込みを使用する。よって、API 実行中は、API を発行したタスクは待ち状態となる場合がある。その際のタイムアウト時間はコンフィギュレーションで設定される。タイムアウトした場合、API はタイムアウトエラーで終了する。

引数 asize で指定した領域に実際に取得した A/D 変換値の数(チャンネル数)が返される。 API が正常終了した場合、size と asize の値は等しい。

(4) 固有データの書込み

本デバイスは書込み可能な固有データを持たない。書込みの API を呼び出した場合は E_PAR エラーが返る。

(5) デバイスのクローズ

デバイスの使用終了にあたり、μT-Kernel3.0 の API **tk_cls_dev** により対象デバイスをクローズ する。以降、対象デバイスへのアクセスが不可となる。

以下に API の概要を記す。詳細は「川-Kernel3.0 仕様書」を参照のこと。

書式	ER ercd = tk_cls_dev(ID dd, UINT option);			
引数	ID dd 対象デバイスのデバイスディスクリプタ			
	(tk_opn_deb の戻り値)			
	UINT option クローズオプション			
戻り値	エラーコード			
説明	dd で指定したデバイスをクローズする。			
	本デバイスドライバは option を無視する。			

多重オープンされている場合、オープンに対応したクローズが必要である。すべてクローズされるとデバイスドライバは処理を終える。

クローズされたデバイスは、再びオープンされることにより使用可能となる。

3.3.4 属性データ

デバイスの属性データは、API tk_srea_dev および tk_seri_dev でデータ番号を指定することにより 読み書き可能である。

本デバイスの属性データを以下に示す。

種別		名称	データ番号	型	意味
共通属性	ŧ	TDN_EVENT	-1	ID	事象通知用メッセージバッファ ID ※1

※1 本デバイスはデバイス事象通知をサポートしない。この属性データは将来の拡張のためにある。

3.3.5 コンフィギュレーション

A/D 変換ドライバの各初期設定をコンフィギュレーションにより指定できる。

コンフィギュレーションはハードウェアに依存しない共通コンフィグレーションと、依存する固有コンフィギュレーションがある。

デバイス固有コンフィギュレーションは「3.3.6 ハードウェア依存仕様」に記す。

共通コンフィギュレーションは、コンフィギュレーション定義ファイル adc_cnf.h に以下のように記述 Copyright © 2022 TRON Forum. All rights reserved.

される。

名称	初期値	意味
DEVCNF_ADC_DEVNAME	"adc"	デバイス名

3.3.6 ハードウェア依存仕様

- (1) TX03-M367 固有仕様
 - マイコン内蔵の 12 ビット逐次変換方式 A/D コンバータ(ADC)に対応する。 以下にデバイスドライバと ADC の対応を記す。

デバイス名	ユニット番号	対象ハードウェア	チャンネル数
"adca"	0	ADC ユニット A	4
"adcb"	1	ADC ユニット B	4

● コンフィギュレーション定義ファイル adc_cnf_m367.h にて以下のハードウェアに依存する 固有コンフィギュレーションを定義する。

ユニット	名称	初期値	意味
Α	DEVCNF_ADCA_CLK	0x0000001	クロック設定
	DEVCNF_ADCA_INTPRI	5	割込み優先順位
	DEVCNF_ADCA_TMOSCAN	1000	A/D 変換タイムアウト時間
В	DEVCNF_ADCB_CLK	0x0000001	クロック設定
	DEVCNF_ADCB_INTPRI	5	割込み優先順位
	DEVCNF_ADCB_TMOSCAN	1000	A/D 変換タイムアウト時間

DEVCNF_ADCx_CLK

この値はデバイスのオープン時に対象 ADC のクロック設定レジスタ(ADxCLK)に設定される。

DEVCNF_ADCx_INTPRI

デバイスドライバの内部で使用している ADC 割込みの優先順位を指定する。

DEVCNF_ADCx_TMOSCAN

デバイスドライバの内部処理における A/D 変換の完了待ちのタイムアウト時間を指定する。この時間を超えると API はタイムアウトエラーとなる。

このタイムアウト時間 API 処理中に生じる個々のデバイスの応答待ちのタイムアウト時間であり、API 処理内の待ち時間の合計ではない。

● A/D コンバータが使用するマイコンの端子には複数の機能が割り当てられているので、 A/D コンバータ用に初期化が必要である。本デバイスドライでは端子の初期化は行わないので、必要に応じて、本デバイスを使用する前に使用する端子の初期化を行う。 ただし、本マイコンは初期状態で ADC が使用可能である。

(2) RX231 固有仕様

● マイコン内蔵の 12 ビット逐次変換方式 A/D コンバータ(S12ADE)に対応する。 以下にデバイスドライバと ADC の対応を記す。

デバイス名	ユニット番号	対象ハードウェア	チャンネル数
"adca"	0	S1ADE	24

● コンフィギュレーション定義ファイル adc_cnf_sysdep.h にて以下のハードウェアに依存する固有コンフィギュレーションを定義する。

名称	初期値	意味
DEVCONF_ADC_INIT_MSTP	FALSE	初期化時にモジュールストップの解除
DEVCONF_ADC_INIT_PIN	FALSE	初期化時に端子の設定を行う
DEVCONF_ENA_AN00_07	0x07	使用する A/D チャネル(0~7)の指定
DEVCONF_ENA_AN16_23	0x00	使用する A/D チャネル(16~23)の指定
DEVCONF_ENA_AN24_31	0x00	使用する A/D チャネル(24~32)の指定
DEVCNF_ADSSTR0_INI	6	クロック設定
DEVCNF_ADSSTR1_INI	6	クロック設定
DEVCNF_ADSSTR2_INI	6	クロック設定
DEVCNF_ADSSTR3_INI	6	クロック設定
DEVCNF_ADSSTR4_INI	6	クロック設定
DEVCNF_ADSSTR5_INI	6	クロック設定
DEVCNF_ADSSTR6_INI	6	クロック設定
DEVCNF_ADSSTR7_INI	6	クロック設定
DEVCNF_ADSSTRL_INI	6	クロック設定
DEVCNF_ADC_INTPRI	5	割込み優先順位
DEVCNF_ADC_TMOSCAN	1000	A/D 変換タイムアウト時間

DEVCONF ADC INIT MSTP

本値が TRUE の場合、デバイスドライバの初期化処理で対象デバイスのモジュールストップを解除する。

マイコンの初期化処理でデバイスのモジュールストップが解除されている場合は、FALSEを指定することにより、処理およびコードを節約できる。

µIT-Kernel 3.0 の標準の実装では、コンフィギュレーション USE_SDEV_DRV を有効とした場合、デバイスのモジュールストップが解除される。その他の場合は、TRUE とするか、マイコンの初期化処理などで、本デバイスを使用する前にモジュールストップを解除する必要がある。

・ DEVCONF_ADC_INIT_PIN および DEVCONF_ENA_ANxx_xx

DEVCONF_ADC_INIT_PIN が TRUE の場合、DEVCONF_ENA_ANxx_xx の指定に従い、ADC の端子設定を行う。

マイコンの初期化処理で端子設定を行っている場合は、FALSE を指定することにより、 処理およびコードを節約できる。

詳細は次項を参照。

· DEVCNF ADSSTRx INI

この値はデバイスの初期化時にサンプリングステートレジスタ(ADSSTRn)に設定される。

DEVCNF_ADC_INTPRI

デバイスドライバの内部で使用している ADC の割込みの優先順位を指定する。

DEVCNF_ADC_TMOSCAN

デバイスドライバの内部処理における A/D 変換の完了待ちのタイムアウト時間を指定する。この時間を超えると API はタイムアウトエラーとなる。

このタイムアウト時間 API 処理中に生じる個々のデバイスの応答待ちのタイムアウト時間であり、API 処理内の待ち時間の合計ではない。

● A/D コンバータが使用するマイコンの端子には複数の機能が割り当てられているので、 A/Dコンバータ用に初期化が必要である。

本デバイスドライは、コンフィギュレーション DEVCONF_ADC_INIT_PIN が TRUE の場合、端子の初期化を行う。その際、コンフィギュレーション DEVCONF_ENA_AN00_07、DEVCONF_ENA_AN16_23、DEVCONF_ENA_AN24_31 で 1 がセットされたビットに対応する A/D チャンネルの端子を A/D コンバータ入力用に初期化する。その他の A/D チャンネ

Copyright © 2022 TRON Forum. All rights reserved.

ルの端子は初期化されない。

コンフィギュレーション DEVCONF_ADC_INIT_PIN が FALSE の場合、初期化は行われないので、本デバイスを使用する前に使用する端子の初期化を行う必要がある。

μT-Kernel 3.0 の標準の実装では、コンフィギュレーション USE_SDEV_DRV を有効とした場合、AN000(P40)、AN001(P41)、AN002(P42)の端子の初期化を行う。その他の場合は、TRUE とするか、マイコンの初期化処理などで、本デバイスを使用する前にモジュールストップを解除する必要がある。

(3) STM32L4 固有仕様

● マイコン内蔵の A/D コンバータ(ADC)に対応する。 以下にデバイスドライバと ADC の対応を記す。

デバイス名	ユニット番号	対象ハードウェア	チャンネル数
"adca"	0	ADC1	19
"adcb"	1	ADC2	18
"adcc"	2	ADC3	16

● コンフィギュレーション定義ファイル adc_cnf_sysdep.h にて以下のハードウェアに依存する固有コンフィギュレーションを定義する。

名称	初期値	意味
DEVCONF_ADC_INIT_MCLK	TRUE	初期化時のデバイスへのクロック供給
DEVCNF_ADCSEL	1	ADC クロック・ソース
DEVCNF_ADC_CKMODE	0	ADC クロック・モード
DEVCNF_ADC_PRESC	0	ADC クロック・プリスケーラ値
DEVCONF_ADC1_SMPR1	0x00000000	ADC1 サンプル時間 1
DEVCONF_ADC1_SMPR2	0x00000000	ADC1 サンプル時間 2
DEVCONF_ADC2_SMPR1	0x00000000	ADC2 サンプル時間 1
DEVCONF_ADC2_SMPR2	0x00000000	ADC2 サンプル時間 2
DEVCONF_ADC3_SMPR1	0x00000000	ADC3 サンプル時間 1
DEVCONF_ADC3_SMPR2	0x00000000	ADC3 サンプル時間 2
DEVCNF_ADC12_INTPRI	5	割込み優先順位(ADC1, ADC2)
DEVCNF_ADC3_INTPRI	5	割込み優先順位(ADC3)
DEVCNF_ADC_TMOSCAN	1000	A/D 変換タイムアウト時間

DEVCONF_SER_INIT_MCLK および DEVCNF_ADCSEL
 DEVCONF_SER_INIT_MCLK が TRUE の場合、DEVCNF_ADCSEL の指定に従い、デバイ

スドライバの初期化処理で ADC へのクロックの設定および供給を開始する。

DEVCNF_ADCSEL は、ペリフェラル独立クロック設定レジスタ(RCC_CCIPR)の ADCSEL の値である。また、この値に応じて、SAI1 PLL または SAI2 PLL の有効化、および PLLADC1CLK または PLLADC2CLK のクロック出力が有効化される。

マイコンの初期化処理で ADC のクロック設定および供給が初期化済みの場合は FALSE を指定することにより、処理およびコードを節約できる。

µT-Kernel 3.0 の標準の実装では、プロファイル USE_SDEV_DRV の設定に関わらず、ADC のクロックの設定は行わない。よって、ADC を使用する場合は、TRUE とするか、マイコンの初期化処理などで、ADC を使用する前にクロックの設定と供給を開始する必要がある。

・ DEVCNF_ADC_CKMODE および DEVCNF_ADC_PRESC

本値はデバイスの初期化時に、ADC 共通制御レジスタ(ADC_CCR)の CKMODE および PRESC に設定される。なお、本設定は全 ADC で共通のため、最初の ADC のデバイス 初期化時のみ実行される。

- ・ DEVCONF_ADCx_SMPR1 および DEVCONF_ADCx_SMPR2 本値はデバイスのオープン時に、該当するADCのサンプル時間レジスタ1(ADC_SMPR1) およびサンプル時間レジスタ 2(ADC_SMPR2)に設定される。
- DEVCNF_ADC12_INTPRI および DEVCNF_ADC3_INTPRI
 デバイスドライバの内部で使用している ADC の割込みの優先順位を指定する。なお、ADC1とADC2 は割込みが共通である。
- DEVCNF_ADC_TMOSCAN

デバイスドライバの内部処理における A/D 変換の完了待ちのタイムアウト時間を指定する。この時間を超えると API はタイムアウトエラーとなる。

このタイムアウト時間 API 処理中に生じる個々のデバイスの応答待ちのタイムアウト時間であり、API 処理内の待ち時間の合計ではない。

● A/D コンバータが使用するマイコンの端子には複数の機能が割り当てられているので、 A/Dコンバータ用に初期化が必要である。

µIT-Kernel 3.0 の標準の実装では、コンフィギュレーション USE_SDEV_DRV を有効とした場合、ADC12_IN6 (PA1)、ADC12_IN7 (PA2)、ADC12_IN9 (PA4)、ADC12_IN16 (PB1)の端子の初期化を行う。その他の場合は、マイコンの初期化処理などで、ADC を使用する前に端子を設定する必要がある。

(4) RZ/A2M 固有仕様

● マイコン内蔵の 12 ビット逐次変換方式 A/D コンバータに対応する。 以下にデバイスドライバと ADC の対応を記す。

デバイス名	ユニット番号	対象ハードウェア	チャンネル数
"adca"	0	ADC	8

● コンフィギュレーション定義ファイル adc_cnf_sysdep.h にて以下のハードウェアに依存する固有コンフィギュレーションを定義する。

名称	初期値	意味
DEVCONF_ADC_INIT_MSTP	TRUE	初期化時にモジュールストップの解除
DEVCONF_ADC_INIT_PIN	TRUE	初期化時に端子の設定を行う
DEVCONF_ENA_AN00_07	0x07	使用する A/D チャネル(0~7)の指定
DEVCNF_ADSSTR0_INI	11	クロック設定
DEVCNF_ADSSTR1_INI	11	クロック設定
DEVCNF_ADSSTR2_INI	11	クロック設定
DEVCNF_ADSSTR3_INI	11	クロック設定
DEVCNF_ADSSTR4_INI	11	クロック設定
DEVCNF_ADSSTR5_INI	11	クロック設定
DEVCNF_ADSSTR6_INI	11	クロック設定
DEVCNF_ADSSTR7_INI	11	クロック設定
DEVCNF_ADC_INTPRI	5	割込み優先順位
DEVCNF_ADC_TMOSCAN	1000	A/D 変換タイムアウト時間

DEVCONF_ADC_INIT_MSTP

本値が TRUE の場合、デバイスドライバの初期化処理で対象デバイスのモジュールストップを解除する。

マイコンの初期化処理でデバイスのモジュールストップが解除されている場合は、FALSEを指定することにより、処理およびコードを節約できる。

DEVCONF_ADC_INIT_PIN および DEVCONF_ENA_ANxx_xx
 DEVCONF_ADC_INIT_PIN が TRUE の場合、DEVCONF_ENA_ANxx_xx の指定に従い、ADC の端子設定を行う。

マイコンの初期化処理で端子設定を行っている場合は、FALSE を指定することにより、 処理およびコードを節約できる。

詳細は次項を参照。

DEVCNF_ADSSTRx_INI

この値はデバイスの初期化時にサンプリングステートレジスタ(ADSSTRn)に設定される。

DEVCNF_ADC_INTPRI

デバイスドライバの内部で使用している ADC の割込みの優先順位を指定する。

DEVCNF_ADC_TMOSCAN

デバイスドライバの内部処理における A/D 変換の完了待ちのタイムアウト時間を指定する。この時間を超えると API はタイムアウトエラーとなる。

このタイムアウト時間 API 処理中に生じる個々のデバイスの応答待ちのタイムアウト時間であり、API 処理内の待ち時間の合計ではない。

● A/D コンバータが使用するマイコンの端子には複数の機能が割り当てられているので、 A/D コンバータ用に初期化が必要である。

本デバイスドライは、コンフィギュレーション DEVCONF_ADC_INIT_PIN が TRUE の場合、端子の初期化を行う。その際、コンフィギュレーション DEVCONF_ENA_AN00_07 で 1 がセットされたビットに対応する A/D チャンネルの端子を A/D コンバータ入力用に初期化する。その他の A/D チャンネルの端子は初期化されない。

コンフィギュレーション DEVCONF_ADC_INIT_PIN が FALSE の場合、初期化は行われないので、本デバイスを使用する前に使用する端子の初期化を行う必要がある。

3.3.7 その他

本デバイスは、以下の機能に対応しない。

- ドライバ要求イベント
- デバイス事象通知

3.4 I2C 通信ドライバ

3.4.1 概要

I2C 通信ドライバは、マイコン内蔵の I2C 通信デバイスの制御を行うデバイスドライバである。 以下の I2C 通信に対応する。

- マスターモード(シングルマスタ)
- 7 ビットスレーブアドレス
- 任意のデータの送信、受信、および連続した送信・受信

3.4.2 基本仕様

シリアル通信ドライバの名称は"iic"とし、I2C 通信デバイスのデバイス(ハードウェア)毎にユニットをアサインする。

I2C 通信ドライバとハードウェアの対応を「表 3-3 I2C 通信デバイスとハードウェアの対応」に記す。

表	3-3 1	12C	通信デ	バィ	(スとハ	/一ドウ	ェアの	杰校 (
-	~ ~ .		AM 10 /		· • •		, _,	71 J T L

マイコン	デバイス(ハードウェア)	ユニット番号	デバイス名
TX03-M367	SBI0	0	"iica"
	SBI1	1	"iicb"
	SBI2	2	"iicc"
RX231	RIIC	0	"iica"
STM32L4	I2C1	0	"iica"
	I2C2	1	"iicb"
	I2C3	2	"iicc"

3.4.3 使用方法

(1) デバイスドライバの初期化

デバイスドライバを使用するにあたって、初期化関数を呼び出す。初期化関数の呼び出しは、 各デバイス(ハードウェア)について一回きりとする。

初期化関数により、デバイスドライバに必要な初期化処理が実行され、OS にデバイスが登録される。以降はOSのデバイス管理機能のAPIを用いて、デバイスの制御を行うことができる。

以下のデバイス初期化関数の仕様を記す。

書式	ER dev_init_i2c (UW unit);		
引数	UW unit	ユニット番号(0 から始まる)	

戻り値	エラーコード
説明	引数 unit で指定したデバイスの初期化、登録を行う。
	ユニット番号は「表 3-3 I2C 通信デバイスとハードウェアの対応」を参照。

(2) デバイスのオープン

デバイスの使用開始にあたり、μT-Kernel3.0 の API **tk_opn_dev** により対象デバイスをオープンする。以降、対象デバイスへのアクセスが可能となる。

ᄬ	下に API	の概要を記す。	、詳細は「	IT-Kernel30	什様書 する参り	召のこと。

書式	ER tk_opn_dev (CONST UB *devnm, UINT omode);		
引数	CONST UB *devnm デバイス名		
	UINT omode オープンモード		
戻り値	エラーコード		
説明	devnm で指定したデバイスを omode のモードでオープンする。		
	デバイス名 devnm は「表 3-3 I2C 通信デバイスとハードウェアの対応」を		
	参照。		

同一デバイスの多重オープンは許されるが、実際にオープン処理が実行されるのは最初のオープンのみである。

本デバイスはオープンモードの指定は無効である。オープンモードに関係なく、送受信が可能である。

オープン時の I2C 通信デバイスの設定は、コンフィギュレーションで指定された初期値に設定される。詳細は「」を参照。

(3) I2C 通信のデータ送信

I2C 通信デバイスは同期アクセスのみに対応する。よって、データの書込みには API tk_swri_dev を使用する。

API(tk_swri_dev)を用いて対象デバイスデバイスへ固有データを書き込むことにより、データ送信を行うことができる。

データは I2C バスで接続された外部デバイスに送信される。送信先の外部デバイスの I2C アドレスを、API の固有データの値に指定する。

以下に API の概要を記す。詳細は「 川-Kernel3.0 仕様書」を参照のこと。

書式	ER ercd = tk_swri	_dev(ID dd, W start, CONST void *buf, SZ size, SZ *asize);	
引数	ID dd	対象デバイスのデバイスディスクリプタ	
		(tk_opn_deb の戻り値)	
	W start	0 以上:固有データ(送信先外部デバイスの I2C アドレス)	
		0 未満:属性データ	
	void *buf	送信データを格納する領域の先頭アドレス	
	SZ size	要求する送信データ数(バイト単位)	
	SZ &asize	実際に送信したデータ数を返す領域のアドレス	
戻り値	ER	エラーコード	
説明	dd で指定した I20	〕 通信デバイスにより、*buf に格納されたデータを size バイト、	
	start で指定される	た I2C アドレスの外部デバイスへ送信する。実際に送信された	
	データ数は*asize	に返される。	

API(tk_srea_dev)の処理の処理中に I2C による通信が実行される。デバイス(ハードウェア)のアクセスの待ちは、割込みを用いて制御する。よって、API の実行中に、API を呼び出したタスクは待ち状態となる。割込み待ちのタイムアウト時間は、デバイスの属性データで指定できる。また、初期値はコンフィギュレーションにて指定される。

(4) I2C 通信データの受信

I2C 通信デバイスは同期アクセスのみに対応する。よって、データの読込みには API tk_srea_dev を使用する。

API(tk_srea_dev)を用いて対象デバイスから固有データを読み込むことにより、データ受信を行うことができる。

データは I2C バスで接続された外部デバイスから受信される。受信元の外部デバイスの I2C アドレスを、API の固有データの値に指定する。

以下に API の概要を記す。詳細は「 川-Kernel3.0 仕様書」を参照のこと。

-211-1-		THE RESTRICTION OF THE PROPERTY OF THE PROPERT	
書式	ER ercd = tk_srea_dev_d(ID dd, D start_d, void *buf, SZ size, SZ *asize);		
引数	ID dd 対象デバイスのデバイスディスクリプタ		
		(tk_opn_deb の戻り値)	
	W start	0 以上:固有データ(受信本外部デバイスの I2C アドレス)	
		0 未満:属性データ	
	void *buf	受信データを格納する領域の先頭アドレス	
	SZ size	要求する受信データ数(バイト単位)	
	SZ &asize	実際に受信したデータ数を返す領域のアドレス	
戻り値	ER	エラーコード	
説明	dd で指定した I2C) 通信デバイスにより、size バイトのデータを、start で指定され	
	た I2C アドレスの	外部デバイスから受信する。実際に受信されたデータは*bufに	
	格納され、受信デ	ータ数は*asize に返される。	

API(tk_srea_dev)の処理の処理中に I2C による通信が実行される。デバイス(ハードウェア)のアクセスの待ちは、割込みを用いて制御する。よって、API の実行中に、API を呼び出したタスクは待ち状態となる。割込み待ちのタイムアウト時間は、デバイスの属性データで指定できる。また、初期値はコンフィギュレーションにて指定される。

(5) I2C 通信データの連続した送受信

データの送信に続いて、リスタートコンディションを生成し、続いてデータの受信を行うことができる。

 μ T-Kernel 3.0 の API では、送受信を同時に行うことはできないので、この機能は、API(tk_swri_dev)を用いて、特定の属性データを書き込むことにより実行される。

属性データは以下のように定義される。

名称	意味	値
TDN_I2C_EXEC	I2C 通信によるの連続した送受信の実行	-100

TDN_I2C_EXEC 属性データは以下のように定義される。

```
typedef struct {
      UW
                    sadr;
                                 // I2C アドレス
       SZ
                    snd_size;
                                 // 送信データ数
       UB
                    *snd_data;
                                 // 送信データ
       SZ
                                 // 受信データ数
                    rcv_size;
       UB
                                 // 受信データ
                    *rcv_data;
T_I2C_EXEC;
```

TDN_I2C_EXEC 属性データの内容を以下に記す。

型	名称	意味
UW	sadr	通信対象のデバイスの I2C アドレス
SZ	snd_size	送信するデータ数(単位:バイト)
UB*	snd_data	送信データの先頭アドレス
SZ	rcv_size	受信するデータ数(単位:バイト)
UB*	rcv_data	受信データを格納する領域の先頭アドレス

API(tk_srea_dev)の処理の処理中に I2C による通信が実行される。デバイス(ハードウェア)のアクセスの待ちは、割込みを用いて制御する。よって、API の実行中に、API を呼び出したタスクは待ち状態となる。割込み待ちのタイムアウト時間は、デバイスの属性データで指定できる。また、初期値はコンフィギュレーションにて指定される。

API(tk_srea_dev)が引数 asize に返す値は、書き込んだ属性データ TDN_I2C_EXEC のサイズである。通信データのサイズでないので注意すること。

(6) デバイスのクローズ

デバイスの使用終了にあたり、μT-Kernel3.0 の API **tk_cls_dev** により対象デバイスをクローズ する。以降、対象デバイスへのアクセスが不可となる。

以下に API の概要を記す。詳細は「 IT-Kernel3.0 仕様書」を参照のこと。

書式	ER ercd = tk_cls_dev(ID dd, UINT option);		
引数	ID dd 対象デバイスのデバイスディスクリプタ		
	(tk_opn_deb の戻り値)		
	UINT option	クローズオプション	
戻り値	エラーコード		

説明	dd で指定したデバイスをクローズする。
	本デバイスドライバは option を無視する。

多重オープンされている場合、オープンに対応したクローズが必要である。すべてクローズされるとデバイスドライバは処理を終える。

クローズされたデバイスは、再びオープンされることにより使用可能となる。

3.4.4 属性データ

デバイスの属性データは、API tk_srea_dev および tk_seri_dev でデータ番号を指定することにより 読み書き可能である。

本デバイスの属性データを以下に示す。

種別	名称	データ	型	意味
		番号		
共通属性	TDN_EVENT	-1	ID	事象通知用メッセージバッファ ID ※1
デバイス	TDN_I2C_EXEC	-100	※ 2	連続した送受信
種別属性				

※1 本デバイスはデバイス事象通知をサポートしない。この属性データは将来の拡張のためにある。

※2 デバイス種別属性データ TDN_I2C_EXEC については「3.4.3 使用方法 (5)I2C 通信データの連続した送受信」を参照。

3.4.5 コンフィギュレーション

シリアル通信デバイスの各初期設定をコンフィギュレーションにより指定できる。

コンフィギュレーションはハードウェアに依存しない共通コンフィグレーションと、依存するデバイス 固有コンフィギュレーションがある。

デバイス固有コンフィギュレーションは「3.4.6 ハードウェア依存仕様」に記す。

共通コンフィギュレーションは、コンフィギュレーション定義ファイル i2c_cnf.h に記述される。内容を以下に記す。

名称	初期値	意味
DEVCNF_I2C_DEVNAME	"iic"	デバイス名
DEVCNF_I2C_MAX_SDATSZ	100	最大送信データサイズ(バイト単位)

DEVCNF_I2C_MAX_RDATSZ	100	最大送信データサイズ(バイト単位)
-----------------------	-----	-------------------

3.4.6 ハードウェア依存仕様

- (1) TX03-M367 固有仕様
 - マイコン内蔵のシリアルバスインタフェース(SBI)を使用する。SBI の I2C バスモードにみ 対応する。クロック同期 SIO モードには非対応である。
 - 以下にデバイスドライバと ADC の対応を記す。

デバイス名	ユニット番号	対象ハードウェア	チャンネル数
"iica"	0	SBI0	1
"iica"	1	SBI1	1
"iica"	2	SBI2	1

● コンフィギュレーション定義ファイル i2c_cnf_m367.h にて以下のハードウェアに依存するデバイス固有コンフィギュレーションを定義する。

名称	初期値	意味
DEVCNF_I2C0_SCK	0	SBIO の SCL 出力クロックの周波数選択
DEVCNF_I2C1_SCK	0	SBI1 の SCL 出力クロックの周波数選択
DEVCNF_I2C2_SCK	0	SBI2 の SCL 出力クロックの周波数選択
DEVCNF_I2C0_INTPRI	5	SBIO の I2C 通信の割込み優先順位
DEVCNF_I2C1_INTPRI	5	SBI1 の I2C 通信の割込み優先順位
DEVCNF_I2C2_INTPRI	5	SBI2 の I2C 通信の割込み優先順位
DEVCNF_I2C0_TMO	1000	SBIO の通信タイムアウト時間(単位:ミリ秒)
DEVCNF_I2C1_TMO	1000	SBI1 の通信タイムアウト時間(単位:ミリ秒)
DEVCNF_I2C2_TMO	1000	SBI2 の通信タイムアウト時間(単位:ミリ秒)

DEVCNF_I2Cx_SCK

この値はデバイスのオープン時に SBI コントロールレジスタ 1(I2C_SBIxCR1)の SCK に設定される。

DEVCNF_I2Cx_INTPRI

デバイスドライバの内部で使用している SBI 割込みの優先順位を指定する。

DEVCNF_I2Cx_TMO

デバイスドライバの内部処理における I²C 通信のデバイス応答待ちのタイムアウト時間を指定する。この時間を超えると API はタイムアウトエラーとなる。

このタイムアウト時間 API 処理中に生じる個々のデバイスの応答待ちのタイムアウト時間であり、API 処理内の待ち時間の合計ではない。

(2) RX231 固有仕様

● マイコン内蔵の I²C バスインタフェース(RIIC)を使用する。 以下にデバイスドライバと ADC の対応を記す。

デバイス名	ユニット番号	対象ハードウェア	チャンネル数
"iica"	0	RIIC	1

● コンフィギュレーション定義ファイル i2c_cnf_rx231.h にて以下のハードウェアに依存するデバイス固有コンフィギュレーションを定義する。

名称	初期値	意味
DEVCONF_I2C_INIT_MSTP	FALSE	初期化時にモジュールストップの解除
DEVCONF_I2C_INIT_PIN	FALSE	初期化時に端子の設定を行う
DEVCNF_I2C_CKS	1	内部基準クロック選択
DEVCNF_I2C_INTPRI	5	割込み優先順位
DEVCNF_I2C_TMO	1000	通信タイムアウト時間(単位:ミリ秒)

DEVCONF_I2C_INIT_MSTP

本値が TRUE の場合、デバイスドライバの初期化処理で対象デバイスのモジュールストップを解除する。

マイコンの初期化処理でデバイスのモジュールストップが解除されている場合は、FALSEを指定することにより、処理およびコードを節約できる。

μT-Kernel 3.0 の標準の実装では、コンフィギュレーション USE_SDEV_DRV を有効とした場合、本デバイスのモジュールストップが解除される。その他の場合は、TRUEとするか、マイコンの初期化処理などで、本デバイスを使用する前にモジュールストップを解除する必要がある。

· DEVCONF I2C INIT PIN

DEVCONF_ADC_INIT_PIN が TRUE の場合、デバイスドライバの初期化処理で端子設定を行う。

マイコンの初期化処理で端子設定を行っている場合は、FALSE を指定することにより、 処理およびコードを節約できる。

詳細は次項を参照。

DEVCNF_I2C_CKS

この値はデバイスのオープン時に、I²C バスモードレジスタ1(ICMR1)の内部基準クロック選択ビット(CKS)に設定される。

DEVCNF I2C INTPRI

デバイスドライバの内部で使用している RIIC の割込みの優先順位を指定する。なお、使用する RIIC の割込みはすべて同一優先度に設定される。

DEVCNF I2C TMO

デバイスドライバの内部処理における I²C 通信のデバイス応答待ちのタイムアウト時間を 指定する。この時間を超えると API はタイムアウトエラーとなる。

このタイムアウト時間 API 処理中に生じる個々のデバイスの応答待ちのタイムアウト時間であり、API 処理内の待ち時間の合計ではない。

● RIIC が使用するマイコンの端子には複数の機能が割り当てられているので、RIIC 用に初期化が必要である。

本デバイスドライは、コンフィギュレーション DEVCONF_I2C_INIT_PIN が TRUE の場合、以下のように端子の初期化を行う。

I/O ポート名	機能名	機能
P16	RIIC0.SCL0	I ² C バス クロック
P17	RIIC0.SDA0	I ² C バス データ

コンフィギュレーション DEVCONF_I2C_INIT_PIN が FALSE の場合、初期化は行われないので、本デバイスを使用する前に使用する端子の初期化を行う必要がある。

µT-Kernel 3.0 の標準の実装では、コンフィギュレーション USE_SDEV_DRV を有効とした場合、上記と同様(RIICO.SCLO (P16)、RIICO.SDAO (P17))の端子の初期化を行う。その他の場合は、マイコンの初期化処理などで、本デバイスを使用する前に端子を設定する必要がある。

(3) STM32L4 固有仕様

● マイコン内蔵の I²C バスインタフェース(I2C)を使用する。

以下にデバイスドライバと ADC の対応を記す。

デバイス名	ユニット番号	対象ハードウェア	チャンネル数
"iica"	0	I2C1	1
"iicb"	1	I2C2	1
"iicc"	2	I2C3	1

● コンフィギュレーション定義ファイル i2c_cnf_stm32l4.h にて以下のハードウェアに依存する デバイス固有コンフィギュレーションを定義する。

名称	初期値	意味
DEVCONF_I2C_INIT_MCLK	TRUE	初期化時のデバイスへのクロック供給
DEVCNF_I2CSEL	0	I2C クロック・ソース選択
I2C_TIMINGR_INIT	0x10909CEC	I ² C タイミング
DEVCNF_I2C1_INTPRI	5	割込み優先順位
DEVCNF_I2C2_INTPRI	5	割込み優先順位
DEVCNF_I2C3_INTPRI	5	割込み優先順位
DEVCNF_I2C1_TMO	1000	通信タイムアウト時間(単位:ミリ秒)
DEVCNF_I2C2_TMO	1000	通信タイムアウト時間(単位:ミリ秒)
DEVCNF_I2C3_TMO	1000	通信タイムアウト時間(単位:ミリ秒)

・ DEVCONF_SER_INIT_MCLK および DEVCNF_I2CSEL

DEVCONF_SER_INIT_MCLK が TRUE の場合、DEVCNF_I2CSEL の指定に従い、デバイスドライバの初期化処理で I2C へのクロックの設定および供給を開始する。

DEVCNF_I2CSEL は、ペリフェラル独立クロック設定レジスタ(RCC_CCIPR)の I2CxSEL の値である。

マイコンの初期化処理でデバイスへのクロック供給が初期化済みの場合は FALSE を指定することにより、処理およびコードを節約できる。

μT-Kernel 3.0 の標準の実装では、プロファイルUSE_SDEV_DRV の設定に関わらず、I2C のクロックの設定は行わない。よって、I2C を使用する場合は、TRUE とするか、マイコンの初期化処理などで、I2C を使用する前にクロックの設定と供給を開始する必要がある。

I2C_TIMINGR_INIT

本値は、デバイスのオープン時に I2C タイミングレジスタ I2C_TIMINGR に設定される。

• DEVCNF_I2Cx_INTPRI

デバイスドライバの内部で使用している I2C の割込みの優先順位を指定する。なお、使用する I2C の割込みはすべて同一優先度に設定される。

DEVCNF_I2Cx_TMO

デバイスドライバの内部処理における I²C 通信のデバイス応答待ちのタイムアウト時間を指定する。この時間を超えると API はタイムアウトエラーとなる。

このタイムアウト時間 API 処理中に生じる個々のデバイスの応答待ちのタイムアウト時間であり、API 処理内の待ち時間の合計ではない。

3.4.7 その他

シリアル通信デバイスは、以下の機能に対応しない。

- ドライバ要求イベント
- デバイス事象通知

以上