Lógica Digital (1001351)

Diagramas de Venn

Prof. Edilson Kato kato@ufscar.br

Prof. Ricardo Menotti menotti@ufscar.br

Prof. Maurício Figueiredo mauricio@ufscar.br

Prof. Roberto Inoue rsinoue@ufscar.br

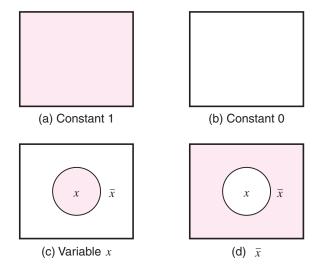
Departamento de Computação Universidade Federal de São Carlos

Atualizado em: 27 de fevereiro de 2019

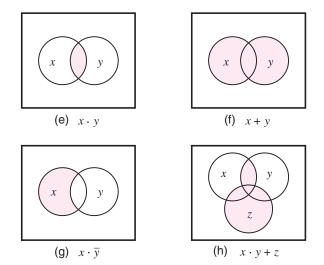




Diagramas de Venn



Diagramas de Venn



Prova por diagrama de Venn

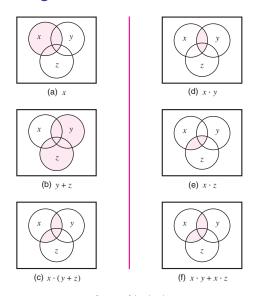


Figure 2.15 Verification of the distributive property $x \cdot (y+z) = x \cdot y + x \cdot z$.

Prova por diagrama de Venn

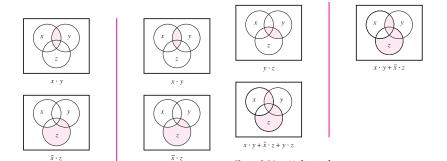


Figure 2.16

Verification of $x \cdot y + \overline{x} \cdot z + y \cdot z = x \cdot y + \overline{x} \cdot z$.

Bibliografia

▶ Brown, S. & Vranesic, Z. - Fundamentals of Digital Logic with Verilog Design, 3rd Ed., Mc Graw Hill, 2009

Lógica Digital (1001351)

Diagramas de Venn

Prof. Edilson Kato kato@ufscar.br

Prof. Ricardo Menotti menotti@ufscar.br

Prof. Maurício Figueiredo mauricio@ufscar.br

Prof. Roberto Inoue rsinoue@ufscar.br

Departamento de Computação Universidade Federal de São Carlos

Atualizado em: 27 de fevereiro de 2019



