

# Sommatore a 3 input (v1)

Stefano Scarcelli & Michele De Fusco

01 Dic 2023

# Contents

<b>1</b>	<b>Analisi progettuale</b>	<b>3</b>
1.1	Analisi preliminare . . . . .	3
<b>2</b>	<b>Implementazione</b>	<b>3</b>
<b>3</b>	<b>Testing</b>	<b>3</b>

# 1 Analisi progettuale

## 1.1 Analisi preliminare

L'obiettivo è quello di costruire un circuito in grado di sommare 3 numeri a  $n$ -bit (*2's complements*) e restituirne il risultato. Sia gli input che gli output devono essere sincronizzati tramite l'uso di registri.

L'idea di base è quella di usare due **Ripple carry** *parametrici* in cascata tra di loro per eseguire il calcolo desiderato  $A + B + C = R$ .

## 2 Implementazione

## 3 Testing