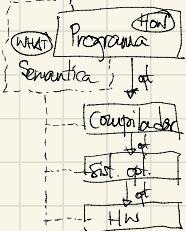
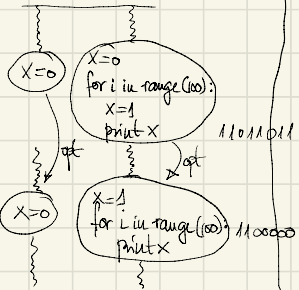


El problema: optimizar vs corrección

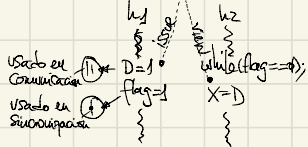


need semantic to optimize



Problema: memoria en paralelo

D=0, flag=0



memory model (consistencia) s.c.

- orden Ejecución
instrucción en cada procesador
(orden de programa)
 - R→R
 - R→W
 - W→R
 - W→W
- atomicidad
 - (Escritura en == orden para todos procesadores)
 - W
 - W
 - W
 - (después de escritura todos procesadores leen el valor escrito)
 - W
 - R

R R W W
R W R W

R R * W
R W * W

W→R

R R * *
R W * *

W→R W→W

S.C.

TSO

IBM370

PC

PSO

W.O.

R.C.

Alpha

R.T.O.i

Parat



Attribution-NonCommercial-ShareAlike 3.0