# INSTITUTO FEDERAL DE EDUCAÇÃO, CIÊNCIA E TECNOLOGIA DE SANTA CATARINA - CÂMPUS FLORIANÓPOLIS DEPARTAMENTO ACADÊMICO DE ELETRÔNICA CURSO SUPERIOR DE ENGENHARIA ELETRÔNICA

**ANA CLÁUDIA BANDERCHUK** 

**TÍTULO DO TCC** 

# INSTITUTO FEDERAL DE EDUCAÇÃO, CIÊNCIA E TECNOLOGIA DE SANTA CATARINA - CÂMPUS FLORIANÓPOLIS DEPARTAMENTO ACADÊMICO DE ELETRÔNICA CURSO SUPERIOR DE ENGENHARIA ELETRÔNICA

#### ANA CLÁUDIA BANDERCHUK

# **TÍTULO DO TCC**

Trabalho de conclusão de curso submetido ao Instituto Federal de Educação, Ciência e Tecnologia de Santa Catarina como parte dos requisitos para obtenção do título de engenheiro eletrônico

Orientador:

Prof. Dr. Fernando Santana Pacheco

Ficha de identificação da obra elaborada pelo autor.

Allebrandt, Diesson Stefano

Estudo da redução da interferência eletromagnética de um conversor estático do tipo Buck interleaved / Diesson Stefano Allebrandt ; orientação de Luis Carlos Martinhago Schlichting; coorientação de Joabel Moia.

- Florianópolis, SC, 2021.

82 p. Trabalho de Conclusão de Curso (TCC) - Instituto Federal de Santa Catarina, Câmpus Florianópolis. Bacharelado em Engenharia Eletrônica. Departamento Acadêmico de Eletrônica.

Inclui Referências.

1. Compatibilidade eletromagnética. 2. Eletrônica de potência. 3. Buck interleaved. 4. Conversor Buck com célula de comutação de três estados. I. Schlichting, Luis Carlos Martinhago . II. Moia, Joabel . III. Instituto Federal de Santa Catarina. Departamento Acadêmico de Eletrônica. IV. Título.

# TÍTULO DO TCC

# ANA CLÁUDIA BANDERCHUK

Este Trabalho foi julgado adequado para obtenção do Título de Engenheiro Eletrônico
em abril de 2021 e aprovado na sua forma final pela banca examinadora do Curso de
Engenharia Eletrônica do instituto Federal de Educação Ciência, e Tecnologia de Santa
Catarina.

	Florianópolis, 12 de março, 2021.			
Banca Examinadora:				
_	Fernando Santana Pacheco, Dr.			

### **RESUMO**

Este trabalho apresenta

Palavras-chave: um. dois.

### **ABSTRACT**

This papper presents		
Keywords:		

## LISTA DE ILUSTRAÇÕES

## SUMÁRIO

1	INTRODUÇÃO	8
1.1	Justificativa	8
1.2	Descrição do problema	8
1.3	Objetivo geral	8
1.4	Objetivos específicos	8
2	FUNDAMENTAÇÃO TEÓRICA	10
2.1	Aprendizagem Profunda	10
2.2	Redes Neurais Profundas	10
2.3	Redes Neurais Convolucionais	10
2.4	Frameworks e Bibliotecas	10
2.4.1	OpenCV	10
2.4.2	Darknet	10
2.4.3	Flask	10
	REFERÊNCIAS	11

## 1 INTRODUÇÃO

Placas de circuito impresso são de longe o método mais utilizado para o projeto de eletrônicos modernos. Elas consistem em um sanduíche de uma ou mais camadas de cobre intercaladas com uma ou mais camadas de material isolante (ZUM-BAHLEN, 2008) e servem de suporte para os componentes eletrônicos responsáveis pelo funcionamento de um circuito eletrônico.

À medida em novas tecnologias são desenvolvidas, as placas de circuito impresso estão se tornando cada vez mais sofisticadas e delicadas (HU; WANG, 2020), de modo que a detecção de incertezas, tolerâncias, defeitos e erros de posição relativa associados ao processo de fabricação (LETA; FELICIANO; MARTINS, 2008) deve ser feita com mais cautela para garantir o funcionamento do produto final.

Dessa forma, a automatização da inspeção se tornou essencial para aprimorar a qualidade do processo de fabricação, já que técnicas de medição por visão computacional apresentam melhor regularidade, precisão e repetibilidade quando comparada a inspeção humana que, além da imprecisão e não-repetibilidade, está sujeita a subjetividade, fadiga e lentidão e está, ainda, associada a um alto custo (LETA; FELICIANO; MARTINS, 2008).

A inspeção ótica automatizada (AOI) vem sido amplamente utilizada para detectar defeitos durante o processo de fabricação de uma PCB (CHIN; HARLOW, 1982). Conforme a evolução dessa tecnologia, três principais métodos de detecção tem se destacado: métodos comparativos, não-referenciais e híbridos (WU; WANG; LIU, 1996). O método comparativo, mais utilizado entre eles, está susceptível à interferência da iluminação e ruídos externos, além de necessitar mecanismos de alinhamento precisos para realização da comparação (HU; WANG, 2020).

#### 1.1 Justificativa

#### 1.2 Descrição do problema

#### 1.3 Objetivo geral

#### 1.4 Objetivos específicos

Com o objetivo geral apresentado, destaca-se os seguintes objetivos específicos:

- a) revisar a bibliografia referente a Buck interleaved, apresentando a forma de funcionamento do circuito, vantagens e desvantagens;
- b) conceituar compatibilidade eletromagnética, formas de geração de ruído

- e técnicas para mitigação;
- c) projeto do conversor Buck interleaved;
- d) análise do ponto de vista de compatibilidade eletromagnética do conversor Buck *interleaved*;
- e) aplicação de técnicas para mitigação da interferência eletromagnética e análise dos resultados obtidos.

## 2 FUNDAMENTAÇÃO TEÓRICA

Nesse capítulo serão apresentados os principais conceitos necessários para a compreensão desse trabalho.

- 2.1 Aprendizagem Profunda
- 2.2 Redes Neurais Profundas
- 2.3 Redes Neurais Convolucionais
- 2.4 Frameworks e Bibliotecas
- 2.4.1 OpenCV
- 2.4.2 Darknet
- 2.4.3 Flask

#### **REFERÊNCIAS**

- CHIN, R. T.; HARLOW, C. A. Automated visual inspection: A survey. *IEEE Transactions on Pattern Analysis and Machine Intelligence*, PAMI-4, n. 6, p. 557–573, 1982. Citado na página 8.
- HU, B.; WANG, J. Detection of pcb surface defects with improved faster-rcnn and feature pyramid network. In: . [S.I.: s.n.], 2020. v. 8, p. 108335–108345. Citado na página 8.
- LETA, F. R.; FELICIANO, F. F.; MARTINS, F. P. R. Computer vision system for printed circuit bord inspection. In: *ABCM Symposium Series in Mechatronics*. [S.I.: s.n.], 2008. v. 3, p. 623 632. Citado na página 8.
- WU, W.-Y.; WANG, M.-J. J.; LIU, C.-M. Automated inspection of printed circuit boards through machine vision. *Computers in Industry*, v. 28, n. 2, p. 103–111, 1996. ISSN 0166-3615. Disponível em: <a href="https://www.sciencedirect.com/science/article/pii/0166361595000631">https://www.sciencedirect.com/science/article/pii/0166361595000631</a>. Citado na página 8.
- ZUMBAHLEN, H. Chapter 12 printed circuit-board design issues. In: ZUMBAHLEN, H. (Ed.). *Linear Circuit Design Handbook*. Burlington: Newnes, 2008. p. 821–895. ISBN 978-0-7506-8703-4. Disponível em: <a href="https://www.sciencedirect.com/science/article/pii/B9780750687034000122">https://www.sciencedirect.com/science/article/pii/B9780750687034000122</a>. Citado na página 8.