萬出 Phase leading completesator 之 (b) 就為出 Phase lag Compensationing (c) 試以類類類點,比較如於phase leading Compensator 對則迴 路控制系统暫態性態之影響。(5分) phase log: gaint, ess de leading: PMIT = 點覧住 2.考虑下到回授控制系统 TAT lastfow) w=wc=1 ->0-> [6,60] > [5(5+2)] > jus(juta) = 40 -1 40ltf(wc) = -90° - tan Wc = -162,03/9444 利用 Bode plot 設計为选設計 phose leading controller Gc(5). 收得閉迴 PM=180°-162°=180°-補30° 路系统满足下到規格: Am=5in-1 x-1 x-3 volugets = 4.77dB 1 ess ramp < 5% 60=20 B PM 2 45° (20%) W3=Wm JX W4=Wm JX

3-PM = PM=45 9 20.45

14 14 0=0018=63.05 3. 国土一題, 强利用root locus 設計
phase leg condroller。 (20分) tan63.15 = 4 =>= ~ 就述一線性系統與其Adjoint system (件隨系統) 20 2 stability, Controllability 及 Observability的關係, 20 2 经明之。(15分) 1 6 - 3(5+2) 4=-1+2/ -] Wd=J1-32 Wh = 794 fu = lims oltfu) = == == Pastramp Gc (5)= 2 St2 off 451= 25 544) ts=15 +5 = 47 m= 5.89

答。否則不予針点。始八、、、、

6(Jw):

- XG, G

Pm.

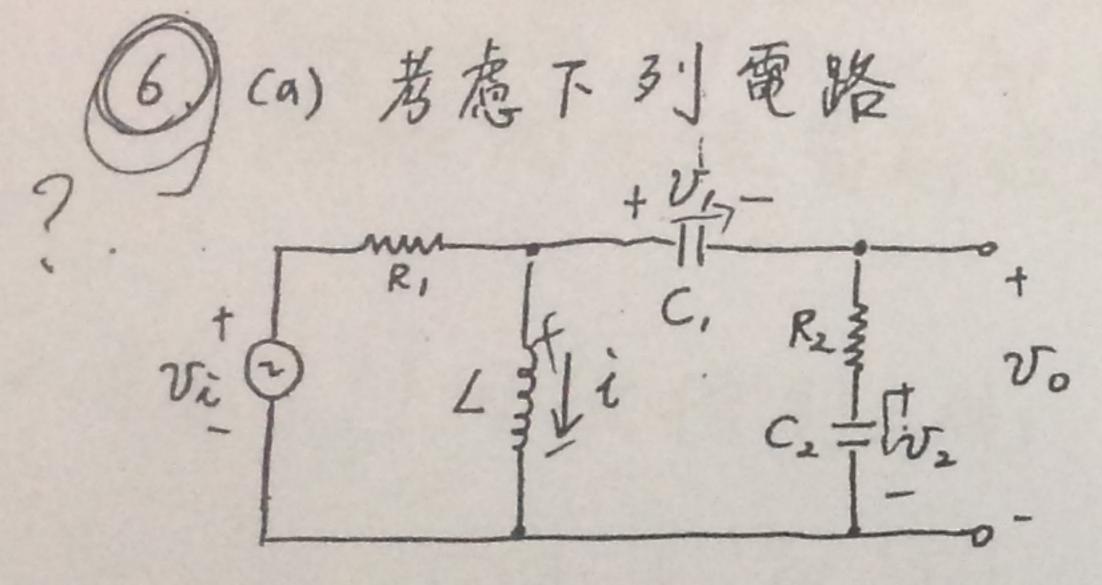
5. 考虑下到系统

$$\dot{x} = \begin{bmatrix} 0 & 1 \\ 7 & -4 \end{bmatrix} x + \begin{bmatrix} 1 \\ 2 \end{bmatrix} u$$

(g) 以積分器為基礎, 網出此系統的方塊圖.(的) (b) 令 A=[7-4] 試书 ext=?(8分)

(c) 裁求轉移函数 (c) =? (7分)

((SI-A) B + D



以可,近,在為狀態變數,近為輸入電壓,近為輸入電壓,仍為輸出電壓,試寫出肥系統之数態空間表示式。(以分)

(6) 轉移函數數位下: $6(5) = \frac{25^3 + 115^2 + 195 + 11}{(5+1)^2 (5+2)^2}$

消生 述系統以 Jordan form 表示 之。(8分)

$$G_{10} = \frac{A}{(5+1)^{2}} + \frac{B}{(5+1)^{2}} + \frac{C}{(5+2)^{2}} + \frac{D}{(5+2)^{2}}$$

(5+1)(5+2)2A+(5+2)B+(5+1)2(5+2)C+(5+1)D.

= A (5355+85+4) + B(5445+4) + C (5345+55+2)+ D(5425+1).

= (A+c)s3+(5A+B+4c+D)s2+(8A+4B+5c+2D)s+ 4A+4B+4c+D.