

EFREI Paris



## **Conception de circuit numérique 2**

---

# **Rapport Projet**

## **Microcontrôleur en VHDL**

---

Jacques Soghomonyan

Les images de simulation sont parfois assez petite et un zoom peut être nécessaire pour les comprendre.

## **0 — Introduction**

Ce projet a pour but de nous introduire au monde des cartes programmables FPGA.

Pour ce faire nous avons programmé, en VHDL, une architecture simple de microcontrôleur. Ici, nous allons détailler les aspects techniques de toutes les composantes.

## **1 — Plan d'attaque.**

1.1