

- D.数符与尾数最高有效数位相异
3. 在可编程逻辑阵列中，_____。
- A.与阵列和或阵列都是可编程的
 - B.与阵列可编程，或阵列不可编程
 - C.与阵列不可编程，或阵列可编程
 - D.与阵列和或阵列都是不可编程的
4. 执行一条一地址的加法指令共需要_____次访问主存。
- A.1
 - B.2
 - C.3
 - D.4
5. 用于对某个寄存器中操作数的寻址方式称为_____。
- A.直接寻址
 - B.间接寻址
 - C.寄存器直接寻址
 - D.变址寻址
6. 用八片 74181 和两片 74182 可组成_____。
- A.组内并行进位，组间串行进位的 32 位 ALU
 - B.二级先行进位结构的 32 位 ALU
 - C.组内先行进位，组间先行进位的 16 位 ALU
 - D.三级先行进位结构的 32 位 ALU
7. 若主存每个存储单元为 16 位，则_____。
- A.其地址线也为 16 位
 - B.其地址线的位数不定
 - C.其地址线的位数与 16 有关
 - D.其数据线的位数不定
8. 在程序的执行过程中，Cache 与主存的地址映射是由_____。
- A.操作系统来管理的
 - B.程序员调度的
 - C.由硬件自动完成的
 - D.由软、硬件共同完成的
9. 指令译码器是对_____进行译码。
- A.整条指令
 - B.指令的操作码字段
 - C.指令的地址
 - D.指令的操作数字段
10. 微程序控制器中，机器指令与微指令的关系是_____。
- A.每一条机器指令由一条微指令来执行
 - B.一条机器指令由一段用微指令编成的微程序来解释执行
 - C.一段机器指令组成的程序可由一个微程序来执行
 - D.每一条微指令由一条机器指令来解释执行
11. 在磁盘和磁带这两种磁表面存储器中，存取时间与存储单元的物理位置有关，按存储方式分_____。
- A.二者都是顺序存取
 - B.二者都是直接存取
 - C.磁盘是直接存取，磁带是顺序存取
 - D.磁带是直接存取，磁盘是顺序存取
12. PC 机键盘常常采用单片机作为键盘控制器，它通过一条 5 芯电缆向主机提供闭合键的_____。

- A.二进制代码
- B.BCD 码
- C.ASCII 码
- D.扫描码

13. 中断向量可提供_____。
- A.被选中设备的地址
 - B.传送数据的起始地址
 - C.服务程序入口地址
 - D.现行程序的断点地址
14. DMA 方式中, 周期“窃取”是窃取一个_____。
- A.存取周期
 - B.指令周期
 - C.CPU 周期
 - D.时钟周期
15. 对于低速输入输出设备, 应当选用的通道是_____。
- A.数组多路通道
 - B.字节多路通道
 - C.选择通道
 - D.DMA 专用通道

三. 判断题(下列概念如果正确, 请在括号中打钩, 否则在括号中打叉, 每题一分, 共 15 分)

- () 1. BCD 码是有冗余状态的编码。
- () 2. 返回指令通常是零地址指令。
- () 3. 进位产生函数为: $P_i = A_i \oplus B_i$
- () 4. 浮点数对阶的原则是: 小阶向大阶看齐。
- () 5. CPU 访问存储器的时间是由存储体的容量决定的, 存储容量越大, 访问存储器所需时间就越长。
- () 6. 动态 RAM 的分散刷新方式没有读写死区。
- () 7. 在冯·诺依曼计算机中, 指令流是由数据流来驱动的。
- () 8. 取指周期也要受具体指令的操作码字段的控制。
- () 9. 执行指令时, 指令在主存中的地址存放在指令寄存器中。
- () 10. 微指令是指控制存储器中的一个单元的内容。
- () 11. 在字段编码法中, 应将互斥的微命令安排在不同的字段内。
- () 12. 打印机字库中存放着字形的行点阵码。
- () 13. DMA 请求的响应时间, 必须安排在每个指令周期的末尾。
- () 14. 通道是实现外设和主存之间直接交换数据的控制器。
- () 15. 微型机中的系统总线包括数据总线、地址总线、控制总线, 所以称它为三总线。

四.(6分) 某浮点数, 阶符 1 位, 阶码 4 位, 数符 1 位, 尾数 15 位, 两部分均用补码表示, 尾数基数 $r=2$, 写出下列几种情况的数值:

1. 最大正数
2. 最小规格化正数
3. 绝对值最大的负数

注: 零除外, 结果用十进制真值表示。

五.(6分) 假定指令格式如下:

| | | | | | | |
|----|-------|----|-----|-----|---|---|
| 15 | 12 11 | 10 | 9 | 8 | 7 | 0 |
| OP | I1 | I2 | Z/C | D/I | A | |

有关寄存器内容（十六进制）：

PC: 08E8H I1: 0563H I2: 1234H

主存容量 2^{16} 字，字长 16 位，主存共分为 2^8 个页面，每个页面有 2^8 个字。

各标志位的含义为：

I1=1，变址寄存器 1 寻址；

I2=1，变址寄存器 2 寻址；

Z/C（零页/现行页）=1，指令所在页面寻址；

D/I（直接/间接）=1，间接寻址。

试计算下列指令的有效地址。

A.D4C1H

B.720BH

C.F07AH

六.（8 分）定点除法运算需要几个寄存器？它们各自的作用如何？如果： $X = -\frac{11}{16}$ ，

$Y = -\frac{13}{16}$ ，求： $X \div Y$

要求采用补码加减交替法进行运算，写出运算的中间过程。

七.（10 分）某机器中，已知有一个地址空间为 0000~1FFFH 的 ROM 区域，现再用 RAM 芯片（8K×4）形成一个 16K×8 的 RAM 区域，起始地址为 2000H，假设 RAM 芯片有 \overline{CS} 和 \overline{WE} 信号控制端，CPU 地址总线为 $A_{15} \sim A_0$ ，数据总线为 $D_7 \sim D_0$ ，控制

信号为 R/\overline{W} （读/写）， \overline{MREQ} （当存储器进行读或写时，该信号为指示地址总线的地址是有效的）。要求画出主存的逻辑图。（假设 ROM 由一片 ROM 芯片组成）。

八.（6 分）某机基本字长 32 位，主存储器按字节编址，现有四种不同长度的数据若干，请采用一种既节省存储空间，又能保证任一个数据都在单个存取周期中完成读写的方法将这批数据顺序地存入主存，画出主存中数据的存放示意图。

这批数据一共有 10 个，它们为字节、半字、双字、单字、字节、单字、双字、半字、单字、字节。

十.（4 分）某软磁盘采用 FM 记录方式，假设数据序列为 11100101，试画出其写电流波形。如果想令软盘的位密度提高一倍，应采用何种记录方式？并说明理由。

十. 问答题：（每题 5 分，共 10 分）

1. 试简述组合逻辑控制器和微程序控制器的优缺点。微程序设计的计算机共涉及哪两个层次？它们各包括哪些内容？

2. 主机与外设间的信息交换方式有哪几种？其中哪一种方式可以用于对高速外设进行数据传送？它的传送方式有几种？简述你认为最好的一种方式的工作过程。