

Einzelprüfung „Datenbanksysteme / Softwaretechnologie (vertieft)“

Einzelprüfungsnummer 66116 / 2021 / Frühjahr

Thema 1 / Teilaufgabe 2 / Aufgabe 5

(Transaktionen T1 und T2)

Stichwörter: Transaktionen

Gegeben sind die folgenden transaktionsähnlichen Abläufe. (Zunächst wird auf das Setzen von Sperren verzichtet.) Hierbei steht $R(X)$ für ein Lesezugriff auf X und $W(X)$ für einen Schreibzugriff auf X .

T1	T2
$R(A)$	$R(D)$
$A := A-10$	$D := D-20$
$W(A)$	$W(D)$
$R(C)$	$R(A)$
$R(B)$	$A := A+20$
$B := B+10$	$W(A)$
$W(B)$	

Betrachten Sie folgenden Schedule:

T1	T2
$R(A)$	$R(D)$
	$D := D-20$
	$W(D)$
	$R(A)$
	$A := A+20$
	$W(A)$
$A := A-10$	
$W(A)$	
$R(C)$	
$R(B)$	
$B := B+10$	
$W(B)$	

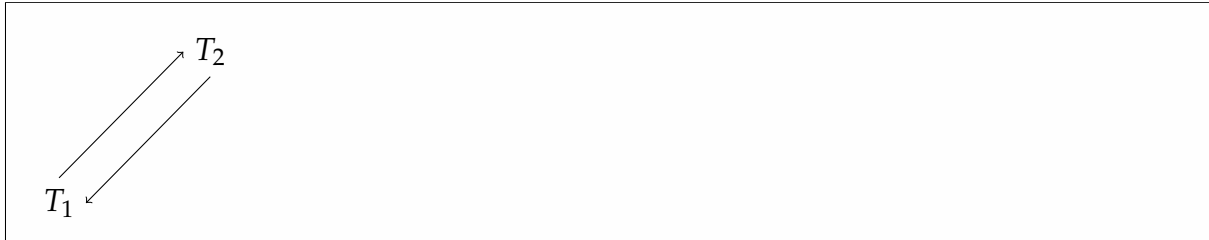
- (a) Geben Sie die Werte von A , B , C und D nach Ablauf des Schedules an, wenn mit $A = 100$, $B = 200$, $C = \text{true}$ und $D = 150$ begonnen wird.

Lösungsvorschlag

- A** 90 ($A := A - 10 := 100 - 10$) T2 schreibt 120 in A , was aber von T1 wiederüberschrieben wird.
- B** 210 (B wird nur in T1 gelesen, verändert und geschrieben)
- C** true (C wird nur in T1 gelesen)
- D** 130 (D wird nur in T2 gelesen, verändert und geschrieben)

- (b) Geben Sie den Dependency-Graphen des Schedules an.

Lösungsvorschlag



- (c) Geben Sie alle auftretenden Konflikte an.

Lösungsvorschlag

$R_1(A) < W_2(A)$ resultierende Kante $T_1 \rightarrow T_2$,
 $R_2(A) < W_1(A)$ resultierende Kante $T_2 \rightarrow T_1$,
 $W_2(A) < W_1(A)$ resultierende Kante $T_2 \rightarrow T_1$ (bereits vorhanden)

- (d) Begründen Sie, ob der Schedule serialisierbar ist.

Lösungsvorschlag

Nicht ohne den Einsatz der Lese- und Schreibsperrern, denn der Dependency Graph enthält einen Zyklus, womit er nicht konfliktserialisierbar ist.

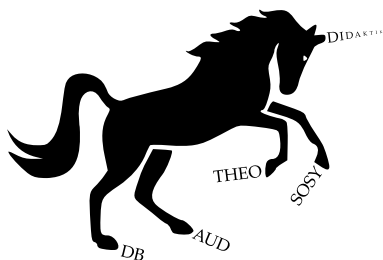
- (e) Beschreiben Sie, wie die beiden Transaktionen mit LOCK Aktionen erweitert werden können, so dass nur noch serialisierbare Schedules ausgeführt werden können. Die Angabe eines konkreten Schedules ist nicht zwingend notwendig.

Lösungsvorschlag

Hier führt die Verwendung des Zwei-Phasen-Sperrpotokolls zur gewünschten Serialisierbarkeit. (Es muss dabei weder die konservative, noch die strenge Variante verwendet werden, damit es funktioniert). T1 würde zu Beginn die Leses- und Schreibsperre für A anfordern, den Wert verändern, zurückschreiben und anschließend die Sperren für A zurückgeben. Währenddessen könnte T2 „ungestört“ die Schreib- und Lesesperren für D anfordern, D lesen, verändern und schreiben, und die Sperren zurückgeben. T2 bemüht sich nun um die Lesesperre für A, muss aber nun so lange warten, bis T1 die Schreibsperre zurückgegeben hat. Dadurch kann man den Lost-Update-Fehler vermeiden und erhält allgemein einen serialisierbaren Schedule.

Beispiel für einen konkreten Schedule mit LOCKs (auch wenn nicht zwingend gefordert in der Aufgabenstellung):

T1	T2
rLock(A) xLock(A)	rLock(D) xLock(D)
R1(A)	R2(D)
A := A-10	D := D-20 W2(D) unLock(D) rLock(A) DELAY
W1(A) unLock(A)	R2(A) A := A+20 W2(A) unLock(A)
rLock(C) R1(D) unLock(C)	commit
rLock(B) xLock(B) R1(B) B := B+10 W1(B) unLock(B) commit	



Die Bschlangaul-Sammlung

Hermine Bschlangaul and Friends

Eine freie Aufgabensammlung mit Lösungen von Studierenden für Studierende zur Vorbereitung auf die 1. Staatsexamensprüfungen des Lehramts Informatik in Bayern.



Diese Materialsammlung unterliegt den Bestimmungen der Creative Commons Namensnennung-Nicht kommerziell-Share Alike 4.0 International-Lizenz.

Hilf mit! Die Hermine schafft das nicht allein! Das ist ein Community-Projekt! Verbesserungsvorschläge, Fehlerkorrekturen, weitere Lösungen sind herzlich willkommen - egal wie - per Pull-Request oder per E-Mail an hermine.bschlangaul@gmx.net. Der TeX-Quelltext dieses Dokuments kann unter folgender URL aufgerufen werden: <https://github.com/bschlangaul-sammlung/examens-aufgaben/blob/main/Staatsexamen/66116/2021/03/Thema-1/Teilaufgabe-2/Aufgabe-5.tex>