

SEMANAL  
150  
Ptas.

# MICRO HOBBY

REVISTA INDEPENDIENTE PARA USUARIOS DE ORDENADORES SINCLAIR

AÑO IV - N.º 117



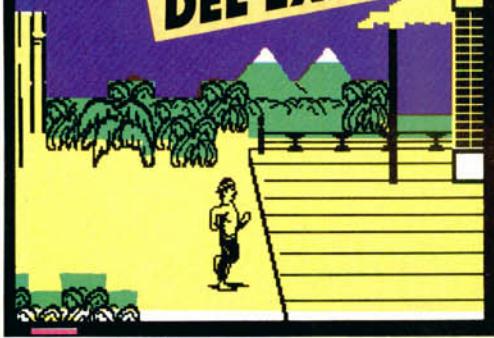
HARDWARE

## POKEADOR AUTOMÁTICO

*¡Para poner los pokes sin problemas!*

NUEVO

FIST II, EL RETORNO  
DEL EXPLODING FIST



INFORME

NO TODOS  
BAJAN EL PRECIO  
DEL SOFTWARE

UTILIDADES

ESPECTRÓGRAFO  
DE SONIDOS



# POKEADOR AUTOMÁTICO (I)

Primitivo de FRANCISCO

Los POKES en los juegos son como ese gran mago que viene en auxilio del esforzado jugador para poder llegar al final cuando utilizando los propios recursos no ha sido posible. El montaje de esta ocasión es la apropiada herramienta que permite introducirlos cómodamente y hasta, incluso, buscarlos.

La búsqueda de POKES, una de las tareas más arduas de la programación, ahora al alcance de cualquier aficionado.

**E**n MICROHOBBY se vienen incluyendo, desde hace ya algún tiempo, las direcciones de memoria en donde «pokear» o introducir un determinado dato para invalidar, en Código Máquina las rutinas que contabilizan el número de vidas, tienen en cuenta la vulnerabilidad, gestionan los movimientos de los enemigos, etc., estos codiciados «pokes» son el resultado del laborioso trabajo de analizar pacientemente y uno a uno aquellos bytes que en Código Máquina implican saltos absolutos, a subrutina, retornos, etc.

El truco está en alterar los bytes adecuados para que no se ejecute el segmento que produce los efectos indeseados. El proceso, como se verá, es totalmente empírico evitándose en lo posible el larguísimo desensamblaje de hasta los casi 48 K bytes.

Buscar un «poke» es laborioso, pero también lo es introducirlo, en especial en programas comerciales originales que suelen estar sofisticadamente protegidos. Esta tarea es notoriamente más simple en los programas desprotegidos, los cuales están previamente alterados para ponerlos en carga estándar.

Aun así esto último también puede ser difícil para los menos avezados.

POKE, como es sabido, es una instrucción Basic y aunque nosotros no usaremos de ella, sí hemos tomado su nombre como concepto genérico de nuestro dispositivo. El Pokeador Automático trabaja con un corto programa en Código Máquina que es el que efectúa el auténtico POKE bajo la forma de una instrucción de carga con el dato en la dirección designada.

Así pues, nuestro montaje consta de hardware o soporte físico del software (y mecanismos de manipulación) y software consistente en un programa en Código Máquina de aproximadamente 1 Kbytes.

## Cómo entrar sin alterar

Lo ideal es introducir el POKE en pleno curso del juego; para ello hay que tomar el control del microprocesador sin alterar, ni la memoria ni el contenido de los registros internos del Z-80. Este procedimiento sirve tanto para juegos protegidos como desprotegidos. El único inconveniente es que habrá que efectuar en principio, esta operación tantas veces como se deseé ejecutar el juego con las prestaciones de los pokes.

El control del microprocesador se toma mediante la ya conocida interrupción NMI la cual no puede ser bloqueada por software quedando el Z-80 a disposición plena del usuario, en este caso nosotros.

Esta interrupción se introduce en el momento deseado mediante un pulsador, el cual produce una señal cuyo flanco de bajada hace que el Z-80 bifurque obligatoriamente hacia la dirección fija 0066 en hexadecimal o 102 en decimal. Tan pronto como concluya la ejecución de la instrucción del programa principal en la cual le hemos «pillado».

En esta dirección y en las siguientes, ha de estar contenido el principio del programa pokeador; pero las citadas direcciones están ocupadas por la ROM que, como se sabe, es un bloque monolítico en donde se ha-

lla el sistema operativo del ordenador. Por tanto, habrá que sustituirlo desde el exterior por RAM; esto es paginar RAM sobre ROM.

Ya hemos dicho que nuestro programa ocupará aproximadamente 1 Kbyte; para lo cual cambiamos a RAM únicamente unas cuantas direcciones próximas a la dirección 0066H y el resto lo paginamos a partir de la dirección 3900H en donde el Spectrum no contiene rutinas principales.

Una vez tomado el control del microprocesador hay que proceder a guardar el contenido de sus registros y de las posiciones de la memoria principal que se vayan a alterar en la RAM paginada, para luego poder restituirlas y dejar intacto el juego, excepto en los pokes introducidos.

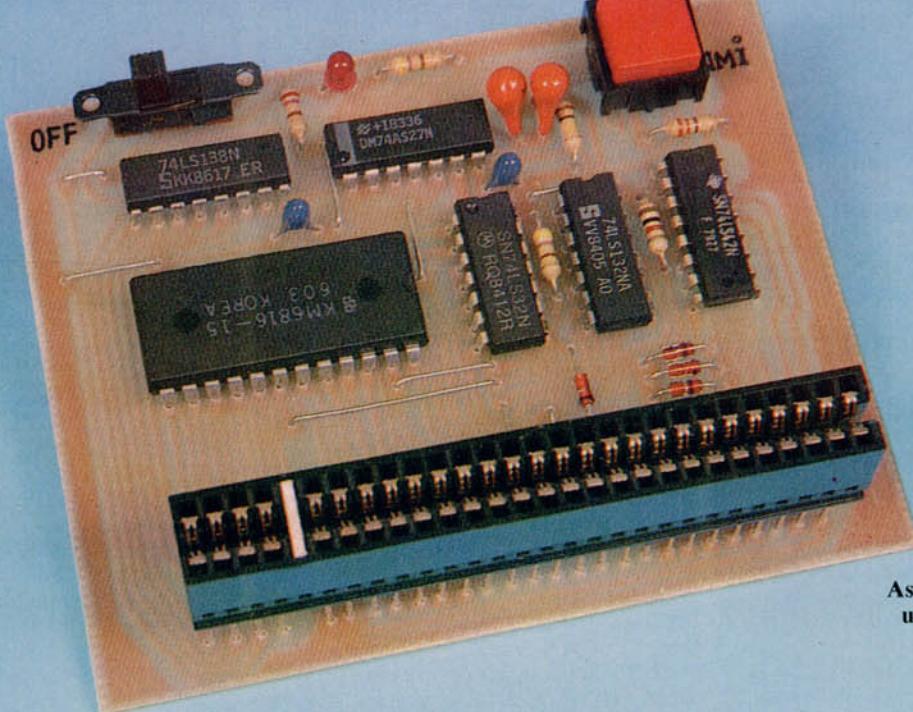
Con este dispositivo también se puede buscar «pokes», tal como veremos en el apartado de manejo, lo cual le da una enorme potencia a este sencillo, pero completo aparato. El mismo soporte hardware servirá para ulteriores usos que iremos proponiendo en breve.

## El esquema eléctrico

La figura 1 muestra el esquema de nuestro montaje, el cual está concebido en torno a una RAM de 2 Kbytes que es la que se paginará desde las direcciones 0060H hasta 006FH para efectuar el salto al resto del programa que se encuentra en el otro Kbyte de la RAM, desde la dirección 3900H hasta la 3CFFH, justo 1 Kbyte.

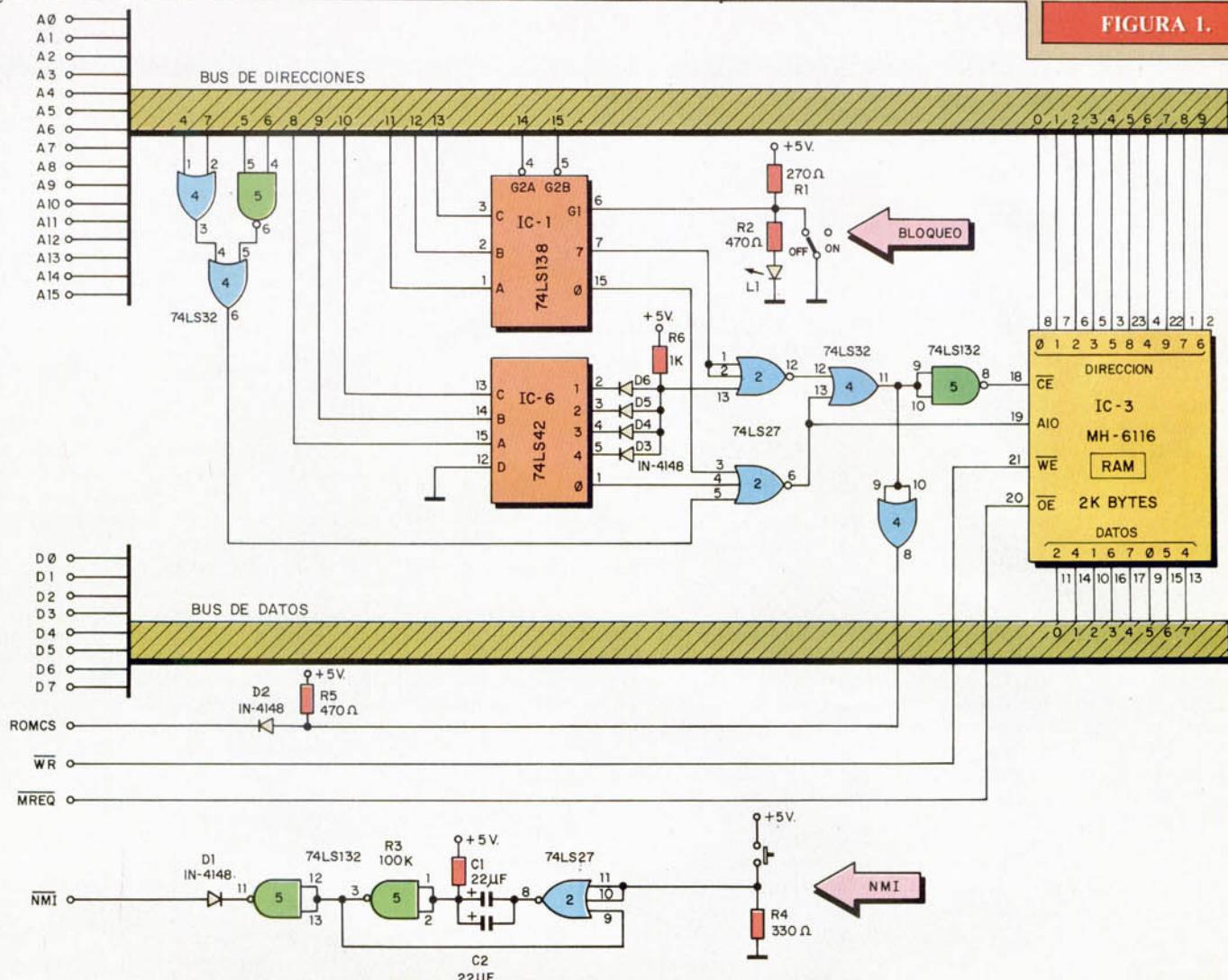
En el primer Kbyte de la RAM se desprecian un gran número de direcciones, ya que sólo se utilizan unas cuantas, que se colocan en las direcciones de la NMI (Figura 2). Los circuitos anexos a la RAM tienen como misión su direccionamiento y paginado cuando se producen las direcciones que se muestran en la figura 2.

La decodificación de las citadas direcciones se efectúa por dos caminos, uno decodifica desde 0060H hasta 006FH y otro des-



Aspecto del dispositivo una vez culminada su realización. En el próximo capítulo abordaremos los detalles de su construcción.

FIGURA 1.



Esquema del "POKEADOR". La RAM de 2 KBYTES es el bloque principal.

de 3900H hasta 3CFFH. Ambos confluyen en una puerta OR que habilita el CE (Chip-Enable) de la RAM. El circuito integrado 74LS138 es un decodificador binario decimal que nosotros hemos aprovechado al máximo utilizando sus entradas de permiso también para la decodificación (CE1 y CE2).

La entrada CE3 se lleva al conmutador de bloqueo del dispositivo lo cual se consigue llevando a tierra o nivel bajo el conmutador.

Al mismo tiempo se apaga el LED L1. Como testigo de bloqueo. Las entradas CE1 y CE2 van unidas a los bits A15 y A14 del bus de direcciones para decodificar el acceso a la ROM ( $A15 = \theta$  y  $A14 = \theta$ ).

Las entradas A, B y C del 74LS138 van unidas a los bits A11, A12 y A13, respectivamente, del bus de direcciones, con esto se consigue discriminar entre el direccionamiento a partir de 0060H para atender a la NMI

o a partir de 3900H en donde queda colocado el Kbyte de RAM para el programa poka dor. En estas condiciones el 74LS138 entregará un nivel bajo por su salida  $\theta$  para el primer grupo de direcciones o por su salida 7 para el segundo grupo. El decodificador 74LS42 es similar al 74LS138 y se encarga de decodificar el contenido de los bits A10, A9 y A8 del bus de direcciones. Sus salidas 1, 2, 3 y 4 son unidas mediante cuatro diodos para obtener la decodificación del Kbyte de RAM, la cual queda totalmente completada al sumar la salida de los diodos, con la salida 7 del 74LS138 mediante una puer ta NOR.

Por otra parte, la salida  $\theta$  de este último decodificador se suma con la salida  $\theta$  del 74LS42 y con la salida de un grupo de puer tas que decodifican un «6» de los bits A7, A6, A5 y A4 del bus de direcciones. Esta suma se efectúa con una puer ta NOR de tres entradas cuya salida va al bit A10 de la RAM

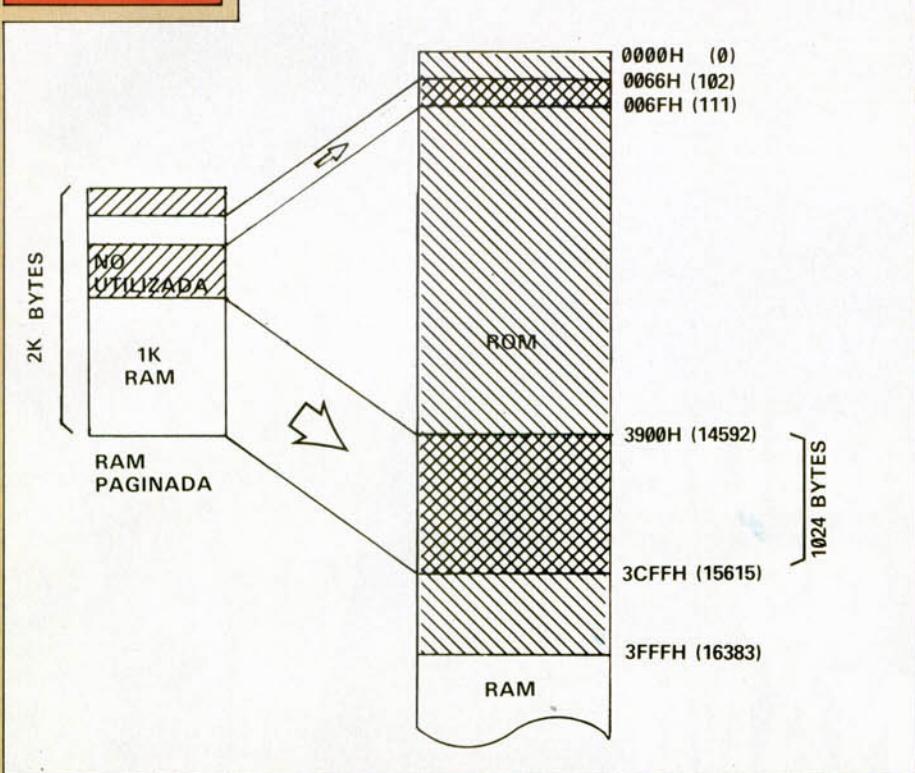
para comutar al segundo Kbyte en donde se trata el salto de la NMI.

En un paso previo a la entrada CE de la RAM se conecta una puer ta OR como elemento separador cuya salida está preparada mediante un diodo (D2), y una resistencia (R5) para obtener el bloqueo de la ROM del sistema por la entrada del ordenador ROMCS cuando ésta va a nivel alto.

Las señales MREQ y WR van conectadas directamente a la RAM para indicar permiso de lectura o escritura en dicha memoria.

Con un grupo de puer tas residuales de la decodificación se ha confeccionado un monoestable que elimina los problemáticos rebotes del pulsador de la NMI. Su salida excita directamente esta entrada del ordenador cuando ésta pasa a nivel bajo. El tiempo de este monoestable se ha fijado mediante R3, C1 y C2 en aproximadamente 400 milisegun-

FIGURA 2



La RAM exterior se pagina en las direcciones asociadas a la interrupción NMI y sobre 1 Kbyte de ROM que únicamente contiene FFH (255) en el Spectrum 48 K. En el Plus 128 existen en este área de la ROM unas subrutinas del intérprete que habrá que evitar para que el "POKEADOR AUTOMÁTICO" pueda funcionar.

dos; no obstante este tiempo puede ser insuficiente para eliminar totalmente los impulsos parásitos producidos por los rebotes mecánicos del pulsador P1. El tiempo de rebotes depende de la marca y calidad del pulsador; así que si se observasen problemas en el retorno al juego habría que subir la capacidad del temporizador (sólo la capacidad por razones de la tecnología TTL) a 100 microfaradios respetando siempre la polaridad marcada en los dibujos.

En la segunda parte de este tema trataremos sobre la construcción de este dispositivo que creemos se convertirá en imprescindible para todo aficionado.

### SI TE INTERESA EL HARDWARE...

Si estás interesado en los artículos de Hardware publicados por nuestra revista o en la adquisición de placas de circuito impreso, ponente en contacto con nosotros enviando una carta donde indiques qué temas te gustaría que tratásemos, tus dudas, qué montajes te han parecido más interesantes o qué placas desearias adquirir una vez que estuviesen disponibles. No olvides poner en el sobre la palabra HARDWARE. La dirección es HOBBY PRESS S.A. Apartado de Correos 232, Alcobendas (Madrid).

## SERMA PONE LA VELOCIDAD EN TU MANO



EL UNICO JOYSTICK QUE SE ADAPTA PERFECTAMENTE A LA MANO DEL JUGADOR.  
EL KONIX SPEEDKING UTILIZA EL MAS AVANZADO MICROSWITCH DE ORIGEN SUIZO

CAPAZ DE SOPORTAR 10.000.000 DE MOVIMIENTOS

GARANTIA DE 6 MESES



SERMA



P.V.P.: 2.600 ptas.

DISTRIBUIDO EN TODA EUROPA POR MICROPOOL OTRA EXCLUSIVA PARA ESPAÑA DE SERMA

PIDELO A SERMA, C/. CARDENAL BELLUGA, 21. 28028 MADRID Tels: 256 21 01/02 - 256 50 06/05/04

# POKEADOR AUTOMÁTICO (II)

Primitivo de FRANCISCO

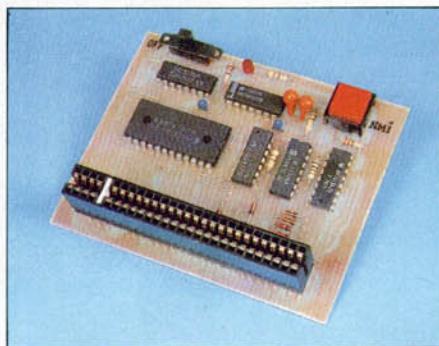
Construirse este sencillo dispositivo diseñado para la introducción automática de Pokes no representará ningún problema ya que el esquema ha sido concebido para que en él intervengan la mínima cantidad de circuitos integrados y de componentes discretos. Con ello se consigue no sólo facilitar el ensamblaje, sino abaratar su costo. Una vez montado su utilización hará sin duda las delicias de todos los aficionados a los juegos en general.

Como es lógico suponer, el primer paso será proveerse de los componentes que se indican en la lista de materiales entre los que figuran únicamente seis circuitos integrados como componentes activos. Se trata de puertas NAND, NOR, OR, decodificadores y una RAM estática de 2 K bytes cuyo código es el MH-6116, pero puede ser cualquier otro equivalente de que dispongan en nuestro comercio habitual de electrónica. El principal problema puede ser la tarjeta de circuito impreso, para la cual se pueden seguir dos caminos: autoconstruirla por los procedimientos mencionados en ocasiones anteriores basándose en **figura 2**, que muestra a tamaño real la distribución de las pistas, o solicitarla a MICROHOBBY.

Los taladros serán de 0,9 ó 1 mm excepto los del commutador y el pulsador que serán de 1,2 mm.

El siguiente paso es insertar los componentes en la tarjeta, el orden es indistinto; pero si se comienza por los circuitos integrados se facilitará la ubicación del resto de los componentes si la placa no está serigrafiada. La principal precaución es evitar colocar componentes girados o con polaridad invertida; ésta daría lugar al deterioro del componente implicado como es lógico. Por tanto, recomendamos revisar detenidamente varias veces el montaje y no tener prisa por concluirlo. Con este método se evitan los errores de montaje más corrientes.

En la **figura 1** se muestra la colocación de cada uno de los componentes con su código comercial, valor y denominación en el esquema eléctrico. La totalidad del montaje se efectuará siguiendo escrupulosamente esta figura. Opcionalmente pueden colocarse zócalos a los circuitos integrados, aunque lógicamente esto incrementará el costo total del montaje. Los puentes se pueden efectuar aprovechando el resto del terminal de las resistencias una vez que éstas se han soldado, por lo cual el orden más conveniente en es-



Sus dimensiones están pensadas para ser utilizadas con cualquier modelo de Spectrum. Los mandos son de fácil acceso.



te caso será primero soldar las resistencias y después los puentes. El LED miniatura tiene también polaridad, el cátodo se distingue por una muesca en el encapsulado de plástico rojo o por ser el terminal de mayor tamaño en el interior del mismo cuando el LED se mira al trasluz. Conviene no dejarlo demasiado próximo a la placa ni forzarlo en su inserción para evitar su rotura. Al soldarlo, no aplicar excesivo calor, lo que podría derretir el plástico y ocasionar su desconexión interna.

Como recomendación general hay que decir que en las soldaduras hay que hacer que el estaño corra libremente en el punto de aplicación evitando siempre las falsas soldaduras y el exceso de estaño. También hay



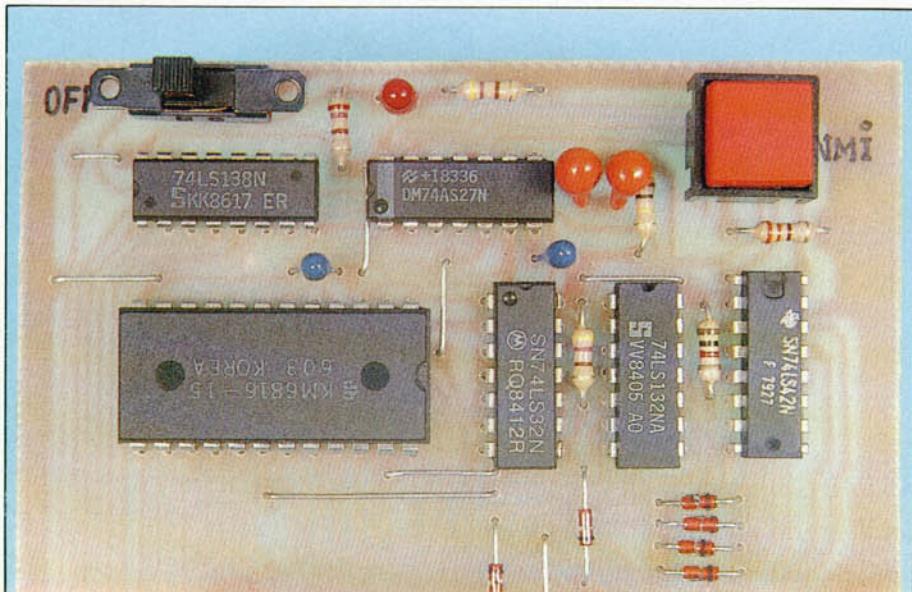
Nuestra tarjeta conectada al Spectrum Plus.



que evitar los cortocircuitos accidentales en las pistas. Revisar la cara de soldaduras una vez concluido todo el proceso.

El conector es quizás el más difícil de posicionar. Con un poco de paciencia todos los terminales irán entrando en su ubicación. Al soldarlo evitar que quede excesivamente pegado a la placa y por supuesto vigilar que no quede inclinado.

Tras el montaje total la placa presentará el aspecto mostrado en las fotografías adjuntas. El pulsador de la derecha se usará para introducir la NMI. El conmutador de la izquierda, sirve para permitir o bloquear el paginado de la RAM. Llevándolo a la izquierda (OFF) se bloquea la paginación. Llevándolo a la derecha (ON) se producirá el paginado al tiempo que luce el LED como testigo de paginación.



## Puesta en marcha

Esta tarjeta ha sido así concebida para que sea multiuso con sólo cambiarle el software. La aplicación dada esta vez es la de pokes y buscador de pokes. En un futuro próximo iremos proponiendo nuevos usos que actualmente se hallan en preparación. Por supuesto, el usuario le podrá sacar otras prestaciones cargando el software propio siguiendo siempre las indicaciones que damos a continuación.

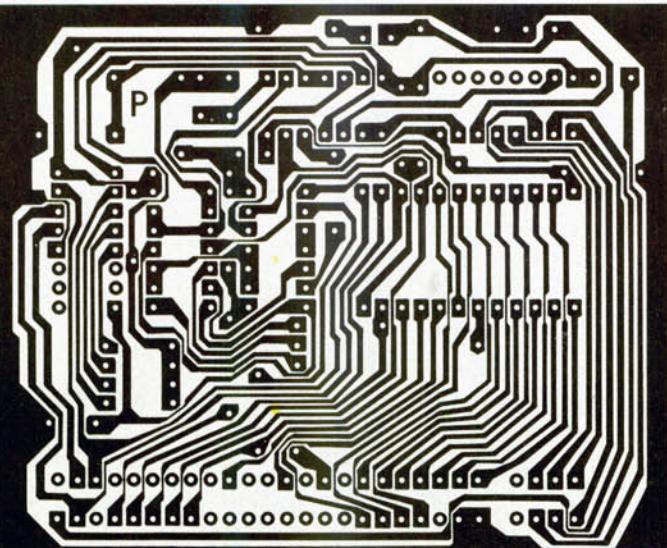
Como ya dijimos en la primera parte de este artículo, la RAM se pagina en dos áreas diferentes de la ROM: una de 16 bytes desde  $00600H$  hasta  $006FH$  y otra de 1024 bytes desde  $3900H$  hasta  $3CFFH$ . En la primera parte se colocará por ejemplo, una simple instrucción de salto absoluto a partir de la dirección  $0066H$  a la cual salta el microprocesador al producirse una interrupción no enmascarable (NMI). El salto será a cualquier dirección del Kbyte del segundo bloque de paginación, por ejemplo JP  $3900H$  cuyo código es C3 00 39; C3 quedará en la dirección  $0066H$ , 00 en  $0067H$  y 39 en  $0068H$ .

Entre las direcciones  $3900H$  hasta  $3CFFH$  quedará ubicado el programa de la aplicación.

Llegados a este punto hay que decir que según los distintos modelos de Spectrum esta placa tiene diferentes comportamientos que

El pulsador de la derecha sirve para producir la interrupción no enmascarable (NMI) al ser oprimido. El conmutador de la izquierda sirve para permitir o bloquear el paginado de la RAM de la tarjeta. El LED luce cuando está paginado.

# HARDWARE



Cara de pistas a tamaño real. Todos los taladros serán de 0,9 mm excepto los del pulsador y los del commutador que habrán de ser ligeramente mayores.

el usuario habrá de tener en cuenta si desea hacer sus propias aplicaciones.

En los modelos de 48 K bytes (E1 de teclado de gomas y el PLUS) la zona en que se pagina la RAM está libre en la ROM, por tanto se puede quedar permanentemente habilitada su paginación (LED luciendo) sin que esto afecte al sistema. En el nuevo PLUS-2 esta zona en la ROM está ocupada por ciertas rutinas relacionadas con el intérprete Basic; por tanto su paginación sólo se podrá hacer desde Código Máquina, desde su monitor, o cualquier otro software con posibilidad de control que se halle corriendo en la RAM PRINCIPAL. Esto no repre-

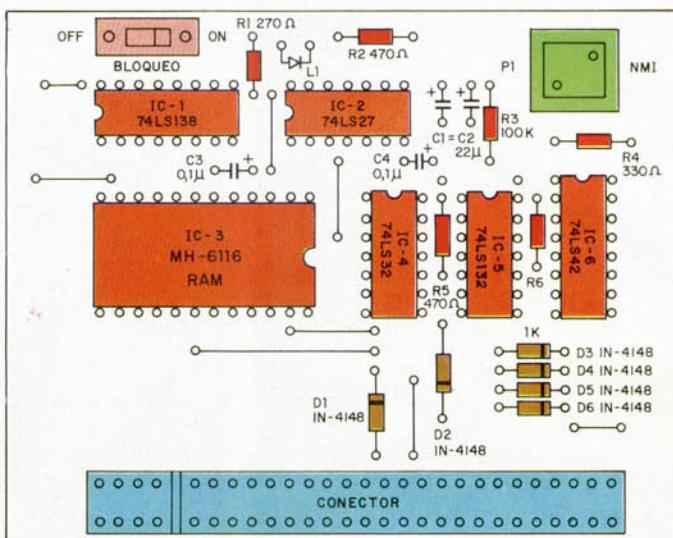
senta inconveniente alguno siempre que se haya entendido claramente el manejo de esta placa.

En la aplicación del pokeador que proponemos en esta ocasión todo esto está contemplado en el software de carga y por tanto es indistinto el uso de cualquier modelo.

Para probar la placa tras el montaje hay que utilizar un monitor, por ejemplo el MONS3. Conectar la placa al ordenador, llevar a OFF el commutador (LED apagado), luego cargar y ejecutar el monitor, pasar a ON el commutador y el LED lucirá. Con la

opción de visualización de memoria del monitor entrar y alterar las posiciones de memoria citadas (0000H-000FH y 3900H-3CFFH). Alterando cualquiera de estas direcciones se observará que la RAM paginada ha cargado el nuevo valor sin que se pierda el microprocesador ni ocurra cualquier otro evento imprevisto. Si todo va bien, la tarjeta está lista para su utilización. De lo contrario, el fallo tiene que estar en el montaje, por lo cual es conveniente revisarlo una vez más hasta encontrar el error que de seguro existe. Nuestro prototipo funcionó a la primera sin ningún problema y cumpliendo lo previsto en el diseño.

Como todos los periféricos del Spectrum esta tarjeta ha de ser conectada y desconectada con el ordenador apagado, para evitar su destrucción, dado que en el conector del ordenador existen tensiones peligrosas que en una conexión errónea podrían producir resultados catastróficos.



Cara de componentes, su localización y su denominación.

## LISTA DE MATERIALES

### RESISTENCIAS 1/4 WATIO CIRCUITOS INTEGRADOS

- R1=270 OHMIOS
- R2=470 OHMIOS
- R3=100K OHMIOS
- R4=330 OHMIOS
- R5=470 OHMIOS
- R6=1K OHMIOS
- IC-1=74LS138
- IC-2=74LS27
- IC-3=MH-6116 o equivalente
- IC-4=74LS32
- IC-5=74LS132
- IC-6=74LS42

### CONDENSADORES

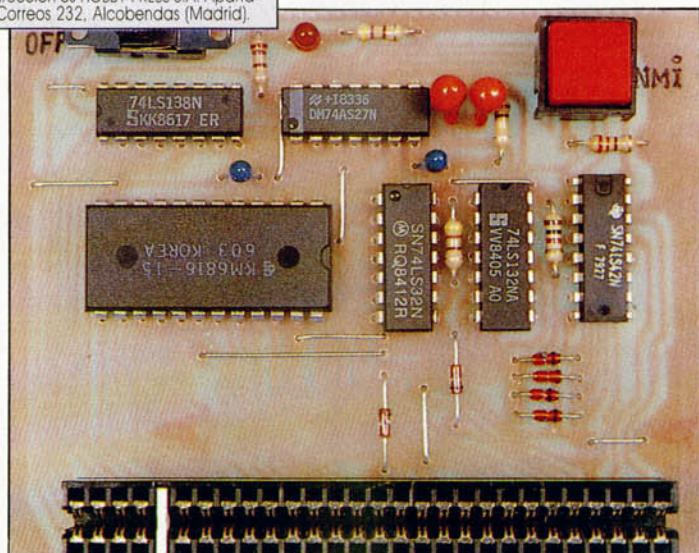
- C1=22 $\mu$ F TANTALO
- C2=22 $\mu$ F TANTALO
- C3=0,1 $\mu$ F TANTALO
- C4=0,1 $\mu$ F TANTALO

### DIODOS

- D1=IN-4148
- D2=IN-4148
- D3=IN-4148
- D4=IN-4148
- D5=IN-4148
- D6=IN-4148
- P1=PULSADOR PARA CIRCUITO IMPRESO
- CONMUTADOR DE CORREDERA PARA CIRCUITO IMPRESO
- L1=LED ROJO MINIATURA
- CONECTOR DE 28+28 TERMINALES PARA SPECTRUM
- CIRCUITO IMPRESO

### SI TE INTERESA EL HARDWARE...

Si estás interesado en los artículos de Hardware publicados por nuestra revista o en la adquisición de placas de circuito impreso, ponte en contacto con nosotros enviando una carta donde indiques qué temas te gustaría que tratásemos, tus dudas, qué montajes te han parecido más interesantes o qué placas desearias adquirir una vez que estuviesen disponibles. No olvides poner en el sobre la palabra HARDWARE. La dirección es HOBBY PRESS S.A. Apartado de Correos 232, Alcobendas (Madrid).



Aspecto final de nuestra tarjeta.

## CÓMO SACAR EL MÁXIMO PARTIDO AL POKEADOR AUTOMÁTICO

# POKEADOR AUTOMÁTICO (y III)

Primitivo de FRANCISCO

Una vez realizada la puesta a punto del dispositivo según explicábamos en el número anterior, ha llegado el momento de apreciar sus múltiples posibilidades, para lo cual sólo nos falta teclear el software de aplicación que presentamos en esta ocasión. ¡A disfrutar poniendo POKES a vuestro juego favorito!

Por fin llegó el momento de poder utilizar nuestro pokeador. Para ello cargar el programa incluido en este mismo número y seguir al pie de la letra las instrucciones de manejo. Los resultados serán satisfactorios casi con total seguridad.

Como ya dijimos en semanas pasadas, esta tarjeta admite cualquier software de hasta 1 kbyte que se haya ensamblado para ser ubicado entre las direcciones 3900H (14592) y 3CFH (15615). Para esta ocasión, el programa que hemos preparado tiene un doble fin: efectuar pokes y buscarlos.

El programa *pokeador* (así lo llamaremos en adelante) se cargará desde cinta a partir de la dirección 30000. La primera rutina traslada el programa a las direcciones de la RAM paginada en donde se ejecutará cada

vez que se oprima el pulsador que activa la NMI. Antes de producirse la paginación aparece un texto para pasar a ON el commutador de la tarjeta. Al final de la ubicación otro mensaje indica llevar a OFF el commutador. Gracias a este tratamiento se elimina la entrada del intérprete de Basic que, de lo contrario, daría problemas en el nuevo 128 Plus-2.

Para salvar este programa en cinta hay que teclear el listado en Código Máquina que acompaña a este texto con el auxilio del cargador universal que se puede encontrar en el número 112 de MICROHOBBY. Una vez salvado en cinta, el proceso de carga será el de siempre. Para que se autorreubique a la RAM paginada habrá que ejecutarlo mediante RANDOMIZE USR 30000.

La primera vez que se hace este proceso conviene activar la NMI aunque no haya nada en memoria para familiarizarse con su manejo a la vez que se efectúa una prueba general.

Al accionar el pulsador para activarse el pokeador, gracias a una instrucción de salto existente en la dirección 0066H que se cargó en el momento de la ubicación en RAM desde la cinta. Para seguir los distintos pasos posibles del programa, que explicamos seguidamente, será una buena ayuda la **Figura 1**.

Al oprimir el botón aparece un corto menú en la línea inferior de la pantalla, mostrando las tres opciones iniciales:

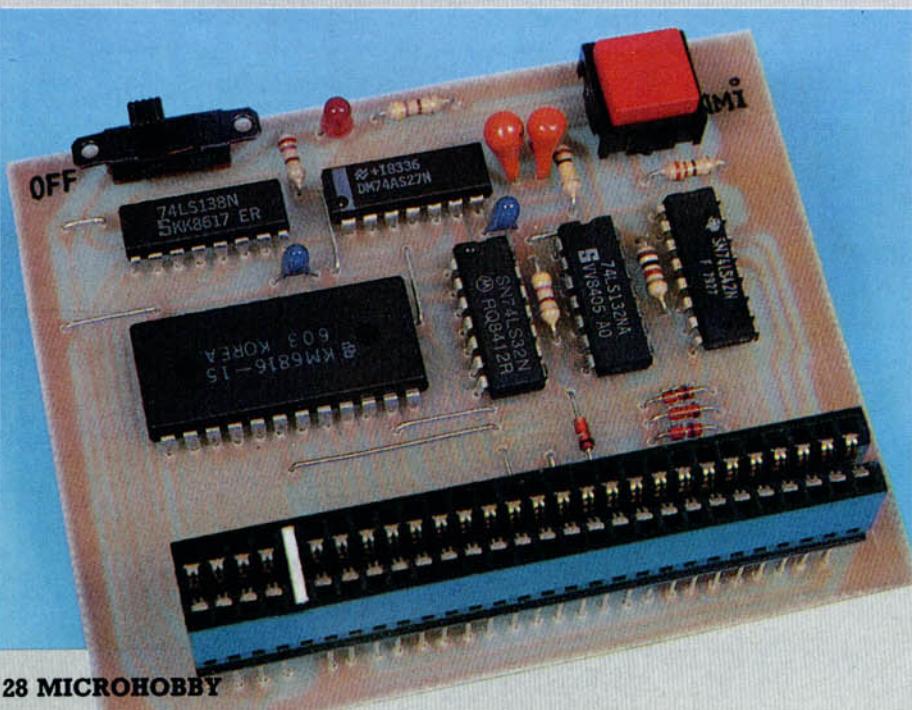
1-pokear, 2-buscar, 3-retornar

Si se elige la **opción 1** pulsando la tecla adecuada se entra en la opción de «Pokear». Aparece el mensaje «DIR:» pidiendo la dirección de «pokeo». Teclear la dirección deseada en decimal. Luego oprimir ENTER, con lo que se muestra entre comas el dato actual contenido en esta dirección. En este momento, el pokeador se queda a la espera de recibir el nuevo dato con un máximo de tres caracteres. Tras teclear el número, éste quedará asignado en memoria y mediante ENTER se pide una nueva dirección. Si se da ENTER sin teclear la dirección se retornará al menú principal. Si se está en la fase de introducir un nuevo dato es posible desplazarse en los dos sentidos con los cursores del teclado (arriba y abajo) de dirección en dirección. Esto puede servir para inspeccionar la memoria sin alterar o para introducir pokes consecutivos.

Desde el menú con la **opción 2** se pasa a la búsqueda de pokes. Primero aparece el mensaje «DIR:» pidiendo la dirección inicial de búsqueda. Teclear la dirección más ENTER y luego aparecerá el mensaje «DATO:» pidiendo el dato a buscar (dirección y dato en decimal). Al pulsar ahora ENTER se muestra la primera dirección de la memoria en que ha encontrado el byte solicitado. Si se va dando consecutivamente a ENTER se irán mostrando las sucesivas direcciones que contienen el dato indicado. En esta operación se puede dar la vuelta a la memoria indefinidamente.

En estas condiciones, si se oprime la tecla EDIT, es posible desplazarse con los cursores en ambos sentidos en torno a la dirección que se esté presentando. Esto sirve para ver y alterar el contenido de las direcciones próximas a la mostrada. Por este procedimiento se pueden cambiar saltos absolutos, saltos a subrutina etc.; pulsando ENTER se retorna a la opción de búsqueda de nuevo, mostrándose la dirección siguiente que contiene el dato anteriormente tecleado. Dando ENTER otra vez se retorna al menú.

Oprimiendo la **opción 3** del menú, se entrega el control al programa que estuviera





corriendo en el momento de producir la NMI. Evidentemente, si se estaba en Basic, se vuelve a Basic sin alterar absolutamente ningún byte en la memoria principal, es decir, en los 48 kbytes. También se restaura el fragmento de la línea inferior alterado por el pokeador.

## MANEJO EN EL TRANSCURSO DE UN JUEGO

Para usar el pokeador en un juego prime- ramente hay que cargar en la RAM pagina- da este programa, atendiendo a las opera- ciones de manipulación del conmutador de la placa, indicadas por los mensajes. Lue- go, cargar el juego como de costumbre. Acti- vier la paginación y oprimir el pulsador NMI en cualquier momento. Con esto apa- recerá el menú en la línea inferior, al tiem- po que se detiene la acción del juego. Si se elige la opción 1 se puede meter el poke de- seado por el procedimiento mencionado anteriormente. Se pueden introducir cuantos pokes se deseen en una misma operación con

**«Con el software de aplicación que presentamos en esta ocasión pueden buscarse e introducirse pokes en cualquier programa comercial»**

la precaución de anotar los datos anterior- mente contenidos en las direcciones «pokea- das» por si se quiere restaurar alguna de las antiguas condiciones. Luego volver al me- nü y al tomar la opción 3 se retorna al jue- go a partir del momento en que se produjo la NMI. En principio, esta operación se pue- de repetir tantas veces como se deseé.

Idéntico sería el procedimiento para la búsqueda de pokes, pero en este segundo ca- so hay que saber qué buscar. Generalmente los juegos están estructurados de forma tal que cada subrutina hace una cosa concreta como detección de choques, contejo de vi- das, contejo de tiempo, manipulación de los enemigos etc., etc. Por tanto, localizando

## LISTADO 1

10 LOAD ""CODE 3e4  
20 RANDOMIZE USR 3e4

## LISTADO 2

LÍNEA DATOS CONTROL

1	CD650DFDCB0286217F75	1194
2	CD7775FDCB011REFDCB01	1529
3	5E29F3EC33265002190	842
4	39226700213476110039	471
5	010004ED60CD6B0DFDCB	1199
6	028621D75CD7775FDCE	1400
7	01AEFDCCB016E28FAC368	1334
8	0D7E23FEFC8D718F816	1392
9	0A011401204C4C4555641	436
10	5220412014001201204F	361
11	4E201401120020454C20	358
12	434F4E4D555441444F52	764
13	20160C01204445204C41	409
14	205441524A4554412E20	633
15	150E0120444553055545	523
16	532050554C5341522012	636
17	01204545445520FF16	724
18	0A011401204C4C4555641	436
19	5220412014001201204F	361
20	4546201441120020454C	388
21	20434F4E4D555441444F	714
22	5220160C01204445204C	426
23	41205441524A4554412E	666
24	20160E01204445530555	486
25	45532050554C53415220	687
26	120120454E5445520FF	720
27	ED73263C31323CF5ED57	1178
28	F3F5E5C5D524263CF928	1559
29	11463C011000EDB8217E	748
30	12CD7E39CDC93BCD8E3B	1277
31	312D504F4B52C322D42	602
32	555343412C332D524504	803
33	CD793BD63328173C280C	816
34	3C20F33C331F3CD7B34	922
35	18D9321F3CCDA43918C8	1023
36	211R3217CD7E3921463CED	966
37	58263C1B011400EDB831	707
38	283D1C1E1F27839FB	1622
39	F1E67B263CC9228F3922	1158
40	9D3921EC50114C3C0608	730
41	E50E14E124132C0D20F9	881
42	E12410F221ECS5ACDC013	1294
43	2C20FRC9C0603AC8ED53	1406
44	223C3E1732253CD8E3B	732
45	4441544F3R2020A03R25	673
46	3CD6032225300603CDE0	862
47	3R20E179A78DD7B3224	1073
48	3CCD93BCD8E3B24441	1096
49	544F3HA003A243C3CDBE3B	1034
50	CD8E5B205556EA03A243C	963
51	0100002A023CDEB012223	619
52	3C2BCD29253CD8E3B	986
53	32253C21EC500AF5053	1198
54	F0B7E7F7F003A0088E6	1502
55	E4CD10FF124132C0E50	914
56	733E04D3F8CD4B3ACD60	1398
57	3B20F8C0D6082829FBFE20	1276
58	2885FE0DC8F0E7020F0CD	1426
59	54342A2223C8CD053A18	821
60	8811E8031879B320F8C9	1200
61	CD93BCD8E3B449523A	1152
62	A090D543A0605CDE03A	1206
63	38F679A7ED53203CC93E	1265
64	1132253CC023B18093A	761
65	1F3CA7C8CD603AC83E16	1101
66	32253CCD8E3BAC2A203C	859
67	7ECDCE3B8D8E3B22C020	1139
68	20439253C060332253C	711
69	0603CDE3A20D979A720	1065
70	2B78FE0A38C7F57A7R28	1259
71	00CCDEC3A8003F118C324	1056
72	203C73F120092A203C2B	666
73	220203C18AA28A203C2322	513
74	203C189772A03C731898	695
75	C04F3B773E20CD8A83879	1045
76	A7C821463C1100007EFE	927
77	D2814D630E5210A0044	675
78	4FCD9A930380209E8E1D8	1244
79	2318E707A79A90E0004	810
80	21463C3E5FCDA83BC4B	1032
81	3ACD703B20F8CD703B28	1130
82	FBCD703B28EE1E00FE0D	1202
83	C83806F3A90021801AF	672
84	23CD9D3018D5FE0C2807	1006
85	515F3D0E009C979A720	794
86	C60D042B3E20CD8A83B3	842
87	253C3D2253C1885C08E	857
88	02CD1E030E00515FCD33	686
89	03FEA4C9CSE5CD603B28	1448
90	12FE0A80FE0E3808FE	941
91	303806F3A90021801AF	672
92	A7E1C1C9E37E23CB7F20	1536
93	05CD9D3B18F5E67FE3CD	1448
94	A83B3A253C3C32253C9	790
95	E5D505567620029292911	928
96	003C1916503R253CF6E0	812
97	07F0A87E122310FRC1	767
98	D1E1C3E0C32253CFA0E	1045
99	082650542EE0514772C	681
100	5C620D20D20D221ECSA	1048
101	284180F20000000000000	936
102	1E20180F20000000000000	824
103	0E3C0118F0D0E3808F0	787
104	FFC0E3C0F6CD8E3C7D	1198
105	180AAF093C38FCE423D	956
106	28821E3083F8C39D3B66	916

**DUMP: 30000  
N.º BYTES: 1059**

los saltos a subrutina y evitándolos se consigue que el programa no haga tales cosas. Aunque no siempre es así y no todo es tan sencillo. La práctica es una vez más la herramienta auxiliar de todo buen buscador de pokes. Encontraréis información de todo esto en otras secciones de MICROHOBBY, ya que sería muy extenso tratar el tema en este reducido espacio dedicado al hardware.

## ALGUNAS PARTICULARIDADES

La figura 1 muestra gráficamente los posibles caminos que hemos mencionado anteriormente partiendo del menú. Normalmente todo debería ser según se indica en este dibujo, pero algunos programas contienen rutinas de protección constante «anti-curiosos» que no lo permiten. Afortunadamente son pocos, pero a estas alturas todos los programadores deberían saber que no hay software incruento y usar el espacio de memoria dedicado a protegerse en mejorar sus gráficos, o el juego en general. Si nos encontramos con un programa de este tipo es mejor irse a otro, a no ser que por reto personal se pretenda llevar a buen fin el pokeo o búsqueda. Para ello habría que utilizar los propios conocimientos de protección y los recursos que proporciona nuestro dispositivo.



«En cualquier situación del programa principal, puede detenerse el desarrollo del mismo pulsando la tecla de NMI, introducir los pokes y continuar por el mismo punto»

Tenemos en preparación algunos artículos que explicarán estas técnicas para obtener los más exitosos resultados. Por nuestra parte nos complacerá recibir los «pokes» extraídos de vuestros programas preferidos a fin de hacer partícipes al resto de los lec-

tores de los hallazgos conseguidos con el pokeador.

Hemos llamado a nuestro dispositivo «pokeador»; pero admite otras muy diversas aplicaciones, ya que su filosofía es elemental: paginar 1kbyte de RAM sobre ROM con posibilidad de saltar a cualquiera de las direcciones contenidas en dicha RAM mediante el pulsador que activa la interrupción no enmascarable (NMI). Disponer de más RAM fuera de los 48 kbytes es algo deseado desde el principio de los tiempos de este microordenador. Por último, reseñamos algunos detalles que es preciso tener en cuenta en el manejo de este dispositivo.

- No oprimir más de una vez consecutiva el botón, ya que esto daría lugar a entrar dos veces por interrupción sin haber salido de la primera. El resultado sería la imposibilidad de volver al programa principal.

- El pokeador sólo se puede usar con aquellos dispositivos que también bloquen la ROM si se usa interruptor de bloqueo del pokeador con el debido cuidado. Éste es el caso de microdrive, disco BETA etc. de manera que nunca dos aparatos exteriores traten de bloquear la ROM simultáneamente.

Por lo demás, nuestras pruebas con el prototipo dieron excelentes resultados, sin los cuales no hubiera sido posible proceder a su publicación, como es nuestra norma, con lo cual estamos seguros de ofrecer una total fiabilidad de diseño.

# De chip a chip

“Sábado Chip”, de 17 a 19 h.

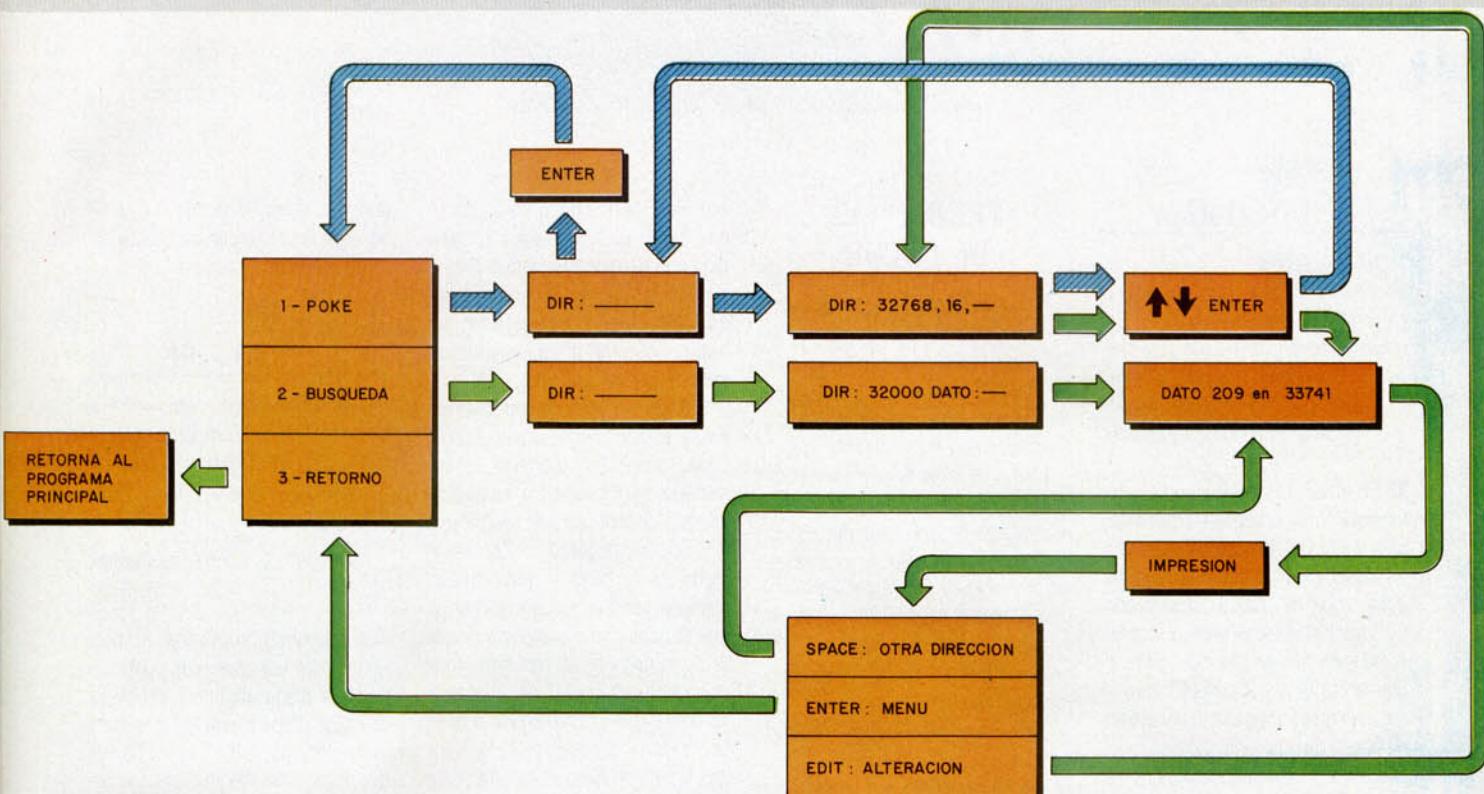


Diagrama de flujo en que se muestran los distintos caminos a seguir según las opciones solicitadas en cada momento. Debido al escaso espacio de presentación por pantalla habrá que tener en cuenta el punto en que se encuentra el programa en cada instante, por lo que en un principio habrá que apoyarse en esta figura.

# estilo Cope

Todos los sábados, de 5 a 7 de la tarde, en "Sábado Chip". Con José Luis Arriaza. Hecho una computadora. Dedicado en cuerpo y alma al ordenador y a la informática. Haciendo radio chip... estilo Cope.



**Cadena Cope**  
RADIO MIRAMAR



*... de chip a chip*