

Gaëtan HARTER  
13, Avenue Maréchal Randon  
38 000 Grenoble  
Tel. : 06 85 33 33 22  
E-mail : hartergaetan@gmail.com

Né le 13 Janvier 1989  
Nationalité Française  
Mobilité : Grenoble  
Permis B

## Ingénieur Systèmes et logiciels embarqués Grenoble INP - Ensimag

Recherche d'un emploi en Systèmes embarqués  
À partir de septembre 2014

### Activités professionnelles

---

2011 – 2013 <i>1<sup>er</sup> emploi</i>	<b>Support, architecture et développement de plateforme de réseau de capteur</b> Gestion du développement logiciel pour les nouvelles cartes capteurs FIT-IOT. Support utilisateur et évolution plateforme SensLAB. C, Python, ARM, RTOS, Linux Embarqué, IPv6, intégration continue <i>Équipe FIT-SensLAB - Inria Grenoble</i>
2011 - 5 mois <i>Stage</i>	<b>Sauvegarde externe de contexte pour récepteur satellite</b> Conception et développement d'un système de core dump rechargeable en débogueur pour équipement embarqué. Travail avec des méthodes agiles. Équipement certifié DO-178B. Assembleur, C++, ldscript, modification binaires COFF, débogueur <i>Équipe de développement logiciel Galileo - THALES Avionics Valence</i>
2010 - 3 mois <i>Stage</i>	<b>Communications P2P multi-sauts pour iPhone OS</b> Réalisation d'un framework de communication autoconfiguré via géo-routage pair à pair. Réseau Ad-Hoc, Objective-C, Bonjour, AsyncSocket <i>Équipe Drakkar - Laboratoire Informatique de Grenoble</i>

### Formation

---

2008 – 2011	<b>Grenoble INP - Ensimag - Filière systèmes et logiciels embarqués</b> <b>École nationale supérieure d'informatique et de mathématiques appliquées</b> Architecture des systèmes sur puce, programmation concurrente, sécurité, tolérance aux fautes, systèmes distribués, systèmes d'exploitation, temps réel
-------------	---

### Projets scolaires représentatifs

---

2010 - 1 mois <i>Trinôme</i>	<b>Table de hachage distribuée</b> Conception et développement en C d'une DHT avec répartition des serveurs en anneau.
2010 - 4 mois <i>Binôme</i>	<b>Pilote de carte réseau pour un Linux embarqué sur carte programmable FPGA</b> Développement d'un pilote linux pour un contrôleur réseau sans documentation du matériel.
2010 - 1 mois <i>Binôme</i>	<b>Système d'exploitation à temps partagé pour une carte programmable FPGA</b> Réalisation en C d'un OS embarqué gérant la concurrence et séparation noyau/utilisateur.

### Compétences en informatique

---

<b>Langages :</b>	Maîtrisés : C, Python, Assembleur(x86, RISC, DSP), Bash Notions : C++, Objective-C - iOS, Java, L <sup>A</sup> T <sub>E</sub> X, SystemC - TLM, VHDL
<b>Outils :</b>	Environnement GNU/Linux, Terminal, vim, Git/Mercurial/SVN, Debugger, Jenkins

### Langues

---

**Anglais** Tenir une conversation technique, TOEIC 835  
**Allemand** Bonne compréhension orale. Niveau A2

### Loisirs

---

	<b>Engagement associatif</b>
2010 – 2011	<b>Responsable Achats</b> et qualité (CA 260k€) – Bureau des Élèves de Grenoble INP
2009 – 2010	<b>Président Cafétéria</b> Préparation quotidienne de sandwiches (40-70 personnes) – Ensimag
	<b>Organisateur</b> de repas mensuels (100 à 200 personnes) – Bureau des Élèves de l'Ensimag
	<b>Vice-Président</b> – Club de dégustation de bière de Grenoble INP
	<b>Escalade</b>
	<b>Musique métal</b>

Références disponibles sur demande